

## 부록 5. Term Project 회로도 및 기판도

구체적인 회로는 일부 변경될 수 있음

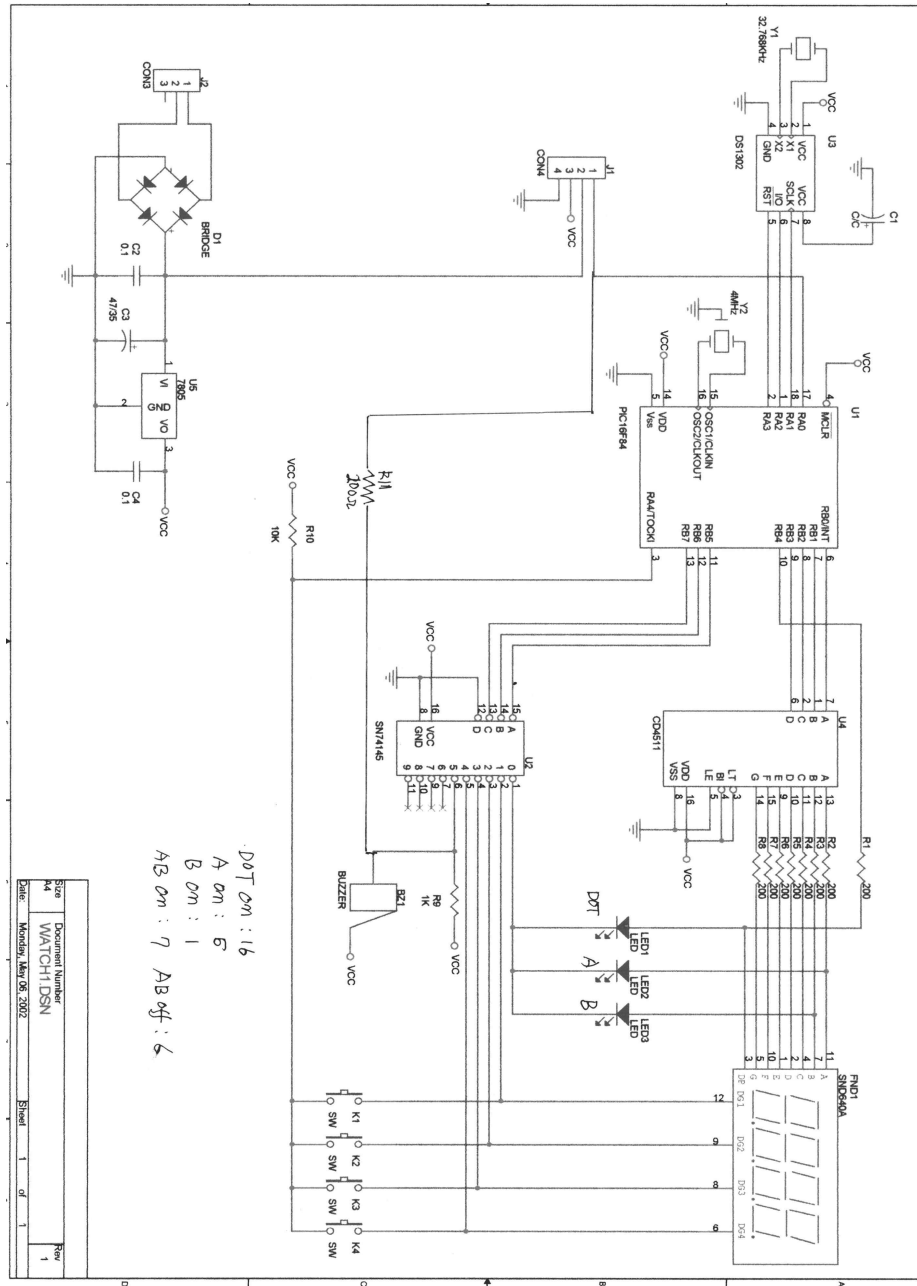


그림 A5-1 Term Project 회로도

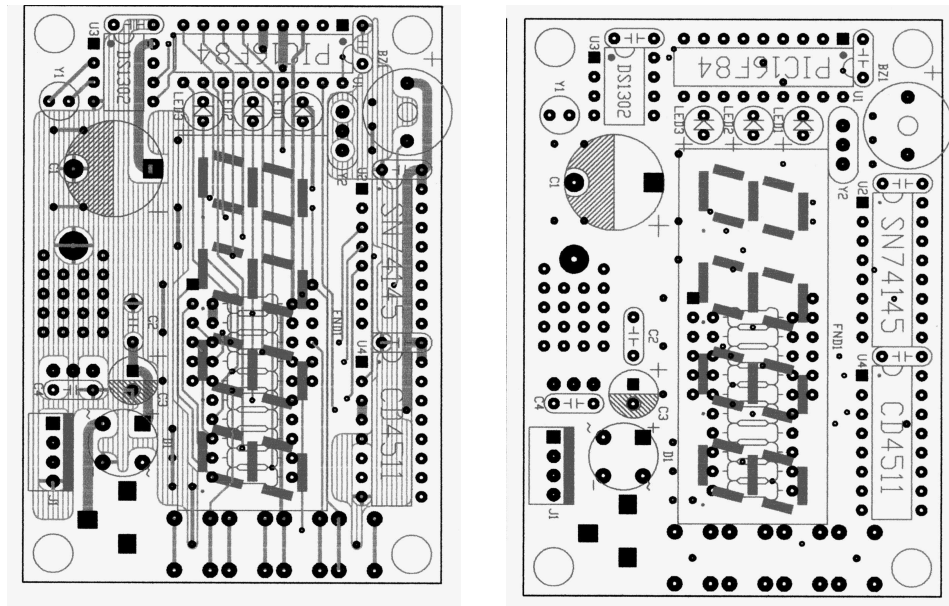


그림 A5-2 기판 앞면도

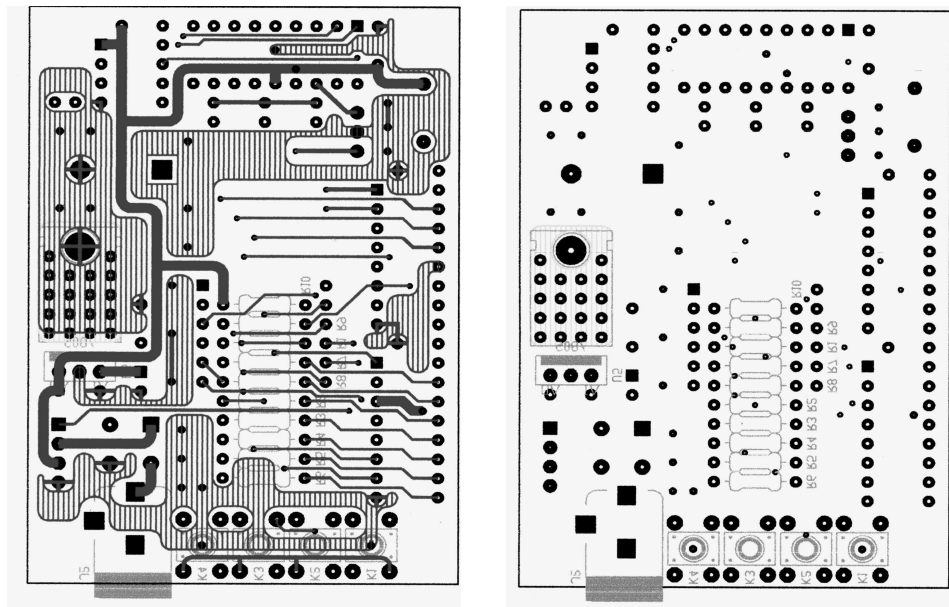


그림 A5-3 기판 뒤면도