1. 堆栈寻址方式中，设A为累加器，SP为堆栈指示器，MSP为SP指示的栈顶单元。如果进栈操作的动作顺序是（A）→MSP，(SP) ―1→SP。那么出栈操作的动作顺序应为( A )。

A.(MSP)→A，(SP)+1→SP B.(MSP)→A，（SP）―1→SP

C.(SP―1)→SP，(MSP)→A D.(SP)+1→SP，(MSP)→A

1. 某计算机字长是 32位,它的存储容量是 256KB,按字编址,它的寻址范围是（ B ）。

A.128K B.64K C.64KB D.128KB

1. 在1/O设备、数据通道、时钟和软件这4 项中，可能成为中断源的是（ D ）。

A.I/O 设备 B.I/O 设备和数据通道

C.I/O 设备、数据通道和时钟 D.I/O 设备、数据通道、时钟和软件

1. 若接收到的汉明码为0110101（按配偶原则配置），则欲传送的信息是（ A ）。

A.0101 B.0110

C.1010 D.0100

1. 周期挪用方式常用于( A )方式的输入 /输出中。
2. DMA B.中断 C.程序传送 D.通道
3. 如指令中的地址码就是操作数，那么这种寻址方式称为（ B ）。

A.直接寻址 B.立即寻址

C.寄存器寻址 D.间接寻址

1. 在主存和CPU之间增加Cache存储器的目的是（ C ）。

A.增加内存容量 B.提高内存可靠性

C.解决CPU和主存之间的速度匹配问题 D.增加内存容量，同时加快存取速度

1. 同步控制是( C ）。

A.只适用于 CPU 控制的方式 B.只适用于外围设备控制的方式

C.由统一时序信号控制的方式 D.所有指令执行时间都相同的方式

1. (84)10等于(C）。

A.(10100100)2 B.(224)8  C.(054)16 D.(1210)4

1. DMA方式（ B）。

A.既然能用于高速外围设备的信息传送，也就能代替中断方式

B.不能取代中断方式

C.也能向CPU请求中断处理数据传送

D.内无中断机制

1. 所谓三总线结构的计算机是指（ A）。

A.地址线、数据线和控制线三组传输线

B.I/O 总线、主存总统和DMA总线三组传输线

C.IO总线、主存总线和系统总线三组传输线

D.设备总线、主存总线和控制总线三组传输线

1. 一个512KB的存储器,地址线和数据线的总和是（ ）。

A.17 B.19 C.27 D.36

1. 在下列机器数中，零的表示形式是唯一的（ B ）。

A. 原码 B.补码 C.反码 D.原码和反码

1. 在CPU中，跟踪后继指令地址的寄存器是（B ）。

A.指令寄存器 B.程序计数器

C.地址寄存器 D.状态条件寄存器

1. 设变址寄存器为X，形式地址为D，（X）表示寄存器X的内容，变址寻址方式的有效地址为（ A ）。

A.EA=(X)+D B.EA=(X)+(D)

C.EA=((X)+D) D.EA=((X)+(D))

1. 某计算机字长是16位它的存储容量是64KB,按字编址,它们寻址范围是( B )。

A.64K B.32KB C.32K D.16KB

1. 在I/O设备、数据通道、时钟和软件这4项中，可能成为中断源的是（ D ）。

A.I/O 设备 B.I/O 设备和数据通道

C.I/O 设备、数据通道和时钟 D.I/O 设备、数据通道、时钟和软件

1. 已知接收到的海明码为0100111(按配偶原则配置),试问欲传送的信息（A ）。

A.0101 B.0110

C.1010 D.0100

1. 计算机的外部设备是指（ D ）。

A.输入/输出设备 B.外存设备

C.远程通信设备 D.除了CPU和内存以外的其他设备

1. 可编程的只读存储器（B ）。

A.不一定可以改写 B.可以改写

C.不可以改写 D.以上都不对

1. 主机与设备传送数据时，采用（ A ）主机与设备是串行工作的。

A.程序查询方式 B.中断方式

C.DMA 方式 D.通道

1. 指令系统中采用不同寻址方式的目的主要是( C)。

A.实现存储程序和程序控制

B.可以直接访问外存

C.缩短指令长度，扩大寻址空间，提高编程灵活性

D.提供扩展操作码的可能并降低指令译码难度

1. 采用DMA 方式传递数据时，每传送一个数据就要占用一个（C D）时间。

A.指令周期 B.机器周期

C.存储周期 D.总线周期

1. 下列数中，最大的数是( D ）。

A.(101001)2 B.(52)8  C.(2B)16 D.45

1. 为了便于实现多级中断，保存现场信息最有效的方法是采用（ B ）。

A.通用寄存器 B.堆栈 C.存储器 D.外存

1. 下列陈述中不正确的是（A ）。

A.总线结构传送方式可以提高数据的传输速度

B.与独立请求方式相比，链式查询方式对电路的故障更敏感

C.PCI总线采用同步时序协议和集中式仲裁策略

D.总线的带宽即总线本身所能达到的最高传输速率

1. 一个16K×32位的存储器，其地址线和数据线的总和是（ B）。

A.48 B.46 C.36 D.32

1. 补码10110110代表的是十进制负数（ A）。

A.-74 B.-54 C.-68 D.-48

1. 中断发生时，由硬件更新程序计数器PC，而不是由软件完成，主要是为了（A ）。

A.能进入中断处理程序并正确返回源程序 B.节省内容

C.提高处理机的速度 D.使中断处理程序易于编址