

2023 컴퓨터구조 기말고사대비 키워드

1. 부동 소수점 표현
 2. Barrel Shifter
 3. Segment pointer, index register, stack pointer, link register
 4. 제어 및 상태 레지스터
 5. 레지스터 파일
 6. 레지스터 बैं킹
 7. 레지스터 윈도우
 8. 레지스터 최적화
 9. 제어 유닛 설계과정
 10. 제어 유닛 구현방식
 11. Hardwired 제어 유닛의 타이밍 발생기
 12. Micro-programmed 제어 유닛의 동작 절차
 13. Micro-instruction 유형
 14. Micro-instruction 인코딩 방법
 15. 메모리 주소 디코딩
 16. 메모리 어드레스 버스 멀티플렉싱
 17. 메모리 계층구조
 18. Locality of reference
 19. Cache hit/miss
 20. Unified/Split cache
 21. Cache design parameters
 22. Cache mapping function
 23. Cache replacement algorithm
 24. Cache 적중률 향상방법
 25. Cache 일관성 유지방법
 26. 가상 메모리
 27. RAID
 28. SSD
 29. NAND/NOR flash
 30. Memory-mapped I/O
 31. Isolated-I/O
 32. Programmed-I/O
 33. Interrupt-driven I/O
 34. Interrupt service routine
 35. Direct memory access
 36. 다중 버스 계층구조
 37. 버스 중재
-

