

Ter beantwoording van een aantal vragen gesteld op een vroegere Z8-vergadering, volgen hieronder een aantal mededelingen.

1^o I.V. Indien door de uitvoering van een opdracht $IV:=0$ betekent dit, dat de X8 onmiddellijk geblokkeerd is voor normale ingrepen.

Wordt echter $IV:=1$ terwijl IV voordien 0 was, dan laat de machine weer ingrepen toe, maar niet eerder dan na uitvoering van ~~een~~ volgende opdracht.

2^o L.V. Als middel voor partiële blokkade van ingrepen.

T.a.v. de tijdstippen, waarop de blokkade ingaat resp. eindigt, gelden dezelfde regels als genoemd voor de totale blokkade door middel van IV.

3^o Ingreeppwoorden:

Hiervan zijn er 2 n.l. op de adressen 24X0 en 25X0. De tweede bevat de opdracht, welke bij normale ingrepen wordt geselecteerd, de eerste de opdracht, welke bij een ingreep als gevolg van fout pariteit of fout adres wordt aangehaald.

4 ^o Inhoud link:	bits	0 - 17	T
		18	C (conditie)
		19	IV
		20	LTR (laatste teken register)
		21	OF
		22	LP
		23	NINT
		24	OV (onderzoek vergunning)
		25	0
		26	0

De inhoud van adres 62 wijkt alleen in bit 26 van de vorengenoemde specificatie af. Deze bit bevat een kopie van bit 18 (C)

5^o LV's, AF's en IF's.

Deze flip-flop's zijn inleesbaar per woord. De bit configuratie is als volgt:

bit 26	:	ongebruikt (=0)
bit 25	:	flip-flop appar. 0
bit 24	:	" " 1
.	:	
.	:	
bit 0	:	" " 25

Is een 2e woord nodig, dan ziet dit er uit:

bit 26 ongebruikt (=0)

bit 25 flip-flop appar. 26

enz.

6⁰ Interne codering van de communicatie opdrachten is nog in studie.
