

Herman Dwi-Surjono, Ph.D.



# ELEKTRONIKA ANALOG

# Elektronika Analog

Herman Dwi Surjono, Ph.D.

# Elektronika Analog

Disusun Oleh: **Herman Dwi Surjono, Ph.D.**

© 2008 All Rights Reserved

Hak cipta dilindungi undang-undang

Penyunting : **Tim Cerdas Ulet Kreatif**

Perancang Sampul : **Dhega Febiharsa**

Tata Letak : **Dhega Febiharsa**

**Diterbitkan Oleh:**

**Penerbit Cerdas Ulet Kreatif**

Jl. Manggis 72 RT 03 RW 04 Jember Lor – Patrang

Jember - Jawa Timur 68118

Telp. 0331-422327 Faks. 0331422327

## Katalog Dalam Terbitan (KDT)

Herman Dwi Surjono, **Elektronika Analog**/Herman Dwi Surjono, Penyunting:  
Tim Cerdas Ulet Kreatif, 2008, 112 hlm; 14,8 x 21 cm.

**ISBN 978-602-98174-1-6**

1. Hukum Administrasi	I. Judul
II. Tim Cerdas Ulet Kreatif	112

Distributor:

**Penerbit CERDAS ULET KREATIF**

Website : [www.cerdas.co.id](http://www.cerdas.co.id) - email : [buku@cerdas.co.id](mailto:buku@cerdas.co.id)

Cetakan Kedua, 2011

## Undang-Undang RI Nomor 19 Tahun 2002 Tentang Hak Cipta

### Ketentuan Pidana

#### Pasal 72 (ayat 2)

1. Barang Siapa dengan sengaja menyiarkan, memamerkan, mengedarkan, atau menjual kepada umum suatu ciptaan atau barang hasil pelanggaran Hak Cipta atau hak terkait sebagaimana dimaksud pada ayat (1), dipidana dengan pidana penjara paling lama 5 (lima) tahun dan/atau denda paling banyak Rp. 500.000.000,00 (lima ratus juta rupiah).

# Kata Pengantar



Buku ini diperuntukkan bagi siapa saja yang ingin mengetahui elektronika baik secara teori, konsep dan penerapannya. Pembahasan dilakukan secara komprehensif dan mendalam mulai dari pemahaman konsep dasar hingga ke taraf kemampuan untuk menganalisis dan mendesain rangkaian elektronika. Penggunaan matematika tingkat tinggi diusahakan seminimal mungkin, sehingga buku ini bias digunakan oleh berbagai kalangan. Pembaca dapat beraktivitas dengan mudah karena didukung banyak contoh soal dalam hamper setiap pokok bahasan serta latihan soal pada setiap akhir bab. Beberapa rangkaian penguat sedapat mungkin diambilkan dari pengalaman praktikum.

Sebagai pengetahuan awal, pemakai buku ini harus memahami teori dasar rangkaian DC dan matematika dasar. Teori Thevenin, Norton, dan Superposisi juga digunakan dalam beberapa pokok bahasan. Di samping itu penguasaan penerapan hukum Ohm dan Kirchhoff merupakan syarat mutlak terutama pada bagian analisis dan perancangan.

Bab 1 membahas JFET, D-MOSFET dan E-MOSFET. Pembahasan dimulai dari konstruksi, prinsip kerja, karakteristik transfer dan output untuk ketiga keluarga FET tersebut.

Bab 2 membahas beberapa metode pemberian bias FET. Bias yang sering dipakai dalam rangkaian FET diantaranya adalah bias tetap, bias sendiri, dan bias pembagi tegangan.

Bab 3 membahas analisis penguat FET dalam tiga macam konfigurasi, yakni CS, CG dan pengikut Source. Namun di awal bab akan dijelaskan terlebih dahulu model siyal kecil FET.

Akhirnya bab 4 membahas penguat daya yakni penguat kelas A, penguat push-pull dan komplementer.

Semoga buku ini bermanfaat bagi siapa saja. Saran-saran dari pembaca sangat diharapkan.

Yogyakarta, Desember 2008

Penulis,

**Herman Dwi Surjono, Ph.D.**

Dosen Jurusan Pendidikan Teknik Elektronika, FT- UNY

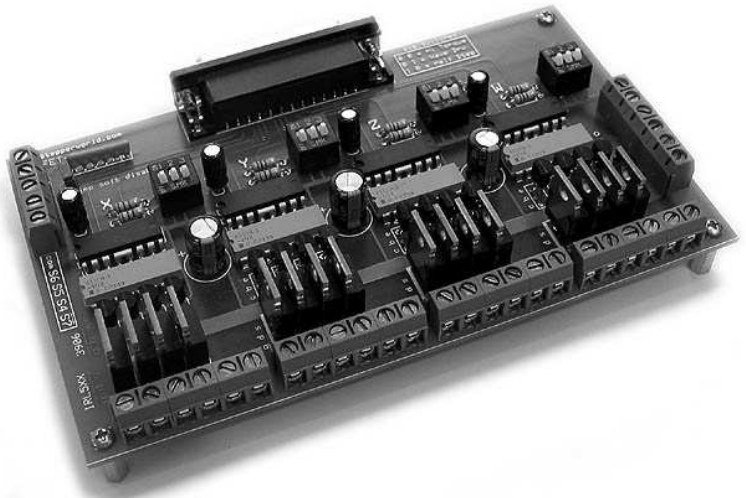
# Daftar Isi

<b>KATA PENGANTAR</b>	iii
<b>DAFTAR ISI</b>	v
<b>1. TRANSISTOR EFEK MEDAN</b>	1
1.1. Pendahuluan	1
1.2. Konstruksi dan Karakteristik JFET	2
1.3. Karakteristik Transfer JFET	7
1.4. Konstruksi dan Karakteristik D-MOSFET	9
1.5. Konstruksi dan Karakteristik E-MOSFET	13
1.6. Ringkasan	18
1.7. Soal Latihan	19
<b>2. BIAS DC FET</b>	21
2.1. Pendahuluan	21
2.2. Bias Tetap	21
2.3. Bias Sendiri ( <i>Self Bias</i> )	25
2.4. Bias Pembagi Tegangan	32
2.5. Ringkasan	38
2.6. Soal Latihan	39
<b>3. PENGUAT FET</b>	43
3.1. Pendahuluan	43
3.2. Model Sinyal Kecil FET	43
3.3. Analisis Penguat CS	49
3.4. Penguat CS dengan RS	53
3.5. Rangkaian Pengikut Source	61
3.6. Penguat Gate Bersama (CG)	65
3.7. Ringkasan	68
3.8. Soal Latihan	69
<b>4. PENGUAT DAYA</b>	73
4.1. Pendahuluan	73
4.2. Kelas Penguat	73
4.3. Penguat Daya Kelas A Beban Resistor	76
4.4. Penguat Daya Kelas A Beban Trafo	83
4.5. Penguat Daya <i>Push Pull</i> Kelas B	86
4.6. Penguat Daya Komplementer	93
4.7. Ringkasan	96
4.8. Soal Latihan	97
<b>LAMPIRAN A</b>	101
<b>LAMPIRAN B</b>	102
<b>INDEKS</b>	103

***Herman Dwi Surjono, Ph.D.***  
*Elektronika Analog*

# Bab 4

## Penguat Daya



### 4.1 Pendahuluan

Suatu sistem penguat biasanya terdiri atas beberapa tingkat dimana penguat daya merupakan tingkat yang terakhir. Penguat daya dimaksudkan untuk memberikan daya maksimum kepada beban yang mungkin berupa loudspeaker, penggerak, kumparan atau komponen daya lainnya. Input dari sistem penguat berupa sinyal kecil yang kemudian dikuatkan oleh beberapa penguat tegangan dan akhirnya diumpankan ke penguat daya untuk memperoleh daya yang besar.

Fokus pembicaraan pada penguat sinyal kecil adalah linieritas penguat dan besarnya penguatan, sedangkan pada penguat daya pembahasan akan difokuskan pada efisiensi penguat, daya keluaran maksimum, dan penyesuaian impedansi. Input penguat daya berupa sinyal besar, sehingga kemampuan daya transistor harus cukup besar untuk dapat memberikan daya kepada beban.

Pada bab ini akan dibahas beberapa definisi kelas penguat dan analisa penguat daya kelas A dan B. Penguat daya dengan kopling trafo dan penguat daya komplementer juga akan dibicarakan.

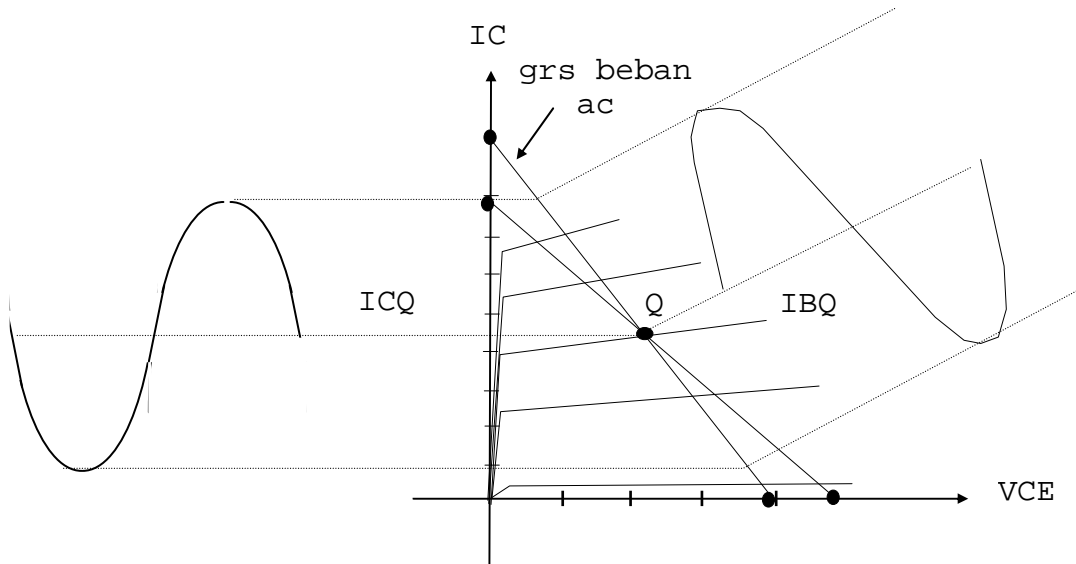
### 4.2 Kelas Penguat

Penguat daya dapat diklasifikasikan menurut persentase waktu arus kolektor mengalir. Kelas-kelas penguat menunjukkan lamanya sinyal output mengalir terhadap satu siklus operasi penuh dari sinyal input. Yang dimaksud satu siklus penuh operasi adalah  $360^\circ$ . Pembagian kelas penguat tersebut adalah:



### Penguat Kelas A:

Penguat kelas A dapat menghasilkan sinyal output sesuai dengan sinyal input selama siklus penuh. Arus output (kolektor) mengalir terus menerus meskipun tidak ada sinyal input, sehingga transistor menerima panas karena adanya  $I_{CQ}$ . Efisiensi penguat yang beroperasi pada kelas A sangat rendah. Gambar 4.1 menunjukkan karakteristik transistor yang bekerja pada kelas A.



Gambar 4.1 Karakteristik penguat kelas A

Pada kurva gambar 4.1 terlihat adanya sinyal input berbentuk sinus yang menumpang pada  $I_{BQ}$  dan sinyal output terlihat mengayun secara penuh (selama  $360^\circ$ ) disekitar  $I_{CQ}$ . Pada umumnya titik kerja ( $I_{CQ}$  maupun  $V_{CEQ}$ ) penguat kelas A diletakkan ditengah-tengah garis beban ac agar diperoleh ayunan sinyal output maksimum. Dengan demikian arus  $I_{CQ}$  selalu mengalir baik pada saat ada sinyal input maupun pada saat tidak ada sinyal input. Hal inilah yang menyebabkan banyak daya yang terdisipasi pada transistor dan terbuang menjadi panas, sehingga efisiensi penguat kelas A sangat rendah.

### Penguat Kelas B:

Penguat kelas B hanya dapat menguatkan setengah siklus ( $180^\circ$ ) dari sinyal input, sehingga apabila inputnya gelombang sinus maka sinyal outputnya berupa setengah gelombang. Titik kerjanya berada pada daerah cut-off (mati), yakni  $I_{CQ} = 0$ . Dengan

demikian pada saat tidak ada sinyal input arus kolektor tidak mengalir, sehingga diperoleh efisiensi penguat yang tinggi.

Penguat kelas B selalu digunakan untuk dua buah penguat yang masing-masing penguat menguatkan setengah gelombang input, sehingga bisa diperoleh sinyal output yang penuh. Rangkaian penguat ini disebut dengan penguat push-pull. Masing-masing penguat bekerja secara bergantian sesuai dengan polaritas ayunan sinyal input.

#### Penguat Kelas AB:

Penguat kelas AB beroperasi diantara penguat kelas A dan kelas AB. Transistor diberi bias disekitar daerah cut-in (mulai menghantar), sehingga diperoleh linieritas yang baik. Sinyal output yang dihasilkan penguat kelas AB adalah selama selang lebih dari  $180^{\circ}$  dari sinyal input, namun kurang dari  $360^{\circ}$ . Efisiensi penguat kelas AB juga terletak diantara efisiensi kelas A dan kelas B

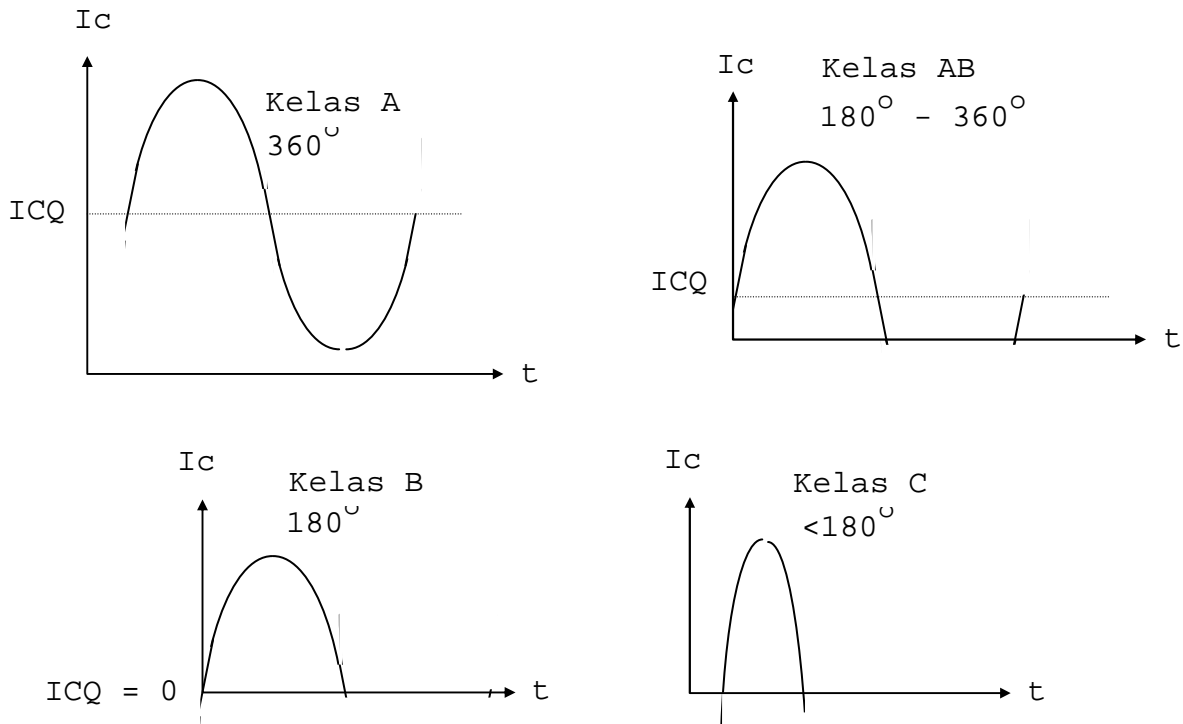
Penguat kelas AB dipergunakan dalam penguat push-pull guna memperbaiki linieritas. Apabila yang digunakan adalah penguat kelas B, maka pada sinyal output terdapat cacat silang (crossover distortion) karena ketidak linieran saat pergantian kerja transistor. Dengan menggunakan penguat kelas AB, cacat tersebut dapat diatasi.

#### Penguat Kelas C:

Penguat kelas C menghasilkan sinyal output kurang dari  $180^{\circ}$  dari sinyal input. Hal ini karena bias yang diberikan kepada transistor terletak di bawah titik cut-off (mati). Untuk transistor NPN adalah dengan memberikan tegangan VBE negatif. Efisiensi penguat kelas C menjadi sangat tinggi, karena hidupnya transistor hanya sebentar saja.

Penguat kelas C banyak digunakan pada penguat dengan rangkaian ternala, misalnya pada penguat akhir pemancar. Dengan menggunakan rangkaian ternala pada bagian output penguat kelas C dapat diperoleh sinyal output bentuk sinus.

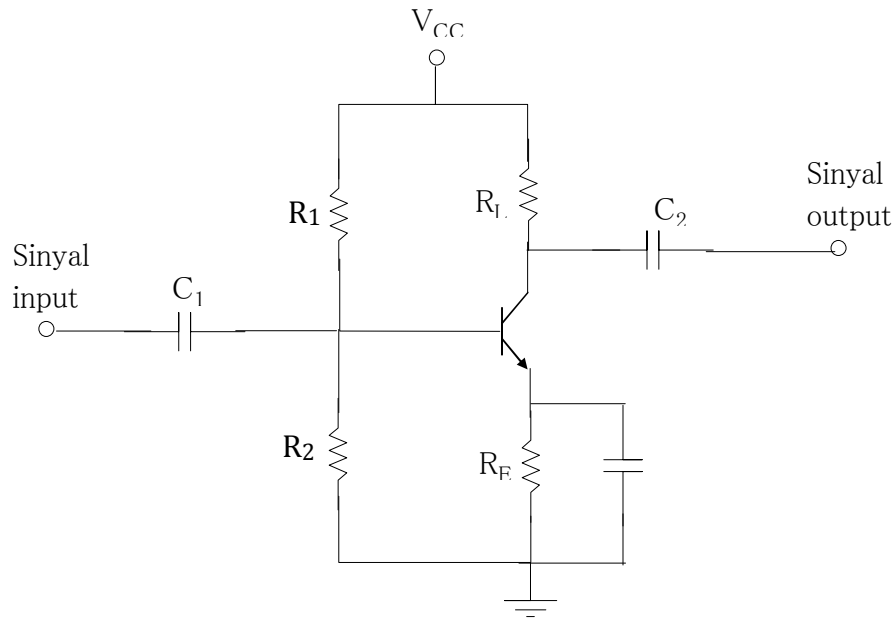
Secara keseluruhan bentuk sinyal output yang dihasilkan penguat kelas A, B, AB, dan C dapat dilihat pada gambar 4.2



Gambar 4.2 Bentuk gelombang kelas A, AB, B dan C

#### 4.3 Penguat Daya Kelas A Beban Resistor

Rangkaian penguat daya kelas A satu tingkat dengan beban resistor tampak pada gambar 4.3. Meskipun rangkaian ini telah dibahas pada analisa sinyal kecil untuk penguat CE dalam bab 5, namun titik fokus pembahasan pada bab ini adalah tentang analisa sinyal besar dan perhitungan daya. Adapun analisa titik kerja dan garis beban adalah sama seperti pada bab 4, sehingga bila perlu pembahasan pada bab ini dapat merujuk ke bab tersebut.



Gambar 4.3 Rangkaian penguat daya kelas A beban resistor

Daya rata-rata pada beban  $R_L$  (resistor pada kolektor) yang disebabkan oleh adanya sinyal ac (bukan karena arus dc  $I_{CQ}$ ) adalah:

$$P_L = \frac{1}{T} \int_0^T i_c^2 R_L dt$$

Apabila sinyal output yang mengalir mengalir pada  $R_L$ , yaitu  $i_c$  berbentuk sinus, maka persamaan di atas menjadi:

$$P_L = \frac{I_{C_m}^2 R_L}{2}$$

..... ( 4.1 )

dimana  $I_{C_m}$  adalah harga puncak atau harga maksimum dari sinyal output  $i_c$ .

Penguat yang direncanakan agar dapat menghasilkan ayunan sinyal output maksimum, maka harga  $I_{CQ}$ nya harus diletakkan ditengah-tengah garis beban (ingat pembicaraan garis beban pada buku jilid 1). Dengan demikian harga maksimum (atau harga puncak) dari sinyal output  $i_c$  adalah sebesar  $I_{CQ}$ , yaitu:

$$I_{C_m} = I_{CQ}$$

Dengan memasukkan harga  $I_{C_m} = I_{CQ}$  ini ke persamaan 4.1, maka diperoleh daya rata-rata maksimum sebesar:

$$P_{L, \text{mak}} = \frac{I_{CQ}^2 R_L}{2} \dots\dots\dots (4.2)$$

Untuk penguat dengan titik kerja ditengah-tengah garis beban, yakni agar diperoleh ayunan sinyal output maksimum, maka besarnya  $I_{CQ}$  adalah:

$$I_{CQ} = \frac{V_{CC}}{2(R_L + R_E)}$$

Harga  $I_{CQ}$  ini diturunkan dari persamaan 4.26 (buku julid 1), dimana  $R_{ac}$  sama dengan  $R_{dc}$  yaitu sebesar  $R_L + R_E$ . Dengan demikian harga  $R_{ac} + R_{dc}$  adalah  $2(R_L + R_E)$ .

Dengan memasukkan harga  $I_{CQ}$  ini ke persamaan 4.2, maka diperoleh:

$$P_{L, \text{mak}} = \frac{V_{CC}^2 R_L}{8(R_L + R_E)^2} \dots\dots\dots (4.3)$$

Dari persamaan 4.3 terlihat bahwa besarnya daya beban maksimum (saat sinyal output maksimum dan  $I_{CQ}$  ditengah garis beban) adalah ditentukan oleh harga  $V_{CC}$  dan resistor  $R_L$  dan  $R_E$ . Daya  $P_{L, \text{mak}}$  dapat diperbesar lagi dengan jalan mengecilkan harga  $R_E$ . Apabila  $R_E$  dibuat jauh lebih kecil dibanding  $R_L$ , maka nilai  $R_E$  tersebut bisa diabaikan. Dengan demikian secara pendekatan daya  $P_{L, \text{mak}}$  adalah:

$$P_{L, \text{mak}} \cong \frac{V_{CC}^2}{8R_L} \dots\dots\dots (4.4)$$

Meskipun dalam persamaan 4.4 nilai  $R_E$  diabaikan karena harganya jauh lebih kecil dibanding  $R_L$ , namun dalam kenyataannya resistor  $R_E$  harus tetap ada agar diperoleh stabilitas bias yang baik. Syarat agar stabilitas penguat menjadi baik adalah:

$$\beta R_E \geq 10 R_B$$

Selanjutnya adalah menentukan daya rata-rata yang diberikan oleh catu daya  $V_{CC}$  kepada rangkaian kolektor yaitu yang disebut dengan PCC. Dengan kata lain PCC adalah besarnya daya rata-rata dari catu daya yang dipakai oleh rangkaian.

$$P_{CC} = \frac{1}{T} \int_0^T V_{CC} i_C dt$$

$$P_{CC} = \frac{1}{T} \int_0^T V_{CC} [I_{CQ} + i_c(t)] dt$$

Apabila sinyal output berbentuk sinus tanpa cacat (distorsi), maka PCC menjadi:

$$P_{CC} = V_{CC} I_{CQ}$$

Untuk penguat dengan titik kerja ditengah-tengah garis beban, yakni agar diperoleh ayunan sinyal output maksimum, maka besarnya  $I_{CQ}$  adalah:

$$I_{CQ} = \frac{V_{CC}}{2(R_L + R_E)}$$

Apabila harga  $I_{CQ}$  ini dimasukkan ke PCC, maka diperoleh:

$$P_{CC} = \frac{V_{CC}^2}{2(R_L + R_E)} \dots\dots\dots (4.5)$$

Apabila  $R_L \gg R_E$ , maka persamaan 4.5 menjadi:

$$P_{CC} \cong \frac{V_{CC}^2}{2R_L} \dots\dots\dots (4.6)$$

Setelah diketahui harga  $P_L$  dan  $P_{CC}$ , maka dapat ditentukan efisiensi penguat. Efisiensi penguat adalah perbandingan antara daya beban dengan daya dari catu daya yang digunakan penguat tersebut, yaitu:

$$\eta = \frac{P_L}{P_{CC}} = \frac{I_{C_m}^2 R_L / 2}{V_{CC}^2 / 2R_L}$$

Efisiensi penguat akan maksimum apabila sinyal output maksimum yaitu  $I_{C_m} = I_{CQ}$  dengan kondisi  $I_{CQ}$  terletak ditengah-tengah garis beban. Dengan anggapan  $R_L \gg R_E$ , maka efisiensi maksimum penguat daya kelas A adalah:

$$\eta_{\text{mak}} = \frac{P_{L, \text{mak}}}{P_{CC}} = \frac{V_{CC}^2 / 8R_L}{V_{CC}^2 / 2R_L} = 0,25$$

Dapat disimpulkan bahwa efisiensi maksimum penguat daya kelas A dengan beban resistor adalah 0,25 atau 25 %. Efisiensi penguat ini adalah mulai dari 0% yaitu pada saat tidak ada sinyal output sampai 25% yaitu pada saat sinyal output maksimum.

Dalam perencanaan sering dihadapkan pada masalah pemilihan daya transistor maksimum ( $P_{C, \text{mak}}$ ) yang akan dipakai dalam rangkaian penguat agar dapat menghasilkan daya beban maksimum ( $P_{L, \text{mak}}$ ) tertentu. Oleh karena itu perlu ditentukan perbandingan antara daya transistor maksimum ( $P_{C, \text{mak}}$ ) dengan daya beban maksimum ( $P_{L, \text{mak}}$ ), yakni yang sering disebut dengan *figure of merit*.

Daya rata-rata pada transistor (atau pada kolektor) adalah daya yang dikeluarkan catu daya dikurangi dengan daya pada resistor  $R_L$  dan  $R_E$  (baik karena sinyal ac maupun  $I_{CQ}$ ). Besarnya daya rata-rata pada transistor (kolektor) tersebut adalah:

$$P_C = P_{CC} - \{ (R_L + R_E) (I_{CQ}^2 + I_{C_m}^2 / 2) \}$$

$$P_C = P_{CC} - (R_L + R_E) (I_{CQ}^2) - (R_L + R_E) (I_{C_m}^2 / 2)$$

Daya pada transistor (kolektor) akan maksimum apabila tidak ada sinyal output. Hal ini disebabkan karena pada penguat kelas A daya yang dikeluarkan dari catu daya adalah tetap

(persamaan 4.5 maupun persamaan 4.6). Sedangkan apabila tidak ada sinyal output berarti daya yang terdisipasi pada resistor  $R_L$  dan  $R_E$  hanyalah karena  $I_{CQ}$ , sehingga daya dari catu daya sisanya diterima oleh transistor, yaitu:

$$P_{C, \text{mak}} = P_{CC} - (R_L + R_E) (I_{CQ})^2$$

dengan memasukkan harga  $P_{CC}$  dan  $I_{CQ}$  yang diperoleh dari pembahasan sebelumnya, diperoleh:

$$P_{C, \text{mak}} = \frac{V_{CC}^2}{2(R_L + R_E)} - (R_L + R_E) \frac{V_{CC}^2}{4(R_L + R_E)^2}$$

$$P_{C, \text{mak}} = \frac{V_{CC}^2}{4(R_L + R_E)}$$

Apabila  $R_L \gg R_E$ , maka:

$$P_{C, \text{mak}} \cong \frac{V_{CC}^2}{4R_L}$$

$$\dots\dots\dots (4.7)$$

Dengan demikian nilai *figure of merit* penguat daya kelas A dengan beban resistor adalah:

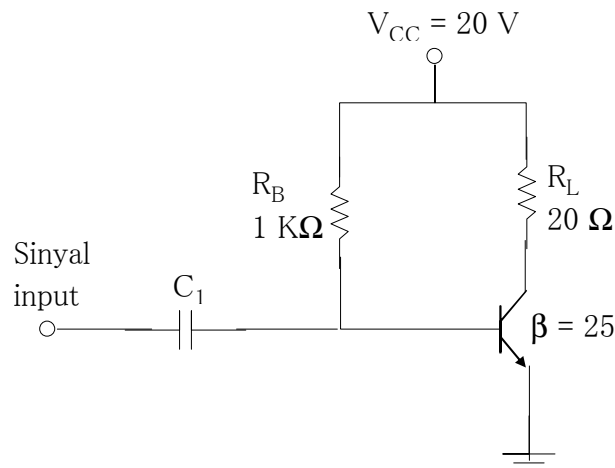
$$\frac{P_{C, \text{mak}}}{P_{L, \text{mak}}} = \frac{V_{CC}^2 / 4R_L}{V_{CC}^2 / 4R_L} = 2$$

Nilai *figure of merit* sebesar 2 ini artinya adalah apabila pada penguat daya kelas A dengan beban resistor diinginkan daya beban maksimum sebesar 1 Watt, maka daya transistor maksimum yang dibutuhkan adalah 2 watt. Daya transistor maksimum ( $P_{C, \text{mak}}$ ) ini sering dicantumkan dalam buku data sebagai data yang sangat penting terutama dalam perencanaan penguat daya.



### Contoh 4.1

Rangkaian penguat daya kelas A seperti pada gambar 4.3a diberi sinyal input sehingga mengalir arus basis (ac) dengan harga puncak 10 mA. Tentukan efesiensi penguat daya tersebut.



Gambar 4.3a Rangkaian penguat daya kelas A untuk contoh 4.1

Penyelesaian:

$$I_{BQ} = \frac{V_{CC} - V_{BE}}{R_B} = \frac{12V - 0,7V}{1\text{ K}} = \mathbf{19,3\text{ mA}}$$

$$I_{CQ} = \beta I_{BQ} = (25)(19,3\text{mA}) = \mathbf{0,48\text{ A}}$$

Harga puncak arus  $i_c$  ( $I_{cm}$ ) adalah:

$$I_{cm} = \beta I_{bm} = (25)(10\text{mA}) = 250\text{ mA}$$

Daya pada beban dihitung dengan persamaan 4.1, yaitu:

$$P_L = \frac{I_{cm}^2 R_L}{2} = \frac{(0,25)^2 (20)}{2} = 0,625\text{ Watt}$$

Daya dari catu daya dihitung dengan persamaan 4.4a:

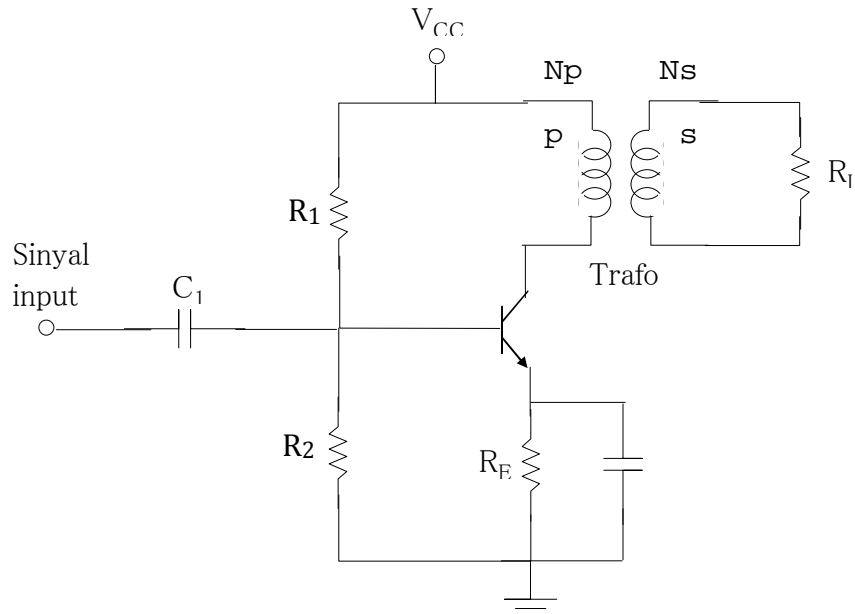
$$P_{CC} = I_{CQ} V_{CC} = (0,48)(20) = 9,6\text{ Watt}$$

Dengan demikian efesiensi penguat adalah:

$$\eta = \frac{P_L}{P_{CC}} = \frac{0,625}{9,6} \times 100\% = 6,5\%$$

#### 4.4 Penguat Daya Kelas A Beban Trafo

Rangkaian penguat daya kelas A dengan menggunakan beban trafo tampak pada gambar 4.4. Beban yang sesungguhnya dari rangkaian ini adalah RL, dimana RL ini misalnya bisa berupa loudspeaker. Akan tetapi antara penguat dengan RL ini dihubungkan dengan transformator atau trafo.



Gambar 4.4 Rangkaian penguat daya kelas A beban trafo

Trafo yang digunakan dalam rangkaian penguat ini adalah ideal. Dengan demikian berlaku:

$$n = N_p/N_s = V_p/V_s$$

$$N_p/N_s = I_s/I_p$$

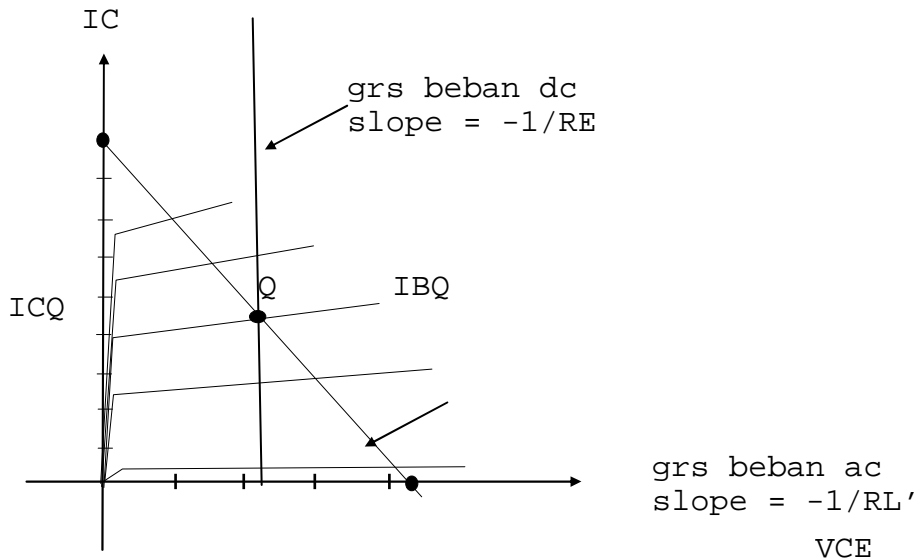
sehingga diperoleh:

$$\frac{V_p}{I_p} = \frac{V_p}{V_s} \frac{I_s}{I_p} \frac{V_s}{I_s}$$

$$R_L' = n^2 R_L$$

..... ( 4.8 )

Beban ac yang dirasakan oleh kolektor pada bagian primer trafo adalah  $R_L'$ . Sedangkan beban dc yang dirasakan kolektor adalah 0. Karena secara ideal  $R_{dc}$  dari trafo adalah  $0 \Omega$ . Dengan demikian garis beban dc dan ac dari rangkaian penguat gambar 4.4 adalah seperti pada gambar 4.5.



Gambar 4.5 Garis beban dc dan ac dari gambar 4.4

Dari gambar 4.5 terlihat bahwa garis beban dc hampir vertikal. Hal ini disebabkan karena garis beban dc hanya dipengaruhi oleh resistansi  $R_E$  yang nilainya sangat kecil. Dengan demikian harga  $V_{CEQ}$  hampir sama dengan  $V_{CC}$ .

Perhitungan daya untuk penguat daya kelas A dengan beban trafo adalah sebagai berikut. Daya rata-rata pada beban  $R_L$  (pada kumparan skunder trafo) yang disebabkan oleh adanya sinyal ac adalah:

$$P_L = \frac{I_{C_m}^2 R_L'}{2} \dots\dots\dots (4.9)$$

dimana  $I_{C_m}$  adalah harga puncak atau harga maksimum dari sinyal output  $i_c$ . Daya pada beban akan maksimum apabila  $I_{C_m} = I_{CQ}$ , yaitu:

$$P_{L, \text{mak}} = \frac{I_{CQ}^2 R_L'}{2}$$

Pada penguat dengan beban trafo, bila titik kerja ditengah-tengah garis beban agar diperoleh ayunan sinyal output maksimum, maka besarnya ICQ adalah ( $R_L' \gg R_E$ ):

$$I_{CQ} \cong \frac{V_{CC}}{R_L'}$$

Dengan memasukkan harga ICQ ini pada persamaan di atas, diperoleh:

$$P_{L, \text{mak}} \cong \frac{V_{CC}^2}{2 R_L'} \dots\dots\dots (4.10)$$

Daya rata-rata yang diberikan catu daya kepada rangkaian kolektor PCC adalah:

$$P_{CC} = V_{CC} I_{CQ}$$

Dengan memasukkan harga ICQ,

$$I_{CQ} \cong \frac{V_{CC}}{R_L'}$$

ke dalam persamaan PCC, maka diperoleh:

$$P_{CC} \cong \frac{V_{CC}^2}{R_L'} \dots\dots\dots (4.11)$$

Setelah diketahui harga PL dan PCC, maka dapat ditentukan efesiensi penguat. Efesiensi penguat adalah perbandingan antara daya beban dengan daya dari catu daya yang digunakan penguat tersebut, yaitu:

$$\eta = \frac{P_L}{P_{CC}} = \frac{I_{Cm}^2 R_L' / 2}{V_{CC}^2 / R_L'}$$

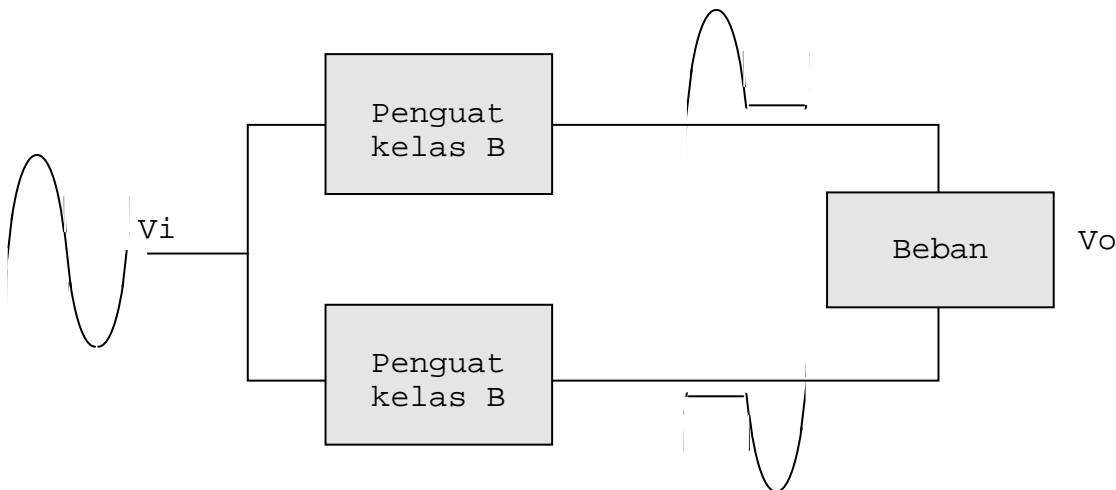
Efisiensi penguat akan maksimum apabila sinyal output maksimum yaitu  $I_{c_m} = I_{CQ}$  dengan kondisi  $I_{CQ}$  terletak ditengah-tengah garis beban. Dengan anggapan  $R_L' \gg R_E$ , maka efisiensi maksimum penguat daya kelas A dengan trafo adalah:

$$\eta_{\text{mak}} = \frac{P_{L, \text{mak}}}{P_{CC}} = \frac{V_{CC}^2 / 2R_L'}{V_{CC}^2 / R_L'} = 0,5$$

Dapat disimpulkan bahwa efisiensi maksimum penguat daya kelas A dengan beban trafo adalah 0,5 atau 50 %. Efisiensi penguat ini adalah mulai dari 0% yaitu pada saat tidak ada sinyal output sampai 50% yaitu pada saat sinyal output maksimum. Sedangkan nilai *figure of merit* penguat daya kelas A dengan beban trafo adalah sama dengan beban resistor yaitu 2.

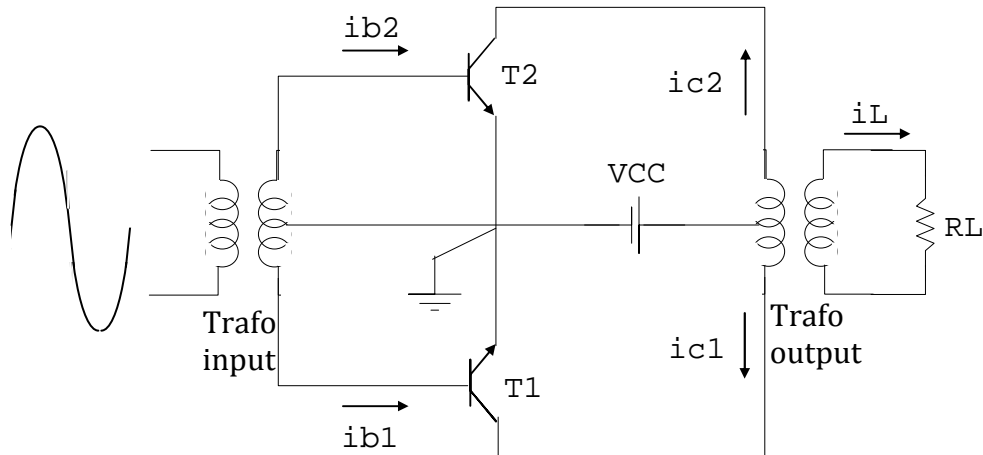
#### 4.5 Penguat Daya Push-Pull Kelas B

Apabila transistor dibias pada titik mati (cut-off) atau dengan kata lain tidak diberi bias, maka transistor bekerja pada kelas B. Oleh karena penguat kelas B hanya dapat menguatkan setengah siklus sinyal input, maka agar diperoleh sinyal output secara penuh diperlukan dua buah transistor yang bekerja pada kelas B. Rangkaian dengan menggunakan dua buah transistor pada kelas B ini sering disebut dengan penguat push-pull. Gambar 4.6 merupakan blok dasar penguat push-pull.

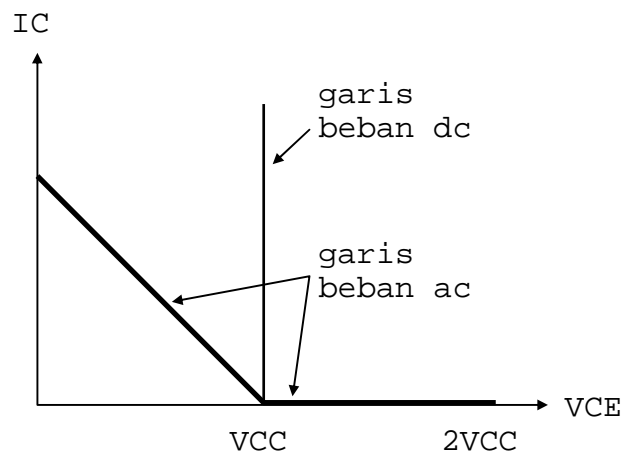


Gambar 4.6 Blok dasar penguat push-pull

Dalam praktek terdapat bermacam-macam variasi penguat push-pull, diantaranya yang paling banyak dikenal adalah: penguat push-pull dengan trafo input dan output, simetri komplementer, komplementer semu, dan lain sebagainya. Gambar 4.7 adalah rangkaian penguat push-pull kelas B dengan menggunakan trafo input dan output, sedangkan gambar 4.8 menunjukkan garis bebannya.

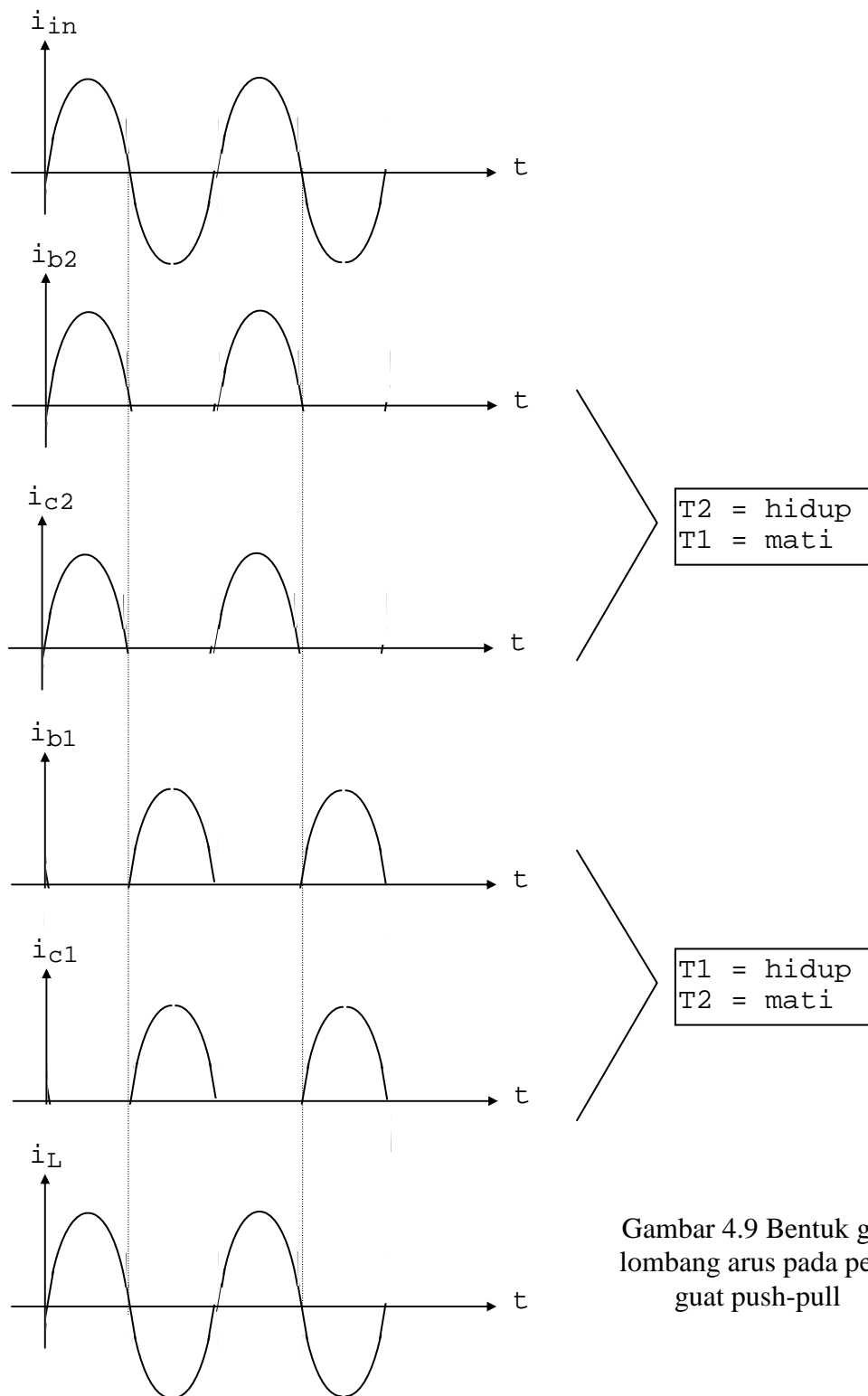


Gambar 4.7 Rangkaian penguat push-pull kelas B dengan trafo input dan output



Gambar 4.8 Garis beban dc dan ac penguat kelas B

Prinsip kerja rangkaian penguat push-pull kelas B dijelaskan secara grafis melalui bentuk gelombang beberapa besaran arus pada rangkaian. Lihat gambar 4.9.



Dari bentuk gelombang pada gambar 4.9 terlihat bahwa transistor T1 dan T2 bekerja secara bergantian. Pada saat sinyal input berpolaritas positif, maka T2 menjadi hidup karena basis-emitor T2 mendapat bias maju sedangkan T1 menjadi mati karena basis-emitor T1

mendapat tidak mendapat bias maju. Sebaliknya pada saat sinyal input berpolaritas negatif, maka T1 menjadi hidup karena basis-emitor T1 mendapat bias maju sedangkan T2 menjadi mati karena basis-emitor T2 mendapat tidak mendapat bias maju.

Trafo input pada rangkaian tersebut berfungsi sebagai pembelah fasa. Terminal skunder pada ujung atas (yang terhubung ke T2) selalu berlawanan fasa dengan terminal pada ujung bawah (yang terhubung ke T1). Sedangkan fungsi utama trafo output adalah sebagai penyesuai impedansi, dari impedansi transistor yang tinggi ke impedansi beban yang umumnya rendah.

Perhitungan daya pada penguat push-pull kelas B adalah sebagai berikut. Daya rata-rata pada beban  $R_L$  yang disebabkan oleh adanya sinyal ac adalah:

$$P_L = \frac{I_{C_m}^2 R_L'}{2} \dots\dots\dots (4.12)$$

dimana  $I_{C_m}$  adalah harga puncak atau harga maksimum dari sinyal output  $i_c$ . Daya pada beban akan maksimum apabila:

$$I_{C_m} = \frac{V_{CC}}{R_L'}$$

Dengan memasukkan harga  $I_{C_m}$  ini pada persamaan di atas, diperoleh:

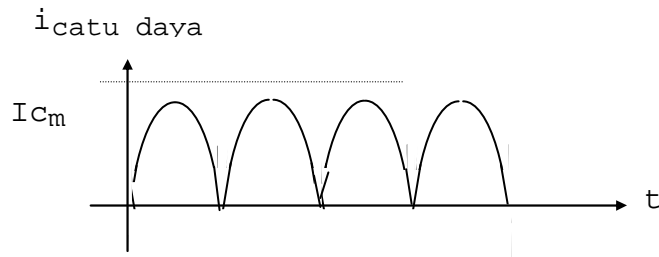
$$P_{L, \text{mak}} = \frac{V_{CC}^2}{2 R_L'} \dots\dots\dots (4.13)$$

Daya rata-rata yang diberikan oleh catu daya PCC adalah:

$$P_{CC} = V_{CC} I_{dc}$$



Oleh karena pada saat tidak ada sinyal output, arus dari catu daya tidak mengalir, maka bentuk gelombang arus dari catu daya adalah sama seperti bentuk gelombang sinyal output. Lihat gambar 4.10.



Gambar 4.10 Bentuk gelombang arus dari catu daya

Dengan demikian besarnya arus rata-rata dari catu daya adalah:

$$I_{dc} = (2/\pi) I_{Cm}$$

Dengan memasukkan harga  $I_{dc}$  ini dalam persamaan PCC, maka diperoleh:

$$P_{CC} = V_{CC} (2/\pi) I_{Cm}$$

PCC akan maksimum apabila  $I_{Cm} = V_{CC}/R_{L'}$ , yaitu:

$$P_{CC, \text{mak}} = V_{CC} (2/\pi) (V_{CC}/R_{L'})$$

$$P_{CC, \text{mak}} = \frac{2V_{CC}^2}{\pi R_{L'}} \dots\dots\dots (4.14)$$

Setelah diketahui harga  $P_L$  dan  $P_{CC}$ , maka dapat ditentukan efesiensi penguat, yaitu:

$$\eta = \frac{P_L}{P_{CC}} = \frac{I_{Cm}^2 R_{L'} / 2}{V_{CC} (2/\pi) I_{Cm}}$$

$$\eta = \frac{\pi}{4} \frac{I_{Cm}}{V_{CC}/R_{L'}}$$

Efesiensi penguat akan maksimum apabila  $I_{Cm} = V_{CC}/R_{L'}$ , yaitu:

$$\eta_{\text{mak}} = \frac{\pi}{4} \cong 78,5 \%$$

Selanjutnya menentukan daya pada transistor (kolektor) adalah:

$$P_C(\text{total 2 transistor}) = 2P_C = P_{CC} - P_L$$

$$2P_C = V_{CC} (2/\pi) I_{C_m} - I_{C_m}^2 R_L' / 2$$

Disipasi daya pada transistor akan maksimum apabila:

$$I_{C_m} = (2/\pi) (V_{CC}/R_L')$$

Dengan memasukkan harga  $I_{C_m}$  ini pada persamaan  $P_C$ , maka diperoleh:

$$2P_{C,\text{mak}} = V_{CC} (2/\pi) (2/\pi) (V_{CC}/R_L') - \{ (2/\pi) (V_{CC}/R_L') \}^2 R_L' / 2$$

$$2P_{C,\text{mak}} = \frac{4 V_{CC}^2}{\pi^2 R_L'} - \frac{2 V_{CC}^2}{\pi^2 R_L'}$$

$$2P_{C,\text{mak}} = \frac{2 V_{CC}^2}{\pi^2 R_L'}$$

Disipasi daya maksimum untuk setiap transistor adalah:

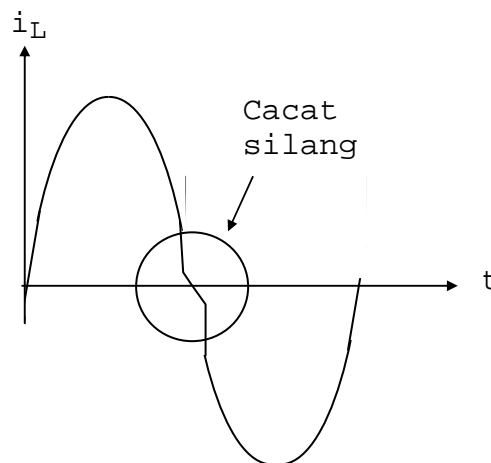
$$P_{C,\text{mak}} = \frac{V_{CC}^2}{\pi^2 R_L'} \dots\dots\dots (4.15)$$

Nilai *figure of merit* dari penguat kelas B adalah:

$$\frac{P_{C, \text{mak}}}{P_{L, \text{mak}}} = \frac{V_{CC}^2 / \pi^2 R_{L'}}{V_{CC}^2 / 2R_L} = \frac{2}{\pi^2} \cong 0,2$$

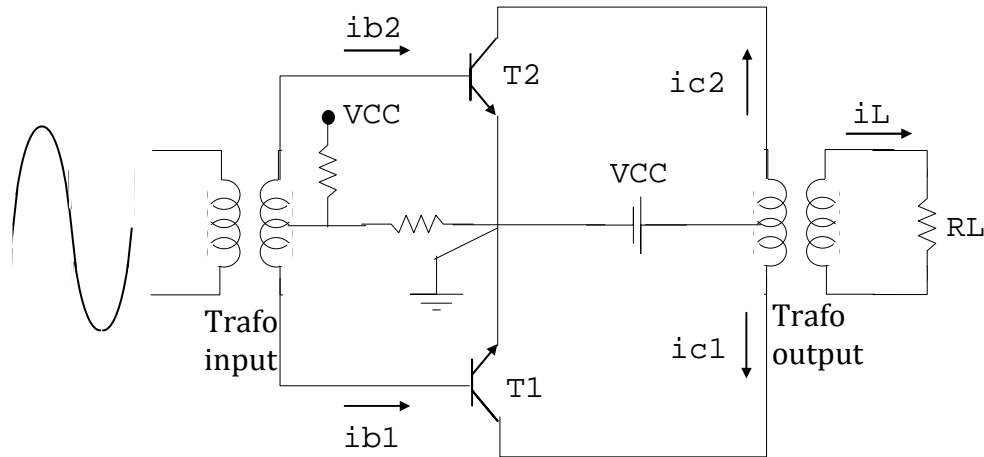
Nilai *figure of merit* sebesar 0,2 ini berarti bahwa apabila suatu penguat kelas B diinginkan daya beban maksimum 25 Watt, maka daya transistor maksimum yang diperlukan adalah 5 Watt. Padahal dengan transistor yang sama, yakni dengan  $P_{C\text{mak}} = 5$  Watt, apabila dipakai untuk penguat kelas A hanya mampu menghasilkan daya beban maksimum sebesar 2,5 watt.

Pada sinyal output yang diperoleh dari penguat daya push-pull kelas B terdapat cacat silang atau crossover distortion. Cacat ini terjadi karena ketidak linieran karakteristik transistor pada awal kerjanya, yaitu antara titik mati hingga cut-in. Bentuk gelombang output dengan cacat silang ditunjukkan pada gambar 4.11.



Gambar 4.11 Cacat silang pada sinyal output penguat push-pull kelas B

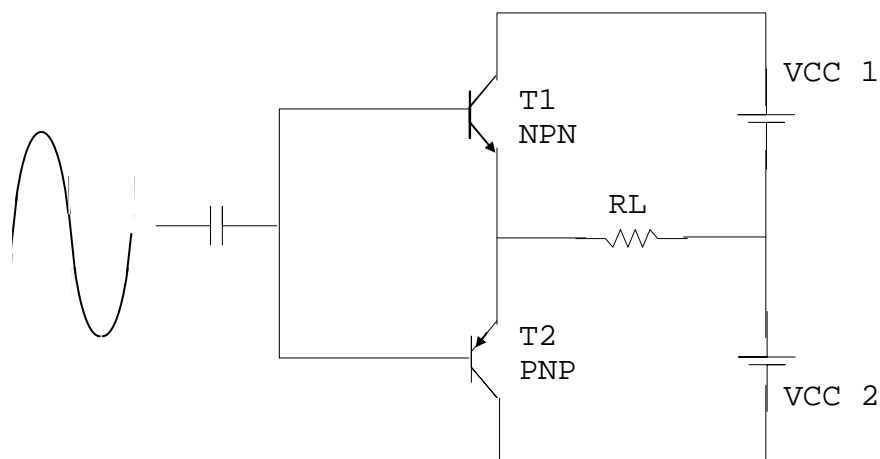
Untuk mengatasi adanya cacat silang tersebut, penguat push-pull perlu diberi bias pada daerah cut-in. Dengan adanya tegangan bias yang kecil ini, maka penguat beroperasi pada kelas AB. Gambar penguat daya push-pull kelas AB terlihat pada gambar 4.12.



Gambar 4.12 Rangkaian penguat push-pull kelas AB dengan trafo input dan output

#### 4.6 Penguat Daya Komplementer

Penguat daya komplementer merupakan bentuk lain penguat push-pull yang menggunakan dua buah transistor PNP dan NPN yang saling berkomplemen. Keuntungan penguat komplementer ini adalah tidak diperlukan adanya trafo input dan trafo output. Rangkaian dasar penguat simetri komplementer adalah seperti pada gambar 4.13.

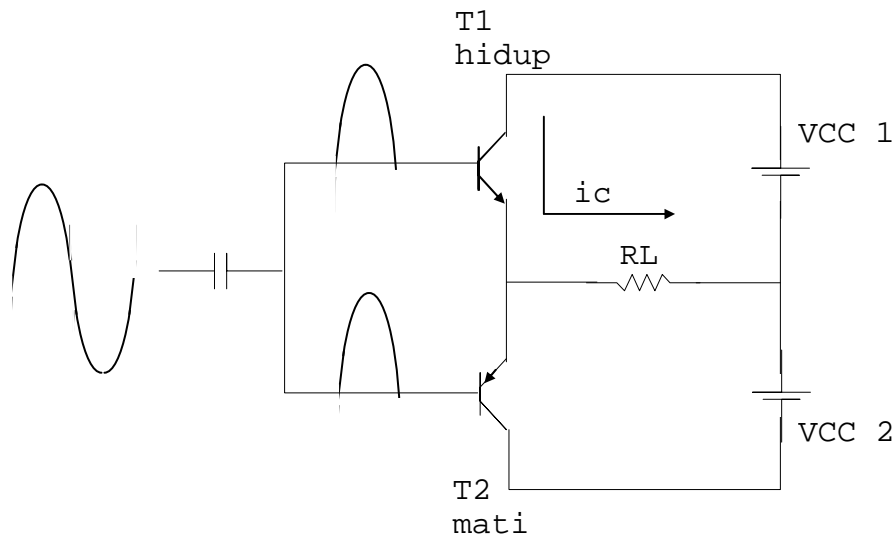


Gambar 4.13 Rangkaian dasar penguat simetri komplementer

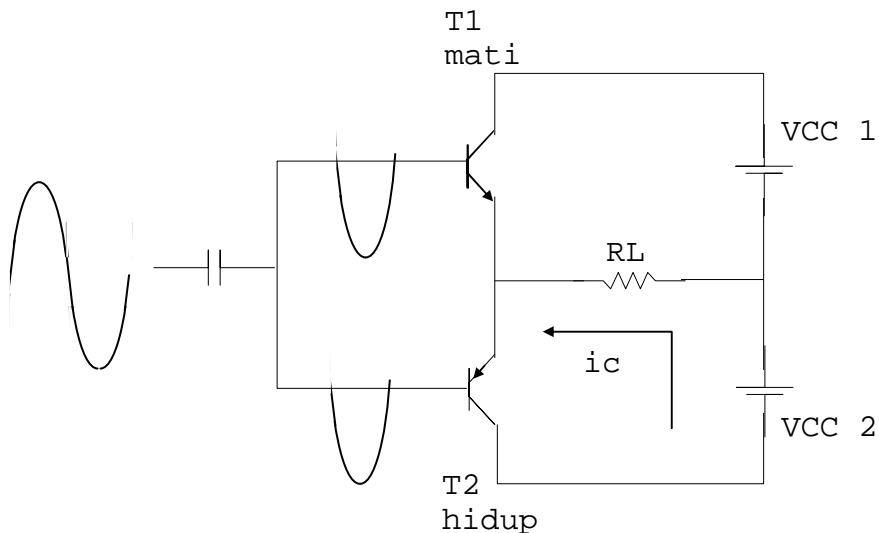
Meskipun tanpa trafo untuk pembelah fasa pada input penguat komplementer, maka dengan adanya transistor T1 dan T2 yang berbeda jenisnya akan dengan sendirinya menghantar (atau mati) secara bergantian. Pada saat siklus sinyal input positif, maka basis-

emitor T1 mendapat bias maju sehingga T1 hidup sedangkan basis-emitor T2 mendapat bias mundur (karena PNP) sehingga T2 mati. Gambar 4.14 menunjukkan bentuk gelombang dan arah arus pada saat siklus input positif.

Pada saat siklus sinyal input berubah menjadi negatif, maka basis-emitor T1 mendapat bias mundur sehingga T1 mati. Sedangkan basis-emitor T2 mendapat bias maju (karena PNP) sehingga T2 menjadi hidup. Gambar 4.15 menunjukkan bentuk gelombang dan arah arus pada saat siklus input negatif.



Gambar 4.14 Bentuk gelombang dan arah arus saat input positif



Gambar 4.15 Bentuk gelombang dan arah arus saat input negatif

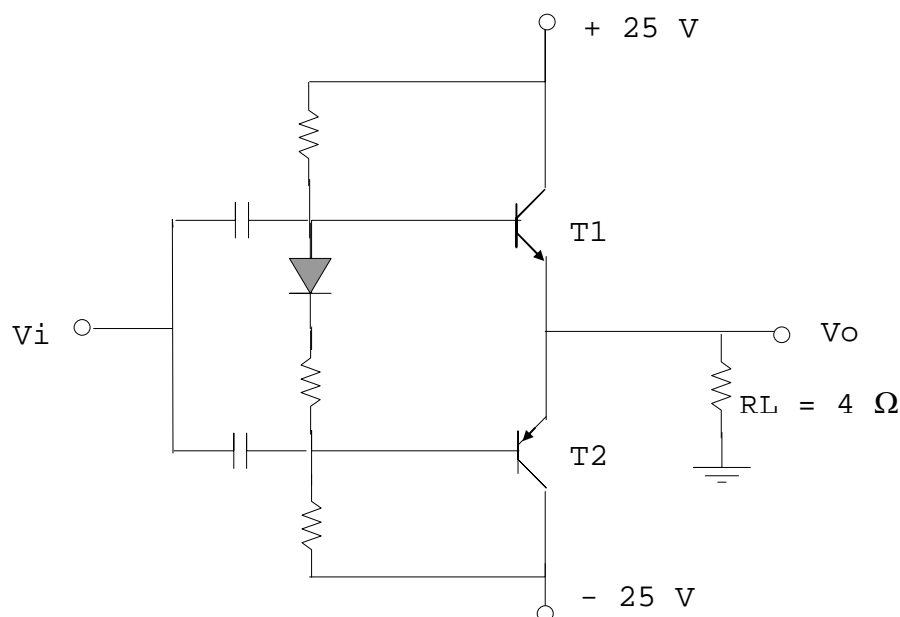
Pada saat siklus sinyal input positif arah arus kolektor ke kaki emitor dari kanan ke kiri (gambar 4.14), dan saat siklus sinyal input negatif arah arus kolektor ke kaki emitor dari kiri ke kanan. Hal ini menunjukkan bahwa polaritas sinyal output sesuai dengan polaritas sinyal input.

Konfigurasi dasar dari tiap penguat transistor dalam penguat simetri komplementer adalah pengikut emitor, karena sinyal output diambil dari kaki emitor. Dengan demikian penguatan tegangan  $A_v$  dari penguat tersebut kurang lebih adalah satu, atau tidak menguatkan. Sedangkan fasa sinyal input dan output adalah sama atau tidak berlawanan.

---

### Contoh 4.2

Perhatikan rangkaian penguat daya simetri komplementer pada gambar 4.16. Apabila sinyal sebesar 12 Vrms diumpankan pada input penguat, tentukan daya beban, daya dari catu daya, efisiensi, dan daya transistor.



Gambar 4.16 Rangkaian penguat simetri komplementer untuk contoh 4.2

Penyelesaian:

Harga puncak sinyal input adalah:

$$\begin{aligned} V_{i_m} &= (\sqrt{2})(V_{i_{rms}}) \\ &= (\sqrt{2})(12 \text{ V}) = 16,7 \text{ V} \end{aligned}$$

Karena konfigurasi penguat adalah pengikut emitor, maka:

$$V_{O_m} = V_{i_m} = 16,7 \text{ V}$$

Daya pada beban  $R_L$  adalah:

$$P_L = \frac{V_{O_m}^2}{2R_L} = \frac{(16,7)^2}{2(4)} = 36 \text{ watt}$$

Harga puncak arus beban adalah:

$$I_{O_m} = V_{O_m} / R_L = 16,7 / 4 = 4,2 \text{ A}$$

Daya dari catu daya adalah:

$$\begin{aligned} P_{CC} &= V_{CC} (2/\pi) I_{O_m} \\ &= (25\text{V})(2/\pi)(4,2\text{A}) = 67,75 \text{ Watt} \end{aligned}$$

Efesiensi penguat adalah:

$$\eta = P_L / P_{CC} = 36 / 67,75 = 53,3 \%$$

Disipasi daya setiap transistor adalah:

$$P_C = (P_{CC} - P_L) / 2 = (67,75 \text{ W} - 36 \text{ W}) / 2 = 15,8 \text{ Watt}$$

---

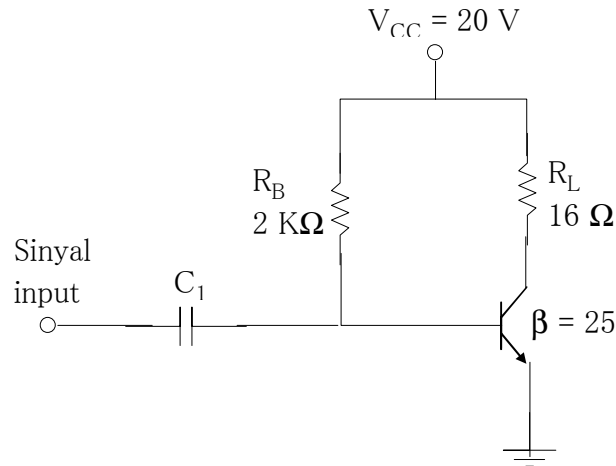
#### 4.7 Ringkasan

Kerja penguat dapat diklasifikasikan menurut lamanya siklus sinyal output terhadap sinyal input. Penguat kelas A dapat menghasilkan sinyal output selama siklus penuh dari sinyal input atau  $360^\circ$ . Sedangkan penguat kelas B hanya melewati  $180^\circ$ . Penguat kelas AB beroperasi antara penguat kelas A dan B, sedangkan penguat kelas C melewati sinyal output kurang dari  $180^\circ$ .

Penguat daya kelas A dengan menggunakan beban resistor mempunyai efesiensi maksimum sebesar 25 %, sedangkan yang menggunakan beban induktor atau trafo mampu meningkatkan efesiensinya hingga 50 %. Penguat daya push-pull kelas B dapat menghasilkan efesiensi maksimum sebesar 78,5%. Sinyal output dari penguat push-pull kelas B mengandung cacat silang (crossover distortion), maka untuk mengatasinya diperlukan bias yang kecil sehingga penguat bekerja pada kelas AB.

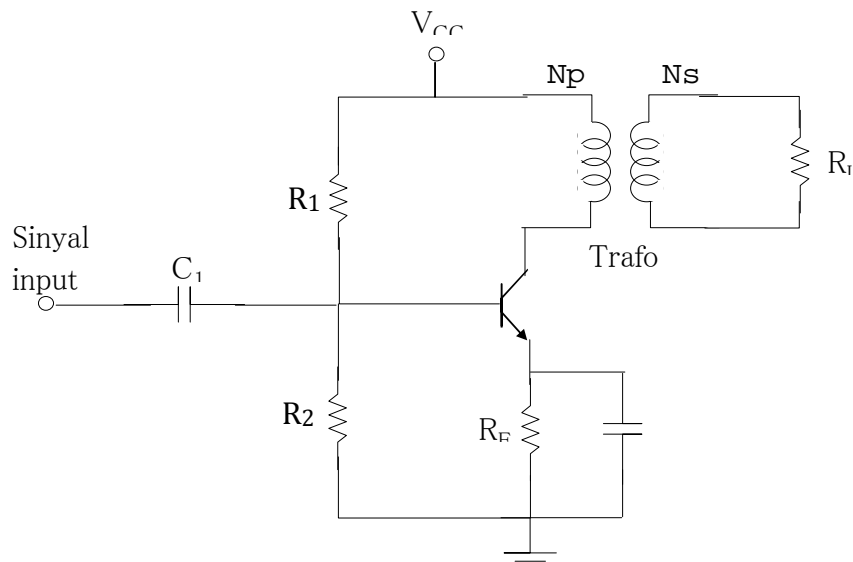
#### 4.8 Soal Latihan

1. Rangkaian penguat daya kelas A seperti pada gambar 4.17 diberi sinyal input sehingga mengalir arus basis (ac) dengan harga puncak 15 mA. Tentukan efesiensi penguat daya tersebut.



Gambar 4.17 Rangkaian penguat daya kelas A untuk soal no. 1

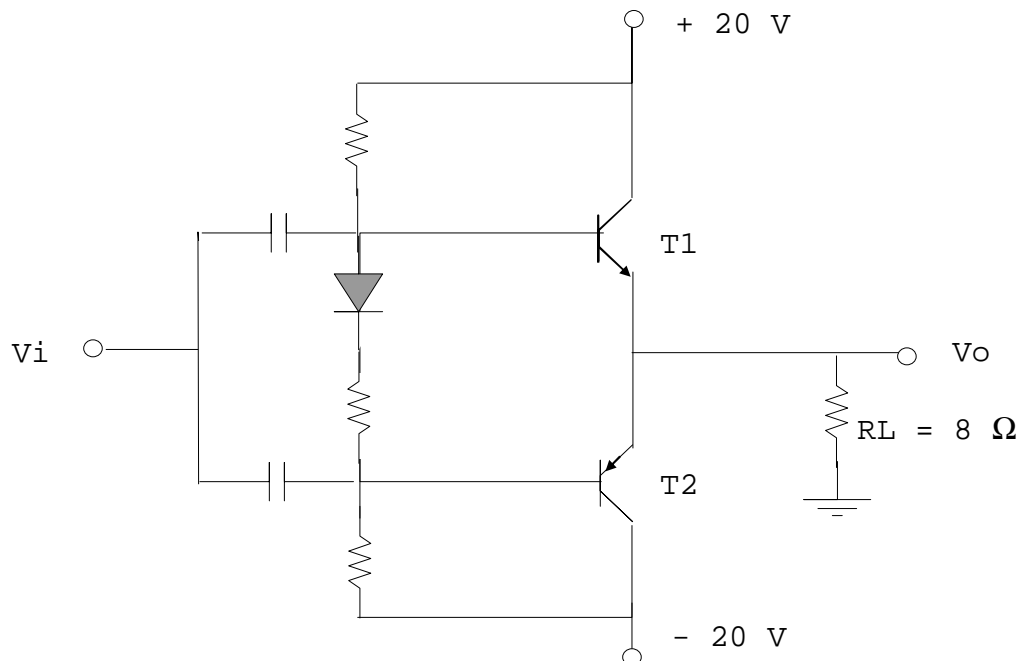
2. Perhatikan rangkaian penguat daya pada gambar 4.17. Agar penguat tersebut dapat menghasilkan ayunan sinyal output maksimum, maka letakkanlah titik kerjanya ditengah garis beban, dan tentukan harga  $R_B$ . Tentukan berapa sinyal input yang dimasukkan agar diperoleh efesiensi maksimum.



Gambar 4.18 Rangkaian penguat daya kelas A beban trafo



3. Perhatikan rangkaian penguat daya kelas A dengan beban trafo pada gambar 4.18. Diketahui:  $R_1 = 3,3K$ ,  $R_2 = 1K$ ,  $R_E = 100$ ,  $n = 10$ ,  $R_L = 16$ ,  $V_{CC} = 20$  Volt,  $\beta = 100$ . Apabila sinyal sebesar 10 mVp-p dimasukkan ke penguat, tentukan daya pada beban, daya pada transistor, dan efisiensi penguat.
4. Perhatikan rangkaian penguat daya simetri komplementer pada gambar 4.19. Apabila sinyal sebesar 15 Vrms diumpankan pada input penguat, tentukan daya beban ( $P_L$ ), daya dari catu daya ( $P_{CC}$ ), efisiensi ( $\eta$ ), dan daya setiap transistor ( $P_C$ ).
5. Perhatikan rangkaian pada gambar 4.19. Agar penguat tersebut dapat menghasilkan efisiensi maksimum, tentukan sinyal input yang harus dimasukkan. Hitung pula berapa daya beban, daya catu daya, dan disipasi daya pada setiap transistor dengan sinyal input tersebut.



Gambar 4.19 Rangkaian penguat simetri komplementer untuk soal no 4 dan 5

6. Seperti pada soal no.5, tentukan disipasi daya maksimum pada transistor. Apabila terjadi hal ini, tentukan sinyal input yang harus dimasukkan. Jelaskan mengapa sinyal input ini lebih kecil dibanding dengan hasil pada soal no 5.
7. Jelaskan secara singkat prinsip operasi rangkaian penguat push-pull kelas B dengan menggunakan trafo input dan trafo output.

8. Jelaskan secara singkat prinsip operasi rangkaian penguat simetri komplementer.
9. Jelaskan secara singkat prinsip operasi rangkaian penguat daya komplementer semu.
10. Jelaskan bagaimana terjadinya cacat silang pada penguat push-pull kelas B.

***Sumber Pustaka***

Boylestad and Nashelsky. (1992). *Electronic Devices and Circuit Theory*, 5th ed. Engelwood Cliffs, NJ: Prentice-Hall, Inc.

Floyd, T. (1991). *Electric Circuits Fundamentals*. New York: Merrill Publishing Co.

Malvino, A.P. (1993). *Electronic Principles 5th Edition*. Singapore: McGraw-Hill, Inc.

Milman & Halkias. (1972). *Integrated Electronics: Analog and Digital Circuits and Systems*. Tokyo: McGraw-Hill, Inc.

Savant, Roden, and Carpenter. (1987). *Electronic Circuit Design: An Engineering Approach*. Menlo Park, CA: The Benjamin/Cummings Publishing Company, Inc.

Stephen, F. (1990). *Integrated devices: discrete and integrated*. Englewood Cliffs, NJ: Prentice-Hall, Inc.

## Lampiran

# A

## Daftar Resistor Standar Toleransi 5 %

---

Daftar resistor karbon standar dengan toleransi 5 % yang tersedia di pasaran adalah seperti pada tabel A.1. Harga resistor tersedia dalam kelipatan puluhan dari daftar tersebut mulai dari 0.01  $\Omega$  hingga 100 M  $\Omega$ . Sebagai contoh dari daftar 1.2 berarti tersedia harga-harga 1.2  $\Omega$ , 12  $\Omega$ , 120  $\Omega$ , 1200  $\Omega$ , 12000  $\Omega$ , dan seterusnya.

Tabel A.1 Daftar resistor standar toleransi 5%

1.0	1.1	1.3	1.5	1.6	1.8
2.0	2.2	2.4	2.7		
3.0	3.3	3.6	3.9		
4.3	4.7				
5.1	5.6				
6.2	6.8				
7.5					
8.2					
9.1					

## Lampiran

# B

## Karakteristik Berbagai Jenis Kapasitor

Tabel B.1 menunjukkan beberapa jenis kapasitor yang sering dipakai dalam rangkaian elektronika. Beberapa karakteristik yang menyertai kapasitor tersebut adalah: (a) nilai kapasitansi yang tersedia di pasaran, (b) toleransi nilai kapasitansi, (c) tegangan maksimum yang diijinkan, (d) temperatur kerja maksimum yang diijinkan, dan (e) resistansi isolasi antara terminalnya.

Tabel B.1 Karakteristik berbagai jenis kapasitor

Jenis	Range Kapasitansi	Toleransi (%)	Tegangan Maks.	Temp	Resistansi
				Maks (°C)	Isolasi
Keramik					
k rendah	5 pF - 0.001 μF	± 5 - ±20	6 kV	125	1000 MΩ
k tinggi	100 pF - 2.2 μF	+ 100, - 20	100 V	85	100 MΩ
Elektrolit					
Aluminium	1 μF - 1 F	+ 100, - 20	700 V	85	< 1 MΩ
Tantalum	0.001 μF - 1 nF	± 5 - ± 20	100 V	125	> 1 MΩ
Mika	1 pF - 0.1 μF	± 0.25 - ± 5	50 kV	150	> 1 GΩ
Kertas	500 pF - 50 μF	± 10 - ± 20	0.1 MV	125	100 MΩ
Polikarbonat	0.001 - 5 μF	± 1	600 V	140	10 GΩ
Polister	0.001 - 15 μF	± 10	1 kV	125	10 GΩ
Polistren	100 pF - 10 μF	± 0.5	1 kV	85	10 GΩ
Mika perak	5 pF - 0.1 μF	± 1 - ± 20	75 kV	125	1000 MΩ

# Index

## B

bias pembagi tegangan FET, 32  
bias tetap, 21

## C

C by-pass, 53  
cacat silang, 92  
CMOS, 18

## D

D-MOSFET, 9

## E

E-MOSFET, 13

## F

*figure of merit*, 80

## I

IDSS, 4

## J

JFET, 6

## K

karakteristik kapasitor, 102  
karakteristik transfer, 16

## M

model FET, 43

## P

pengikut source, 61  
penguat CG, 65  
penguat CS, 53  
penguat daya, 73  
penguat kelas A, 74, 75, 80  
penguat kelas AB, 75  
penguat kelas B, 75, 86  
penguat kelas C, 75  
penguat push-pull, 86  
penguat simetri komplementer, 98  
persamaan Shockley, 12  
*pinch-off*, 9  
program bias FET, 30

## R

rds, 47  
resistor standar, 101

## S

self bias, 29

## T

tegangan *threshold* (VT), 15  
trafo, 83  
trafo input, 87  
trafo output, 89  
transistor efek medan (FET), 1  
transkonduktansi ( $g_m$ ), 38

## V

$V_{GS(off)}$ , 11  
VMOS, 18  
 $V_p$ , 6

**Catatan :**

This image shows a full page of primary-ruled paper. It features approximately 20 horizontal rows, each consisting of three dotted lines. The top row serves as a header space, while the subsequent rows provide ample area for writing practice. The entire page is white with no other markings or text.

[illegible]



**Catatan :**

This image shows a full page of primary-ruled paper. It features approximately 20 horizontal rows, each consisting of two parallel dotted lines. The background is white, and the dots are small and evenly spaced along each line. There is no handwriting or other markings on the page.

## Biografi Penulis



**Herman Dwi Surjono**,  
dilahirkan di  
Sidoarjo 5  
Februari 1964.  
Menyelesaikan  
pendidikan S1  
di Jurusan  
Pendidikan  
Teknik

Elektronika FPTK IKIP Yogyakarta (Drs., 1986). Menyelesaikan S2 di *Department of Industrial Education and Technology Iowa State University USA* (M.Sc., 1994) dan S2 di Teknik Elektro Sistem Komputer dan Informatika Pascasarjana UGM (MT., 2000). Menyelesaikan S3 di *School of Multimedia and Information Technology Southern Cross University* (Ph.D., 2006). Bidang keahlian antara lain: E-Learning, Multimedia Pembelajaran, dan Adaptive Hypermedia.

Menjadi dosen di Jurusan Pendidikan Teknik Elektronika Prodi Pendidikan Teknik Informatika FT UNY sejak tahun 1987 dan dosen di Program Pascasarjana UNY sejak tahun 2006. Sejak tahun 2006 menjabat sebagai Kepala Puskom UNY. Sering menjadi nara sumber dalam pelatihan, workshop, seminar, technical assistance tentang e-learning dan multimedia pembelajaran di berbagai tempat baik lokal, nasional maupun internasional.

Sebagai pengembang dan pemelihara portal e-learning <http://elearning-jogja.org> dan <http://elearning-diy.org> secara swadaya. Sebagai inisiatif dan penanggung jawab portal e-learning UNY (Besmart) <http://besmart.uny.ac.id>. Memberi bimbingan kepada para mahasiswa S1, S2, dan S3 serta para guru yang sedang mengembangkan e-learning.

### Kontak:

[hermansurjono@staff.uny.ac.id](mailto:hermansurjono@staff.uny.ac.id)  
<http://blog.uny.ac.id/hermansurjono>  
<http://herman.elearning-jogja.org>

# ELEKTRONIKA ANALOG

Buku ini diperuntukkan bagi siapa saja yang ingin mengetahui elektronika baik secara teori, konsep dan penerapannya. Pembahasan dilakukan secara komprehensif dan mendalam mulai dari pemahaman konsep dasar hingga ke taraf kemampuan untuk menganalisis dan mendesain rangkaian elektronika. Penggunaan matematika tingkat tinggi diusahakan seminimal mungkin, sehingga buku ini bias digunakan oleh berbagai kalangan. Pembaca dapat beraktivitas dengan mudah karena didukung banyak contoh soal dalam hampir setiap pokok bahasan serta latihan soal pada setiap akhir bab. Beberapa rangkaian penguat sedapat mungkin diambilkan dari pengalaman praktikum.

Sebagai pengetahuan awal, pemakai buku ini harus memahami teori dasar rangkaian DC dan matematika dasar. Teori Thevenin, Norton, dan Superposisi juga digunakan dalam beberapa pokok bahasan. Di samping itu penguasaan penerapan hukum Ohm dan Kirchhoff merupakan syarat mutlak terutama pada bagian analisis dan perancangan.

Bab 1 membahas JFET, D-MOSFET dan E-MOSFET. Pembahasan dimulai dari konstruksi, prinsip kerja, karakteristik transfer dan output untuk ketiga keluarga FET tersebut.

Bab 2 membahas beberapa metode pemberian bias FET. Bias yang sering dipakai dalam rangkaian FET diantaranya adalah bias tetap, bias sendiri, dan bias pembagi tegangan.

Bab 3 membahas analisis penguat FET dalam tiga macam konfigurasi, yakni CS, CG dan pengikut Source. Namun di awal bab akan dijelaskan terlebih dahulu model siyal kecil FET.

Akhirnya bab 4 membahas penguat daya yakni penguat kelas A, penguat push-pull dan komplementer.

Semoga buku ini bermanfaat bagi siapa saja. Saran-saran dari pembaca sangat diharapkan.

Penerbit CERDAS ULET KREATIF

E-mail: [publinfo@cerdas-ulet.com](mailto:publinfo@cerdas-ulet.com)

Website: [www.cerdas-ulet.com](http://www.cerdas-ulet.com)

CERDAS  
ULET  
KREATIF  
PUBLISHER

ISBN 978-602-98174-1-6



9 786029 817416