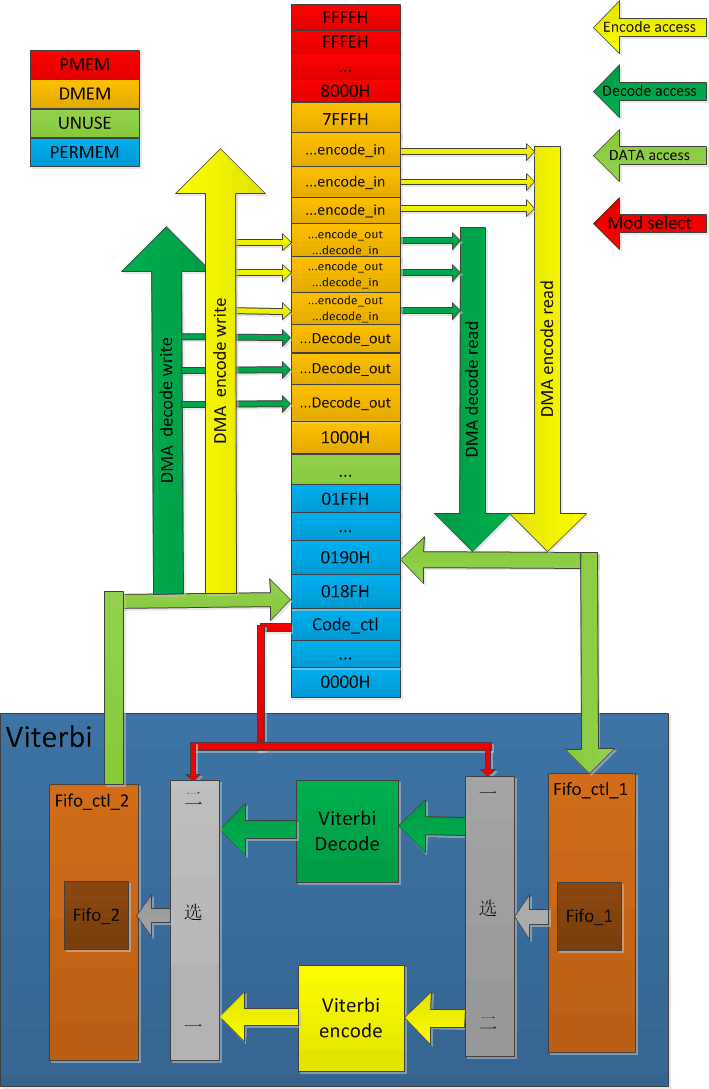
DMA模块与viterbi模块通信接口设计

1. 简述

模块名称：dma\_tfbuffer.v



这里需要的就是0190和0189两个寄存器

分别是decoder\_buffer 和 encoder\_buffer

decoder\_buffer 的作用在于把来自DMA传输的数据decoder出来并且送往fifo\_1

encoder\_buffer 的作用在于接受来自fifo\_2的数据去等待DMA的数据传送。

二者均为8bit寄存器。decoder\_buffer采用8bit解码模板（？）读取数据

encoder\_buffer则是把送入本模块的数据写入内存

1. 接口定义

|  |  |  |  |
| --- | --- | --- | --- |
| 名称 | 位宽 | 方向 | 说明 |
| mclk | 1 | input |  |
| puc\_rst | 1 | input |  |
| per\_addr | 14 | input |  |
| per\_din | 16 | input |  |
| per\_en | 1 | input |  |
| per\_we | 2 | input |  |
| encoder\_buffer\_din | 8 | input | 编码寄存器数据输入 |
| decoder\_buffer\_dout | 8 | output | 解码寄存器数据输出 |
| per\_dout | 16 | output |  |