# 어셈블리프로그램설계및실습 보고서

# **Project**

학 과: 컴퓨터공학과

담당교수: 이형근 교수님

실습분반: 화요일 6,7

학 번: 2021202058

성 명: 송채영

제 출 일: 2022.12.4(일)

#### 1. Introduction

이번 프로젝트는 임의의 부동 소수점으로 이루어진 이산 신호(discrete signal)와 부동 소수점으로 이루어진 필터와의 합성 곱(convolution)을 수행한 후 특정 범위 내에 포함되는 값만 추출해 해당 결과와 해당 결과의 index 값을 메모리에 저장한다.

## 2. Background

부동 소수점은 실수를 컴퓨터상에서 근사하여 표현할 때 소수점의 위치를 고정하지 않고 기치를 나타내는 수를 따로 적는 것으로, 유효숫자를 나타내는 가수와 소수점의 위치를 풀이하는 지수로 나누어 표현한다. 고정 소수점 방식보다 연삭 속도가 느리다는 단점이 있다. 프로젝트에서는 32 bit를 사용한다. 부호부(1 bit)와 지수부(8 bit)와 가수부(23 bit)로 실수를 나타낸다. 부호부는 양수일 때는 0, 음수일 때는 1로 나타내며 가수부는 제일 앞의 비트는 정규화 되었으므로 1로 나타낸다.

다음으로 이산 신호, discrete signal은 일정 시점에서 만 정의되는 신호 또는 수열을 말한다. 이산시간 마다 연속된 값이나 이산 값을 가지며 각 이산시간 사이에는 값이 존재하지않는다.

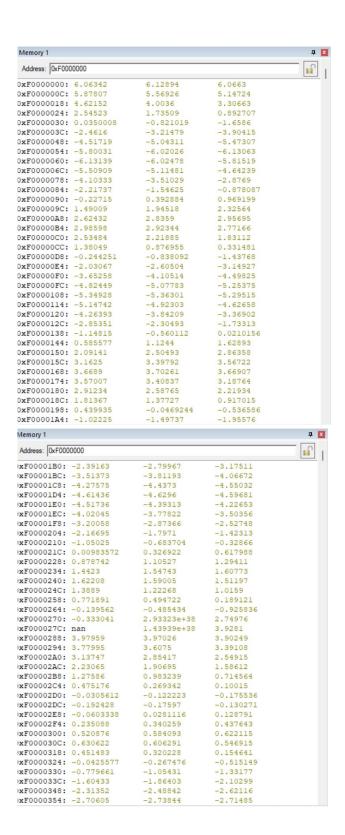
마지막으로 합성 곱, convolution은 하나의 함수와 또 다른 함수를 반전 이동한 값을 곱한후 구간에 대해 적분하여 새로운 함수를 구하는 것을 말한다. 프로젝트에서는 1D-합성곱을 사용하는데, 합성 곱은 이동하는 방향의 수와 출력 형태에 따라 1D, 2D, 3D로 나눌 수있다. 1D-합성곱은 필터가 시간을 축으로 좌우로만 이동할 수 있는 것을 말한다. 1D-합성곱은 그래프 곡선을 완화할 때 많이 사용한다.

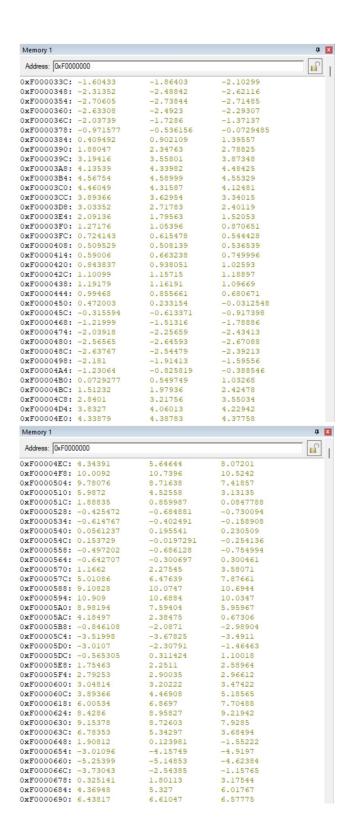
#### 3. Algorithm

먼저 main함수에서 sampled data와 save result address, h 즉 filter를 각각 register r0, r1, r2에 저장한다. 또한 r0에 1920을 더한 값을 r13에 저장해준다. 이는 loop문에서 multiplication의 끝을 비교하기 위해서 선언해주었다. 이어서 loop를 도는데, sampled data에 +1 해준 것과 filter에 +1 해준 것을 각각 register r3과 r4에 저장하고 multiplication을 진행한다. R0와 r13을 비교하여 같을 경우 stop으로 가 연산을 종료하고, 다를 경우 sampled data와 filter를 각각 20, 24만큼 빼 loop를 돈다. 이때 20과 24만큼 빼 는 이유는 처음으로 돌아가 연산을 진행하기 위해서이다. 이 과정은 filter의 개수만큼 진행해야 하므로, 총 6번 진행한다. 그리고 나서 Result에 값을 저장한다. 이후 multiplication에 대해 설명하겠다. Multiplication은

곱셈 연산을 진행한다. Register r5, r6, r7에 첫 번째 값의 sign bit와 exponent 그리고 mantissa를 저장해주었다. Register r8, r9, r10에는 두 번째 값의 sign bit와 exponent 그리 고 mantissa를 저장해주었다. 예를 들어1.2와 1.3을 곱셈 연산을 하면 1.56이 되어 총 47 bit가 된다. 하지면 연산 결과가 11.xxx 혹은 10.xxx 의 경우 48 bit가 되기 때문에 이를 위해 두 가지 경우로 나누어 연산을 진행하였다. 첫번째 예시의 경우 상위 비트에 15 비 트가 저장되어 있기 때문에 9비트를 가져와 24 비트를 차지하게끔 만들고 하위 비트에서 23에서 9를 뺀 23 비트를 오른쪽으로 shift 해서 9비트를 제외한 나머지를 없앤 후 앞에 비트와 더해주어야 한다. 이 과정을 코드로 구현하였다. 이어서 덧셈 부분은 지난 과제에 서 구현하였던 부분과 동일하다. 지난 과제에서는 r12 register에 mantissa 값을 넣어주어 r12로 사용하였지만, 이번 프로젝트에서는 사용할 수 있는 register가 부족하여 값을 직접 넣어 주었다. 또한 비트 수를 맞춰주기 위해 mantissa 부분의 코드를 일부 수정하였다. Sign bit와 exponent 그리고 mantissa를 저장하는 코드는 multiplication 부분과 동일하다. Exponent와 sign 비트를 비교해준다. 이때 사인 비트가 같으면 equal로 다르면 notequal 로 가게끔 하였다. equal에서는 mantissa 값을 더해준 후 normalize로 간다. notequal에서 는 두 mantissa 값을 비교하여 같다면 endline으로, 다르다면 큰 값에서 작은 값을 뺀다. Normalize 부분에서는 mantissa를 normalize 해주는데 normalize 한 후 exponent 값을 1 뺀다. Finish로 가서 연산을 끝내며 프로그램을 종료한다. result에는 -4.7 보다 낮은 곱셈을 저장하여 index로 나타내는 부분이지만 이 부분은 구현하지 못하였다.

#### 4. Performance & Result





```
0xF000069C: 6.39828
                         6.13796
                                        5.8624
0xF00006A8: 5.62915
                         5.48114
                                        5.44184
0xF00006B4: 5.51262
                         5.67277
0xF00006C0: 6.08466
                         6.21739
                                        6.2156
0xF00006CC: 6.02196
                         5.59375
                                        4.90892
0xF00006D8: 3.97027
                          2.80719
0xF00006E4: 0.0495982
                          -1.3748
                                         -2.69707
0xF00006F0: -3.81615
                          -4.64045
                                         -5.09632
0xF00006FC: -5.13507
                          -4.7379
0xF0000708: -2.72095
                          -1.2196
                                         0.490033
0xF0000714: 2.29749
                          4.08679
                                         5.74596
0xF0000720: 7.17605
                          8.29897
                                         9.0632
0xF000072C: 9.44706
                          9.45922
                                        9.13636
0xF0000738: 8.53846
                          7.74197
                                        6.83174
0xF0000744: 5.8925
                          5.0006
                                        4.21704
0xF0000750: 3.58224
                         3.11324
                                        2.80336
0xF000075C: 2.62454
                          2.53186
                                        2.46993
⊟---Internal
      PC $
               0x000001C0
      Mode
               Supervisor
               277769
      States
               0.00000000
      Sec
```

최종 실행된 결과 화면 사진이며, 총 25개의 값이 저장된 것을 알 수 있다. Convolution의 결과 중 -4.7 이하의 모든 수와 해당 수의 인덱스를 저장하는 부분은 구현하지 못하였다. 또한 중간에 nan이 결과값으로 나온 것으로 보아 연산과정에서 문제가 있는 것 같다. 하나하나 들어가는 값을 확인해 본 결과 loop에서는 문제가 없었으며 덧셈을 해주는 addition부분에서 normalize가 제대로 되지 않아 생기는 문제라고 생각되었으나 해결하지 못하였다. 두 번째 사진에서 볼 수 있듯이 277769개의 state가 실행되었다.

#### 5. Consideration

실습과 과제를 진행하며 배웠던 내용들을 프로젝트에 적용하여 구현하였다. 특히 덧셈 부분은 과제에서 수행하였던 덧셈 부분을 가져왔는데 지난번 과제에서는 오류가 발생하지 않았고 연산 결과가 바르게 나왔다. 하지만 이번 과제에서 덧셈 과정이나 곱셈 과정이 제대로 실행되지 않아 오류가 난 것 같다. 오류를 해결하기 위해 register에 들어가는 값도확인해보고 코드를 여러 번 읽어보며 잘못된 부분을 찾아보려고 노력했지만, 어느 부분이잘못된 것인지 찾지 못하였다. 처음에는 e^-38 같은 값이 나왔지만, register를 잘못 넣어주어 생긴 결과였다. 계속해서 들어가는 값을 확인하고 오류를 고치는 과정을 반복하였다. 덧셈 부분의 코드를 이것 저것 수정해보며 실행도 해보았지만, 여전히 결과값이 잘 나오지 않았다. 다른 친구들은 -4.7이하의 수가 총 27개가 나왔다고 하였지만, 나는 25개밖에나오지 않았고, nan이라는 알 수 없는 값이 나오기도 해 연산 과정에 문제가 있다는 것을알았다. 하나하나 들어가는 값을 확인하면서 loop와 다른 곳에는 문제가 없음을 알았으며, 덧셈을 해주는 addition 부분에서 normalize가 제대로 되지 않아 생기는 문제라고 생각했다. 결국 코드를 끝까지, 구현하지 못하고, 오류도 잡아내지 못하였지만, 지난 실습을 다

시 복습해 볼 수 있었고 이번 프로젝트가 끝나더라도 끝까지 구현해보고 싶다.

### 6. Reference

이형근 교수님/어셈블리프로그램설계및실습/광운대학교(컴퓨터정보공학부)/2022 부동소수점/

https://ko.wikipedia.org/wiki/%EB%B6%80%EB%8F%99%EC%86%8C%EC%88%98%EC%A0 %90

합성곱/https://ko.wikipedia.org/wiki/%ED%95%A9%EC%84%B1%EA%B3%B1