Chapter2 2進数の計算と数値表現

2-1 2進数の足し算と引き算

問 1 多くのコンピュータが、演算回路を簡単にするために補数を用いている理由はどれか。

ア 加算を減算で処理できる。

イ 減算を加算で処理できる。

ウ 乗算を加算の組合せで処理できる。 エ 除算を減算の組合せで処理できる。

問 2 2の補数で表された負数 1 0 1 0 1 1 1 0 の絶対値はどれか。

7 01010000

7 01010001

ウ 01010010

エ 01010011

問 3 4 n ビットを用いて整数を表現するとき、符号なし固定小数点表示法で表現できる最大値を a とし、 BCD(2進化10進符号)で表現できる最大値をbとする。nが大きくなるとa/bはどれに近づくか。

 $T (15/9) \times n$

 $(15/9)^n$

ウ $(16/10) \times n$

エ (16/10)ⁿ

問 4 負数を2の補数で表すとき、すべてのビットが1であるnビットの2進数"1111…11"が表す数値又はそ の数式はどれか。

 $\mathcal{T} - (2^{n-1} - 1)$

√ −1

ウ 0

エ 2ⁿ⁻¹

問 5 ある整数値を,負数を2の補数で表現する2進表記法で表すと最下位2ビットは"11"であった。10 進表記法の下で、その整数値を4で割ったときの余りに関する記述として、適切なものはどれか。ここ で、除算の商は、絶対値の小数点以下を切り捨てるものとする。

- ア その整数値が正ならば3
- イ その整数値が負ならば-3
- ウ その整数値が負ならば3
- エ その整数値の正負にかかわらず 0

問 6 2 けたの 2 進数 x_1x_2 が表す整数を x とする。 2 進数 x_2x_1 が表す整数を, x の式で表したものはどれか。 ここで、int(r)は非負の実数 r の小数点以下を切り捨てた整数を表す。

 \mathcal{T} 2x+4int(x/2)

 $\sqrt{2x+5int(x/2)}$

ウ 2x-3int(x/2)

 $\perp 2x - 4int(x/2)$

2-2 シフト演算と、2進数のかけ算わり算

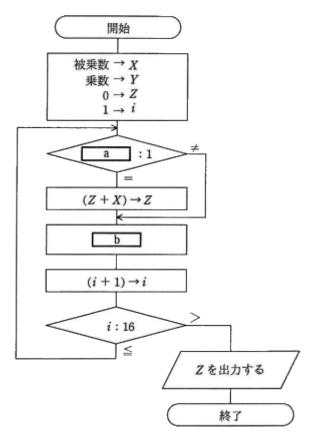
問 2 16進小数 0.FEDC を 4倍したものはどれか。

れか。

ア	1.FDB8	イ 2.FB78	8 ウ	3.FB70	工	F.EDC0	
	8ビットの2進数1 と値はどれか。ここで				,たものを, O	0 0 1 0 1 0 0 か	ら減じ
アウ	0 0 0 0 1 0 0 0 0 0 0 0 1 0 0 0 0 0			0 0 0 1 1 1 1 1 1 1 0 0 0			
	整数mがレジスタル 具は元のmの何倍にな					ものにmを加える	と, 結
ア	4	イ 7	ウ	8	工	9	
	2進数mの9倍の値 つとする。	直を求める方法は	tどれか。ここ ^っ	で,けた移動に	こよって,あふ	れが生じることは	ないも
ア イ ウ エ	mを2ビット左にり mを3ビット左にり mを3ビット左にり mを9ビット左にり	ナた移動したもの ナた移動する。			多動したものを	加える。	
	数値を2進数で表す いか。ここで,桁あぶ				ている正の整数	(x を10倍する操	作はど
アイウエ	x を 2 ビット左にミ x を 2 ビット左にミ x を 3 ビット左にミ x を 3 ビット左にミ	シフトした値に x シフトした値と,	x を 2 ビットを	こ 2 ビット左に 豆にシフトした	ニシフトする。 ご値を加算する	•	
問 7	32ビットで表現で	できるビットパタ	マーンの個数は,	24ビットで	で表現できる個	数の何倍か。	
ア	8	イ 16	ウ	1 2 8	工	2 5 6	

問 1 32ビットのレジスタに16進数ABCDが入っているとき、2ビットだけ右に論理シフトした値はど

問8 流れ図は、シフト演算と加算の繰り返しによって、2進整数の乗算を行う手順を表したものである。この流れ図中のa、bの組合せとして、適切なものはどれか。ここで、乗数と被乗数は符号なしの16ビットで表される。X、Y、Zは32ビットのレジスタであり、けた送りは論理シフトを用いる。最下位ビットを第0ビットと記す。



	a	b		
ア	Yの第 0 ビット	Xを1ビット左シフト、Yを1ビット右シフト		
イ	Yの第 0 ビット	Xを1ビット右シフト、Yを1ビット左シフト		
ウ	<i>Y</i> の第15ビット	Xを1ビット左シフト、Yを1ビット右シフト		
エ	Yの第15ビット	Xを1ビット右シフト、Yを1ビット左シフト		

問 9 数値を 2 進数で格納するレジスタがある。このレジスタに正の整数 x を設定した後、"レジスタの値を 2 ビット左にシフトして、x を加える"操作を行うと、レジスタの値は x の何倍になるか。ここで、あふれ(オーバフロー)は、発生しないものとする。

ア 3 イ 4 ウ 5 エ 6

2-3 小数点を含む数のあらわし方

問 1 10進数-5.625を、8ビット固定小数点形式による2進数で表したものはどれか。ここで、小数 点位置は、3ビット目と4ビット目の間とし、負数は2の補数表現を用いる。



7 01001100

ウ 10100110

1 0 1 0 0 1 0 1 工 11010011

問 2 負数を2の補数で表す16ビットの符号付き固定小数点数の最小値を表すビット列を, 16進数として 表したものはどれか。

7 7 F F F

7 8000

ウ 8001 エ FFFF

問 3 浮動小数点形式で表現される数値の演算において、有効けた数が大きく減少するものはどれか。

- ア 絶対値がほぼ等しく、同符号である数値の加算
- イ 絶対値がほぼ等しく、同符号である数値の減算
- ウ 絶対値の大きな数と絶対値の小さな数との絶対値による加算
- エ 絶対値の大きな数と絶対値の小さな数との絶対値による減算

問 4 浮動小数点表示において、仮数部の最上位けたが0以外になるように、けた合わせする操作はどれか。 ここで, 仮数部の表現方法は, 絶対値表現とする。

ア 切上げ

イ 切捨て

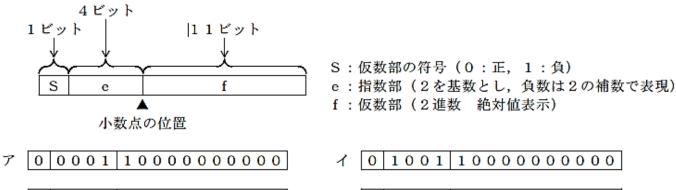
ウーけた上げ

エ 正規化

間 5 浮動小数点表示法における仮数が正規化されている理由として、適切なものはどれか。

- ア 固定小数点とみなして大小関係が調べられるようにする。
- イ 四則演算のアルゴリズムが簡素化できる。
- ウ 表現可能な数値の範囲を拡大する。
- エ 有効数字のけた数を最大に保つ。

問 6 数値を図に示す 1.6 ビットの浮動小数点形式で表すとき, 1.0 進数 0.2.5 を正規化した表現はどれか。 ここでの正規化は,仮数部の最上位けたが 0 にならないように指数部と仮数部を調節する操作とする。



工 1 0 0 0 1 1 0 0 0 0 0 0 0 0 0 0

- 問 7 浮動小数点形式で表現された数値の演算結果における丸め誤差の説明はどれか。
 - ア 演算結果がコンピュータの扱える最大値を超えることによって生じる誤差である。
 - イ 数表現のけた数に限度があるので、最下位けたより小さい部分について四捨五入や切上げ、切捨てを行 うことによって生じる誤差である。
 - ウ 乗除算において、指数部が小さい方の数値の仮数部の下位部分が失われることによって生じる誤差である。
 - エ 絶対値がほぼ等しい数値の加減算において、上位の有効数字が失われることによって生じる誤差である。

2-4 誤差

問 1 浮動小数点演算において、値の近い数値の減算で有効数字のけた数が減る現象はどれか。

ア 打切り誤差 イ けた落ち ウ 情報落ち エ 丸め誤差

問 2 数多くの数値の加算を行う場合,絶対値の小さなものから順番に計算するとよい。これはどの誤差を抑制する方法を述べたものか。

ア アンダフロー イ 打切り誤差 ウ けた落ち エ 情報落ち

問3 けた落ちの説明として、適切なものはどれか。

ウ |0|1111|100000000000|

- ア 値がほぼ等しい浮動小数点同士の減算において,有効けた数が大幅に減ってしまうことである。
- イ 演算結果が、扱える数値の最大値を超えることによって生じる誤差のことである。
- ウ 数表現のけた数に限度があるとき、最小のけたより小さい部分について四捨五入、切上げ又は切捨てを 行うことによって生じる誤差のことである。
- エ 浮動小数点の加算において、一方の数値の下位のけたが結果に反映されないことである。

問 4 浮動小数点表示の仮数部が 2 3 ビットであるコンピュータで計算した場合、情報落ちが発生する計算式はどれか。ここで、() 2 内の数は 2 進数とする。

問 5 三つの実数 X~Z とそれぞれの近似値が次の場合、相対誤差の小さい順に並べたものはどれか。

	真の値	近似値
X	1.02	1
Y	1.97	2
Z	5.05	5

 \mathcal{T} X, Y, Z \mathcal{T} \mathcal{T} Y, Z, X \mathcal{T} \mathcal{T} Z, X, Y \mathcal{T} \mathcal{T} Z, Y, X