МИНИСТЕРСТВО НАУКИ И ВЫСШЕГО ОБРАЗОВАНИЯ РОССИЙСКОЙ ФЕДЕРАЦИИ

Федеральное государственное автономное образовательное учреждение высшего образования

«КРЫМСКИЙ ФЕДЕРАЛЬНЫЙ УНИВЕРСИТЕТ им. В. И. ВЕРНАДСКОГО» ФИЗИКО-ТЕХНИЧЕСКИЙ ИНСТИТУТ

Кафедра компьютерной инженерии и моделирования

ОТЧЕТ ПО ЛАБОРАТОРНОЙ РАБОТЕ №3 «ИССЛЕДОВАНИЕ ВЫПОЛНЕНИЯ ЛОГИЧЕСКИХ ОПЕРАЦИЙ»

Практическая работа
по дисциплине «Системное программирование»
студента 3 курса группы ИВТ-б-о-222(2)
Чудопалова Богдана Андреевича
09.03.01 «Информатика и вычислительная техника»

ЦЕЛЬ: 1. Практически закрепить знание теоретических сведений о программировании

логических операций микропроцессорами. 2. Изучить команды МП KP580BM80A для выполнения

логических операций. З. Привить практические навыки написания и выполнения программ для

программирования логических операций в машинных кодах для микропроцессора

ХОД РАБОТЫ

Задание 1

		Marie Control of the	
8	A=MvH^L+(27 ₁₆ ^B)	918	5 50 4E BA

Адрес	Команда	Код команды	Комментарий	Результат
800	MVI B, BA	06 BA	Загружаем в В ВА	B = BA
802	MVI A, 27	3E 27	Загружаем в А 27	A = 27
804	ANA B	A0	Логическое умножение	
805	MOV B, A	47	Переносим из А в В	
806	MVI H, 50	26 50	Загружаем в Н 50	H = 50
808	MVI L, 4E	2E 4E	Загружаем в L 4E	L = 4E
80A	MOV A,H	7C	Переносим из Н в А	
80B	ANA L	A5	Логическое умножение	
80C	LXI H, 18 09	21 18 09	Заносим в HL 0918	HL = 0918
80F	MVI M, 05	36 05	Загружаем в М 05	M = 05
811	ORA M	В6	Логическое сложение	
812	XRA B	A8	Исключающее логическое сложение	
813	HLT	76	Завершение программы.	

```
| #include <iostream>
| #include <iostream>
| #include <iomanip>
| #include <iomanip
| #include <iomanip>
| #include <iomanip
| #include <ioman
```

Рис. 1. Проверка.

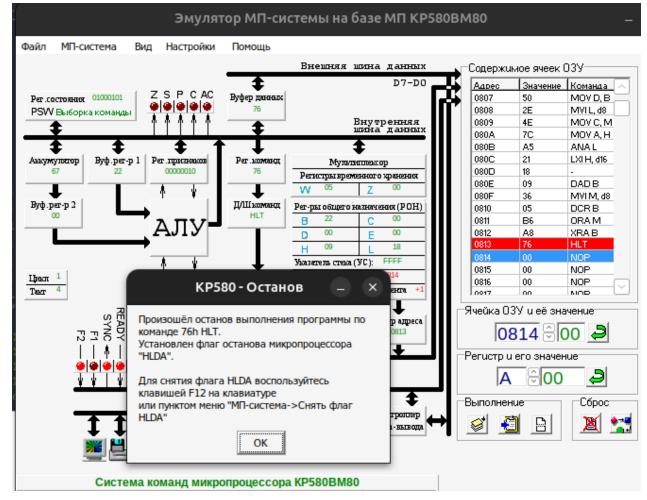


Рис. 2. Выполнение программы.

Задание 2

1		
8	DE=BC^HL+DE	CAB6 6783 2B9B

Адрес	Команда	Код команды	Комментарий	Результат
800	LXI B, B6 CA	01 B6 CA	Загружаем в ВС САВ6	BC = CAB6
803	LXI H, 8367	21 83 67	Загружаем в HL 6783	HL = 6783
806	LXI D, 9B2B	11 9B 2B	Загружаем в DE 2B9B	DE = 2B9B
809	MOV A, B	78	Переносим из В в А	

80A	ANA H	A4	Логическое умножение
80B	MOV H, A	67	Переносим из А в Н
80C	MOV A,C	79	Переносим из С в А
80D	ANA L	A5	Логическое умножение
80E	MOV L, A	6F	Переносим из А в L
80F	MOV A, D	7A	Переносим из D в A
810	XRA H	AC	Исключающее логическое сложение
811	MOV D, A	57	Переносим из А в D
812	MOV A, E	7B	Переносим из Е в А
813	XRA L	AD	Исключающее логическое сложение
814	MOV E, A	5F	Переносим из А в Е
815	HLT	76	Остановка программы

Рис. 3. Проверка.

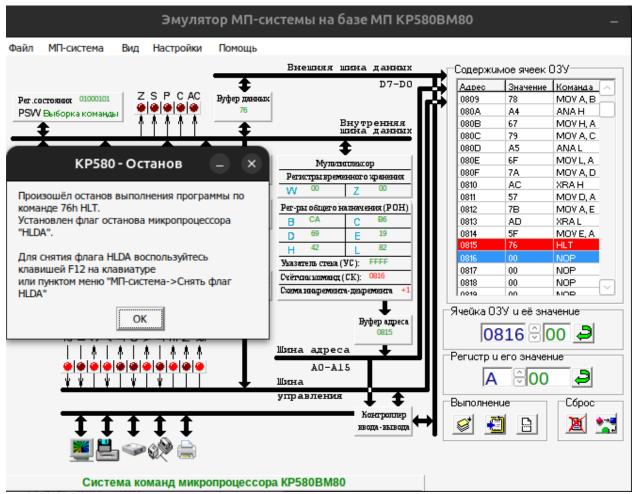


Рис. 4. Выполнение программы.

Задание 2

9.30		-	,	
1	8	C	916	

Адрес	Мнемокод команды	Код команды	Комментарий		Результат выполнения команды						I
				ана	лит	иче	ски	пр	огр	амм	но
				P	S	Z	CY	P	S	Z	CY
800	LXI H, 1609	21 16 09	Перемещаем в регистровую пару HL адрес ячейки М. (HL) = 0916	0	0	0	0	0	0	0	0

803	MVI A, 2B	3E 2B	Заносим в А 2В	0	0	0	0	0	0	0	0
805	MVI C, B6	0E B6	Заносим в С В6	0	0	0	0	0	0	0	0
807	MVI M,	36 67	Заносим в М 67	0	0	0	0	0	0	0	0
809	CMP C	B9	Сравниваем значение аккумулятора со значением регистра С Значения флагов означают, что С больше аккумулятора	1	1	0	1	1	1	0	1
80A	CMP M	BE	Сравниваем значение аккумулятора с ячейкой памяти М М больше аккумулятора	1	0	0	1	1	0	0	0
80E	CPI, 83	FE 83	Сравниваем значение аккумулятора с числом 83 83 больше аккумулятора	0	0	0	1	0	0	0	0

80D	HLT	76	Остановка				
			программы.				

Рис. 5. Проверка.

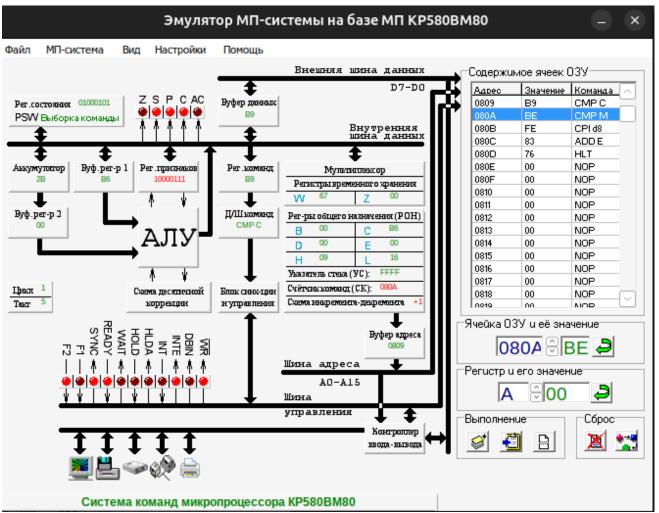


Рис. 6. Проверка аккумулятора и С.

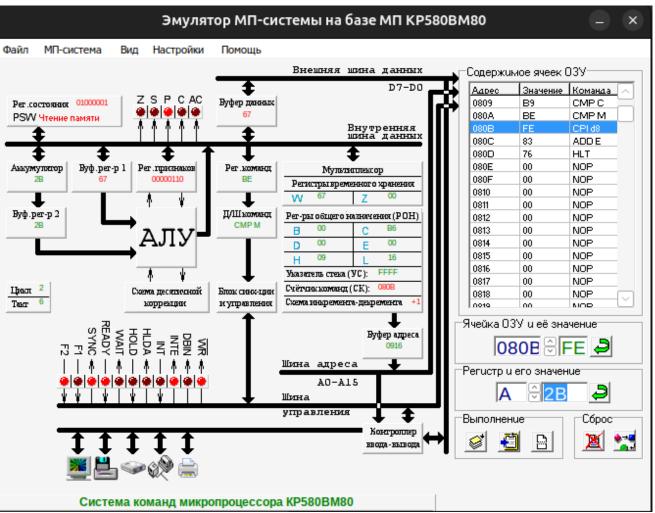


Рис. 7. Проверка аккумулятора и М

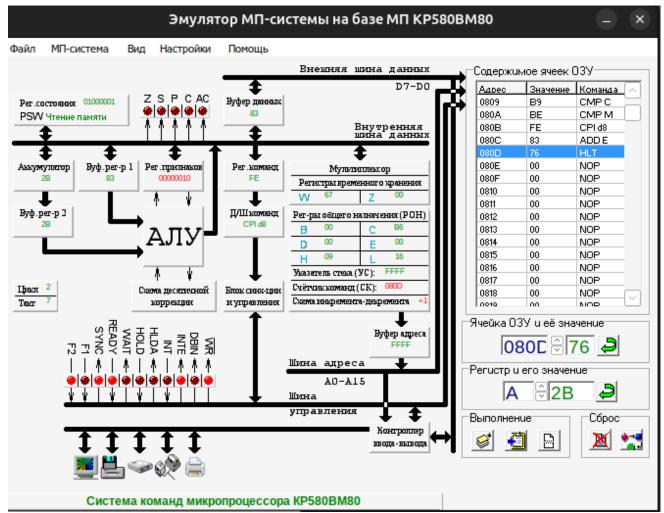


Рис. 8. Проверка аккумулятора и числа 83.

ВЫВОЛ: В ходе выполнения данной работы были достигнуты следующие цели: практическое закрепление теоретических знаний о программировании операций микропроцессорами, логических изучение команд микропроцессора КР580ВМ80А для выполнения логических операций, а также приобретение практических навыков написания и выполнения программ для программирования логических операций в машинных кодах. Таким образом, работа способствовала не только теоретическому, но и практическому освоению программирования логических операций, что важным шагом В подготовке спешиалистов области микропроцессорной техники.