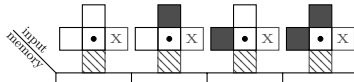


	001, \emptyset	001, \emptyset
000		
001	110, W	010, \emptyset
010	011, \emptyset	011, \emptyset
011	000, \emptyset	000, \emptyset
100		
101		
110		
111		

(a) Position 1



	001, \emptyset	001, \emptyset	101, \emptyset	001, \emptyset
000				
001	110, W	110, W	010, \emptyset	010, \emptyset
010	011, \emptyset	011, \emptyset	011, \emptyset	011, \emptyset
011	000, \emptyset	000, \emptyset	000, \emptyset	000, \emptyset
100	101, \emptyset	001, \emptyset	101, \emptyset	101, \emptyset
101	110, N	010, \emptyset	110, N	110, \emptyset
110	111, \emptyset	111, \emptyset	111, \emptyset	111, \emptyset
111	100, \emptyset	100, \emptyset	100, \emptyset	100, \emptyset

(b) Position 5

Figure 1: State machine(s) (a) at position 1, (b) at position 5.

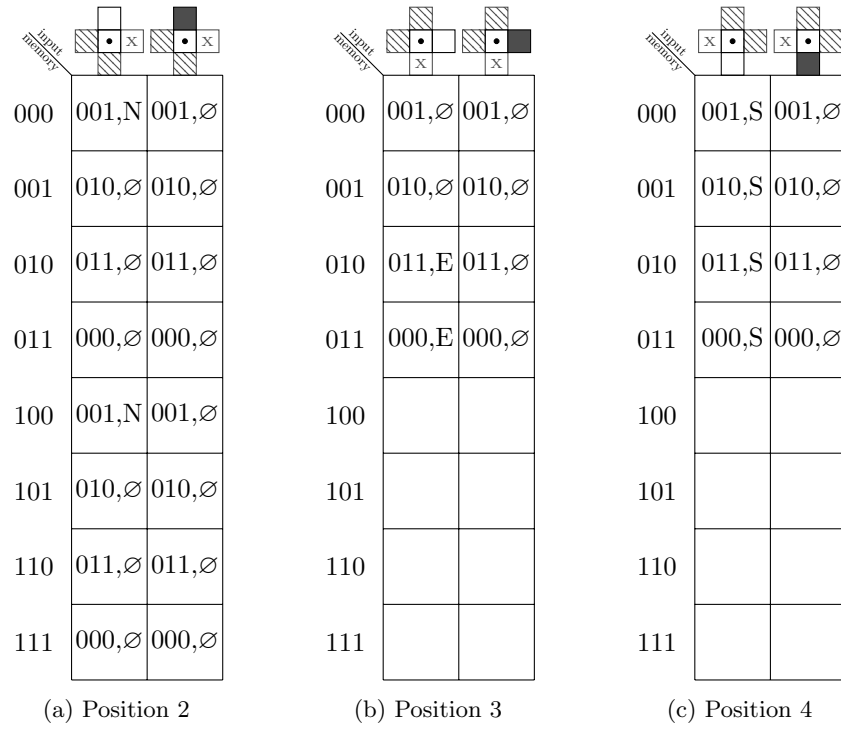


Figure 2: State machine(s) (a) at position 2, (b) at position 3, (c) at position 4.

input memory	<div><div></div><div><div></div><div>•</div><div>x</div></div><div>x</div></div>	<div><div></div><div><div></div><div>•</div><div>x</div></div><div>x</div></div>
	<div></div>	<div></div>
000	001,N	001,∅
001	010,∅	010,∅
010	011,∅	011,∅
011	000,∅	000,∅
100	001,N	001,∅
101	010,∅	010,∅
110	011,∅	011,∅
111	000,∅	000,∅

(a) Position 6

input memory	<div><div><div></div><div>x</div></div><div><div></div><div>•</div></div></div>	<div><div><div></div><div>x</div></div><div><div></div><div>•</div></div></div>	<div><div><div></div><div>x</div></div><div><div></div><div>•</div></div></div>	<div><div><div></div><div>x</div></div><div><div></div><div>•</div></div><div><div></div><div>•</div></div></div>	<div><div><div></div><div>x</div></div><div><div></div><div>•</div></div><div><div></div><div>•</div></div></div>
	<div><div><div></div><div>x</div></div><div><div></div><div>•</div></div></div>	<div><div><div></div><div>x</div></div><div><div></div><div>•</div></div></div>	<div><div><div></div><div>x</div></div><div><div></div><div>•</div></div></div>	<div><div><div></div><div>x</div></div><div><div></div><div>•</div></div><div><div></div><div>•</div></div></div>	<div><div><div></div><div>x</div></div><div><div></div><div>•</div></div><div><div></div><div>•</div></div></div>
000	001,∅	001,∅	001,∅	001,∅	001,∅
001	010,∅	010,∅	010,∅	010,∅	010,∅
010	011,E	011,E	011,∅	011,∅	011,∅
011	000,E	000,E	000,∅	000,∅	000,∅
100	001,∅	001,∅	001,∅	001,∅	001,∅
101	010,∅	010,∅	010,∅	010,∅	010,∅
110	011,S	011,∅	011,S	011,∅	011,∅
111	000,∅	000,∅	000,∅	000,∅	000,∅

(b) Position 7

Figure 3: State machine(s) (a) at position 6, (b) at position 7.

	input memory	<div><div>x</div><div>•</div><div></div></div>	<div><div>x</div><div>•</div><div></div></div>	<div><div>x</div><div>•</div><div></div></div>	<div><div>x</div><div>•</div><div></div></div>
		<div><div></div><div></div><div></div></div>	<div><div></div><div></div><div></div></div>	<div><div></div><div></div><div></div></div>	<div><div></div><div></div><div></div></div>
000		001,S	001,∅	001,S	001,∅
001		010,S	010,∅	010,S	010,∅
010		011,S	011,∅	011,S	011,∅
011		100,W	100,W	000,S	000,∅
100					
101					
110					
111					

(a) Position 8

	input memory	<div><div>x</div><div>•</div><div>x</div></div>	<div><div>x</div><div>•</div><div>x</div></div>	<div><div>x</div><div>•</div><div>x</div></div>	<div><div>x</div><div>•</div><div>x</div></div>
		<div><div></div><div></div><div></div></div>	<div><div></div><div></div><div></div></div>	<div><div></div><div></div><div></div></div>	<div><div></div><div></div><div></div></div>
000		001,S	101,∅	001,S	001,∅
001		010,∅	010,∅	010,∅	010,∅
010		011,∅	011,∅	011,∅	011,∅
011		000,∅	000,∅	000,∅	000,∅
100		101,∅	101,∅	101,∅	101,∅
101		110,N	110,N	010,∅	110,∅
110		111,∅	111,∅	111,∅	111,∅
111		100,∅	100,∅	100,∅	100,∅

(b) Position 9

Figure 4: State machine(s) (a) at position 8, (b) at position 9.