

CIRCUITOS DIGITAIS FORMAS DE ONDA

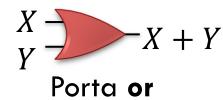
Marco A. Zanata Alves

AULA PASSADA: PORTAS LÓGICAS

Trata-se de circuitos que efetuam operações básicas da álgebra booleana



$$X - X \cdot Y$$
Porta and

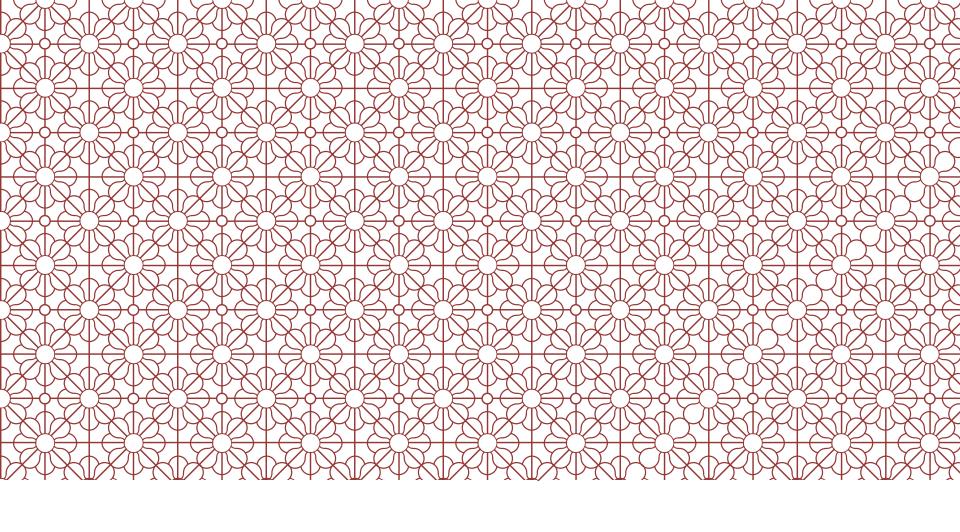


$$\begin{array}{c} X \\ Y \end{array} \longrightarrow X \oplus Y$$
Porta **xor**

$$X \longrightarrow \overline{X \cdot Y}$$
Porta **nand**

$$X$$
 Y
Porta **nor**





NÍVEIS LÓGICOS

NÍVEIS LÓGICOS

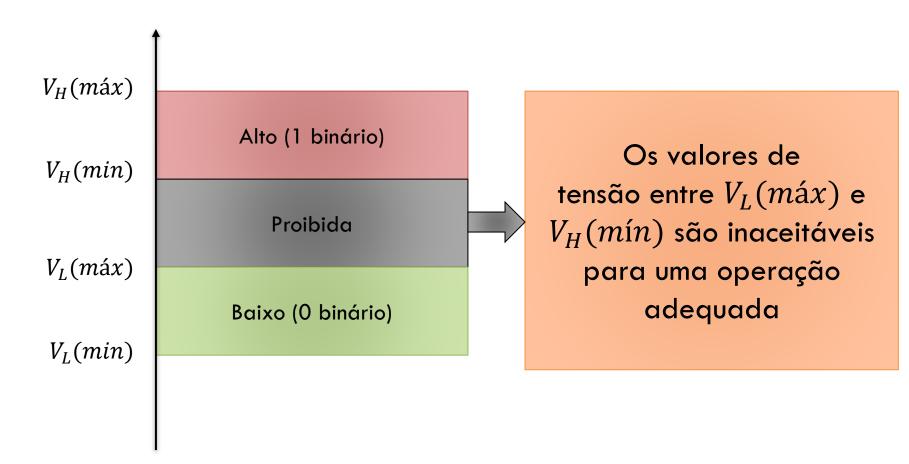
As tensões usadas para representar 1 e 0 são denominados níveis lógicos.

Teoricamente, um nível de tensão representa um nível ALTO e o outro representa um nível BAIXO. Entretanto, em um circuito digital prático, um nível ALTO pode ser qualquer tensão entre um valor mínimo e um valor máximo especificados.

Da mesma forma, um nível BAIXO pode ser qualquer valor de tensão entre um valor mínimo e máximo especificados.

Não existe sobreposição entre as faixas aceitáveis para os níveis ALTO e BAIXO.

FAIXAS DE NÍVEIS LÓGICOS DE TENSÃO PARA UM CIRCUITO DIGITAL



FAIXAS DE OPERAÇÃO EM TTL



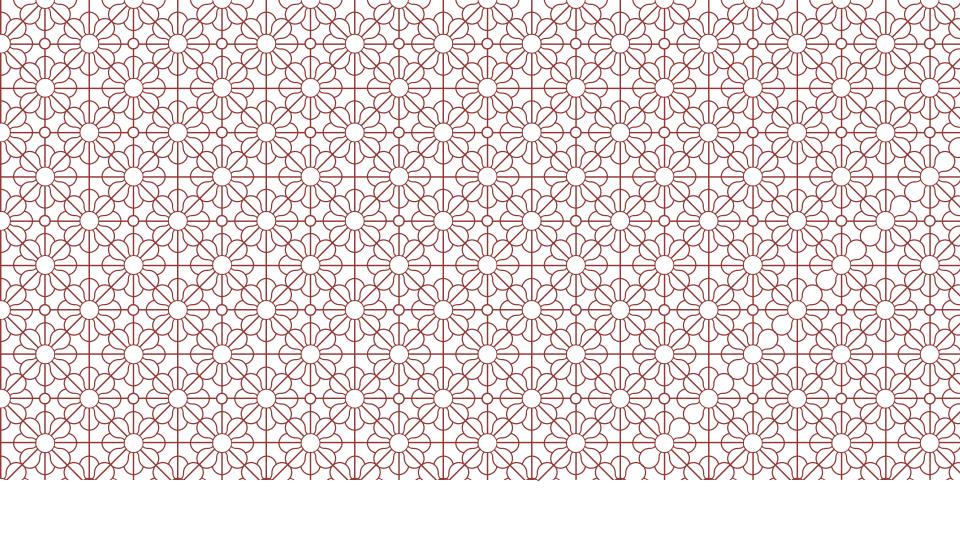


FAIXAS DE OPERAÇÃO EM CMOS

Níveis de Tensão Elétrica CMOS



Esses valores podem mudar, por isso devemos ler a especificação de cada componente.



FORMAS DE ONDA

FORMAS DE ONDA DIGITAIS

Formas de onda digitais consistem em níveis de tensão que comutam entre os níveis, ou estados, lógicos ALTO e BAIXO.

Uma forma de onda digital é constituída de uma série de pulsos.

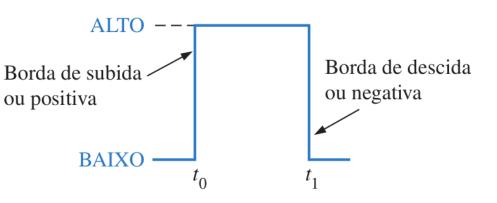


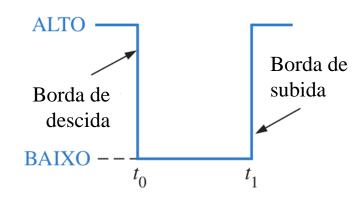
FORMAS DE ONDA DIGITAIS

Formas de onda digitais consistem em níveis de tensão que comutam entre os níveis, ou estados, lógicos ALTO e BAIXO.

Uma forma de onda digital é constituída de uma série de pulsos.

Um pulso tem duas bordas: a borda de subida (positiva) e uma borda de descida (negativa).

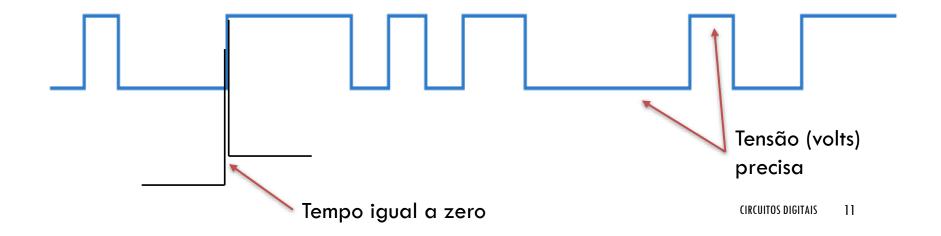




PULSOS IDEAIS

Os pulsos apresentados são **ideais** porque se considera que as bordas de subida e descida comutam num tempo zero (instantaneamente).

Na prática, essas transições **nunca ocorrem instantaneamente**, embora para a maioria dos circuitos digitais funcionarem consideramos pulsos ideais.

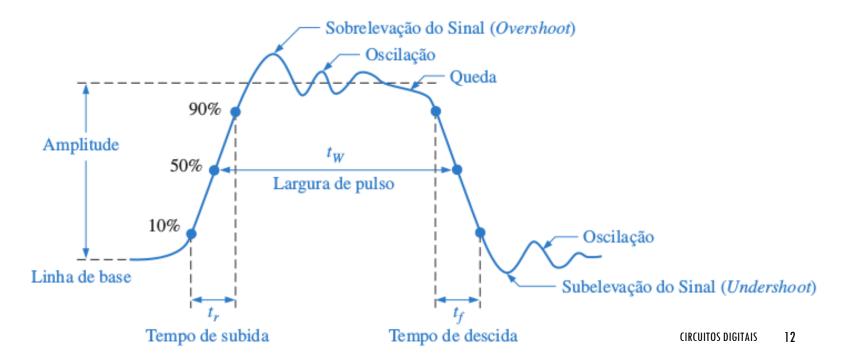


PULSO NÃO IDEAL

No mundo real os pulsos não são ideiais.

Um pulso não ideal tem diversos detalhes que não iremos abordar nessa disciplina.

Para esse curso vamos nos ater em um pulso ideal.



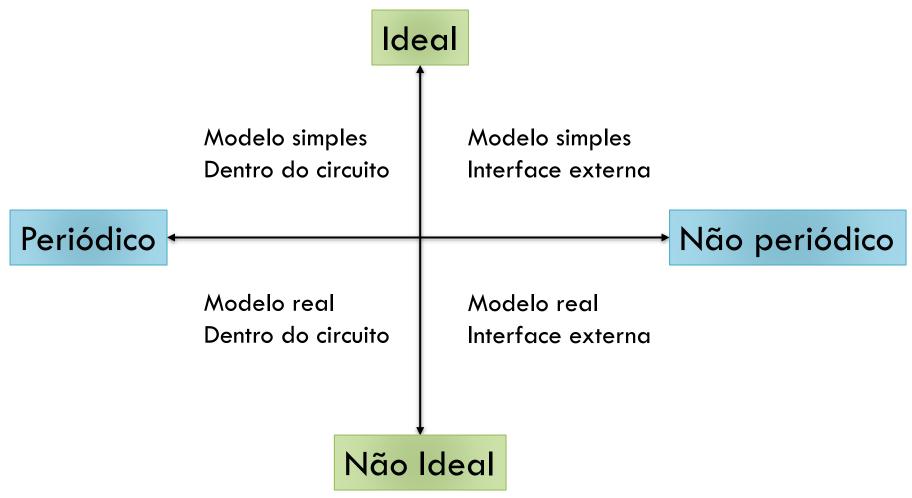
CARACTERÍSTICAS DE UMA FORMA DE ONDA

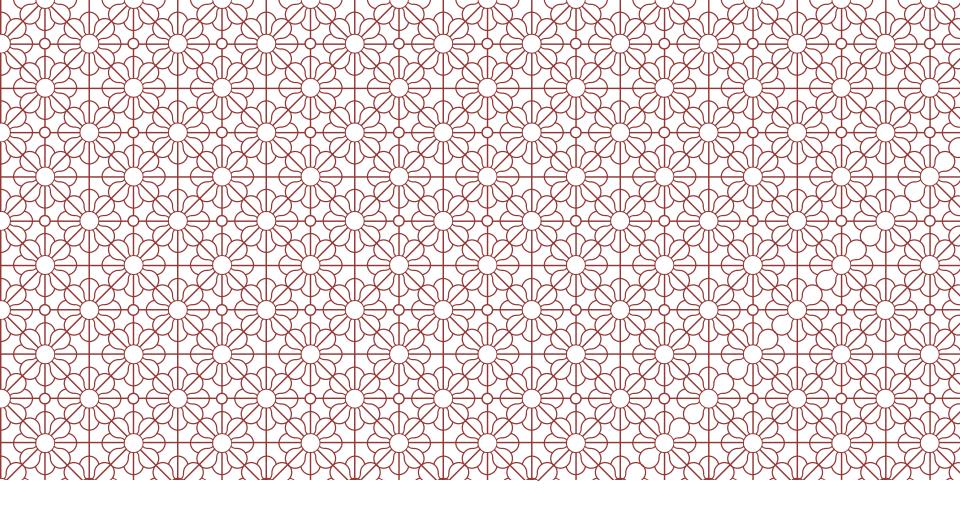
A maioria das formas de onda encontradas em sistemas digitais são compostas de uma série de pulsos, podendo ser classificadas como periódicas ou não-periódicas





VISÃO GERAL: FORMA DE ONDA





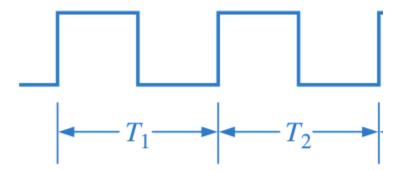
O CLOCK RELÓGIO

O CLOCK/RELÓGIO

Em sistemas digitais, todas as formas de onda tendem a ser sincronizadas com uma forma de onda de **temporização de referência** denominada clock.

O clock é uma forma de onda periódica na qual cada intervalo entre os pulsos (período) é igual.

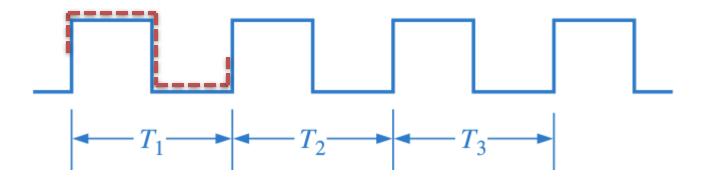
O período do clock é o tempo entre a borda duas bordas de subida.



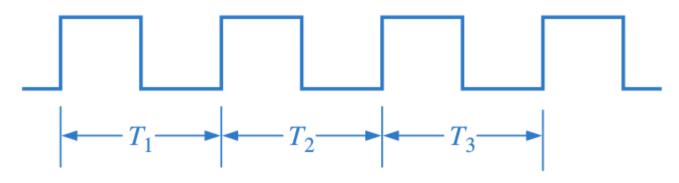
Uma forma de onda periódica é aquela que se repete num intervalo fixo, denominado de período (T).

A frequência (f) é a taxa com que ela se repete por segundo e é medida em hertz (Hz).

1 Hz = 1 oscilação por segundo



1 Hz = 1 oscilação por segundo



$$Periodo(seg) = T_1 = T_2 = \cdots = T_n$$

$$Frequência(\mathbf{Hz}) = \frac{1}{T}$$

$$Tempo\left(\mathbf{Seg}\right) = \frac{1}{F}$$



1 Hz = 1 oscilação por segundo

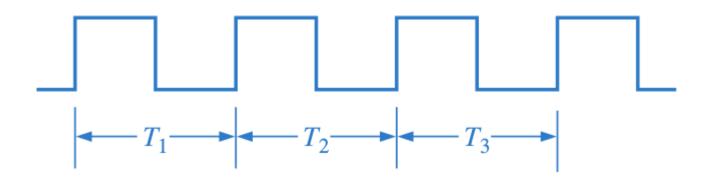
Frequência (
$$Hz$$
) = $\frac{1}{T}$

$$Tempo\left(\mathbf{Seg}\right) = \frac{1}{F}$$

Qual a frequência se t = 0.5 seg?

Quantas oscilações teremos em 1 segundo?

Quantas vezes 0,5s cabe em 1 segundo?



1 Hz = 1 oscilação por segundo

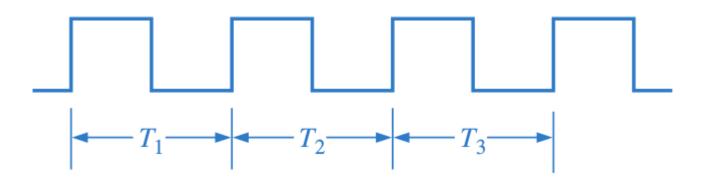
Frequência (
$$Hz$$
) = $\frac{1}{T} = \frac{1}{0.5} = 2Hz$

$$Tempo\left(\mathbf{Seg}\right) = \frac{1}{F}$$

Qual a frequência se t = 0.5 seg?

Quantas oscilações teremos em 1 segundo?

Quantas vezes 0,5s cabe em 1 segundo?





1 Hz = 1 oscilação por segundo

Quantas oscilações e qual o tempo de relógio de um processador a 2GHz?

Frequência (
$$Hz$$
) = $\frac{1}{T}$

$$Tempo\left(\mathbf{Seg}\right) = \frac{1}{F}$$

Símbolo	Prefixo	Fator Multiplicativo					
T	Tera	10^{12}	• 1.000.000.000.000				
G	Giga	10 ⁹	• 1.000.000.000				
M	Mega	10^6	• 1.000.000				
k	Kilo	10^3	• 1.000				
m	Mili	10^{-3}	• 0,001				
μ	Micro	10^{-6}	• 0,000.001				
n	Nano	10^{-9}	• 0,000.000.001				
p	Pico	10^{-12}	• 0,000.000.000.001				

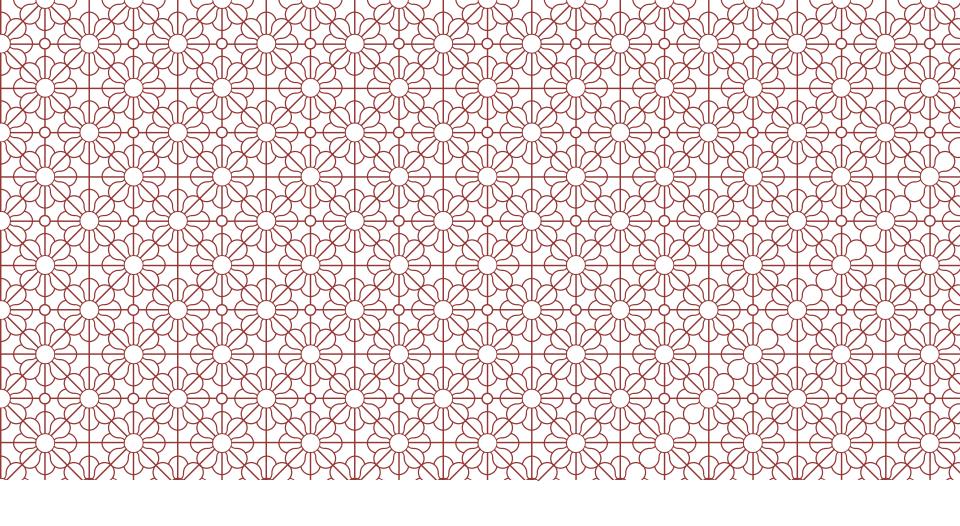
1 Hz = 1 oscilação por segundo

Quantas oscilações e qual o tempo de relógio de um processador a 2GHz?

Frequência (
$$Hz$$
) = $\frac{1}{T}$ = $2GHz = 2 \cdot 10^9$ oscilações por segundo

Tempo (**Seg**) =
$$\frac{1}{F}$$
 = $\frac{1}{2 \cdot 10^9}$ = 0,5 · 10⁻⁹ = = 0,5ns

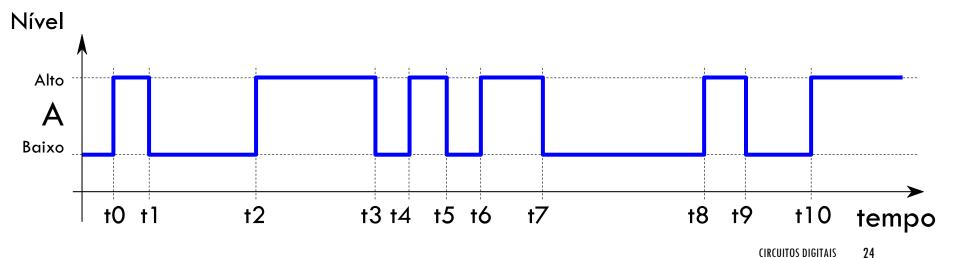
Símbolo	Prefixo	Fator Multiplicativo					
T	Tera	10^{12}	• 1.000.000.000.000				
G	Giga	10 ⁹	• 1.000.000.000				
M	Mega	10^6	• 1.000.000				
k	Kilo	10 ³	• 1.000				
m	Mili	10^{-3}	• 0,001				
μ	Micro	10^{-6}	• 0,000.001				
n	Nano	10^{-9}	• 0,000.000.001				
p	Pico	10^{-12}	• 0,000.000.000.001				



Em um determinado instante, um sinal digital está em apenas um dos seguintes estados:

- Nível baixo = 0;
- Nível alto = 1;

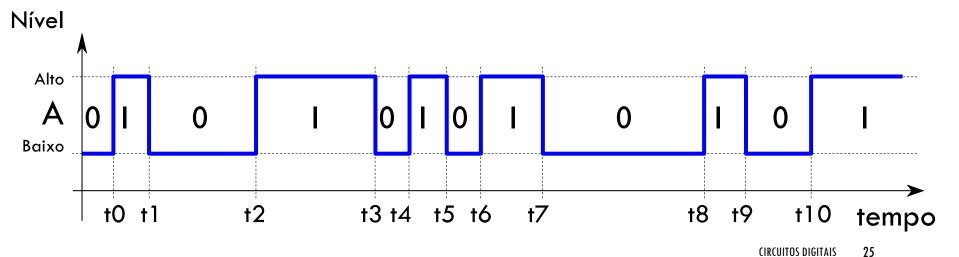
Porém, o estado de um sinal digital pode variar com o tempo. Demonstramos essa variação por meio de diagramas de forma de onda:

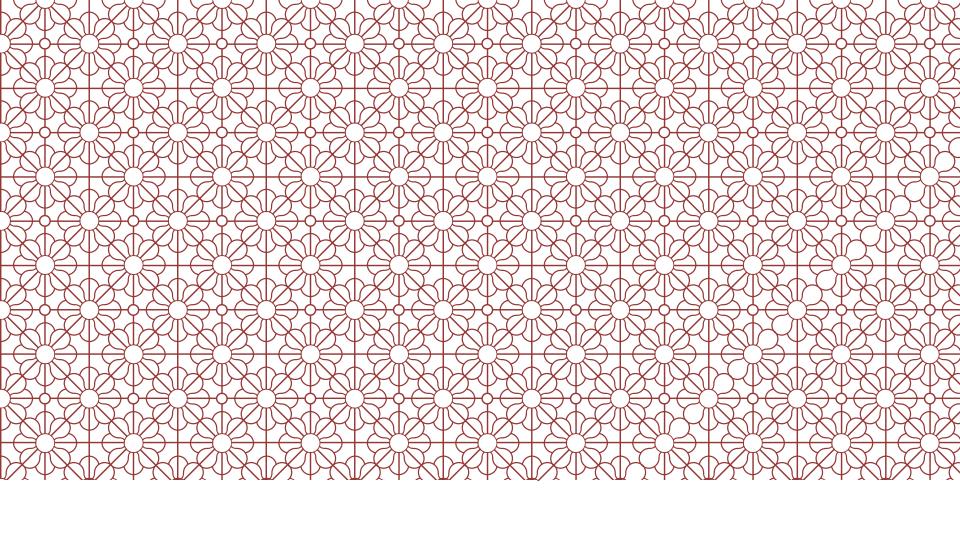


Em um determinado instante, um sinal digital está em apenas um dos seguintes estados:

- Nível baixo = 0;
- Nível alto = 1;

Porém, o estado de um sinal digital pode variar com o tempo. Demonstramos essa variação por meio de diagramas de forma de onda:

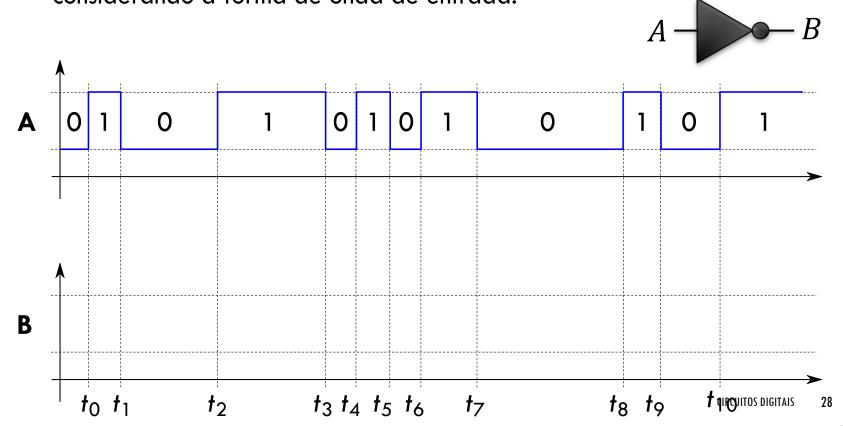


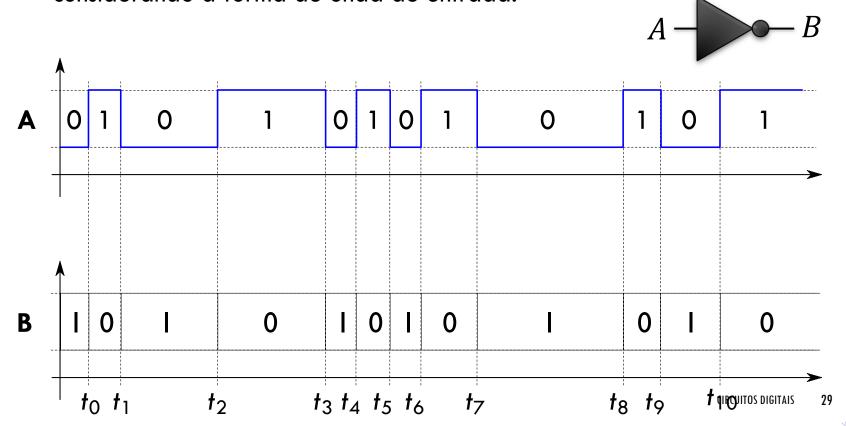


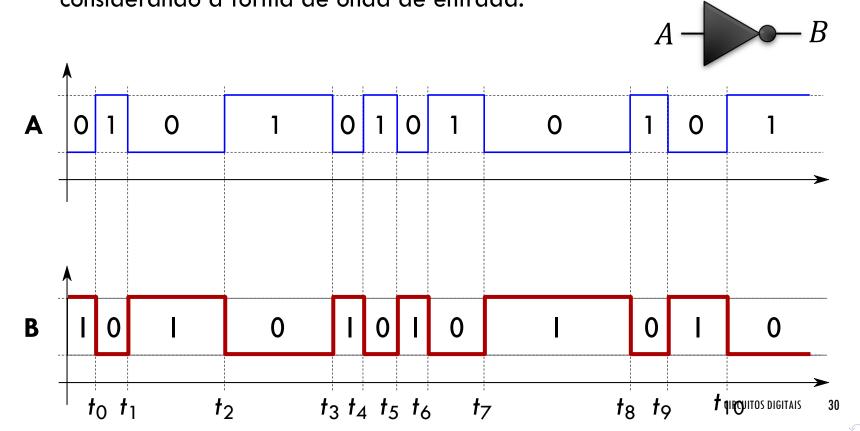
EXEMPLO 3

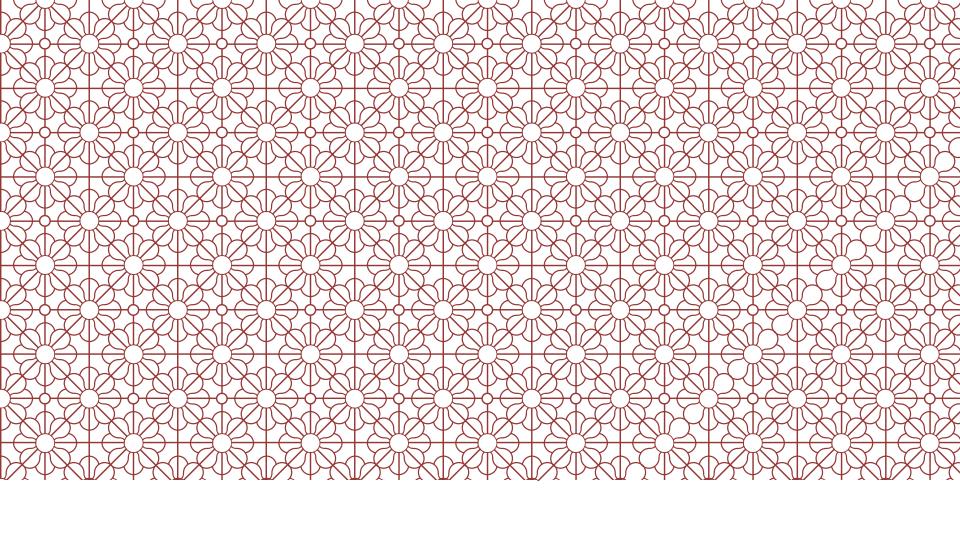
26



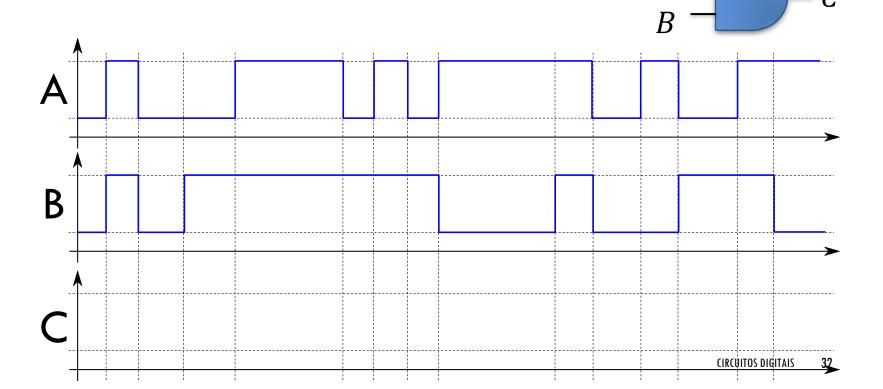


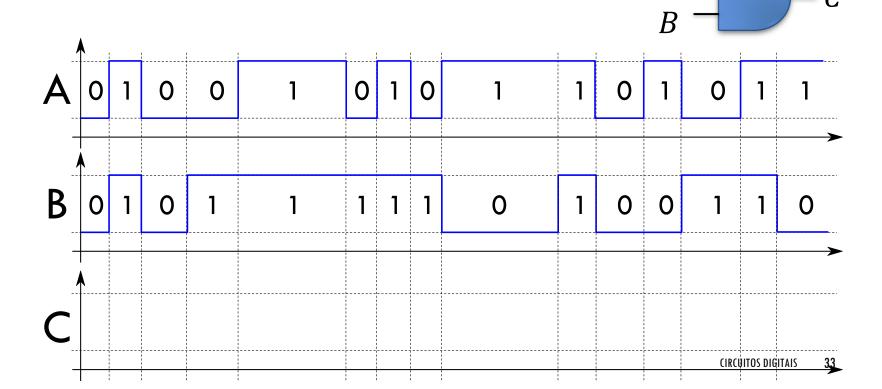


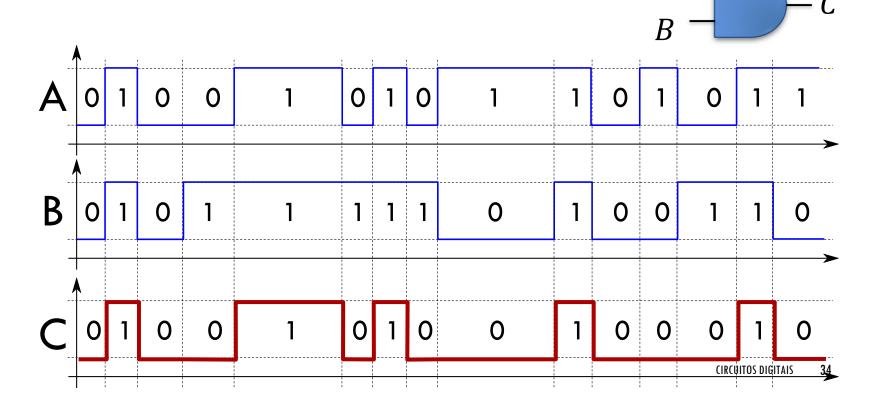




EXEMPLO 4



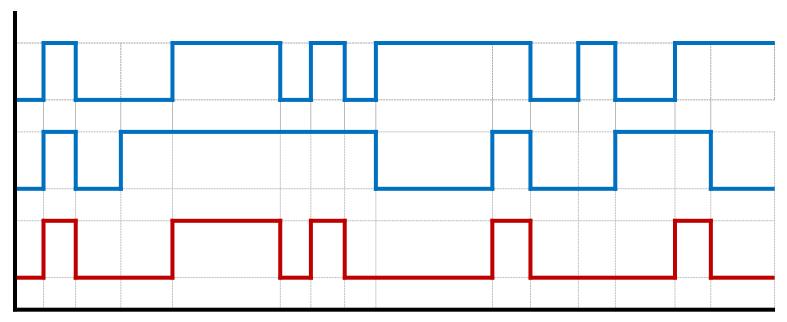




ANÁLISE VIA FORMAS DE ONDA: OBSERVAÇÕES

O eixo horizontal será sempre o tempo, o eixo vertical será o nível de cada sinal.

Geralmente, as entradas e saídas são colocadas no mesmo gráfico.



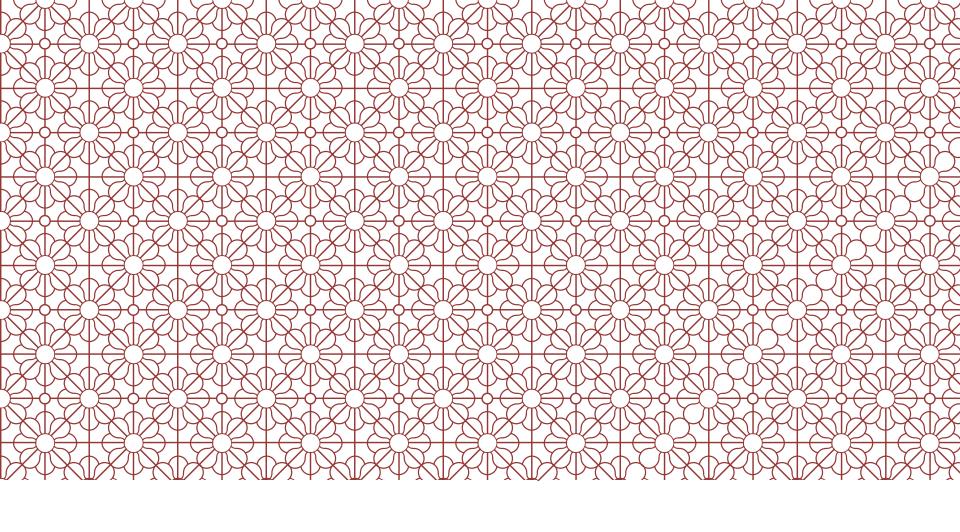
ANÁLISE VIA FORMAS DE ONDA: OBSERVAÇÕES

Neste momento, assumiremos sempre circuitos ideais:

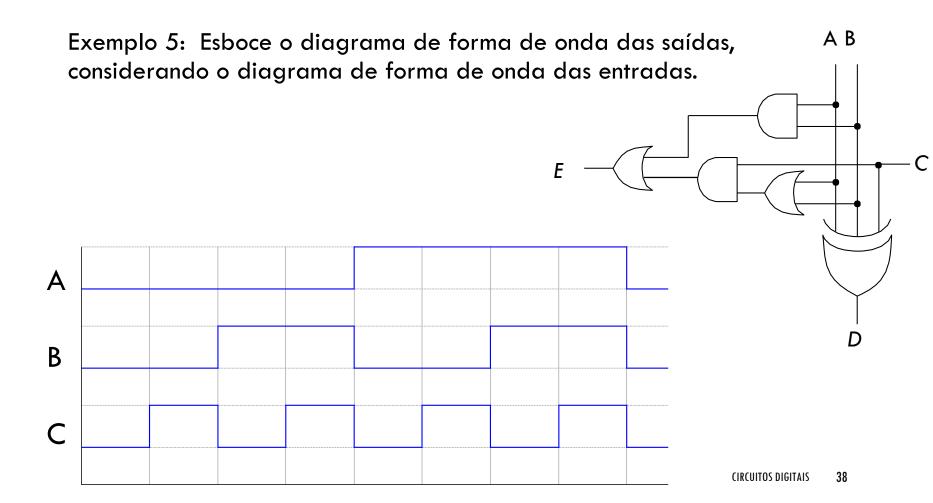
- Forma de onda ideal (sem distorções).
- Transições instantâneas entre estados.
- Nenhum atraso entre entradas e saídas.

Em outras palavras:

- ullet V_{high} e V_{low} sempre constantes distintas
- Slew rate = "∞"
- Delay = 0 para qualquer porta lógica ou fio.



EXEMPLO 5

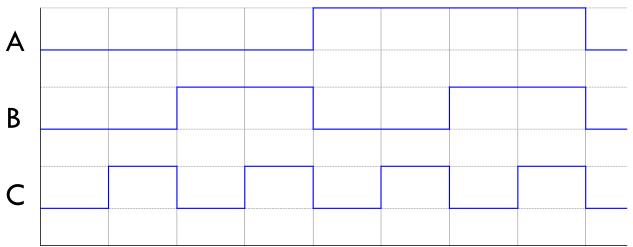


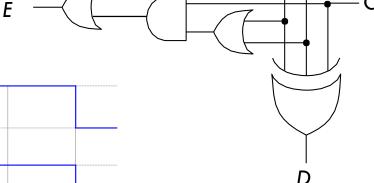
Exemplo 5: Esboce o diagrama de forma de onda das saídas, considerando o diagrama de forma de onda das entradas.

Primeiro passo: obter uma expressão para cada saída.

$$D = A \oplus B \oplus C$$

$$E = A \cdot B + (A + B) \cdot C$$





AB

Exemplo 5: Esboce o diagrama de forma de onda das saídas, considerando o diagrama de forma de onda das entradas.

Segundo passo (opcional): Obter tabela verdade para cada saída.

 $D=A\oplus B\oplus C=$ A saída será 1 apenas se houver um número ímpar de entradas igual a 1

$$E = A \cdot B + (A + B) \cdot C$$

Α	В	С	E
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
CIRCUITOS	DIGITATS	401	1

Exemplo 5: Esboce o diagrama de forma de onda das saídas, considerando o diagrama de forma de onda das entradas.

Segundo passo (opcional): Obter tabela verdade para cada saída.

$$D = A \oplus B \oplus C$$

$$E = A \cdot B + (A + B) \cdot C$$

Terceiro passo: Esboçar os diagramas de formas de onda das saídas, com o auxílio das tabelas verdade obtidas no passo anterior, se necessário.

			1
Α	В	C	Е
0	0	0	0
0	0	1	0
0	1	0	0
0	1	1	1
1	0	0	0
1	0	1	1
1	1	0	1
1 CIRCUITOS	1 DIGITATS	₄₁ 1	1

 $D = A \oplus B \oplus C$ $E = A \cdot B + (A + B) \cdot C$

Exemplo 5: Esboce o diagrama de forma de onda das saídas, considerando o diagrama de forma de onda das entradas.

			.		$D \cap (I$	$I \cap D$	U		
Α	0	0	0	0					0
В	0	0		<u> </u>	0	0	ļ		0
С	0		0		0		0	l	0
D									
Е									
								CIRCUIT	OS DIGITAIS

 $D = A \oplus B \oplus C$

Exemplo 5: Esboce o diagrama de forma de onda das saídas, considerando o diagrama de forma de onda das entradas.

$D = A \oplus D \oplus C$				$L = H \cdot D + (H + D) \cdot C$					
Α	0	0	0	0	l	l	<u> </u>		0
В		•	•	•					
D	U	U	<u> </u>	<u> </u>	U	U			U
С	0	l	0	I	0	l	0		0
D	0			0		0	0		0
Е	^	0	<u> </u>	I					
	U	U	U	<u> </u>	U	<u> </u>	<u> </u>	CIRCUIT	DS DIGITAIS

 $E = A \cdot B + (A + B) \cdot C$