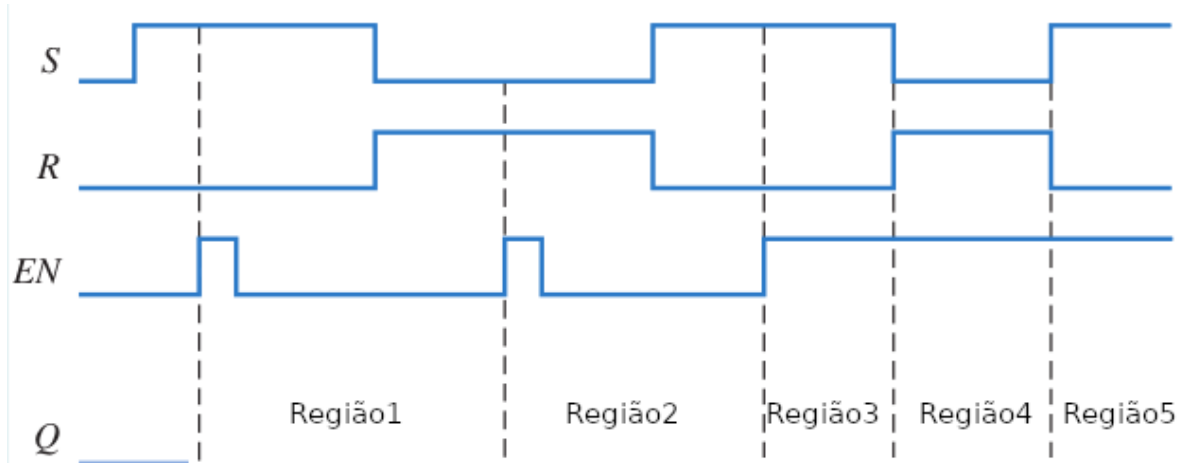


Exercícios latches

Exercício 1:

Considerando a seguinte forma de onda para um latch SR com circuito de habilitação (enable) e ativo em nível alto:



1.1) Qual o nível da saída Q na Região 3 sendo que o nível inicial é Baixo?

- a) Alto depois Baixo
- b) Alto
- c) Baixo depois Alto
- d) Baixo
- e) Indefinido

1.2) Qual o nível da saída Q na Região 4 sendo que o nível inicial é Baixo?

- a) Alto depois Baixo
- b) Alto
- c) Baixo depois Alto
- d) Baixo
- e) Indefinido

1.3) Qual o nível da saída Q na Região 1 sendo que o nível inicial é Baixo?

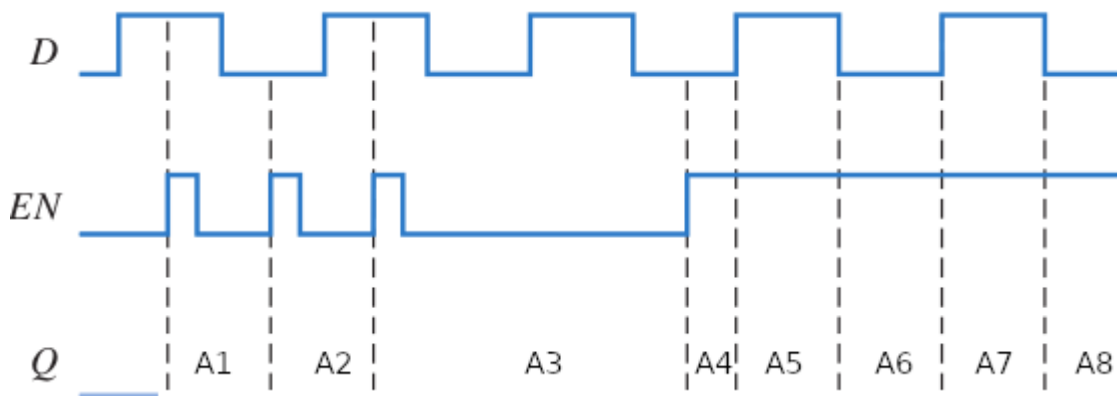
- a) Alto depois Baixo
- b) Alto
- c) Baixo depois Alto
- d) Baixo
- e) Indefinido

1.4) Qual o nível da saída Q na Região 2 sendo que o nível inicial é Baixo?

- a) Alto depois Baixo
- b) Alto
- c) Baixo depois Alto
- d) Baixo
- e) Indefinido

Exercício 2:

Considerando a seguinte forma de onda para um latch D com circuito de habilitação (enable) e ativo em nível alto:



2.1) Qual o nível da saída Q na área A4 sendo que o nível inicial de Q é Baixo?

- a) Alto depois Baixo
- b) Alto
- c) Baixo depois Alto
- d) Baixo
- e) Indefinido

2.2) Qual o nível da saída Q na área A3 sendo que o nível inicial de Q é Baixo?

- a) Alto depois Baixo
- b) Alto
- c) Baixo depois Alto
- d) Baixo
- e) Indefinido

2.3) Qual o nível da saída Q na área A6 sendo que o nível inicial de Q é Baixo?

- a) Alto depois Baixo
- b) Alto
- c) Baixo depois Alto
- d) Baixo
- e) Indefinido

2.4) Qual o nível da saída Q na área A7 sendo que o nível inicial de Q é Baixo?

- a) Alto depois Baixo
- b) Alto
- c) Baixo depois Alto
- d) Baixo
- e) Indefinido