**曾 纯**

性别：女 出生年月：1989/03

籍贯：湖南湘潭 政治面貌：中共党员

邮箱：[daisyzeng0407201@126.com](mailto:daisyzeng0407201@126.com) 联系方式：18073327235

联系地址：安徽省合肥市创新创业软件园C座南301室

**教育背景**

**南京航空航天大学 电路与系统 硕士** **GPA:3.2/5** 2011.9-2014.4

**主修课程：** 矩阵论 高级数字设计 数字信号处理 信息论 ASIC设计技术 嵌入式系统设计 数字系统测试与可测性设计 DSP原理与应用 扩频通信系统等

**南京航空航天大学 信息工程 本科** **GPA:3.3/5** 2007.9-2011.6

**主修课程：**信号与系统 随机信号分析 非线性电路分析数字电路 C++面向对象程序设计 数字信号处理 微机原理与接口技术 电磁场与电磁波 微波技术与天线等

**工作经历**

**北京亚科鸿禹电子科技有限公司 逻辑设计工程师** 2018.4-至今

* 负责基于Scemi协议的软硬件联合仿真加速器Co-simulator（公司称为Semu）的逻辑部分设计与维护；主要是对Semu中Probe和Readback两种波形获取方式的调试和维护工作；
* 针对公司生产的不同型号的FPGA芯片所设计的验证平台，负责将Semu往多平台上移植，并保证片间数据通讯的准确与完备；目前使用的片间通讯方式有：LVDS和GTX/GTH/GTY通讯方式；
* 负责Semu软硬件代码架构整理以及体系结构搭建等工作；
* 负责Semu售前推广，展会宣传等工作；
* 负责Semu产品出货、交货和培训的全流程的制定工作；
* 负责Semu产品售后支持工作：Semu运行平台的搭建和适配的操作系统安装；支持客户搭建基于Semu的Co-simulation平台；
* 负责Semu产品维护、Bug修复和新版本发布等工作；以及负责编写新版本的Semu的设计手册、用户指导手册、用户培训手册等。

**中国航发湖南动力机械研究所 控制系统研究部/工程师** 2014.4-2018.3

* 负责某型号航空发动机控制系统中控制器、传感器等4型附件产品的选择和管理工作：编写产品的技术要求、签订技术协议、控制产品的生产质量并对已交付产品进行状态管理，并及时处理产品在使用过程中的质量问题；
* 参与整机试验，参与整机故障排除等工作：对发动机各部件运行进行整体把控，运用系统性思维，快速分析故障原因，准确定位故障点，并找出解决方案。（涉及到军工保密规定，不能细述）；
* 独立设计并完成基于Access的附件状态管理数据库系统，以有效提高附件状态管理效率。

**项目科研经验**

**AES加密算法的ASIC实现以及低功耗优化设计 负责人** 2012.12-2014.4

* 基于Verilog硬件描述语言，对AES加密算法进行ASIC设计与实现；
* 对加密算法中S-盒进行硬件电路优化，提高芯片性能；
* 对加密电路进行低功耗优化设计；
* 采用ModelSim进行前端设计的功能仿真验证；
* 采用VCS仿真，DC综合，并评估设计的功耗、面积和延时性能；
* 采用ICC对设计进行布局布线；
* **工具：**ModelSim SE 6.5、Synopsis DC、Synopsis ICC。

**传感器节点片上系统SoC芯片研究 负责人之一** 2011.4-2012.12

* 研制一款具有自主知识产权的集成射频收发、数字基带、AES加密电路和MCU的Zigbee芯片；
* 负责项目的数字基带设计验证和AES加解密电路的设计实现；
* 利用Matlab仿真验证基于ZigBee协议的数字基带数据传输模块的调制解调设计方案；
* 设计并实现SoC芯片中AES协处理器的硬件电路，利用ModelSim仿真测试和FPGA验证AES电路的功能；
* 协助完成除射频外的整个SoC系统的仿真测试；
* **工具：**Matlab R2009a、ModelSim SE 6.5、ISE14.1组件。

**个人技能**

* 通过大学英语四、六级，熟练英语口语与写作；
* 通过江苏省计算机等级考试二级（C++）；
* 熟练掌握Verilog HDL硬件描述语言，掌握汇编、C++、C#、Matlab等编程语言；
* 熟悉Matlab，Vivado等专业软件；
* 熟悉Linux操作系统；
* 一年FPGA验证经验，三年FPGA开发经验，一年SoC芯片前端设计经验，一年ASIC设计经验。

**个人特点**

* 具备良好的沟通能力，逻辑清晰，表达能力强；
* 具备团队合作意识；
* 学习能力强，对新知识和新技术有强烈的好奇心和学习欲望；
* 自我驱动型，工作积极主动，充满活力和热情；
* 抗压能力强，有较强的分析问题和解决问题的能力。

**论文和专利**

**论文“基于多因子CSE算法的AES S-盒****电路优化设计”** 《电子学报》已发表 第一作者 **EI核心**

**专利“应用于ZigBee协议安全机制的电路结构及其控制方法”** CN201210109951.3 已公示