上 海 交 通 大 学 试 卷(<u>B</u>卷)

(2022 至 2023 学年 第<u>1</u>学期)

	班级号		学号_		姓名
		计算机		成绩	
I.	单选题(20')				
1,	当 ABC=010 时,图	图中电路的输出	是(从左往右)	() 。	
	A B (
	A. 00	B. 01	C. 10	D. 11	
2,	设机器字长为 64 位 A. 8M			扁址,可寻址的单元个数 D. 64M	女是 () 。
	在 8086 处理器中, (=1024H,则执行下			=1370H, SI=2600H, DI= 确的是()。	BP=3600H,
	A. MOV [129H	[], AH; 物理地均	止: 1429H; 值: 10H	I	
			25370H; 值: 24H		
			址: 27648; 值: 24 止: 15639; 值: 24H		
4,	假设执行一条减法	指令, 计算 539	04H-777FH 后 CF	和 SF 标志位的状态分别]为()。
	A. 0, 0	B. 0, 1	C. 1, 0	D. 1, 1	
5,	下列 8086 汇编语句	可错误的是()	0		
	A. MOV AX,	CX B. XO	OR AX, CX	C. ADD 10, SUM	D. DIV 10

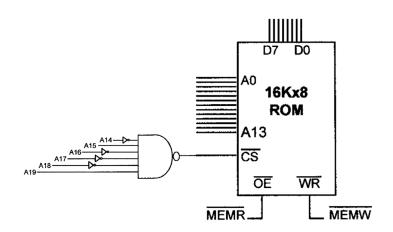
<u>B</u>卷总<u>11</u>页第<u>1</u>页

6、在8086处理器中,在执行INT指令时,也同时产生了NMI和INTR中断,则CPU对中断请求 的检测顺序为 ()。

A. NMI、INT 指令、INTR

- B. NMI、INTR、INT 指令
- C. INTR、INT 指令、NMI
- D. INT 指令、NMI、INTR
- 7、若寄存器内容为 10100100, 它等于-92, 则为 ()。
 - A. 原码
- B. 补码 C. 反码
- D. BCD 码
- 8、在下列伪指令中定义 32-bit 变量的是 ()。
 - A. DB
- B. DW C. DD
- D. DQ

9、下图中内存芯片的地址范围是()。



- A. 88000H~8BFFFH
- B. 74000H~77FFH C. 8800H~8BFFH D. 7400H~77FFH
- 10、若要使寄存器中的高 4 位不变, 低 4 位全为 1, 使用指令()。
 - A. AND AL, 0F0H

B. AND AL, 0FH

C. OR AL, 0F0H

- D. OR AL. 0FH
- 11、下列关于冯。诺依曼结构计算机基本思想的叙述中,错误的是()。
 - A. 程序的功能都通过中央处理器执行指令实现
 - B. 指令和数据都用二进制数表示,形式上无差别
 - C. 指令按地址访问,数据都在指令中直接给出
 - D. 程序执行前, 指令和数据需预先存放在存储器中
- 12、在各种 I/O 方式中,中断方式的特点是()。
 - A. CPU 与外设串行工作,数据传输与主程序串行工作
 - B. CPU 与外设并行工作,数据传输与主程序串行工作
 - C. CPU 与外设串行工作,数据传输与主程序并行工作
 - D. CPU 与外设并行工作,数据传输与主程序并行工作

的值	直分别是()。 A. 2300H:14F8H B. 230	0Н:14FCH	C. 22FCI	Н:1500Н	D. 22F8H:1500	Н
	,在某一函数的 ret 指令被调用后, 内容为()。	返回的 CS:IP	为 00ACE	I:3090H。	则调用 ret 指令前,	下图堆栈
	4091 ① 4090 ② 4089 ③ 4088 ④ 4087 N/A					
	A.100 2AC 330 490 B.130 290 300 4AC C.1AC 200 390 430 D.190 230 3AC 400					
15、	8086 处理器在执行 IN AL, 24H 扌	旨令时, 外部	管脚 \overline{RD} ,	M/\overline{IO} , \overline{W}	/R 状态分别为()	0
	A. 0, 0, 0 B. 0, 0, 1	C. 1, 0,	0	D. 1, 1, 1		
	. 8086 处理器的中断向量表中,若 H 和 F0H 四个字节,则相应的中断					I、FEH、
	A. 0FH, F000H: FE34H	B. 0FH, 00	F0H: 34F	ЕН		
	С. 0ЕН, 34FEH: 00F0H	D. 0EH, FO	000H: FE3	4H		
17、	以下哪些跳转指令的判定需要用	到 CF 寄存器:	()。			
	①JC ②JAE ③JGE ④JBE					
	A. ① ②	B. (1 2 3			
	C. 1) 2 4	D. (2 3 4			
18,	对于该段汇编代码,①和②执行	之后 AX 的值	分别为()	0		
	MOV AX, 7100H SUB AX, 8000H;① ADC AX,1H;②					
	A. 100H, 101H B. 100H, 10	02H C. F1	00H, F101	Н	D. F100H, F102H	
19、	. 假如 8253 的控制字为 0B2H,那	么设置的计数	器和对应的	的工作模式	式分别为 ()。	
	A. 2, 1 B. 2, 3	C. 3	, 0	D. 1,	2	
В	<u></u> 卷 总 <u>11</u> 页 第 <u>3</u> 页					

13、假设 SS=2300H,SP=1500H。在 8086 CPU 执行 3 次 PUSH AX 和 1 次 PUSH BX 后,SS 和 SP

- 20、以下有关 DMA 方式的叙述中,错误的是()。
 - A. DMA 传输是硬件操作,用于将数据从内存传输到设备或从设备传输到内存。
 - B. 对于键盘和鼠标的数据输入,用 DMA 方式比中断方式更高效
 - C. 在数据传输阶段,不需要 CPU 介入,完全由 DMA 控制器控制
 - D. DMA 方式要用到中断处理

II. 填空题 (20')

1、在 8086 系统中,假	设 SS:SP 为 2000H:1000H,AX	Z=1234H,在执行	了PUSH AX 指令	之后,字节 12H
和 34H 分别存放在物理	!地址和和	·°		
2、不同性能的存储器在	E计算机内形成	结构,以	实现性能与成本	的折衷,可以这
样作的依据是			•	
3、在异步串行通信中	,波特率因子是指			_,它的作用是
	0			
4、在 8086 系统中,INT	721H 软中断指令调用 DOS 中	断服务程序(IS)	R),软件中断是_	(可
以/不可以)被屏蔽的,	其 ISR 入口地址存放在内存物	理地址	H; 在进	入 ISR 时,CPU
的 IF 位被清零,表明_		,从 ISR 返回]用 IRET 指令,'	它与 RETF 指令
的不同之处在于				0
5、现代计算机的 CPU i	邻采用指令流水技术,	(CISC/	(RISC) 指令集更	适合指令流水,
8086 采用	_(CISC/RISC)指令集设计,	由	和	两个部件组
成,形成	级指令流水技术,	上述两个部	件可以同时	工作是因为
	°			
6、用2的补码表示的单	单字节 0FFH 表示的是整数	•		
7、8259 用于 8086 系统	中的中断管理,某个外设中断	f请求 IR 可以让	8259 产生 INT 信	号给 8086 的条
件是	和和		;	8259 EOI 命令
的目的是			°	

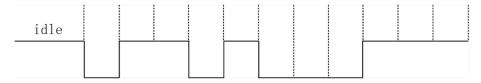
III. 简答题(25')
1、请回答下述问题: (4')
a. 简述两种 I/O 端口地址译码方法(即 absolute 和 linear select)的优缺点(各一点即可);
b. 简述中断响应过程。
2、用若干个 512K×8 位的存储芯片组成一个 4M×32 位的只读存储器,存储器按字节编址,试回答以下问题: (9') a. 共需要几片 512K×8 位存储芯片? (1')
b. 该存储器需要的数据线数和地址线数分别为多少? (2')
c. 说明每根地址线的作用 (3')
d. 组成该存储器是否需要译码器?若需要,画出译码器的电路图,并标注相应输入地址线。若不需要,说明理由。(3')

- 3、请按要求完成汇编程序: (12')
 - a. 写出下列递归代码的非递归 C/C++形式 (3')
 - b. 将递归代码与非递归 C/C++代码转换为汇编代码 (6')
 - c. 比较递归和非递归代码性能说明理由 (3')

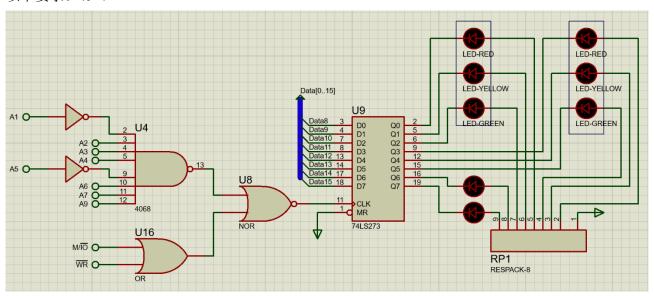
```
int factorial(int n)
{
   if(n <= 1)
   {
     return 1;
   }
   return n * factorial(n - 1);
}</pre>
```

IV. 应用题(35')

1、一台计算机与对方进行异步串行数据传输,采用7位字符,1位校验位,1位停止位,波特率因子为16,给定下面传输的信号图,请分别完成以下要求:(7')



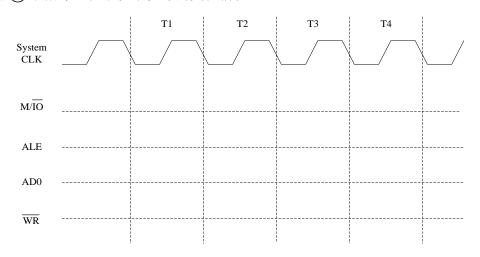
- 1) 在图中分别标记开始位和停止位。(2')
- 2) 传输的数据为? (2')
- 3) 判断使用的是奇校验还是偶校验? (1')
- 4) 如果波特率为 9600 波特,数据传输率为多少 bps? (2')
- 2、8086 在执行下面程序将内存特定位置的数据输出到如下图所示的一个 LED 灯构成的输出端口,假设 DS=1000H,内存 11000H、11001H、11002H 处连续存放了 81H、82H、83H 三个字节,请完成以下要求。(9')



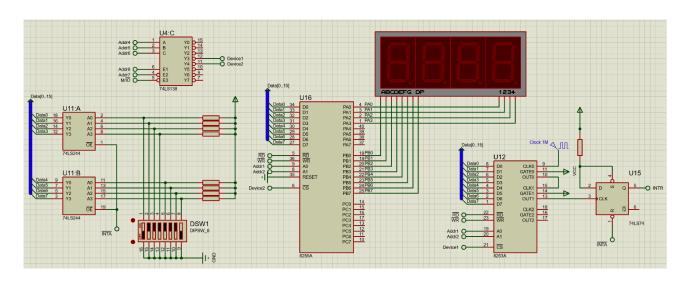
OUT DX, AL

1) ①中指令需要几个总线周期?详细说明每个总线周期 CPU 如何利用地址总线、控制总线、数据总线从内存何处获取数据? (4')

- 2) ②中的端口号为: H(1')
- 3) 画出执行③中指令过程中以下信号的变化情况(4')



3、有一倒数定时器的实验图如下,用 8253 的 OUT1 每秒产生一次中断,用以更新剩余时间(减去 1 秒直至为 0) 并在 LED 数码管(共阴极)上显示,显示格式为 MM.SS,MM 是分钟,SS 是秒,假设定时初值为 10.00。请完成下面各部分汇编代码。(19')



- 1)给出8253和8255各个端口地址,未参与地址译码的地址线默认为0(3')
 - ;8253 芯片端口地址

L8253T0 EQU ____H ; Timer0's port number

_B_卷 总 <u>11</u> 页 第 <u>8</u> 页

```
H ; Timer1's port number
 L8253T1
            EQU
 L8253CS
                  H ; 8253 Control Register's port number
            EQU
 ; 8255 芯片端口地址
 L8255PA
                  H ; Port A's port number
            EQU
                  ____H ; Port B's port number
 L8255PB EQU
                  _____H ; 8255 Control Register's port number
 L8255CS EQU
2) 数据段定义(2')
 ; SEGTAB is the code for displaying "0-F" on 7-Segment Tube
  SEGTAB DB 3FH;
          DB 06H;
          DB 5BH;
                       ааа
          DB 4FH; f b
                     f
          DB 66H;
                     f
          DB 6DH;
                    g g g
          DB 7DH;
                   е
          DB 07H;
          DB 7FH;
                     е
                     е с
          DB 6FH;
                    ddd hhh
          DB 77H;
          DB 7CH; -----
          DB 39H; b7 b6 b5 b4 b3 b2 b1 b0
          DB 5EH; DP g f e d c b a
          DB 79H;
          DB 31H;
 ;给出SEGTAB1 is the code for displaying "0.-F." (2')
          DB ___H, ___H, ___H, OE6H, OEDH, OFDH, 87H
  SEGTAB1
          DB OFFH, OEFH, OF7H, OFCH, OB9H, ODEH, OF9H, OB1H
 ;给出其他你需要的变量定义
3) 初始化 8253 的 PROCEDURE (2')
 INIT8253 PROC
 ; Set the mode and the initial count for TimerO
 ; Set the mode and the initial count for Timer1
```

_B_卷 总_11_页 第_9_页

```
INIT8253 ENDP
4) 初始化 8255 的 PROCEDURE (1')
 INIT8255 PROC
  ; Init 8255 in Mode x, L8255PA xPUT, L8255PB xPUT
  RET
 INIT8255 ENDP
5) 确定中断类型,设置 IVT,完成中断服务程序(5')
 IRQNum EQU ____H ;中断矢量号定义(1')
 INT_INIT PROC FAR ;设置 IVT (2')
  CLI
             ; Disable interrupt
  MOV AX, 0
  MOV ES, AX ; To set up the interrupt vector table
   ; Put your code from here
  RET
 INT INIT ENDP
 MYIRQ PROC FAR ; 完成中断服务程序 (2')
  ; Put your code here
   ; 中断返回
 MYIRQ ENDP
6) 8255 控制 LED 数码管显示 (6')
```

_B_卷 总 <u>11</u> 页 第 <u>10</u> 页

RET

DISPLAY8255 PROC

; Put your code here

RET

DISPLAY8255 ENDP