

Dossier de compétences

Alfred LALANNE



Domaines de compétences

Hardware - Electronique

- ✓ Conception de schémas électriques, routage, simulation
- ✓ Filtrage analogique actif et passif, Matlab

Electronique numérique

- ✓ Microcontrôleurs : programmation en C et Assembleur sur Keil-uVision
- ✓ Logique programmable : technologie FPGA, description VHDL
- ✓ Systèmes sur puce : SoC, SoC-FPGA, SoC-IP

Informatique

- ✓ Programmation bas-niveau : microcontrôleurs, FreeRTOS
- ✓ Traitement d'image
- ✓ Développement jeux-vidéos

Ingénierie système

- ✓ Rédaction de cahier des charges
- ✓ Etudes de faisabilité

Langages Outils Normes

Langages

- ✓ C, C++, Python, Java, Assembleur

Outils

- ✓ Collaboratifs : Git, Jira, Confluence, Teams
- ✓ IDEs : VSCode, STM32CubeIDE, Eclipse
- ✓ Bibliothèques : OpenCV, PyQt5, NumPy, SFML, Matplotlib, RealSense
- ✓ Modélisation : OrCAD PSpice, Visio, Blender, draw.io

Normes

- ✓ ISO7816, ISO12233

Secteurs d'activités

Systèmes d'identification et de sécurité
Systèmes d'acquisition automatisés

Formation

Ingénieur électronicien ENSEA

- ✓ Année d'obtention du diplôme : 2023
- ✓ Spécialités : microélectronique et numérique

