# Alfred Lalanne

# Ingenieur Electronique et Logiciel

Paris, France

☐ +33 (6) 88 33 06 05

☑ alfred.lalanne@gmail.com

in Mon LinkedIn

☐ Mon GitHub



#### Formation

2019–2023 Diplôme d'Ingénieur en Électronique, ENSEA, Cergy (95)

Formation complète couvrant l'électronique analogique et numérique, le traitement du signal, la conception de systèmes embarqués, les systèmes de communication et la gestion de projets.

2017–2019 Classes Préparatoires aux Grandes Écoles d'Ingénieurs, Lycée Brizeux, Quimper (29) PCSI / PSI

2016–2017 Classe Préparatoire aux Etudes Supérieures, Lycée Naval, Brest (29)

Année de remise à niveau avec encadrement militaire

## Expérience

2024–ce jour Ingénieur en Test Électrique, ICE TECH SAS, Buchelay (78)

Responsable des tests électriques des cartes à puce

- O Développement intégral d'un logiciel pour analyser la qualité de la production des cartes à puce
  - Analyse des informations contenues dans les fichiers journaux provenant du testeur électrique
  - Développement des algorithmes d'analyse et de représentation des données
  - Refactorisation en une bibliothèque orientée objet (OOP)
  - Intégration de cette bibliothèque dans une interface utilisateur conviviale
- O Rédaction de documentation concernant le testeur électrique
- O Support aux opérateurs lors de la production
- O Résolution de pannes complexes concernant le testeur électrique
  - Détermination et résolution de la panne
  - Mise en œuvre de mesures préventives

#### 2020–2023 Ingénieur Apprenti, IDEMIA, Osny (95)

Développement d'algorithmes de traitement d'images thermiques en Python (4 mois)

Contribution au projet ALIX, un système visant à identifier les propriétaires de bagages perdus dans les aéroports.

- O Modification du cahier des charges pour le pilote industriel
- O Modélisation 3D du système pour simuler les champs de vision des caméras avec Blender
- O Recherche et tests du composant de détection des bagages
- O Analyse, modification et test du driver d'éclairage LED
- O Élaboration et vérification du schéma électrique global
- Optimisation du rapport signal à bruit des caméras en utilisant OpenCV pour C++
- O Conception d'un banc industriel pour la calibration des caméras, optimisé pour l'industrialisation
  - Conception de la structure mécanique
  - Définition de la distance de mise au point (mires capteur)
  - Développement et intégration d'algorithmes C++ pour :
    - · Détection automatique des mires (ArUco)
    - · Réglage de la mise au point (calcul de MTF)
    - · Calibration de la balance des blancs

### Compétences

Langages  $C++\star\star\star$ ,  $C\star\star\star$ , Python  $\star\star$ , Matlab  $\star\star$ , Java  $\star$ 

Librairies OpenCV  $\star\star\star$ , PyQt5  $\star\star\star$ , NumPy  $\star\star$ , SFML  $\star\star$ , Matplotlib  $\star\star$ , RealSense  $\star$ 

Simulation LTSpice ★★☆, OrCAD PSpice ★★☆, Blender ★☆☆

#### Langues

Français Langue maternelle

Anglais Maîtrise professionnelle complète

Examen TOEIC 915/990