



Formation

2019–2023 **Diplôme d'Ingénieur en Électronique, ENSEA, Cergy (95)**

Formation complète couvrant l'électronique analogique et numérique, le traitement du signal, la conception de systèmes embarqués, les systèmes de communication, l'automatisation de la conception électronique et la gestion de projets.

2017–2019 **Classes Préparatoires aux Grandes Écoles d'Ingénieurs, Brizeux, Quimper (29)**

Programmes intensifs préparant les étudiants aux écoles d'ingénieurs. Couvrant les mathématiques avancées, la physique, la chimie et les sciences de l'ingénieur, mettant l'accent sur les compétences analytiques et critiques pour les examens d'entrée aux écoles d'ingénieurs.

2016–2017 **Classe Préparatoire Militaire Scientifique, Marine Nationale, Brest (29)**

Programme d'adaptation facilitant la transition du lycée aux niveaux académiques supérieurs, soutenu par un environnement militaire, favorisant l'organisation et la préparation aux études postsecondaires.

2014–2016 **Baccalauréat Scientifique, Paul-Bert, Paris (75)**

Compétences en mathématiques, physique, chimie, biologie et sciences humaines

Expérience

2020–2023 **Apprenti Ingénieur, IDEMIA, Osny (95)**

Développement en Python pour le traitement d'images thermiques (4 mois)

Contribution au projet ALIX, un système visant à identifier les propriétaires de bagages perdus dans les aéroports.

- Modification des spécifications pour la phase pilote industrielle
- Recherche et tests sur le composant de détection des bagages.
- Investigation, adaptation et test du pilote matériel LED.
- Formulation et vérification du schéma électrique.
- Optimisation du rapport signal/bruit des caméras en utilisant OpenCV pour C++
- Conception d'un banc industriel pour la calibration des caméras, optimisé pour la production en masse

- Conception de la structure mécanique avec des connaissances pratiques de la théorie de l'optique

- Développement d'algorithmes de réglage de la mise au point et de la calibration de la balance des blancs en C++

2024– **Ingénieur en Test Électrique, ICE TECH SAS, Buchelay (78)**

maintenant Responsable des tests électriques des cartes à puce

- Développement d'un logiciel pour analyser la qualité de la production des cartes à puce à partir de zéro
 - Analyse des informations contenues dans les fichiers journaux provenant du testeur électrique
 - Développement des algorithmes d'analyse et de représentation des données
 - Refactoring pour la conception orientée objet
 - Intégration de cette bibliothèque dans une interface utilisateur conviviale
- Création de documentation pour faciliter l'utilisation du testeur électrique par les opérateurs.
- Fourniture d'un support sur place aux opérateurs pour le dépannage des erreurs lors de la production de cartes à puce.
- Dépannage et Résolution des Pannes du Testeur Électrique
 - Investigation des causes fondamentales des pannes du testeur électrique.
 - Formulation et test d'hypothèses pour résoudre les problèmes.
 - Documentation des efforts de dépannage et des solutions réussies dans un rapport détaillé.
 - Mise en œuvre de mesures préventives pour éviter les occurrences futures de problèmes similaires.

Compétences

Programmation C++ ★★★★★, C ★★★★★, Python ★★★☆, Matlab ★★★☆, Java ★☆☆☆, Javascript ★☆☆

Bibliothèques OpenCV ★★★★★, PyQt5 ★★★★★, NumPy ★★★☆, SFML ★★★☆, Matplotlib ★★★☆, RealSense ★☆☆

Langues

Français Langue maternelle
Anglais Maîtrise professionnelle complète

Examen TOEIC 915/990