

Dossier de compétences
Alfred LALANNE



Domaines de
compétences

- Hardware - Electronique
- Conception de schémas électriques, routage, simulation
 - Filtrage analogique actif et passif, Matlab
- Electronique numérique
- Microcontrôleurs : programmation en C et Assembleur sur Keil-uVision
 - Logique programmable : technologie FPGA, description VHDL
 - Systèmes sur puce : SoC, SoC-FPGA, SoC-IP
- Informatique
- Langages : C, C++, Python, Java, Assembleur
 - Environnements : x86, ARM, VMs Linux, compilation croisée, FreeRTOS, microcontrôleurs
 - IDE : STM32CubeIDE, VSCode, Eclipse
 - Outils collaboratifs : Git, Jira, Confluence, Teams
- Ingénierie système
- Rédaction de cahier des charges
 - Etudes de faisabilité

1 Experience

Contenu de la première colonne

Contenu de la deuxième colonne

2 Projects

3 Skills

4 Achievements

5 References