Российская академия наук Физико-технический институт им. А. Ф. Иоффе РАН

НАУЧНАЯ АППАРАТУРА КОНУС-РФ Техническое описание

КРФ.431000.001 ТО

Подп. и дата		
Инв. № дубл.	От 1083 ПЗ А. Ю. Фетисов ""	Зам. зав. лабораторией ФТИ им. Иоффе Р. Л. Аптекарь ""
Взам. инв. №		<u>" " </u>
Подп. и дата		
П.	7	

2007

СОДЕРЖАНИЕ

1	Введени	ие			3
2	Назначе	ение аппара	туры		3
3	Устройс	ство НА «К	онус-РФ»		4
4	Режимь	ы работы аг	паратуры		5
	4.1 Режи	тм ФОН			5
	4.2 Режи	тм ВСПЛЕС	CK		12
	4.3 Режи	м записи и	нформации из оперативной па	амяти прибора в	
	памят	гь ССРНИ			14
5	Устройс	ство электр	онной части прибора		15
	5.1 Блок	электронин	ки КОНУС-РФ-БЭ		15
	5.2 Блок	сцинтилля	ционного детектора КОНУС-Р	Ф-Д	21
6			очная аппаратура		25
7	Маркир	ование и п.	помбирование		26
8	Тара и ј	упаковка .			26
9	Разъёмі	ы блока эле	ктроники КОНУС-РФ-БЭ		27
1	0 Схема з	электрическ	их соединений плат блока КОІ	НУС-РФ-БЭ	34
1	1 Схема э	лектрическ	их соединений плат и разъёмог	в блока КОНУС-	
	РФ-Д				38
Π	[риложение	е А Электри	ические схемы плат блока элект	роники КОНУС-	
	РФ-БЭ				41
Γ	[риложение	е Б Электр	ические схемы плат блока дет	ектора КОНУС-	
	РФ-Д				42
J	[ист регист	рации изме	нений		43
	-				
	1				
			КРФ.431000.0	01 TO	
Изм Лист		Подп. Дата	111 1.101000.00	<u>, </u>	
Разраб. Пров.	Уланов Ильинский		Научная аппаратура		стов !3
-			Конус-РФ	ФТИ им. Иоф	
H. контр. Утв.	Аптекарь		Техническое описание	PAH	T

Инв. № дубл.

B3aM. MHB. $N_{\overline{9}}$

Подп. и дата

Инв. № подл.

1 ВВЕДЕНИЕ

1.1 Настоящее техническое описание предназначено для изучения научной аппаратуры (HA) «Конус-РФ».

Описание содержит общие сведения об устройстве аппаратуры, принципе её действия и технические характеристики.

В описание входят габаритно-установочные чертежи аппаратуры, общие электрические схемы соединений, принципиальные схемы блоков детекторов гамма-излучения, а также принципиальные схемы плат блока электроники.

- 1.2 При изучении аппаратуры можно пользоваться также следующими эксплуатационными документами:
 - руководством по эксплуатации КРФ.431000.001 РЭ
 - инструкцией по оценке параметров КРФ.431000.001 ИО.

2 НАЗНАЧЕНИЕ АППАРАТУРЫ

Научная аппаратура «Конус-РФ» предназначена для обнаружения всплесков космического гамма излучения, их исследования и локализации на небесной сфере.

Целью эксперимента является:

Подп. и дата

Инв. № дубл.

Взам. инв.

Подп. и дата

подл.

Инв. №

- детальное изучение временных структур всплесков;
- прецизионная и быстрая спектрометрия излучения всплесков в широком энергетическом интервале от 10 кэВ до 10 МэВ;
- изучение спектральной переменности всплесков в сплошном спектре и в линиях;
- определение координат источников гамма-всплесков триангуляционным методом совместно с данными эксперимента «Конус-Винд» и ряда других экспериментов.

Эксперимент «Конус-РФ» на КА «КОРОНАС-ФОТОН» проводится синхронно с наблюдениями всплесков с помощью аппаратуры «Конус-Винд» на американском спутнике «Винд», запущенном 1 ноября 1994 г.

Изм Лист № докум. Подп. Дата

КРФ.431000.001 TO

Принципиальным элементом новизны эксперимента «Конус-РФ» является возможность точной локализации триангуляционным методом источника всплеска по гамма-излучению.

3 УСТРОЙСТВО НА «КОНУС-РФ»

В состав НА «Конус-РФ» входят два независимых полукомплекта аппаратуры, в состав каждого из которых входит блок детектора Д и общий для обоих полукомплектов блок электроники БЭ. Полукомплекты различаются только местом установки и ориентацией блоков детекторов гамма-излучения Д1 и Д2. Детекторы размещены на изделии таким образом, что оси их полей зрения направлены противоположно друг к другу: один в солнечном направлении, а другой — в антисолнечном. Это даёт возможность локализовать источник всплеска находящийся в любой точке небесной сферы.

Детекторы Д1 и Д2 предназначены для:

- быстрой спектрометрии гамма-излучения в 22 энергетических окнах, охватывающих диапазон от 10 кэВ до 10 МэВ;
- детального измерения энергетических спектров всплесков и метагалактического фона с помощью двух амплитудных анализаторов, имеющих 112 энергетических каналов в диапазоне от 10 кэВ до 1 МэВ и 154 канала в диапазоне от 280 кэВ до 10 МэВ.

Прибор работает в двух режимах:

- режиме ФОН, см. п. 4.1;
- режиме ВСПЛЕСК, см. п. 4.2.

Раз в 8 минут в режиме ФОН, а также во время измерения в режиме ВСПЛЕСК зарегистрированная прибором информация переписывается в штатное запоминающее устройство ССРНИ (ЗУ) изделия. Вывод информации синхронизируется ССРНИ.

Изм Лист № докум. Подп. Дата

Инв. № дубл.

Взам. инв.

Подп. и дата

подл.

Инв. №

КРФ.431000.001 TO

Блок электроники БЭ обеспечивает питание всего прибора, управление его работой и связь с телеметрией.

На рис. 1 показана схема электрических соединений прибора «Конус-РФ».

4 РЕЖИМЫ РАБОТЫ АППАРАТУРЫ

4.1 РЕЖИМ ФОН

- 4.1.1 В режиме ФОН в каждом детекторе Д последовательно в течение 8 минут производятся измерения:
 - а) интенсивности космического гамма-излучения в двенадцати энергетических окнах в диапазоне 10 кэВ...1 МэВ с временем накопления информации 1 сек (таблица 1).
 - б) интенсивности космического гамма-излучения в десяти энергетических интервалах в диапазоне 280 кэВ..10 МэВ с временем накопления информации 4 сек (таблица 2).
 - в) детальное измерение спектров излучения в двух энергетических диапазонах: 10 кэВ...1 МэВ и 280 кэВ...10 МэВ, которые разбиты на 112 и 154 квазилогарифмических энергетических канала соответственно. Время накопления информации 1 минута. Разбиение диапазонов на каналы приведено в таблицах 3 и 4.

Изм Лист № докум. Подп. Дата

Инв. № дубл.

Взам. инв. №

Подп. и дата

Инв. № подл.

КРФ.431000.001 TO

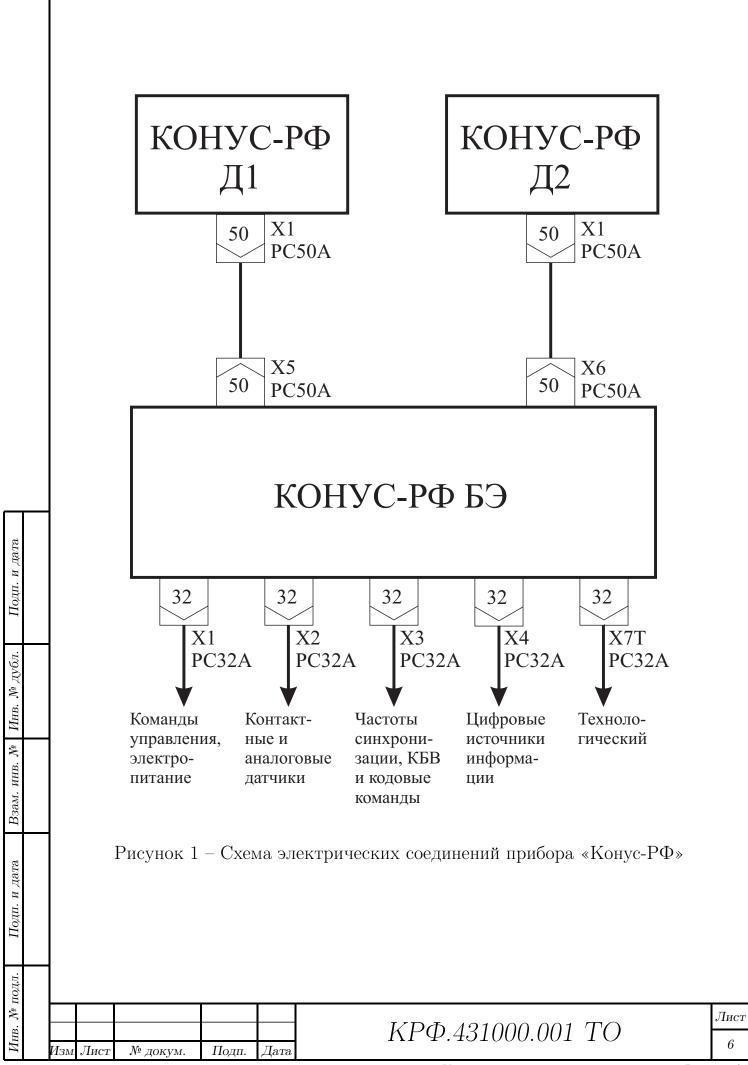


Таблица 1 – Энергетические окна первого диапазона

Номер окна	Энергия, кэВ	Номера каналов АЦП
1	810	040
2	1016	4064
3	1625	64100
4	2540	100160
5	4064	160256
6	64100	256400
7	100160	400640
8	160250	6401000
9	250400	10001600
10	400640	16002560
11	6401000	25604000
12	Больше 1000	40004096

Таблица 2 — Энергетические окна второго диапазона

Номер окна	Энергия, кэВ	Номера каналов АЦП
1	8280	0112
2	280400	112160
3	400640	160256
4	6401000	256400
5	10001600	400640
6	16002500	6401000
7	25004000	10001600
8	40006400	16002560
9	640010000	25604000
10	Больше 10000	40004096

Изм	Лист	№ докум.	Подп.	Дата

КРФ.431000.001 ТО

Таблица 3 – Каналы первого диапазона

Ширина

40

6

Подп.

Дата

Порог

500

520

Канал

39

40

Ширина

20

20

Порог

1880

1920

Канал

77

78

Порог

0

40

Подп. и дата

Инв. № дубл.

Взам. инв. №

Подп. и дата

Инв. № подл.

Лист

№ докум.

Канал

1

2

46	3	6	540	41	20	1960	79	40
52	4	6	560	42	20	2000	80	40
58	5	6	580	43	20	2040	81	40
64	6	6	600	44	20	2080	82	40
70	7	6	620	45	20	2120	83	40
76	8	6	640	46	30	2160	84	40
82	9	6	670	47	30	2200	85	40
88	10	6	700	48	30	2240	86	40
94	11	6	730	49	30	2280	87	40
100	12	10	760	50	30	2320	88	40
110	13	10	790	51	30	2360	89	40
120	14	10	820	52	30	2400	90	40
130	15	10	850	53	30	2440	91	40
140	16	10	880	54	30	2480	92	40
150	17	10	910	55	30	2520	93	40
160	18	12	940	56	30	2560	94	80
172	19	12	970	57	30	2640	95	80
184	20	12	1000	58	50	2720	96	80
196	21	12	1050	59	50	2800	97	80
208	22	12	1100	60	50	2880	98	80
220	23	12	1150	61	50	2960	99	80
232	24	12	1200	62	50	3040	100	80
244	25	12	1250	63	50	3120	101	80
256	26	18	1300	64	50	3200	102	80
274	27	18	1350	65	50	3280	103	80
292	28	18	1400	66	50	3360	104	80
310	29	18	1450	67	50	3440	105	80
328	30	18	1500	68	50	3520	106	80

КРФ.431000.001 TO

Лист

Ширина

40

40

Таблица 3 – продолжение

Порог	Канал	Ширина	Порог	Канал	Ширина	Порог	Канал	Ширина
346	31	18	1550	69	50	3600	107	80
364	32	18	1600	70	40	3680	108	80
382	33	18	1640	71	40	3760	109	80
400	34	20	1680	72	40	3840	110	80
420	35	20	1720	73	40	3920	111	80
440	36	20	1760	74	40	4000	112	96
460	37	20	1800	75	40			
480	38	20	1840	76	40			

Таблица 4 – Каналы второго диапазона

Порог	Канал	Ширина	Порог	Канал	Ширина	Порог	Канал	Ширина
0	1	100	376	53	8	1270	105	30
100	2	5	384	54	8	1300	106	30
105	3	5	392	55	8	1330	107	30
110	4	5	400	56	12	1360	108	30
115	5	5	412	57	12	1390	109	30
120	6	5	424	58	12	1420	110	30
125	7	5	436	59	12	1450	111	30
130	8	5	448	60	12	1480	112	30
135	9	5	460	61	12	1510	113	30
140	10	5	472	62	12	1540	114	30
145	11	5	484	63	12	1570	115	30
150	12	5	496	64	12	1600	116	48
155	13	5	508	65	12	1648	117	48
160	14	4	520	66	12	1696	118	48
164	15	4	532	67	12	1744	119	48
168	16	4	544	68	12	1792	120	48
172	17	4	556	69	12	1840	121	48
176	18	4	568	70	12	1888	122	48

Изм Лист № докум. Подп. Дата

Взам. инв. №

Подп. и дата

Mнв. $\hat{N}^{\underline{o}}$ подл.

КРФ.431000.001 ТО

Таблица 4 – продолжение

Канал

19

20

Ширина

4

4

Подп.

Дата

Порог

580

592

Канал

71

72

Ширина

12

12

Порог

1936

1984

Канал

123

124

Ширина

48

48

Порог

180

184

188	21	4	604	73	12	2032	125	48
192	22	4	616	74	12	2080	126	48
196	23	4	628	75	12	2128	127	48
200	24	4	640	76	18	2176	128	48
204	25	4	658	77	18	2224	129	48
208	26	4	676	78	18	2272	130	48
212	27	4	694	79	18	2320	131	48
216	28	4	712	80	18	2368	132	48
220	29	4	730	81	18	2416	133	48
224	30	4	748	82	18	2464	134	48
228	31	4	766	83	18	2512	135	48
232	32	4	784	84	18	2560	136	80
236	33	4	802	85	18	2640	137	80
240	34	4	820	86	18	2720	138	80
244	35	4	838	87	18	2800	139	80
248	36	4	856	88	18	2880	140	80
252	37	4	874	89	18	2960	141	80
256	38	8	892	90	18	3040	142	80
264	39	8	910	91	18	3120	143	80
272	40	8	928	92	18	3200	144	80
280	41	8	946	93	18	3280	145	80
288	42	8	964	94	18	3360	146	80
296	43	8	982	95	18	3440	147	80
304	44	8	1000	96	30	3520	148	80
312	45	8	1030	97	30	3600	149	80
320	46	8	1060	98	30	3680	150	80
328	47	8	1090	99	30	3760	151	80
336	48	8	1120	100	30	3840	152	80

Инв. № подл.

Лист

 $\mathcal{N}_{\underline{o}}$ докум.

Подп. и дата

Инв. № дубл.

Взам. инв. №

Подп. и дата

КРФ.431000.001 TO

Порог	Канал	Ширина	Порог	Канал	Ширина	Порог	Канал	Ширина
344	49	8	1150	101	30	3920	153	80
352	50	8	1180	102	30	4000	154	96
360	51	8	1210	103	30			
368	52	8	1240	104	30			

Примечание:

Подп. и дата

Инв. № дубл.

Взам. инв. №

Подп. и дата

 Λ нв. $N^{\underline{o}}$ подл.

Первая графа таблицы (порог) — это номер канала аналого-цифрового преобразователя (АЦП) AD7854, соответствующего началу канала амплитудного анализатора.

Вторая графа — номер канала амплитудного анализатора.

Третья графа — ширина каналов амплитудного анализатора в каналах $\mathrm{A} \coprod \Pi \ (1/4096)$ от полной шкалы.

- 4.1.2 Оба детектора до обнаружения всплеска проводят измерения в режиме ФОН. В случае обнаружения одним их них или обоими всплеска излучения, тот детектор, который обнаружил всплеск излучения, начинает работать по программе ВСПЛЕСК. Другой детектор, если он в этот момент всплеска не обнаружил, продолжает работать по программе ФОН.
- 4.1.3 Цикл измерений в режиме ФОН длится 8 минут, после чего производится передача накопленной информации из оперативной памяти прибора в память ЗУ системы сбора и регистрации научной информации (ССРНИ), т.е. регулярно, каждые 8 минут, прибор обращается к ЗУ ССРНИ. Если же идёт регистрация всплеска, то вывод информации производится порциями, по мере поступления информации из детектора.
- 4.1.4 БЭ при наличии данных выставляет запрос «Данные Готовы» и ожидает рамки кадра «Приём данных». По приходу рамки БЭ начинает выдавать информацию последовательно, начиная со старшего бита первого слова. Информация в ЗУ выводится массивами по 960 бит.
- 4.1.5 Каждый полукомплект аппаратуры работает как независимый цифровой источник и выводит информацию в свой цифровой канал ЗУ.

					_
					ı
Изм	Лист	№ докум.	Подп.	Дата	

КРФ.431000.001 TO

- 4.2.1 Режим работы аппаратуры ВСПЛЕСК автоматически включается при резком увеличении интенсивности регистрируемого детектором излучения.
- 4.2.2 Для обнаружения всплеска излучения, в режиме ФОН в энергетическом окне (40...160) кэВ производится измерение счёта зарегистрированных в данном окне гамма-квантов в течение четырёх интервалов времени:
 - 1) Счёт за 16 сек Σ_{16}
 - 2) Счёт за $4~{\rm cek}-\Sigma_4$
 - 3) Счёт за 1 сек Σ_1
 - 4) Счёт за $1/8~{
 m cek}-\Sigma_{1/8}$

Далее определяется суммарный фон:

$$\Sigma_{\dot{\Phi}} = \Sigma_{16} - \Sigma_4$$

по которому определяется опорный фон для «медленных» всплесков (время измерения 1 сек), равный $\Sigma_{\mbox{$\mbox{$\mbox{$\mbox{ϕ}}}}/12$ и опорный фон для «быстрых» всплесков (время измерения 1/8 сек), равный $\Sigma_{\mbox{$\mbox{$\mbox{$\mbox{ϕ}}}}/(12\times 8)=\Sigma_{\mbox{$\mbox{$\mbox{ϕ}}}/96.$

Критерий обнаружения «медленного», с относительно медленным временем нарастания интенсивности, всплеска и генерации сигнала его обнаружения (маркера М2) является выражение:

$$\frac{\Sigma_1 - \Sigma_{\dot{\Phi}}/12}{\sqrt{\Sigma_{\dot{\Phi}}/12}} \ge K$$
, где $K = 6$

Критерием обнаружения «быстрого», с коротким временем нарастания, всплеска и генерации сигнала его обнаружения (маркера М1) является выражение:

$$rac{\Sigma_{1/8} - \Sigma_{f \varphi}/96}{\sqrt{\Sigma_{f \varphi}/96}} \geq K$$
, где $K = 6$

В случае обнаружения детектором всплеска, детектор посылает в блок электроники сигнал об обнаружении, после чего процессор блока электроники посылает в блок детектора команду на начало измерения всплеска и, по приходу метки «секунда», детектор начинает регистрацию всплеска.

Изм	Лист	$N_{\overline{o}}$ докум.	Подп.	Дата

Подп. и дата

Инв. № дубл.

Взам. инв. №

Подп. и дата

КРФ.431000.001 TO

4.2.4 При поступлении команды на измерения по программе ВСПЛЕСК, триггерной секундой считается следующая после прихода команды секунда. Таким образом, время выработки триггера всегда находится в предыстории.

Таблица 5 – Временная история, временное разрешение и длительности.

Начало, с	Длительность, с	Разрешение	Примечание
-2	2	2 мс	предыстория
0	1	2 мс	история
1	16	16 мс	история
17	32	32 мс	история
49	64	64 мс	история

4.2.5 Также в режиме ВСПЛЕСК регистрируются спектры космического гамма-излучения с высоким временным разрешением. Спектры записываются в двух диапазонах, так же, как и спектры фона.

Таблица 6 – Многоканальные спектры, интервалы и количество.

Начало, с	Длительность, сек	Разрешение	Примечание
-2	2	100 мс	предыстория
0	1	100 мс	история
1	64	500 мс	история
65	48	2 c	история

4.2.6 Всего за время имерения по программе всплеск измеряется 182 спектра согласно таблице 6.

Изм	Лист	№ докум.	Подп.	Дата
LIGIVI	o IIIC I	и допуш.	110/411.	Δaia

Подп. и дата

Инв. № дубл.

Взам. инв. №

Подп. и дата

 Λ нв. $N^{\underline{o}}$ подл.

 $KP\Phi.431000.001\ TO$

- 4.2.7 Для нормальной работы аппаратуры должна быть обеспечена привязка начала регистрации научной информации к московскому времени с точностью не хуже 2 мс. Для этого в прибор из ССРНИ каждую секунду поступает 32-битный последовательный двоичный код бортового времени (КБВ), привязанного к московскому времени, а также импульсы его сопровождения: 1 Гц и 62,5 кГц.
- 4.2.8 Для управления режимами работы аппаратуры используется восемь релейных команд на включение и выключение напряжения питания полукомплектов и, кроме того, в каждый полукомплект аппаратуры с пункта управления можно подать числовую команду (УКС).

4.3 РЕЖИМ ЗАПИСИ ИНФОРМАЦИИ ИЗ ОПЕРАТИВНОЙ ПАМЯТИ ПРИБОРА В ПАМЯТЬ ССРНИ

- 4.3.1 Вся накопленная в приборе научная информация записывается в два независимых канала запоминающего устройства (ЗУ) системы сбора и регистрации научной информации (ССРНИ) изделия. Информация в ЗУ выводится массивами по 960 бит. Пропускная способностью ССРНИ для каждого цифрового источника 55296000 байт/сутки; средняя скоростью передачи информации 600 байт/с, а максимальное время паузы между массивами равно 184 мс.
- 4.3.2 Режим записи накопленной в режиме ФОН информации, из оперативной памяти прибора в память ЗУ инициируется прибором раз в 8 минут.
- 4.3.3 В ЗУ информация из прибора начинает выводиться после сигнала запроса аппаратурой разрешения на вывод информации «Данные готовы» (D-GOT) и прекращается после снятия этого сигнала. В свою очередь, в ответ на запрос, ССРНИ выдаёт сигналы «Приём данных» (PRD), длительностью 960 бит, и одновременно синхроимпульсы частотой 62,5 кГц (CLK), при поступлении этих сигналов производится вывод массивов информации.
- 4.3.4 При выводе информации в ЗУ, перед выводом всей информации и перед результатами измерения в каждом временном или энергетическом окне, записываются заголовки файлов, в которых содержатся сведения о времени начала

Изм Лист № докум. Подп. Дата

Подп. и дата

Инв. № дубл.

Взам. инв.

Подп. и дата

 Λ нв. $N^{\underline{o}}$ подл.

КРФ.431000.001 ТО

5 УСТРОЙСТВО ЭЛЕКТРОННОЙ ЧАСТИ ПРИБОРА

Электрические схемы электронных плат блоков прибора и схемы их соединений приведены в данном описании.

5.1 БЛОК ЭЛЕКТРОНИКИ КОНУС-РФ-БЭ

В блоке размещаются шесть плат двух полукомплектов аппаратуры.

В один полукомплект входят:

- плата питания полукомплекта блока электроники и соответствующего ей детектора;
- плата процессора ПРЦ, обрабатывающего сигналы детектора Д, а также управляющего работой полукомплекта и его связью с ЗУ;
- плата интерфейса для связи как процессора блока электроники с процессором детектора, так и связи с ССРНИ.
- 5.1.1 На плате питания полукомплекта блока электроники и детектора размещаются три реле РПС-43 (Р1...Р3) для включения и выключения питания полукомплекта; импульсный стабилизатор, обеспечивающий стабилизацию напряжения питания при изменении входного напряжения от 24 до 32 вольт. На выходе импульсного стабилизатора устанавливается напряжение 20 вольт. Этот стабилизатор питает преобразователь напряжения питания. Преобразователь вырабатывает несколько напряжений вторичного питания. Шины вторичного питания изолированны от шин первичного питания и от корпуса прибора.

Импульсный стабилизатор включает в себя дроссель DR1 и конденсаторы C2 и C1 — для устранения вместе с дросселем DR2 импульсных помех, выдаваемых стабилизатором во внешнюю цепь питания; транзистор VT1 типа 2Т932,

II.o. c	Лист	№ докум.	Подп.	Дата

Инв. № дубл.

Взам. инв. №

Подп. и дата

Инв. № подл.

 $KP\Phi.431000.001\ TO$

уменьшающий пусковой ток блока питания; ключевой транзистор VT3 типа 2T932 с дросселем DR3 и конденсаторами C17, C18 и C19; схему управления стабилизатором D1 типа 142 EH1 с транзистором VT5 типа 2T880 и схему запуска стабилизатора на транзисторе VT6, типа 2T9117. На выходе стабилизатора установлен фильтр, состоящий из дросселя DR4 и конденсатора C16.

Импульсный преобразователь первичного напряжения питания во вторичные напряжения питания обеспечивает разделение первичного и вторичных цепей питания. Он состоит из генератора частоты преобразователя — микросхемы D3, D4, D5; импульсных трансформаторов TP1 и TP2; усилителей сигналов синхронизации VT8 и VT9 на транзисторах 2T880; силовых транзисторов VT3 и VT4, типа 2T932; силового импульсного трансформатора TP3. Транзистор VT7 обеспечивает запуск преобразователя при включении напряжения питания. После запуска преобразователя этот транзистор запирается. Транзисторы VT8 и VT9 запирают силовые транзисторы на время их переключения, чем достигается предотвращение одновременного включения ключевых транзисторов и устранение экстратоков при их переключении.

Трансформатор TP3 имеет три первичных обмотки (основную, базовую и дополнительную) и три вторичных.

C первой вторичной обмотки, автотрансфороматорным методом, снимаются напряжения: +12 BA, +7 BA, -8.5 BA для питания аналоговых цепей аналогоцифрового преобразователя и усилителей сигналов детекторов.

Со второй вторичной обмотки снимается напряжения питания цифровых схем: +12 BD, +8.5 BD, +5 BD, +7 BD и -8.5 BD.

Данные обмоток трансформатора TP3:

Изм Лист № докум. Подп. Дата

Подп. и дата

Инв. № дубл.

Взам. инв. №

Подп. и дата

Инв. № подл.

КРФ.431000.001 TO

```
c DGND.
                 5.1.2
                          Плата процессора БЭ-КРФ-1.
Подп. и дата
                     себя:
                              – три последовательных порта
Инв. № дубл.
                              – контроллер прерываний
                              – таймер
Взам. инв. №
Подп. и дата
                     (U18).
Инв. № подл.
                                Подп.
                   № ДОКУМ.
                                         Дата
```

W1: 30 + 30 витков проводом \emptyset 0,6 мм;

W2: 4 + 4 витка проводом \emptyset 0,4 мм;

W4: +5 BD: 8 + 1 виток \emptyset 0,6 мм;

+7 BD: 3 витка \emptyset 0,6 мм;

+8.5 BD: 2 витка \emptyset 0,6 мм;

 $\pm 12 \; \text{BD}$: 6 витков $\varnothing \; 0.4 \; \text{мм}$;

-8,5 ВА: 2 витка \emptyset 0,4 мм;

+12 BA: 8 витков \emptyset 0,4 мм;

на каждой половине обмотки.

на каждой половине обмотки.

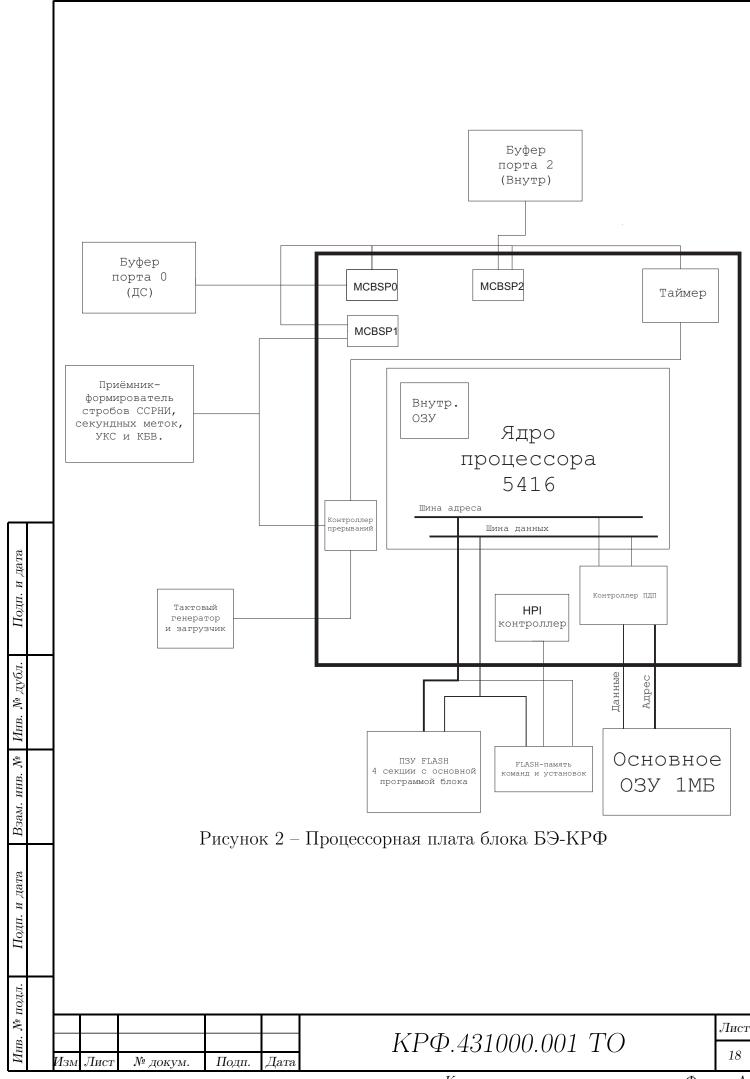
W3: 7 + 7 витков \emptyset 0,4 мм;

W5: +7 BA: 12 + 2 витка \emptyset 0,5 мм; Трансформатор намотан на ферритовом кольце M1500HM3-34, $K28\times16\times9$. Экран между первичными и вторичными обмотками трансформатора соединён

На плате процессора размещаются функциональные узлы (см. рис. 2):

- а) Цифровой сигнальный процессор TMS320VC5416 (U1), включающий в
 - восемь сигнальных выводов общего назначения
 - контроллер прямого доступа к памяти (ПДП)
 - внутреннее ОЗУ ёмкостью 256 кбайт, содержащее память для записи программы работы и память для записи данных.
- б) FLASH-память (U16, U17), разделённая на четыре области, в которые записываются четыре дубля программы работы блока.
- в) FLASH-память для записи команд и установок, получаемых блоком

КРФ.431000.001 ТО



- д) Кварцевый генератор частоты 8 М Γ ц и делитель частоты на триггерах (U25A и U25B), вырабатывающий частоты 4 и 2 М Γ ц с загрузчиком (U25, U24, U20, U26B, U26A, U27, U19).
- е) Приёмники-формирователи сигналов «секунда» и синхросигналов ССР-НИ (U5B, U10A,B,C,D).
- ж) Дешифратор адреса (U5A,D,E,F), управляющий выбором микросхем ОЗУ, которые обеспечивают фазировку сигналов и микросхем (U3A,B,D; U7A,B,D и U26D), формирующих сигналы управления чтением и записью в ОЗУ и FLASH-память установок блока.
- и) Приёмники-формирователи и передатчики-усилители сигналов последовательных портов. Приёмная часть выполнена на резисторных делителях и микросхемах (U23A...U23F). Передающая часть выполнена на микросхеме (U21), преобразующей логические уровни сигналов с 3 на 5 вольт.
- к) Загрузчик со схемами управления блоками памяти программы состоит из триггеров (U20A,B) счётчика на триггерах (U19A,B) и элементов, обеспечивающих фазировку сигналов (U10D,F,E и U10E) обеспечивает перезагрузку процессора при включении питания или его зависании. обеспечивающих фазировку сигналов. Резисторы R21...R35 обеспечивают выбор стартового адреса FLASH-памяти программы.
- л) Стабилизаторы напряжений питания ядра и периферии процессора, а также остальных узлов платы (U22, U24). Диоды VD1...VD4 служат для защиты микросхем стабилизаторов от бросков напряжения при включении и выключении напряжения питания.

Цифровой сигнальный процессор осуществляет управление работой всех устройств. Его таймер вырабатывает тактовые импульсы для всех трёх последовательных портов. Частота тактовых импульсов — $300~\mathrm{k}\Gamma$ ц.

Изм	Лист	№ докум.	Подп.	Дата
LIGIVI	o IIIC I	и допуш.	110/411.	Δaia

Подп. и дата

Инв. № дубл.

Взам. инв. №

Подп. и дата

Инв. № подл.

КРФ.431000.001 TO

 Λ нв. $N^{\underline{o}}$ подл.

Через восемь сигнальных выводов общего назначения производится управление процессами записи-стирания FLASH-памяти команд и установок блока.

Контроллер ПДП процессора обеспечивает быстрый блочный доступ к внешнему ОЗУ и передачу пакетов данных через последовательные порты.

Внутреннее ОЗУ процессора служит как для хранения программного кода, так и для буферизации данных блока Д. FLASH-память, содержащая четыре дублирующих друг друга области с программой блока, служит для хранения программного кода. Тактовый генератор и загрузчик обеспечивают:

- надёжную загрузку процессора при условии, что хотя бы один из блоков FLASH-памяти функционирует нормально;
- работу процессора во время исполнения программы.

Сигналы секундных меток, поступающих от бортовых систем изделия, сигналы стробов внешнего ЗУ и сигналы привязки к московскому времени проходят через приёмник-формирователь и поступают на входы прерывания процессора.

Буферы последовательных портов усиливают сигналы портов самого процессора и позволяют передавать их за пределы платы.

- 5.1.3 Плата интерфейсов INT-RF-N. На плате размещаются:
- а) микросхема D6 для преобразования трёхвольтовых сигналов процессора в пятивольтовые;
- б) микросхемы D11 и D12 интерфейсы сигналов связи процессора блока электроники с процессором детектора Д и ЗУ телеметрической системы;
- в) микросхемы D15 и D16, защищающие входы запоминающего устройства «Данные готовы» и «Данные» телеметрической системы от соединения их с общим проводом прибора при выключенном питании прибора «Конус-РФ»;
- г) на микросхемах D1, D4, D9 (типа триггера Шмидта) и D2, D3, а также на одной ячейке микросхемы D6 организован приём сигналов от бортовых устройств формирования «Управляющих кодовых слов» (YKS), бортового времени (KBV), их синхроимпульсов и метки «секунда»;
- д) на микросхемах D7, D8 и D10 организован приём сигналов «Приём данных» и синхроимпульсов от ЗУ телеметрической системы;

Изм	Лист	№ докум.	Подп.	Дата

КРФ.431000.001 TO

5.2 БЛОК СЦИНТИЛЛЯЦИОННОГО ДЕТЕКТОРА КОНУС-РФ-Д

В каждом блоке размещаются пять плат и фотоэлектронный умножитель (ФЭУ):

- а) плата процессора ДС03;
- б) плата ДС02 приёма числовых команд с узлом измерения напряжений питания блока ДС и его температуры;
- в) плата ДС01, аналого-цифрового преобразователя (АЦП), на которой, кроме АЦП AD7854, размещаются усилители сигналов ФЭУ, пиковый детектор и пороговые устройства, управляющие работой АЦП;
- г) две платы источника питания высокого напряжения ФЭУ: ЕД1_2 и ЕД4, на которых размещается импульсный преобразователь и умножитель высокого напряжения.
- 5.2.1 Плата ЕД1_2. На плате находится трансформатор преобразователя и каскадный умножитель напряжения.
 - 5.2.2 Плата ЕД4. На плате размещаются:
 - а) генератор преобразователя напряжения питания +12 В в высокое напряжение (ВН) питания Φ ЭУ на микросхеме D7;
 - б) система регулировки величины ВН, состоящая из приёмника команд (микросхемы D5, D6 и D12) и цепей обратной связи (D1, D3 и D4), обеспечивающих стабилизацию заданной величины ВН;
 - в) пороговый дискриминатор для регистрации имитаций всплесков (D8, D11 и D12).
 - 5.2.3 Плата ДС01. На плате размещаются:
 - а) усилители сигналов ФЭУ первого и второго диапазонов D1 и D2;

F				
Из	м Лист	№ докум.	Подп.	Дата

Подп. и дата

Инв. № дубл.

Взам. инв.

Подп. и дата

Инв. № подл.

КРФ.431000.001 ТО

б) приёмник команд для регулирования усиления усилителей (D8, D9);

5.2.4 Плата ДС02. На плате размещаются:

- а) дискриминаторы сигналов (порогов) первого и второго диапазонов (D1);
- б) микросхемы D2...D4, формирующие управляющие сигналы для запуска АЦП (CONVST0, CONVST1) и сигналы сброса пиковых детекторов с преобразователями пятивольтовых сигналов в 3,3 вольтовые (D7);
- в) приёмник команд регулировки величины порогов(D8, D9);
- г) система адресации команд, поступающих из блока электроники БЭ через процессор в блок ДС (D11...D18), распределяющая команды по соответствующим адресам для изменения или выключения ВН на плате ЕД4, изменения усиления усилителей D1 и D2 на плате ДС01, изменения нижних порогов первого и второго диапазонов, а также изменения порога регистрации имитаций или выключения этого порогового устройства;
- д) АЦП AD7890 (D11) осуществляет контроль всех напряжений питания детектора, температуры процессора на плате ДС03 и температуры сцинтиллятора детектора.

5.2.5 Плата процессора ДС03-2.

На плате процессора размещены следующие функциональные узлы (см. puc. 3):

- а) Цифровой сигнальный процессор (U1) TMS320VC5416, в состав которого входят:
 - три последовательных порта;
 - восемь сигнальных выводов общего назначения;

Изм	Лист	№ докум.	Подп.	Дата

Подп. и дата

Инв. № дубл.

Взам. инв. №

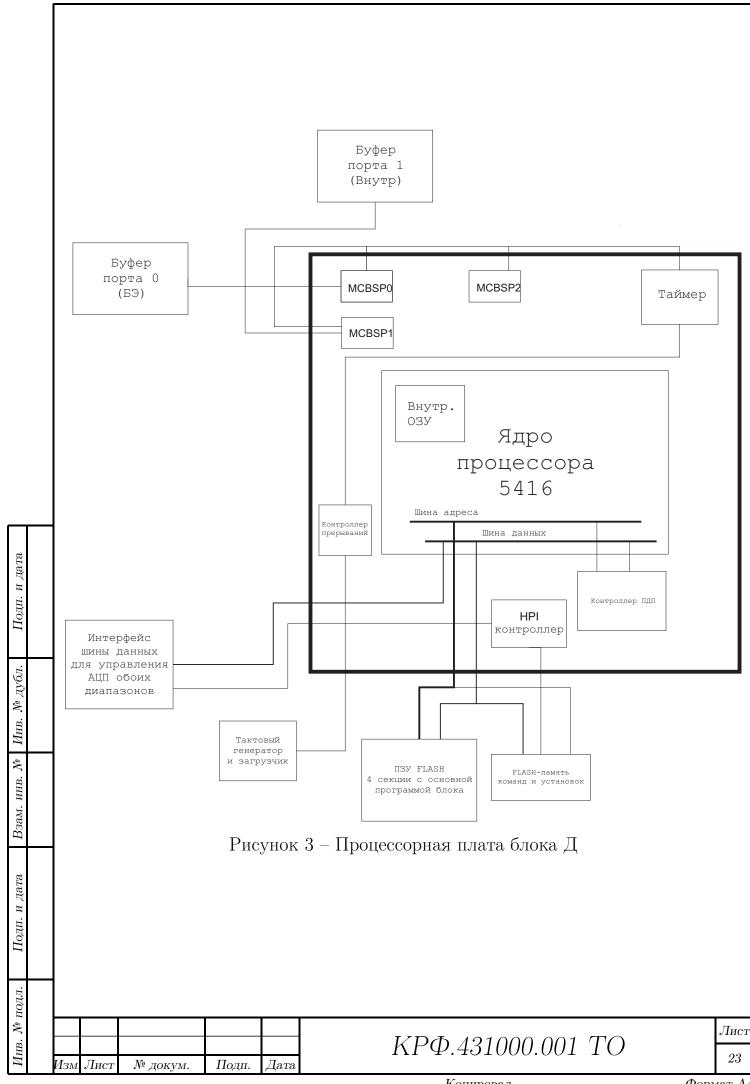
Подп. и дата

Инв. № подл.

КРФ.431000.001 TO

Лист

Копировал



Подп. и дата Инв. № дубл. Взам. инв. № Подп. и дата Инв. № подл.

- контроллер прерываний;
- таймер;
- контроллер прямого доступа к памяти (ПДП);
- внутреннее ОЗУ ёмкостью 128 килобайт, в котором записывается программа работы детектора и данные.
- б) FLASH-память, содержащая четыре области, в которые записываются четыре дубля программы работы блока (U12, U13).
- в) FLASH-память для записи команд и установок, получаемых блоком (U14).
- г) Тактовый генератор частот 84 МГц и 2 МГц состоит из задающей части на микросхемах U22A и U22B; формирователя U19F и делителей U21A и U21B. Загрузчик (U2,U11,U15,U16,U22A, U22B).
- д) Приёмник-формирователь сигналов меток времени «секунда» и резервного прерывания (U11B и U11C) с резисторными делителями.
- е) Буфер последовательного порта для связи с блоком электроники БЭ (U19A, U19B, U19C). Передатчики-усилители, переводящие трёхвольтовые сигналы процессора в пятивольтовые для передачи на длинную линию связи с блоком электроники выполнен на микросхеме U17. Для согласования выходов сигналов с кабелем введены резисторы R49...R52.
- ж) Буфер последовательного порта внутреннего назначения (U17, U19D, U19E).
- и) Интерфейс шины данных для считывания информации с двух АЦП блока (U3, U4, U6, U8).
- к) Устройство коммутации сигналов готовности двух АЦП блока к передаче информации (U2B, U5B, U10A, U11D).
- л) Загрузчик со схемами управления блоками памяти программы состоит из триггеров (U20A,B) счётчика на триггерах (U19A,B) и элементов,обеспечивающих фазировку сигналов (U10D,F,E и U10E) обеспечивает перезагрузку процессора при включении питания или его за-

Изм	Лист	№ докум.	Подп.	Дата

КРФ.431000.001 TO

висании. Резисторы R21...R35 обеспечивают выбор стартового адреса FLASH-памяти программы.

м) Стабилизаторы напряжения питания ядра, периферии процессора и остальных элементов платы выполнены на стабилизаторах (U22, U24). Диоды VD1...VD4 защищают стабилизаторы при включении и выключении напряжения питания.

Цифровой сигнальный процессор осуществляет управление работой всех устройств. Его таймер вырабатывает тактовые импульсы для всех трёх последовательных портов. Частота тактовых импульсов — $200~\mathrm{k}\Gamma$ ц.

Через восемь сигнальных выводов общего назначения производится управление процессами записи-стирания FLASH-памяти команд и установок блока.

Контроллер ПДП процессора обеспечивает быструю блочную передачу пакетов данных через последовательные порты.

Внутреннее ОЗУ процессора служит как для хранения программного кода, так и для буферизации данных блока ДС. FLASH-память, содержащая четыре блока с дублями программы, служит для хранения программного кода работы блока. Тактовый генератор и загрузчик обеспечивают:

- надёжную загрузку процессора при условии, что хотя бы один из блоков FLASH-памяти функционирует нормально;
- работу процессора во время исполнения программы.

Сигналы секундных меток, поступающие от блока БЭ, проходят через приёмник-формирователь и подаются на вход прерывания процессора.

Буферы последовательных портов усиливают сигналы портов самого процессора, а также позволяют передавать их за пределы платы и в блок электроники БЭ.

Устройство коммутации сигналов готовности АЦП первого и второго диапазонов позволяет получать от этих АЦП данные и проводить их обработку.

6 КОНТРОЛЬНО-ПРОВЕРОЧНАЯ АППАРАТУРА

Проверки и контроль научной аппаратуры «Конус-Р Φ » и все виды автономных испытаний проводятся с помощью испытательного пульта ИП-КР Φ

Изм	Лист	№ докум.	Подп.	Дата

КРФ.431000.001 TO

КРФ.431000.006 ТУ и ПЭВМ типа ноутбук в соответствии с инструкцией по эксплуатации КРФ.431000.001 РЭ.

7 МАРКИРОВАНИЕ И ПЛОМБИРОВАНИЕ

7.1 Маркировка наносится непосредственно на каждый блок НА, а также на укладочные ящики штатной тары аппаратуры. Маркировка содержит наименование и заводской номер аппаратуры, например:

КОНУС-РФ-БЭ N 01

Подп. и дата

Инв. № дубл.

Взам. инв.

Подп.

подл.

Инв. №

Маркировка выгравирована на стенках блоков прибора. Маркировка блочных частей разъёмов выполнена аналогичным образом.

7.2 После приёмо-сдаточных испытаний блоки аппаратуры пломбируются пломбой представителя заказчика. Вскрытие и последующее пломбирование аппаратуры имеют право производить только представители ФТИ РАН.

8 ТАРА И УПАКОВКА

- 8.1 Блоки аппаратуры упаковываются в штатную тару деревянные укладочные ящики. Блоки аппаратуры жёстко закрепляются внутри тары и закрываются пылевлагозащитными чехлами. На ящики наносятся предупредительные знаки по ГОСТ 14192-69 и маркировка в соответствии с п. 7.
- 8.2 Организация, в которой производится эксплуатация аппаратуры, организует хранение тары и несёт ответственность за её сохранность в течение всего времени эксплуатации. Освободившееся после начала натурных испытаний испытательное оборудование и тара подлежат возврату в ФТИ им. А. Ф. Иоффе РАН.

Изм Лист № докум. Подп. Дата

КРФ.431000.001 ТО

9 РАЗЪЁМЫ БЛОКА ЭЛЕКТРОНИКИ КОНУС-РФ-БЭ

Таблица 7 – Разъём Х1 блока КОНУС-РФ-БЭ (РС32А)

Контакт	Наименование цепи	Примечание
1	KCC1	
2	KCC2	
3	+27 В ШУ	
4	+27 В ШНА	
5		
6	− 27 В ШНА	
7	−27 В ШУ	
8	+27 В ШУ	
9	+27 В ШНА	
10		
11	−27 В ШНА	
12	−27 В ШУ	
13		
14	К2-ВКЛ (КРК3)	
15	К1-ВКЛ (КРК1)	
16	К1-ВЫКЛ (КРК2)	
17	К2-ВЫКЛ (КРК4)	
18	К1-ВКЛ (КРК5)	
19	К1-ВЫКЛ (КРК6)	
20	К2-ВКЛ (КРК3)	
21	К1-ВКЛ (КРК1)	
22	К1-ВЫКЛ (КРК2)	
23	К2-ВЫКЛ (КРК4)	
24	К1-ВКЛ (КРК5)	
25	К1-ВЫКЛ (КРК6)	
26	К2-ВКЛ (КРК7)	
27	К2-ВКЛ (КРК7)	
28	К2-ВЫКЛ (КРК8)	
29	К2-ВЫКЛ (КРК8)	
30		
31		
32	Корпус	

Инв. № подл. Подп. и дата Взам. инв. № Инв. № дубл. Подп. и да

Изм Лист № докум. Подп. Дата

 $KP\Phi.431000.001\ TO$

Таблица 8 – Разъём Х2 блока КОНУС-РФ-БЭ (РС32А)

1 2 3	Общий-D Общий-D КД1	
	КД1	
3	· ·	
4	КД1	
5	КД2	
6	КД2	
7		
8	КД3	
9	КД3	
10	КД4	
11	КД4	
12	KH1 (+12B)-1	
13	KH1 (+12B)-1	
14	KH2 (+8B)-1	
15	KH2 (+8B)-1	
16	KH3 (+5B)-1	
17	KH3 (+5B)-1	
18	KH4 (+12B)-2	
19	KH4 (+12B)-2	
20	KH5 (+8B)-2	
21	KH5 (+8B)-2	
22	KH6 (+5B)-2	
23	KH6 (+5B)-2	
24	Общий-D	
25	Общий-D	
26	KCC1	
27	KCC2	
28	КН7-Т 1ПК	
29	КН7-Т 1ПК	
30	КН8-Т 2ПК	
31	КН8-Т 2ПК	
32	Корпус	

. и дата Взам. инв. № Инв. № дубл. Подп. и дата

Инв. № подл.

_				
Изм	Лист	№ докум.	Подп.	Дата

Таблица 9 – Разъём ХЗ блока КОНУС-РФ-БЭ (РСЗ2А)

Контакт	Наименование цепи	Примечание
1		
2		
3		
4	Общий-D	
5	Общий-D	
6	Общий-D	
7	Общий-D	
8	1сек И1-Вх1	
9	1сек И1-Bx2	
10	1сек И2-Bx1	
11	1сек И2-Bx2	
12	СпрКБВ-ЦИ1-1	
13	СпрКБВ-ЦИ1-2	
14	СпрКБВ-ЦИ2-1	
15	СпрКБВ-ЦИ2-2	
16	Данные КБВ-ЦИ1-1	
17	Данные КБВ-ЦИ1-2	
18	Данные КБВ-ЦИ2-1	
19	Данные КБВ-ЦИ2-2	
20	Синхр.ЦИ1 Вх.1	
21	Синхр.ЦИ1 Bx.2	
22	Синхр.ЦИ2 Вх.1	
23	Синхр.ЦИ2 Вх.2	
24	Сопр.УКС И1 Вх.1	
25	Сопр.УКС И1 Вх.2	
26	Сопр.УКС И2 Вх.1	
27	Сопр.УКС И2 Вх.2	
28		
29	KCC1	
30	KCC2	
31		
32	Корпус	

Подп. и дата Взам. инв. № Инв. № дубл. Подп. и дата

Инв. № подл.

Изм Лист № докум. Подп. Дата

Таблица 10 – Разъём X4 блока КОНУС-РФ-БЭ (РС32
А)

Контакт	Наименование цепи	Примечание
1	Общий ИЦМ-1	
2	Общий ИЦМ-1	
3	Данные ИЦМ-1 готовы	Вход 1
4	Данные ИЦМ-1 готовы	Вход 2
5	Прием данных ИЦМ-1	Выход 1
6	Прием данных ИЦМ-1	Выход 2
7	Резерв	
8	Данные ИЦМ-1	Выход 1
9	Данные ИЦМ-1	Выход 2
10	Синхроимпульсы ИЦМ-1 (62,5 кГц)	Вход 1
11	Синхроимпульсы ИЦМ-1 (62,5 кГц)	Вход 2
12	Общий ИЦМ-2	
13	Общий ИЦМ-2	
14	Данные ИЦМ-2 готовы	Выход 1
15	Данные ИЦМ-2 готовы	Выход 2
16	Прием данных ИЦМ-2	Вход 1
17	Прием данных ИЦМ-2	Вход 2
18	Данные ИЦМ-2	Выход 1
19	Данные ИЦМ-2	Выход 2
20	Резерв	
21	Синхроимпульсы ИЦМ-2 (62,5 кГц)	Вход 1
22	Синхроимпульсы ИЦМ-2 (62,5 кГц)	Вход 2
23	Резерв	
24	Резерв	
25	Резерв	
26	Резерв	
27	Резерв	
28	KCC1	
29	KCC2	
30	Резерв	
31	Резерв	
32	Корпус	

Подп. и дата	
$H_{ m HB}$. № Ду 6π .	
B 3 a M. M HB. $\mathcal{N}^{\underline{o}}$	
Подп. и дата	
дл.	

Иом	Пттот	№ докум.	Подп.	Пото

Таблица 11 — Разъёмы X5 и X6 блока КОНУС-РФ-БЭ и X1 блоков Д
 (РС50А)

Контакт	Наименование цепи	Примечание
1	Метка 1 сек	
2	Метка 1 сек	
3	Синхросигнал CLK	
4	Синхросигнал CLK	
5	Сигнал FSX	
6	Сигнал FSX	
7	Сигнал FSR	
8	Сигнал FSR	
9	Сигнал DX	
10	Сигнал DX	
11	Сигнал DR	
12	Сигнал DR	
13		
14		
15		
16		
17		
18	KCC1	
19		
20		
21		
22		
23		
24		
25		
26	KCC2	
27		
28		
29		
30	+7 BA	
31	+7 BA	
32	+12 BA	
33	+12 BA	
34	Общий-А	
35	Общий-А	
36	-8,5 BA	

Инв. № подл. Подп. и дата Взам. инв. № Инв. № дубл. Подп. и дат

Изм Лист № докум. Подп. Дата

КРФ.431000.001 ТО

Таблица 11 – продолжение

37	-8,5 BA	
38	$-8,5~\mathrm{BD}$	
39	$-8.5~\mathrm{BD}$	
40	Корпус	
41	Общий-D	
42	Общий-D	
43	+5 BD	
44	+5 BD	
45	+7 BD	
46	+7 BD	
47	+8 BD	
48	+8 BD	
49	+12 BD	
50	+12 BD	

B3aM. NHB. N $\underline{0}$ Подп. и дата Инв. № подл. Лист КРФ.431000.001 ТО 32 Изм Лист № докум. Подп. Дата Формат А4 Копировал

Таблица 12 — Разъём X7T блока КОНУС-РФ-БЭ (РС32A)

Контакт	Наименование цепи	Примечание
1	T1	
2	T2	
3	+12 BA-1	
4	+7 BA-1	
5	Общий-А-1	
6	-8,5 BA-1	
7	Данные готовы-1	
8	+12 BD-1	
9	+8 BD-1	
10	+7 BD-1	
11	+5 BD-1	
12	+5 BCTAB-1	
13	Данные готовы-2	
14		
15		
16	Общий-D	
17	-8,5 BD-1	
18	-8,5 BD-2	
19		
20	+12 BD-2	
21	+8 BD-2	
22	+7 BD-2	
23	+5 BD-2	
24	+5 BCTAB-2	
25		
26		
27	+12 BA-2	
28	+7 BA-2	
29	Общий-А-2	
30	-8,5 BA-2	
31		
32	Корпус	

л. и дата Взам. инв. № Инв. № дубл. Подп. и дата

Изм	Лист	№ докум.	Подп.	Дата

10 СХЕМА ЭЛЕКТРИЧЕСКИХ СОЕДИНЕНИЙ ПЛАТ БЛОКА КОНУС-РФ-БЭ

Таблица 13 – Схема соединений блока КОНУС-РФ-БЭ

ЦЕПЬ	X1	X2	X3	X4	X5	X6	Х7Т	БПИТ1	БПИТ2	ИНТ1	ПРЦ1	100	ПРЦ2
KCC-1	1					26							
KCC-2	2	26											
KCC-3		27	29										
KCC-4			30	28									
KCC-5				29	18								
KCC-6					26	18							
+27В-ШУ	3,												
+27В-ШНА	4							1A	1A				
+27В-ШНА	9							1Б	1Б				
-27В-ШНА	6							8A	8A				
-27В-ШНА	11							9Б	9Б				
−27В-ШУ	7							3A	3A				
−27В-ШУ	12							3Б	3Б				
К1-ВКЛ	15, 21							2A					
К1-ВЫКЛ	16, 22							4Б					
К2-ВКЛ	14, 20								2A				
К2-ВЫКЛ	17, 23								4Б				
К1-ВКЛ	18, 24							2Б					
К1-ВЫКЛ	19, 25							5Б					
К2-ВКЛ	26, 27								2Б				
К2-ВЫКЛ	28, 29								5Б				
GND-Д		1	4	1	41	41	16	15A	15A	22A	22A	22A	22A
GND-Д		24	6	12	42	42		15B	15B	23Б	23Б	23Б	23Б
GND-Д		2, 25	5, 7	2, 13				16Б	16Б				
КД1		3, 4						4A					
КД2		5, 6						11A					
КД3		8, 9							4A				
КД4		10, 11							11A				
KH1(+12B)1		12, 13						14A					
KH2(+8B)1		14, 15						22A					

Изм Лист № докум. Подп. Дата

Взам. инв.

Инв. № подл.

КРФ.431000.001 ТО

Таблица 13 –	продолжение
--------------	-------------

ЦЕПЬ	X1	X2	X3	X4	X5	X6	X7T	БПИТ1	БПИТ2	MHT1	ПРЦ1	NHT2	ПРЦ2
KH3(+5B)1		16, 17						14Б					
KH4(+12B)2		18, 19							14A				
KH5(+8B)2		20, 21							22A				
KH6(+5B)2		22, 23							14Б				
KH7-T1		28, 29					1	5A					
KH8-T2		30, 31					2		5A				
1секИ1-Вх1			8							8A			
1секИ1-Вх2			9							6A			
1секИ2-Вх1			10									8A	
1секИ2-Вх2			11									6A	
СпрКБВИ1 Вх1			12							19A			
СпрКБВИ1 Вх2			13							20A			
СпрКБВИ2 Вх1			14									19A	
СпрКБВИ2 Вх2			15									20A	
Д-КБВИ1 Вх1			16							4Б		2011	
Д-КБВИ1 Вх2			17							7Б			
Д-КБВИ2 Вх1			18							1D		4Б	
Д-КБВИ2 Вх2			19									7B	
СинхИ1 Вх1			20							2A		10	
СинхИ1 Вх1			21							4A			
СинхИ1 Бх2			22							4A		2A	
СинхИ2 Вх2			23										
			23							1.0		4A	
СпрУКСИ1 Вх1										1Б			
СпрУКСИ1 Вх2			25							2Б		4.5	
СпрУКСИ2 Вх1			26									1Б	
СпрУКСИ2 Вх2			27									2Б	
Д-ГотИ1 Вых1				3						20Б			
Д-ГотИ1 Вых2				4						21Б			
ПрмДИ1 Вх1				5						16B			
ПрмДИ1 Вх2 Резерв				6 7, 20, 23–27,						19Б			
П ИПМ1 Р1				30, 31						900			
Д-ИЦМ1 Вых1				8						22B			
Д-ИЦМ1 Вых2				9						21A			
СинхрИ1 Вх1				10						13B			
СинхрИ1 Вх2				11						15B		900	
Д-ГотИ2 Вых1				14								20B	
Д-ГотИ2 Вых2				15								21B	
ПрмДИ2 Вх1				16								16B	
ПрмДИ2 Вх2				17								19B	
Д-ИЦМ2 Вых1				18								22Б	
Д-ИЦМ2 Вых2				19								21A	
СинхрИ2 Вх1				21								13Б	
СинхрИ2 Вх2				22								15Б	

Изм Лист № докум. Подп. Дата

Инв. № дубл.

B3aM. NHB. N $\underline{0}$

Подп. и дата

Инв. № подл.

КРФ.431000.001 ТО

ЦЕПЬ	X1	X2	X3	X4	X5	X6	X7T	БПИТ1	БПИТ2	NHT1	ПРЦ1	ИНТ2	ОПОП
1секД1-1					1					17A			
1секД1-2					2					15A			
СЬКД1-1					3					13A			
СЬКД1-2					4					12A			
FSXД1-1					5					8Б			
FSXД1-2					6					9Б			
FSRД1-1					7						9Б		
FSRД1-2					8						9Б		
DXД1-1					9					11B	0B		
DXД1-2					10					12B			
DRД1-2 DRД1-1					11					1215	11B		
DRД1-1					12						11B		
DπД1-2					30,			9A,			1110		
+7BA-1					31		4	9А, 10АБ					
								7A,					
+12BA-1					32, 33		3	7А, 8Б					
GND-A-1					34,		5	6AБ,					
					35			7Б					
-8,5BA-1					36,		6	18A,					
					37			18B					
-8,5BD-1					38,		17	13A,					
					39			13Б					
+5BD-1					43,		11	16A,			1A,		
					44			17AB			1Б		
+7BD-1					45,		10	19АБ,			2A,		
					46			20Б			2Б		
+8BD-1					47,		9	20A,		14A,			
					48			21АБ		14Б			
+12BD-1					49,		8	12A,					
FDCTAT 1					50		10	12Б		0.4.5	0.4.5		
+5BCTAB-1							12			ЗАБ	ЗАБ	0.4.77	
+5BCTAБ-2							24					ЗАБ	3 <i>F</i>
1секД2-1						1						17A	
1секД2-2						2						15A	
СЬКД2-1	1					3						13A	
СЬКД2-2	1					4						12A	
FSXД2-1	1					5						8Б	
FSXД2-2						6						9Б	
FSRД2-1						7							9
FSRД2-2						8							9
DXД2-1	1					9						11Б	
DXД2-2	1					10						12Б	
DRД2-1						11							11
DRД2-2						12							11
+7 BA-2						30, 31	28		9А, 10АБ				
+12BA-2						32, 33	27		7А, 8Б				
GND-A-2						34, 35	29		6АБ, 7Б				

Изм Лист № докум. Подп. Дата

B3aM. NHB. N $\underline{0}$

Подп. и дата

Инв. № подл.

КРФ.431000.001 ТО

Таблица 13	– продолжение
------------	---------------

ЦЕПЬ	X1	X2	X3	X4	X5	X6	X7T	БПИТ1	БПИТ2	NHT1	ПРЦ1	NHT2	ПРЦ2
-8,5BA-2						36, 37	30		18A, 18Б				
-8,5BD-2						38, 39	18		13А, 13Б				
+5BD-2						43, 44	23		16А, 17АБ				1A, 1Б
+7BD-2						45, 46	22		19АБ, 20Б				2А, 2Б
+8BD-2						47, 48	21		20А, 21АБ			14A, 14B	
+12BD-2						49, 50	20		12А, 12Б				
FSR_KBB-1										9A	9A		
CLK-УКС-1										10A	10A		
ДКБВ/УКС-1										11A	11A		
FSR YKC-1										10Б	10Б		
1CEK-1										18A	18A		
PRMD-1										17Б	17Б		
CLK-TM-1										18Б	18Б		
ИЦМ1-DX										5A	5A		
Д-ГОТ-1										16A	16A		
CLKX0-1										5Б	5Б		
FSX0-1										7A	7A		
DS-DX-1										6Б	6Б		
FSR_KBB-2												9A	9A
CLK-YKC-2												10A	10A
ДКБВ/УКС-2												11A	11A
FSR_YKC-2												10Б	10Б
1CEK-2												18A	18A
PRMD-2												17Б	17Б
CLK-TM-2												18Б	18Б
ИЦM2-DX												5A	5A
Д-ГОТ-2												16A	16A
CLKX0-2												5Б	5Б
FSX0-2												7A	7A
DS-DX-2												6Б	6Б
ДГот(Техн-1)							7			1A			
ДГот(Техн-2)							13					1A	
Корпус	32	32	32	32	40	40	32						

Изм	Лист	№ докум.	Подп.	Дата

Инв. № дубл.

B3aM. NHB. N $\underline{0}$

Подп. и дата

 $H_{
m HB}$. № подл.

КРФ.431000.001 ТО

11 СХЕМА ЭЛЕКТРИЧЕСКИХ СОЕДИНЕНИЙ ПЛАТ И РАЗЪЁМОВ БЛОКА КОНУС-РФ-Д

Таблица 14 – Схема соединений блока Д

Параметр	DS01	DS02	DS03	PC50	PC19
D0	2B		2B		
D1	2A		2A		
D2	3B		3B		
D3	3A		3A		
D4	4B		4B		
D5	4A		4A		
D6	5B		5B		
D7	5A		5A		
D8	6B		6B		
D9	6A		6A		
D10	7B		7B		
D11	7A		7A		
BUSY1	8A	20A,21B	8A		
BUSY0	9B	21A,22B	9B		
CLK4M	8B		8B		
CONVST0	9A	17A,18B			
CS0	10B		10B		
HBEN	10A		10A		
CS1	11B		11B		
RD	11A		11A		
WR	12B		12B		
CONVST1	12A	18A,19B			
+3.3vd	13AB	23A,24B			
+3.3va	14AB	9B			
+7va	16AB			30, 31	
SBROS0	18A,19B	26A,27B			
SBROS1	19A,20B	25A,26B			
DX1amp	22A,23B	8AB			
CLKamp	23A,24B	5AB			
+12va	24A,25B	12B		32, 33	
-8.5va	25A26B	12A		36, 37	
+5v	26A,27B	1AB	19AB,20B		2, 6

Изм Лист № докум. Подп. Дата

Взам. инв.

Инв. № подл.

КРФ.431000.001 TO

Таблица 14 – продолжение

Параметр

ZAPamp

DS01

27A,28B

DS02

6AB

	· ·				
GNDA	28A, 29Б, 30A, 31Б			34, 35	
GNDD	30A, 31D	30A, 31B	27Б,28Б,31Б	41, 42	16, 19
A1	29A,30B	29A,30B	212,202,012		10, 10
CLKhv	2011,002	4AB			4, 8
ZAPhv		7AB			13, 17
Параметр	DS01	DS02	DS03	PC50	PC19
+3.3prc		10B	27A		
+1.6prc		9A	30A		
-Dprc		10A	30B		
+Dprc		11A	29B		
Tds		11B			12
EXTCLK		13A	16B		
FSX1		13B	17A		
CLK2M		14AB	18A		
DX1		15AB	18B		15, 18
Q0		17B			9
Q1		16A			10
Q2		16B			11
+8vd		19A, 20B		47, 48	
$+7\mathrm{vd}$		24A, 25B	25A, 26A	45, 46	
$+5\mathrm{vd}$			28A, 29A	43, 44	
DR1		22A	24A		
FSR1		23B	23A		
1S			14A	1, 2	
FSX			16A	7	
DX			17B	11	
DX			22B	12	
CLK			22A	3, 4	
DR			21A	9, 10	
FSR			20A	5, 6	
FSX			21B	8	
IM2			13A		14
-8.5 vd		28А, 29Б		38, 39	3, 7
+12 vd		27A, 28B		49, 50	1, 5

DS03

PC50

PC19

Изм Лист № докум. Подп. Дата

Подп. и дата

Инв. № дубл.

Взам. инв. №

Подп. и дата

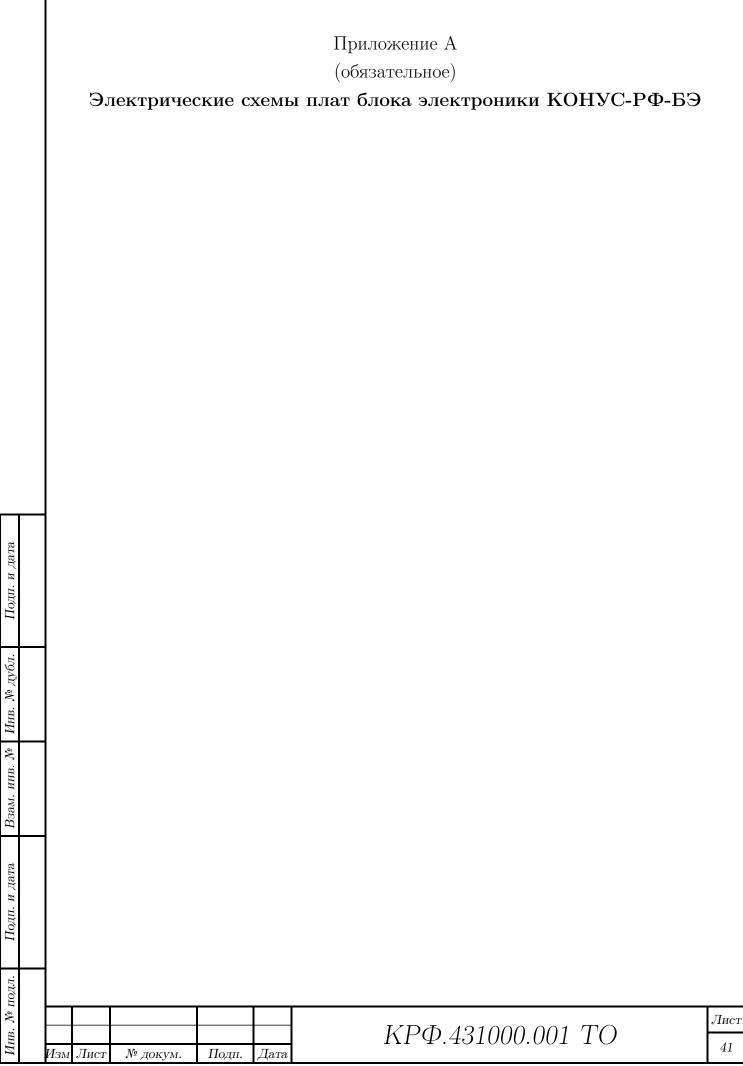
Инв. № подл.

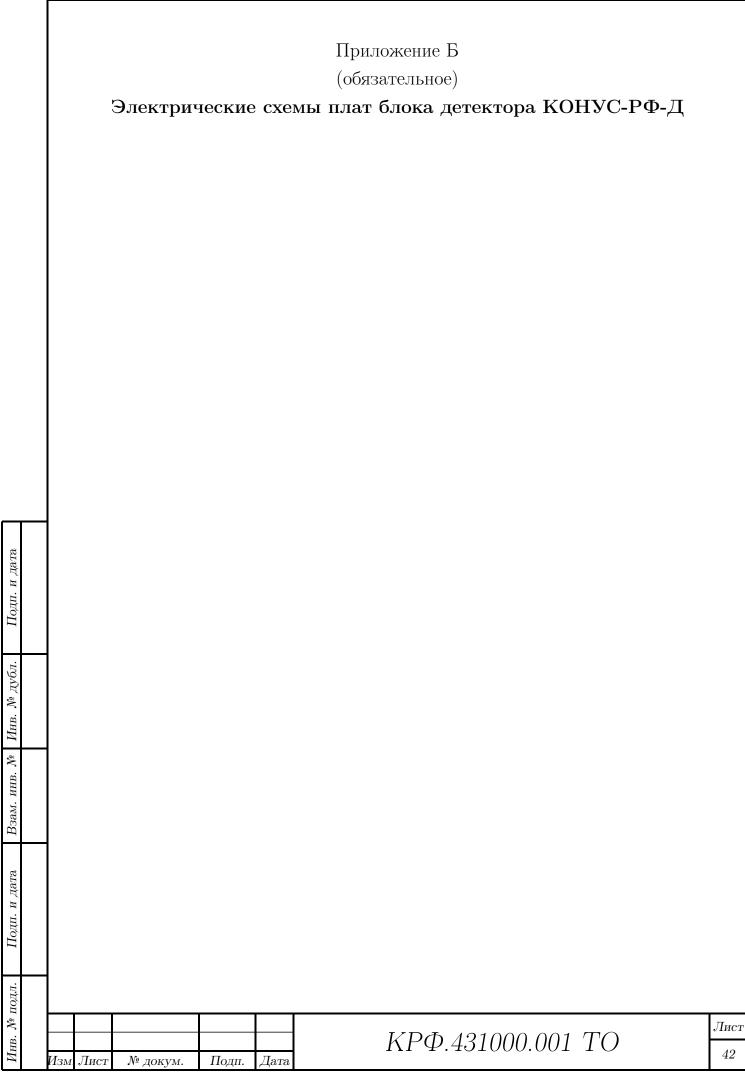
КРФ.431000.001 ТО

Таблица 14 – продолжение

Параметр	DS01	DS02	DS03	PC50	PC19
KCC1				18	
KCC2				26	
ЭКРАН (на корпус)				13, 25, 32	

Взам. инв. № Инв. № дубл. Подп. и дата		
Подп. и дата		
гг оп	КРФ.431000.001 ТО Копировал	Лист 40 Формат А4





				Лис	т регистрации и	зменений			
		лера лист	ов (стра	ниц)	Всего листов		Входящий № сопроводитель-		
Изм.	изме-	заме-	новых	рован-	(страниц) в докум.	№ докум.	ного докум. и дата	Подп.	Дата
1									
-									