PCB - Process Control Block

# Informations sur l’état du processeur

## Identificateurs

Les identificateurs numériques qui peuvent stockés avec le bloc de contrôle de processus sont :

* L’identificateur du processus
* L’identificateur du processus qui l’a créé (Le processus parent)
* L’identificateur de l’utilisateur

## Les registres visibles de l’utilisateur

Un registre visible de l’utilisateur est celui qui peut être référencé par le moyen du langage machine que le processeur exécute en mode utilisateur. Typiquement, il en existe de 8 à 32 de ces registres, bien que certaines implémentations RISC en aient plus de 100.

## Registres d’état et de contrôle

Il y a une variété de registres de processeurs qui sont utilisés pour contrôler l’opération du processeur.   
Ils incluent :

* **Compteur de programmes :** Contient l’adresse de la prochaine instruction qui à aller chercher
* **Codes de condition :** Résultat des opérations logiques et arithmétiques les plus récentes.
* **Informations sur l’état :** Inclus les indicateurs d’interruption activés/désactivés, mode d’exécution

## Pointeurs de pile

Chaque processus est associé à une ou plusieurs pile (LIFO : Dernier entré, premier sortit) systèmes. Une pile est utilisée pour stocker des paramètres et l’appel de l’adresse pour les appels et système et les procédures. Un pointeur de pile pointe le haut de la pile.

# Informations sur le contrôle des processus

## Planification et informations d’état

Cette information est nécessaire au système d’exploitation pour pouvoir exécuter sa fonction de planification. Les éléments d’informations typiques sont :

* **Etat du processus :** Définit l’état de la
* **Priorité :**
* **Informations liées à la planification :**
* **Evénements :**