

Binario, altre basi e rappresentazioni

Esercizio 1

Si convertano i seguenti numeri dalla base 2 alla base 10.

- 101110_2
- 100001_2
- 110111101_2

Esercizio 2

Si convertano i seguenti numeri dalla base 8 alla base 10.

- 1670_8
- 1043_8
- 2598_8

Esercizio 3

Si convertano i seguenti numeri dalla base 16 alla base 10.

- $11F_{16}$
- $4CD_{16}$
- $96FA3_{16}$

Esercizio 4

Si sommino le seguenti coppie di numeri binari; dopo aver ottenuto il risultato in base 2, verificarlo passando alla base 10.

- $10001_2 + 1110_2$
- $1001101_2 + 111_2$

Esercizio 5

Si convertano i seguenti numeri binari espressi con complemento a 2 in base 10.

- 110110_{c2}
- 010011_{c2}
- 11110001_{c2}

Esercizio 6

Si convertano i seguenti numeri binari espressi con eccesso N in base 10.

- 010101_{e128}
- 1101_{e16}
- 111100010_{e64}

Circuiti logici e algebra di Boole**Esercizio 7**

Date le seguenti espressioni, si determinino le rispettive rappresentazioni grafiche e le relative tabelle di verità.

- $\neg((x \wedge y) \vee (\neg y \wedge z))$
- $(\neg((x \oplus y) \wedge \neg w)) \wedge (w \vee z)$
- $\neg((\neg(\neg x \wedge y) \oplus \neg y) \wedge (\neg(w \vee z)))$

Esercizio 8

Utilizzando i teoremi dell'algebra di Boole e le formule di De Morgan si semplifichi la seguente funzione logica.

$$f = \neg(x \vee (w \wedge z) \vee (x \wedge \neg y))$$

Esercizio 9

Si progetti un circuito combinatorio che, dati 4 ingressi, unicamente con porte a due ingressi, restituisca 1 solamente nel caso in cui la stringa inserita sia uguale a 1001.

Esercizio 10

Si progetti un circuito combinatorio che, dati 4 ingressi, e con sole porte a due ingressi, restituisca 1 solamente nel caso in cui la stringa inserita sia un palindromo (la stringa può essere letta in entrambi i versi).

Esercizio 11

Si progetti un circuito combinatorio in grado di simulare il funzionamento di una lampadina comandata da tre diversi interruttori. I tre ingressi rappresentano lo stato degli interruttori mentre l'uscita rappresenta lo stato della lampadina. Il circuito deve soddisfare la condizione che ogni modifica allo stato di uno degli interruttori comporta una modifica dello stato della lampadina. Il circuito è normalmente spento ovvero, all'ingresso 000 l'uscita vale 0.

Multiplexer e latch

Esercizio 12

Si progetti un circuito che, utilizzando dei gated D latch, sia in grado di memorizzare due bit distinti. Deve inoltre essere possibile scegliere quale dei due bit mostrare come output del circuito completo.