

Memoria principală

Secvență cod mașină	Latență acces	Adresă	x
lw rd, 1(rs1)	Δt	rs1 + 1	0x00ab0c01
lw t1, 2(rs1)	Δt	rs1 + 2	0xa4fb0402
lw t2, 3(rs1)	Δt	rs1 + 3	0x52b1211f
lw t2, 3(rs1)	Δt	rs1 + 3	
			x
			x
			x
			x
			x