



آی سی ۷۴HC۲۴۹ یک سینترال ۹ سی
عکاس است. لیدهای S, S برای تعیین یکی از
و Shift left, Shift right, Load و سینترال
hold است. این آی سی دارای ویژگی
Active low Output Enable است که
بوده و به نوعی خروجی Output Input

چون پایه های I/O را کنتراست می کند. اگر MR در حالت Low قرار بگیرد بدون در نظر گرفتن هیچ چیز آی سی کاملاً
به طور فوری عمل می کند (همانند Decoder, Enable عمل می کند). Q و Q پایه های سرریز به هنگام سینترال دادن هستند.
CP ورودی پالس مربعی است و DSR و DSR به ترتیب ورودی های هنگام سینترال از دست و چپ هستند.
این آی سی توانایی دریافت، نگهداری و انتقال ۸ بیت را دارد و وقتی می توان با آن ضرب یا تقسیم متوالی بر ۲ انجام داد.