





Mehrgitter-Verfahren gemischter Genauigkeit auf **GPUs** 

Daniel Fink Zwischenvortrag

Bachelorarbeit

16. August 2019



### Agenda



- Motivation
- Zielsetzung
- Mehrgitterverfahren
- Gemischt genaue Mehrgitterverfahren
- Analyse der Verfahren
- Roadmap und Fazit
- Anmerkungen und Fragen





- Was bedeutet gemischte Genauigkeit?
- → Verwendung unterschiedlicher Datentypen für geringere(n)
- Welche Datentypen gibt es?

Ausführungszeit
Speicherbedarf
Kommunikationsaufwand

Double	Single	Half
$64 \text{ Bit lang}$ $\epsilon \approx 10^{-16}$	32 Bit lang $\epsilon \approx 10^{-8}$	GE Bit lang

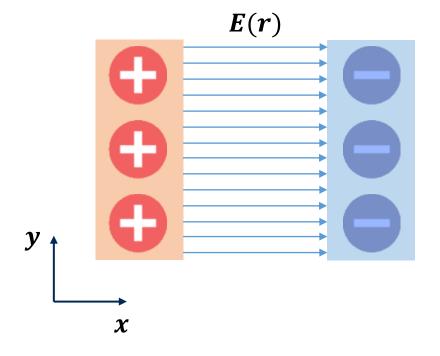
NVIDIA Tesla V100:





- Anwendungsbereich: Simulationen (Lösen von PDEs, ODEs, ...)
- Hier: Poisson-Gleichung

$$-\triangle\,u=f\quad\text{in}\quad\Omega=(0,1)\times(0,1)$$
 
$$u=g\quad\text{auf}\quad\partial\Omega$$
 wobei  $u\in\mathcal{C}^2$  und  $f,g\in\mathcal{C}$ 



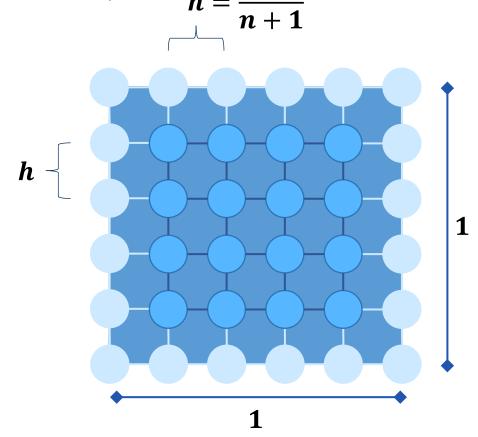




- Anwendungsbereich: Simulationen (Lösen von PDEs, ODEs, ...)
- Hier: Poisson-Gleichung

$$-\triangle u = f \quad \text{in} \quad \Omega = (0,1) \times (0,1)$$
$$u = g \quad \text{auf} \quad \partial \Omega$$
wobei  $u \in C^2$  und  $f, g \in C$ 

- Vorgehen:
  - Diskretisieren (Hier: Finite Differenzen)



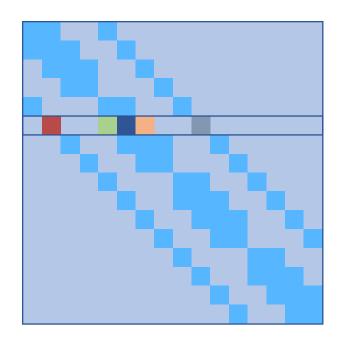




- Anwendungsbereich: Simulationen (Lösen von PDEs, ODEs, ...)
- Hier: Poisson-Gleichung

$$-\triangle\,u=f\quad\text{in}\quad\Omega=(0,1)\times(0,1)$$
 
$$u=g\quad\text{auf}\quad\partial\Omega$$
 wobei  $u\in\mathcal{C}^2$  und  $f,g\in\mathcal{C}$ 

- Vorgehen:
  - Diskretisieren (Hier: Finite Differenzen)
  - $\rightarrow$  (dünnbesetztes) Gleichungssystem Au = f



Systemmatrix  $A \in \mathbb{R}^{n^2 \times n^2}$ 

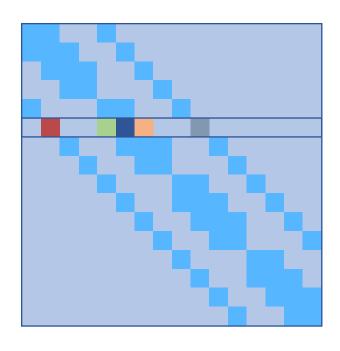




- Anwendungsbereich: Simulationen (Lösen von PDEs, ODEs, ...)
- Hier: Poisson-Gleichung

$$-\triangle u = f \quad \text{in} \quad \Omega = (0,1) \times (0,1)$$
$$u = g \quad \text{auf} \quad \partial \Omega$$
wobei  $u \in C^2$  und  $f, g \in C$ 

- Vorgehen:
  - Diskretisieren (Hier: Finite Differenzen)
  - $\rightarrow$  (dünnbesetztes) Gleichungssystem Au = f
  - Lösen mittels Mehrgitterverfahren
  - Hierarchischer Aufbau → gemischte Genauigkeit



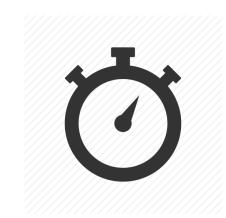
Systemmatrix  $A \in \mathbb{R}^{n^2 \times n^2}$ 

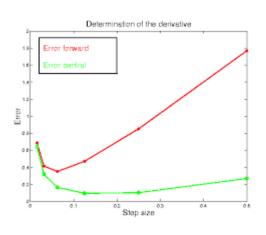


### Zielsetzung



- Mehrgitterverfahren mit Double, Single und Half
- Problem wird in doppelter Genauigkeit gestellt
- Lösung soll am Ende in doppelter Genauigkeit vorliegen
- Vergleich mit MG-Verfahren in Double

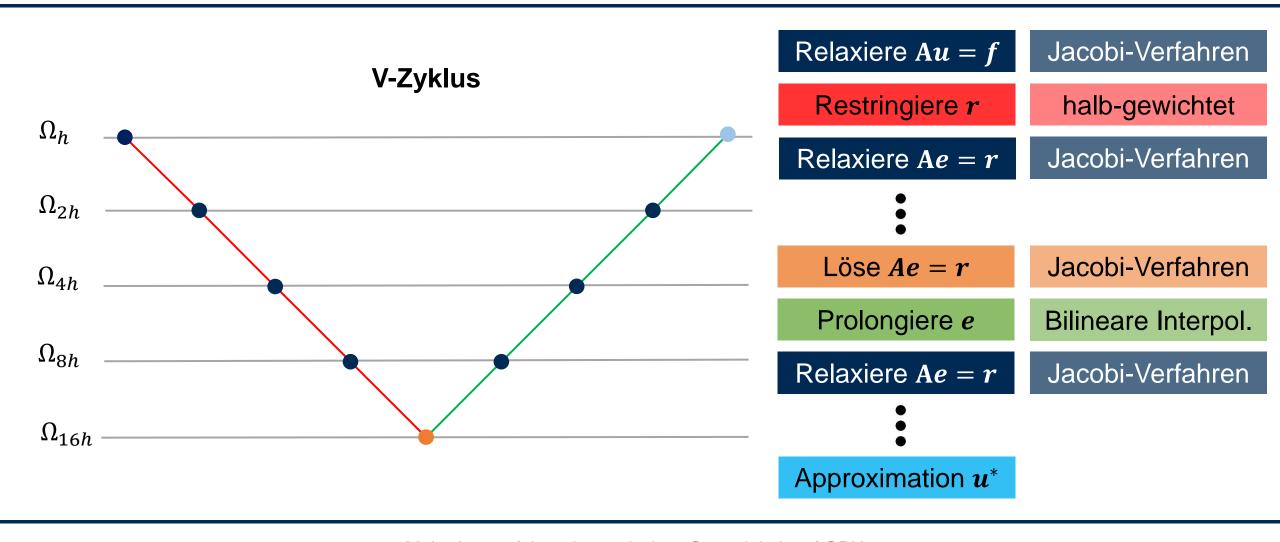






### Mehrgitterverfahren

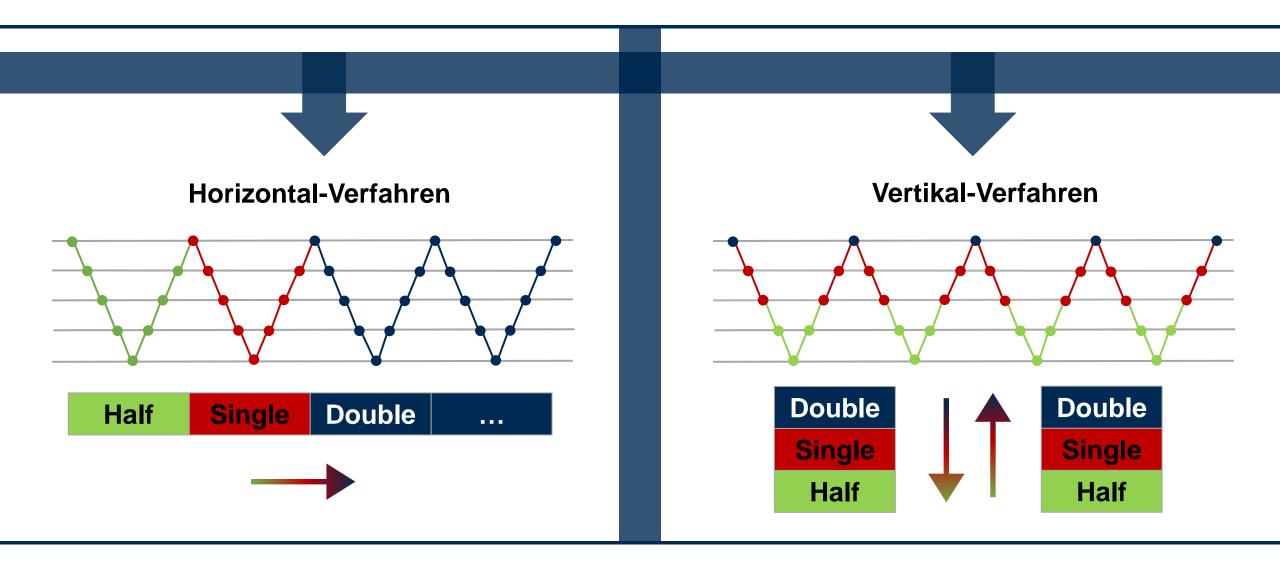






### Gemischte genaue MG-Verfahren





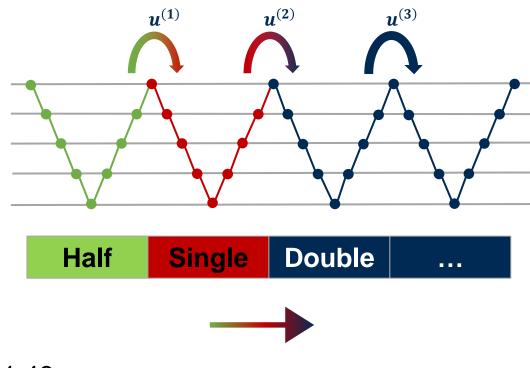


### Horizontal-Verfahren



- V-Zyklus → Verbesserte Startlösung
- Ohnehin mehrere Iterationen notwendig
- → Half/Single-MG als Vorkonditionierer
- Wann ändert man den Datentyp?
- → Konvergenzraten oder feste Vorgabe
- Theoretischer Speed-Up:





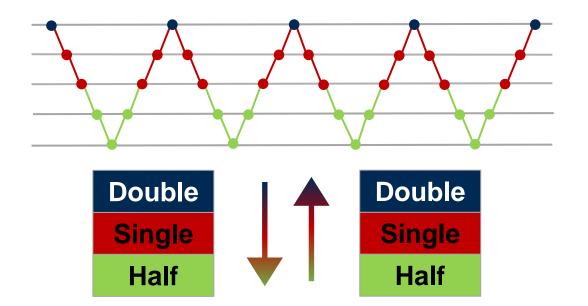


### Vertikal-Verfahren



- Größerer Diskretisierungsfehler auf groben Gittern
- → Double viel zu genau
- Wann ändert man den Datentyp?
- → Feste Vorgabe der einzelnen Levels
- Theoretischer Speed-Up (bei 12 Gittern):

Angenommen 
$$\left\{ \begin{array}{ll} \text{Level} & 12 & \text{in Double} \\ \text{Level} & 11-9 & \text{in Single} \\ \text{Level} & 8-5 & \text{in Half} \end{array} \right\}$$

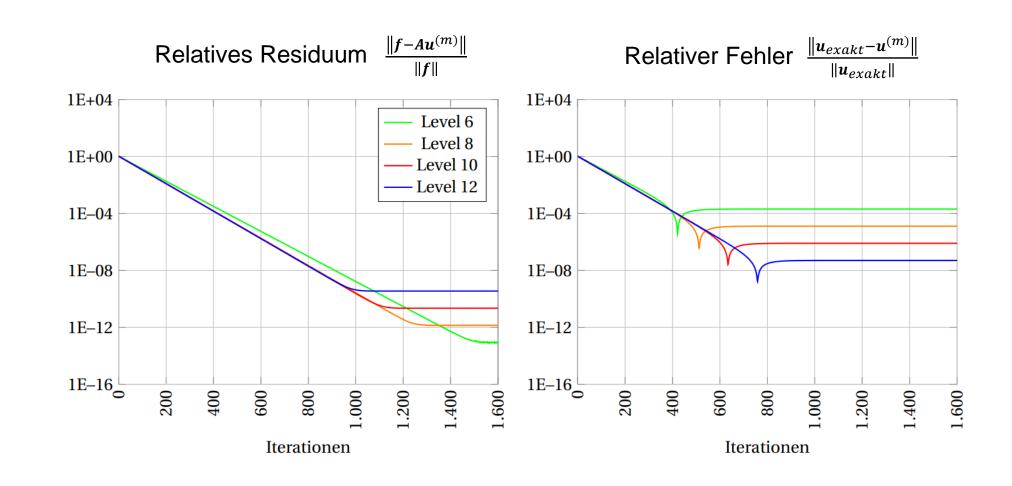


Speed-Up = 
$$1,36$$



### MG-Verfahren in Double

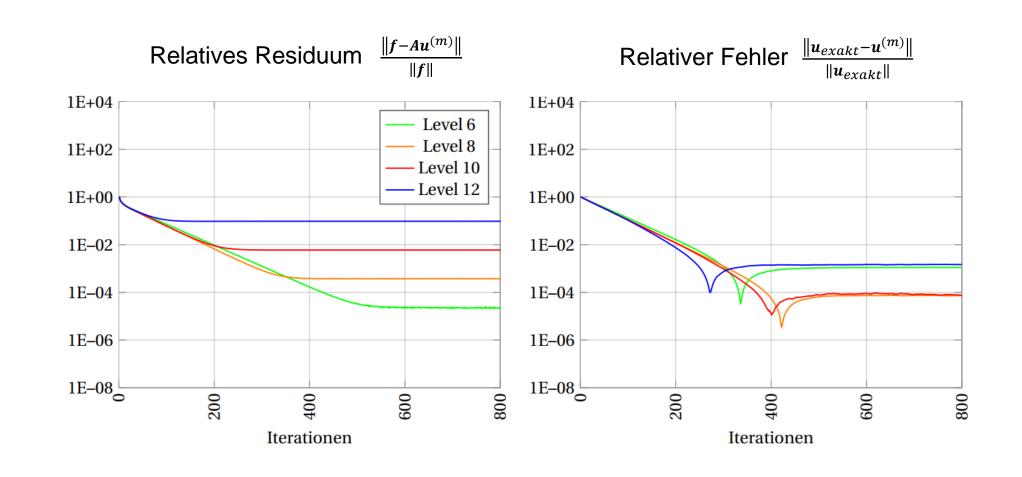






### MG-Verfahren in Single

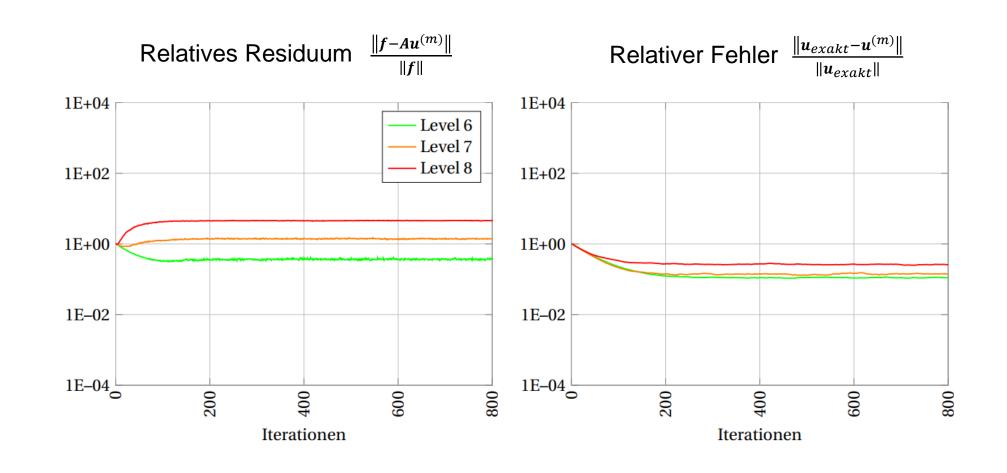






### MG-Verfahren in Half

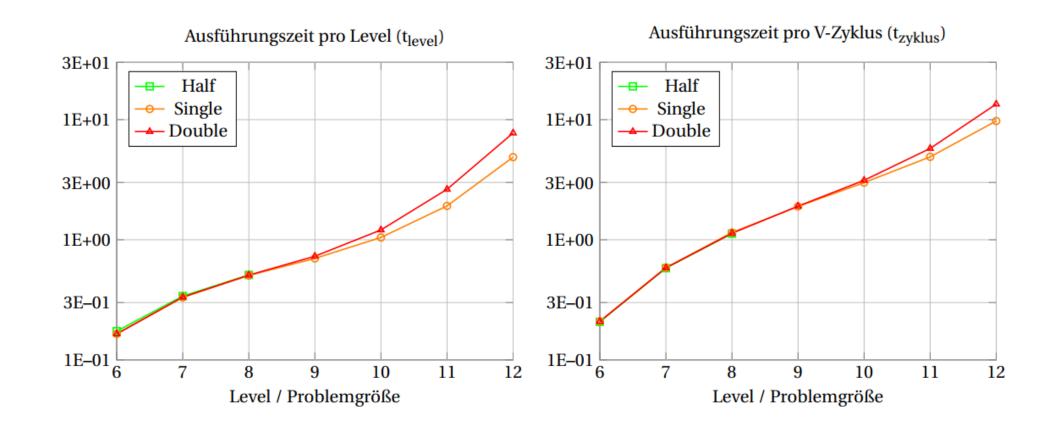






### Ausführungszeiten

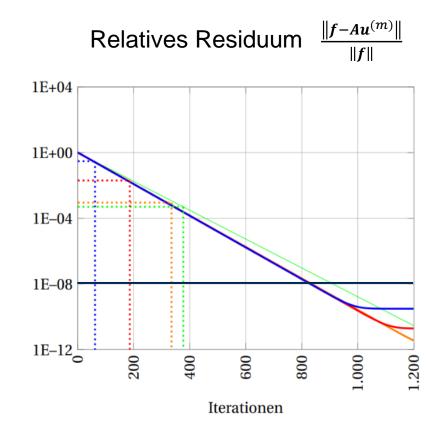


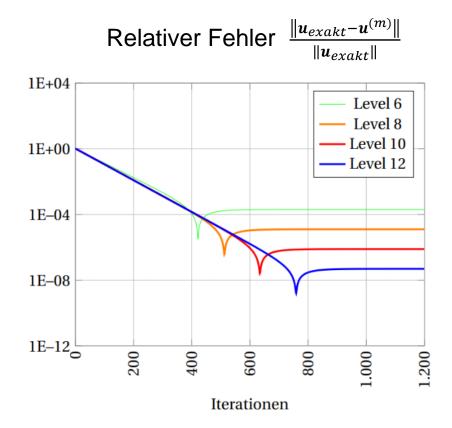




## Horizontales Single-Double-MG-Verfahren



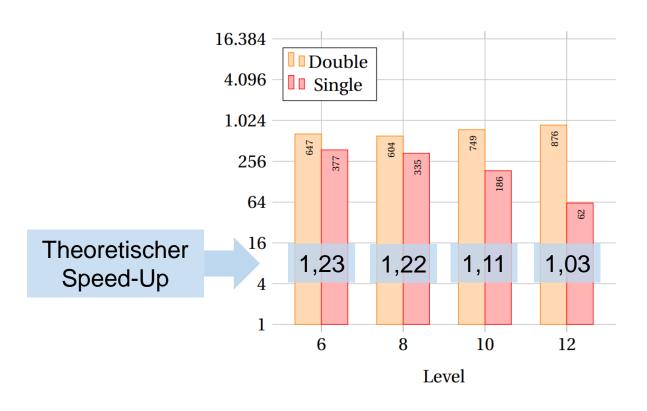






### Horizontales Single-Double-MG-Verfahren





Ausführungszeit				
Level	FP64	FP32/64	Faktor	
6	1,33E+00	1,29E+00	1,03	
8	1,51E+00	1,46E+00	1,03	
10	2,11E+00	2,03E+00	1,04	
12	7,64E+00	7,41E+00	1,03	

Gemessener Speed-Up



### Roadmap



#### Was wurde schon gemacht

SimTech-

Propädeutikum

- Einarbeitung in CUDA
- Beschreibung (F)MG-Verfahren
- Literaturrecherche "Gemischte Genauigkeit"
- Herleitung der gemischt genauen Verfahren
- Theoretische Analyse der Verfahren (Aufwand)
- Implementierung der Kernel mit Textur- und geteiltem Speicher
- Implementierung Horizontal/Vertikal-Verfahren mit Single und Double
- Numerische Analyse des Diskretisierungsfehlers

#### Was noch kommt

- Verwendung von Half2
- Implementierung Horizontal/Vertikal-Verfahren mit Half2
- Numerische Analyse der Verfahren
- Herleitung einer oberen Schranke für den Speed-Up
- Analyse der Kernel (Rechen- und Datendurchsatz)
- Vergleich mit Low-End-Grafikkarte
- Gemischt genaues Full-MG
- 1D-Struktur in CUDA
- MG mit Tensor-Core-LR-Zerlegung
- ٠ ...

Ausblick



#### **Fazit**



- Kaum Auswirkungen auf die Fehlerentwicklung
- Diskretisierungsfehler verhält sich wie erwartet
- Lässt sich auf alle (F)-MG-Verfahren übertragen
- Sehr viel Potential f
   ür weitere Untersuchungen

#### Negativ

- Feintuning für die einzelnen Datentypen erforderlich
- Abbruchkriterien für den Wechsel des Datentyps sind schwer zu definieren
- Verwendung von Half nur für kleine Probleme möglich





# Fragen und Anmerkungen





- Jinn-Liang Liu. Poisson's Equation in Electrostatics. http://www.nhcue.edu.tw/~jinnliu/proj/Device/3DPoisson.pdf.
   Abgerufen: Juni 2019.
- IEEE Computer Society. IEEE Standard for Floating-Point Arithmetic. http://www.dsc.ufcg.edu.br/~cnum/modulos/Modulo2/IEEE754\_2008.pdf. Abgerufen: Juni 2019.
- ufcg.edu.br/~cnum/modulos/Modulo2/IEEE754\_2008.pdf. Abgerufen: Juni 2019. Thomas Jahn. "Implementierung numerischer Algorithmen auf CUDA-Systemen". Abgerufen: Juni 2019. Diplomarbeit. Universität Bayreuth.
- NVIDIA Corporation. NVIDIA CUDA Compute Unified Device Architecture Programming Guide Vers http://developer.download.nvidia.com/compute/cuda/1.0/NVIDIA\_CUDA\_ Programming\_Guide\_1.0.pdf. Abgerufen: Mai 2019.
- The Khronos Group Inc. Khronos OpenCL Registry. https://www.khronos.org/registry/ OpenCL/. Abgerufen: Juni 2019.
- NVIDIA Corporation. Whitepaper NVIDIA's Next Generation CUDA™Compute Architecture: Fermi™. https://www.nvidia.com/content/PDF/fermi\_white\_papers/NVIDIA\_Fermi\_
  Compute\_Architecture\_Whitepaper.pdf. Abgerufen: Februar 2019.





- NVIDIA Corporation. NVIDIA Tesla V100 GPU Architecture. https://images.nvidia.com/content/volta-architecture/pdf/volta-architecture-whitepaper.pdf.
   Abgerufen: Februar 2019.
- James H. Wilkinson. Rundungsfehler. pub-Springer:adr-B: pub-Springer, 1969.
- Cleve B. Moler. "Iterative Refinement in Floating Point". In: J. ACM 14.2 (Apr. 1967), S. 316–321. ISSN: 0004-5411. DOI: 10.1145/321386.321394. URL: http://doi.acm.org/10.1145/321386.321394.
- Alfredo Buttari et al. "Mixed Precision Iterative Refinement Techniques for the Solution of Dense Linear Systems". In: The International Journal of High Performance Computing Applications 21.4 (2007), S. 457–466. DOI: 10.1177/1094342007084026. URL: https://doi.org/10. 1177/1094342007084026.
- Alfredo Buttari et al. "Using Mixed Precision for Sparse Matrix Computations to Enhance the Performance while Achieving 64-bit Accuracy". In: ACM Transactions on Mathematical Software 34 (Juli 2008). DOI: 10.1145/1377596.1377597.





- Dominik Göddeke, Robert Strzodka und Stefan Turek. "Performance and accuracy of hardware-oriented native-, emulated- and mixed-precision solvers in FEM simulations". In: International Journal of Parallel, Emergent and Distributed Systems 22.4 (2007), S. 221–256. DOI: 10.1080/17445760601122076. URL: https://doi.org/10.1080/17445760601122076.
- Dominik Göddeke. Wissenschaftliches Rechnen. Vorlesungsskript. März 2017.
- Wolfgang Hackbusch. Multi-grid methods and applications. Springer, 1985.
- Dominik Göddeke. "Fast and Accurate Finite-Element Multigrid Solvers for PDE Simulations on GPU Clusters". Diss.
   Technische Universität Dortmund, Feb. 2010.
- NVIDIA Corporation. CUBLAS Library User Guide. https://docs.nvidia.com/cuda/pdf/CUBLAS\_Library.pdf. Abgerufen: August 2019.
- NVIDIA Corporation. NVIDIA TESLA V100 GPU ACCELERATOR. https://images.nvidia. com/content/technologies/volta/pdf/tesla-volta-v100-datasheet-letterfnl-web.pdf. Abgerufen: Juni 2019
- NVIDIA Corporation. NVIDIA TESLA V100 GPU ACCELERATOR. https://www.anandtech.com/show/12576/nvidia-bumps-all-tesla-v100-models-to-32gb. Abgerufen: Juni 2019.





- T. Washio C.W. Oosterlee. On the Use of Multigrid as a Preconditioner. https://pdfs. semanticscholar.org/dcc1/9ad91450753e7f47157e323fade5c2b4e320.pdf. Abgerufen: Juli 2019.
- Osamu Tatebe. The Multigrid Preconditioned Conjugate Gradient Method. http://www.hpcs.cs.tsukuba.ac.jp/~tatebe/research/paper/CM93-tatebe.pdf. Abgerufen: Juli 2019.

#### Bilder

- Scientific Datatype, https://cdn.icon-icons.com/icons2/539/PNG/512/atom\_icon-icons.com\_53030.png
- Graphical Datatype, https://icon-library.net/images/games-icon/games-icon-18.jpg
- Neural Network Datatype, https://icon-library.net/images/icon-artificial-intelligence/icon-artificial-intelligence-6.jpg
- Time Measurement, https://cdn2.iconfinder.com/data/icons/social-productivity-line-black-1/3/14-512.png
- Numerical Error, https://encrypted-tbn0.gstatic.com/images?q=tbn:ANd9GcRF2dNX6SpaYge-O3CF-XLMrAI0I1hNNtXzwDAI4txzKA0EpuwH