1. 你寫的Verilog Code:兩個module:FA(20%)與TM(20%)

>>兩種寫法:兩個檔案(FA.v, TM.v;較建議)或一個檔案

>>請直接把程式碼貼在文字報告中

1. 模擬waveformà請說明模擬結果是否正確(視結果給分)(20%)
2. 心得(10%)