

Elaborar un circuito sumador de dos números de 4 bits cada uno, elaborado a base de compuertas (no usar circuitos ya encapsulados) probarlo y subirlo a Moodle, antes de las 13:00 hrs (1pm) del día 11-Abril-2017.

Subir un archivor .rar que contenga:

- Circuito diseñado y funcional en Proteus
- Fotografías del diseño de los mapas, tablas de verdad y función a implementar que se hayan hecho en la libreta

Subir el archivo con nombre sumador_su nombre_su apellido