Expressão lógica que indica o predomínio de valores "verdade" no circuito com três entradas.

А	В	С	S	Produtos
0	0	0	0	
0	0	1	0	
0	1	0	0	
0	1	1	1	A'.B.C
1	0	0	0	
1	0	1	1	A.B'.C
1	1	0	1	A.B.C'
1	1	1	1	A.B.C

S = A'.B.C + A.B'.C + A.B.C' + A.B.C (soma dos produtos)