ФЕДЕРАЛЬНОЕ ГОСУДАРСТВЕННОЕ БЮДЖЕТНОЕ ОБРАЗОВАТЕЛЬНОЕ УЧРЕЖДЕНИЕ ВЫСШЕГО ОБРАЗОВАНИЯ «МОСКОВСКИЙ ГОСУДАРСТВЕННЫЙ УНИВЕРСИТЕТ имени М.В.ЛОМОНОСОВА»

ФИЗИЧЕСКИЙ ФАКУЛЬТЕТ

КАФЕДРА ОБЩЕЙ ФИЗИКИ И МОЛЕКУЛЯРНОЙ ЭЛЕКТРОНИКИ

БАКАЛАВРСКАЯ РАБОТА

«МОДЕЛИРОВАНИЕ РАСПОЗНАВАНИЯ ОБРАЗОВ НА ОСНОВЕ ИМПУЛЬСНЫХ НЕЙРОННЫХ СЕТЕЙ С КОНКУРЕНЦИЕЙ ЛОКАЛЬНЫХ РЕЦЕПТИВНЫХ ПОЛЕЙ»

	Выполнил студент 406 группа Гафни Д.
	подпись студента
	Научный руководитель: н.с Королёва А.В.
	подпись научного руководителя
	Научный консультант: Дёмин В.А.
	подпись научного консультанта
Допущена к защите Зав.кафедрой подпись зав.кафедрой	

Москва

Содержание

BE	веден	ие	4
	Мот	ивация	4
	Пос	тановка задачи	4
1	Спа	йковые нейронные сети	6
	1.1	Преимущества спайковых нейронных сетей	6
	1.2	Модели нейронов спайковой нейронной сети	7
		1.2.1 Пороговый нейрон	7
		1.2.2 Пороговый интегратор	8
		1.2.3 Пороговый интегратор с утечкой	Ĉ
		1.2.4 Пороговый интегратор с утечкой и адаптивным порогом	10
	1.3	Архитектуры спайковых нейронных сетей	12
		1.3.1 Полносвязная сеть	12
		1.3.2 Сверточная сеть	13
		1.3.3 Локально соединенная сеть	14
	1.4	Алгоритмы обучения спайковых нейронных сетей	14
		1.4.1 STDP	15
		1.4.2 anti-STDP	16
	1.5	Современные аппаратные реализации спайковых нейронных	
		сетей	17
	Выв	воды к разделу 2	17
2	Мод	целирование обучения спайковой нейронной сети с конкуренцией	
		альных рецептивных полей	18
	2.1		18
	2.2	Особенности архитектуры	18
	2.3	Обучение связей XY	19
	2.4	Интерпретация активности спайковой нейронной сети	20
		2.4.1 Калибровка голосов	20
		2.4.2 Сравнение алгоритмов интерпретации активности сети	22
	2.5	Сравнение эффективности операции свертки и локального	
		рецептивного поля	23
	2.6	Обучение связей YY (конкуренции)	25
	Выв	воды к разделу 3	28
3	Выв	воды	30
\mathcal{Z}^{σ}	кшот	нение	30
Ja	MILM.	юпис	J(
Бл	іагод	арности	31

Введение

Импульсные (спайковые) нейронные сети (СНС) являются перспективным нейроморфным алгоритмом, биологически корректно моделируя взаимодействия нейронов мозга. Наибольший интерес СНС представляют для решения задач в реальном времени (принятие решений, распознавание образов), так как могут быть реализованы на специализированном вычислительнои энергоэффективном нейрочипе (например, на основе мемристоров) [10, 16].

Стандартные методы обучения весов связей, применяющиеся в формальных нейронных сетях (метод обратного распространения ошибки) не представляется возможным применять к СНС из-за их дискретной и распределенной во времени природы. Таким образом, исследование алгоритмов обучения СНС представляется важной задачей.

Мотивация

Современные формальные нейронные сети отлично справляются со многими задачами машинного обучения [19]. Однако их обучение — трудоемкий процесс, требующий больших вычислительных ресурсов. Обычно обучение ведется на десятках и сотнях тысяч примеров и может занимать месяцы. Как само обучение, так и последующее применение формальных нейросетевых алгоритмов далеки от эффективности. Это связано как с физически раздельным хранением значений весов и активаций нейронов, так и с самими вычислениями, которые носят тензорный характер. Современные процессоры не оптимизированы для подобных вычислений. Гораздо лучше процессоров для этих задач подходят GPU — архитектуры, изначально созданные для работы с компьютерной графикой, а потому лучше подходящие для тензорных вычислений, однако и они не дают желаемого результата. Число параметров в современных формальных нейронных сетях может достигать сотен миллионов [3].

Постановка задачи

В данной работе:

1. Изучается влияние обучения связей конкуренции [6, 13, 4] между нейронами на точность распознавания образов в задаче классификации рукописных изображений цифр из датасета MNIST [8] при обучении без учителя для архитектуры локально соединенной сети (Locally Connected Spiking Neural Network, LCSNN) [15].

2. Проводится сравнение этой архитектуры со сверточной сетью (Convolution Spiking Neural Network, CSNN) и полносвязной сетью (Fully Connected Spiking Neural Network, FCSNN).				

1 Спайковые нейронные сети

Спайковая нейронная сеть — модель нейронной сети, элементами которой являются отдельные нейроны и связи (соответствующие синапсам реальных нейронов) между ними. Каждый нейрон имеет свой виртуальный потенциал, а каждая связь имеет некоторый вес. Нейроны обмениваются дискретными электрическими сигналами (спайками), имеющими очень короткую (≈ 1 мс) длительность. Входящий спайк носит название пре-спайка, а исходящий — пост-спайка. Влияние пре-спайков на потенциал нейрона определяется значением веса межнейронной связи. При накоплении потенциала, превышающего определенный порог активации, нейрон сам испускает пост-спайк, а после сбрасывает свое напряжение до значения потенциала сброса. При запуске сети активность некоторых входных нейронов задается определенным образом, после чего проводится симуляция на протяжении некоторого времени (≈ 250 мс), много большего длительности спайка.

1.1 Преимущества спайковых нейронных сетей

Спайковые нейронные сети имеют ряд преимуществ перед формальными нейронными сетями.

- Для обучения спайковых нейронных сетей могут применять локальные алгоритмы, которые используют для обновления веса каждой связи лишь информацию, источником которой являются нейроны, которые эта связь соединяет. Напротив, при обучении формальных нейронных сетей для обновления веса каждой связи используется информация о всех связях, стоящих между этой связью и выходом сети. Таким образом, сами по себе алгоритмы обучения спайковых нейронных сетей являются более эффективными, чем алгоритмы обучения формальных нейронных сетей.
- Более того, эти алгоритмы используют обучение без учителя (unsupervised learning), для которого не требуется ручной разметки данных.
- Спайковые нейронные сети могут быть реализованы на специализированном сверхэффективном нейроморфном процессоре. Такая реализация вместе с чисто алгоритмическим преимуществом спайковых нейронных сетей дает еще больший выигрыш в производительности и энергоэффективности [10, 16].

• Спайковые нейронные сети биологически корректно моделируют взаимодействия нейронов, что может использоваться для биологических симуляций нервной системы.

1.2 Модели нейронов спайковой нейронной сети

Реальный нейрон мозга является очень сложным объектом, поведение которого до сих пор не до конца изучено. Для спайковых нейронных сетей используются упрощенные модели нейронов [1]. Перечислим некоторые из них.

1.2.1 Пороговый нейрон

Это наиболее упрощенная модель нейрона. В каждый момент времени нейрон осуществляет следующие действия:

1. Суммирует входящие сигналы

$$v(t) = v_{reset} + R \cdot \sum_{i=1}^{n} w_i I_i, \, \text{где}$$
 (1)

- v(t) потенциал нейрона, v_{reset} уровень сброса, w_i вес i-ой связи, I_i «ток» i-ой связи, принимающий значение 1, если от нее есть спайк и 0, если его нет, а R размерный коэффициент, численно равный 1.
- 2. Осуществляет сравнение v(t) с v_{thresh} значением порога активации. Если потенциал превосходит порог активации, то нейрон испускает спайк и сбрасывает свой потенциал до v_{reset} . Если потенциал не превосходит порог активации, то нейрон просто сбрасывает свой потенциал до значения v_{reset} .



Рис. (1). Типичная зависимость потенциала порогового нейрона от времени. Красными точками отмечены спайки нейрона. В каждый момент времени потенциал нейрона равен взвешенной сумме входящих спайков.

1.2.2 Пороговый интегратор

Это немного усложненная модель нейрона (Integrate-and-Fire, IF), в которой нейрон приобретает способность накапливать входящие сигналы во времени. В каждый момент времени нейрон осуществляет следующие действия:

1. суммирует входящий сигнал

$$v(t) = v_{reset} + R \cdot \sum_{i=1}^{n} w_i I_i + R \cdot I(t),$$
где (2)

- I(t) накопленный к этому моменту ток от входящих спайков, а остальные переменные обозначены в выражении 1.
- 2. осуществляет сравнение v(t) с v_{thresh} значением порога активации. Если потенциал превосходит порог активации, то нейрон испускает

спайк и сбрасывает свой потенциал до значения v_{reset} , а также сбрасывает I(t) до 0, после чего наступает короткий период рефрактерности, при котором на протяжении времени $t_{refract}$ потенциал нейрона остается на уровне v_{reset} . Если же потенциал не превосходит порога активации, то нейрон просто обновляет значение I(t).

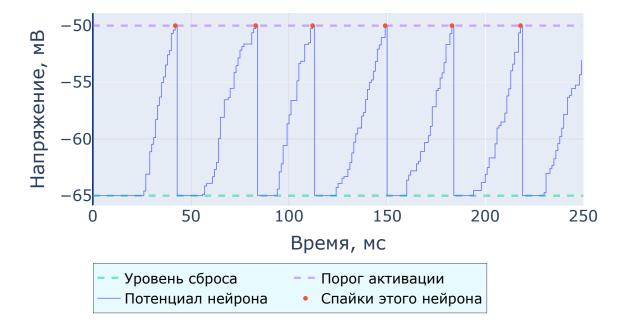


Рис. (2). Типичная зависимость потенциала порогового интегратора от времени. Красными точками отмечены спайки нейрона. В отличие от предыдущей модели, потенциал накапливается, пока не достигнет порога активации.

1.2.3 Пороговый интегратор с утечкой

Это еще более усложненная модель нейрона (Leaky-Integrate-and-Fire, LIF), в которой его потенциал приобретает «утечку», то есть стремится с течением времени сравняться с уровнем релаксации v_{rest} . В этой модели динамика потенциала задается следующим уравнением:

$$\tau_v \frac{\mathrm{d}v(t)}{\mathrm{d}t} = -v(t) + v_{rest} + I(t) \cdot R,$$
где (3)

где τ_v — временная константа симуляции, остальные переменные обозначены в выражениях 2 и 1.

После испускания каждого спайка наступает короткий период рефрактерности, при котором на протяжении времени $t_{refract}$ потенциал нейрона остается на уровне v_{reset} .

Таким образом, потенциал нейрона сам по себе стремится вернуться в состояние релаксации, так как если I(t)=0 (нет входящих спайков) и $v(t)=v_{rest}$, то производная $\frac{\mathrm{d}v(t)}{\mathrm{d}t}=0$, то есть потенциал нейрона будет оставаться постоянным на уровне v_{rest} .



Рис. (3). Типичная зависимость потенциала порогового интегратора с утечкой от времени. Красными точками отмечены спайки нейрона. Видно, что потенциал нейрона сам по себе стремится к значению потенциала релаксации, чего не происходит в предыдущей модели.

1.2.4 Пороговый интегратор с утечкой и адаптивным порогом

В данной работе используется именно эта модель (Adaptive Leaky Integrateand-Fire, A-LIF), самая сложная из представленных. В этой модели динамика потенциала задается таким же уравнением, как и у LIF нейрона:

$$\tau_v \frac{\mathrm{d}v(t)}{\mathrm{d}t} = -v(t) + v_{rest} + I(t) \cdot R,\tag{4}$$

где I(t) — ток, накопившийся в нейроне к моменту времени t, v_{rest} — уровень релаксации, τ_v — временная константа симуляции.

Таким образом, потенциал нейрона сам по себе стремится вернуться в состояние релаксации, так как если I(t)=0 (нет входящих спайков) и $v(t)=v_{rest}$, то производная $\frac{\mathrm{d}v(t)}{\mathrm{d}t}=0$, то есть потенциал нейрона будет оставаться постоянным на уровне v_{rest} .

Порог активации v_{thresh} у ALIF нейрона не является константой, а немного повышается при каждом спайке, релаксируя затем к своему начальному значению θ_o . Динамика порога активации задается следующими уравнениями:

$$v_{thresh} = \theta_0 + \theta(t), \tag{5}$$

где θ_0 — начальный порог активации, $\theta(t)$ — адаптивная добавка, которая вычисляется из условия

$$\tau_v \frac{\mathrm{d}\theta(t)}{\mathrm{d}t} = -\theta(t) \tag{6}$$

Также после испускания каждого спайка адаптивная добавка $\theta(t)$ повышается на θ_{plus} .

Таким образом, порог активации нейрона сам по себе стремится вернуться к начальному значению, так как при $\theta(t)=\theta_0$, то производная $\frac{\mathrm{d}\theta(t)}{\mathrm{d}t}=0$, то есть порог активации нейрона будет оставаться постоянным на уровне θ_0 .

После испускания каждого спайка наступает короткий период рефрактерности, при котором на протяжении времени $t_{refract}$ потенциал нейрона остается на уровне v_{reset} .



Рис. (4). Типичная зависимость потенциала порогового интегратора с утечкой и адаптивным порогом от времени. Красными точками отмечены спайки нейрона. Видны скачки порога активации после испускания спайков и его постепенное возвращение к исходному уровню.

Примечание: здесь исключительно для наглядности используется такое большое значение θ_{plus} , в реальных экспериментах его влияние менее значительно.

1.3 Архитектуры спайковых нейронных сетей

Современные архитектуры формальных нейронных сетей могут переноситься на спайковые нейронные сети. При этом для увеличения эффективности разделения нейронов по признакам используются связи конкуренции (Рис. 15).

1.3.1 Полносвязная сеть

В полносвязной сети два слоя X и Y имеют связи между всеми парами нейронов.

Число нейронов Y слоя и его структура задается произвольно. Число параметров (весов) такой сети равно $\frac{XY}{2}$.

1.3.2 Сверточная сеть

В сверточной сети для построение связей и формирования Y слоя применяется операция свертки. Пусть есть X слой нейронов $N \times M$. Операция свертки определяется 4 параметрами: размером ядра свертки (k_1, k_2) и шагом свертки (s_1, s_2) .

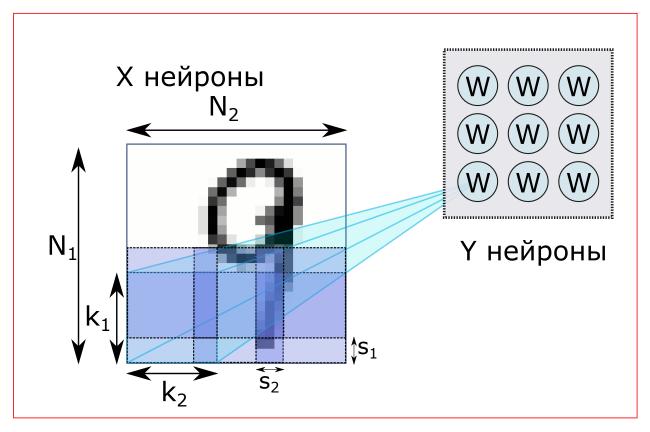


Рис. (5). Свертка

Y нейроны также называются сверточным слоем. Все они имеют общие (численно совпадающие) веса W связей XY размерности ($k_1 \times k_2$). Отличаются нейроны положением области X слоя, с которой имеются связи.

Размерность Y слоя равна $(\frac{N_1-k_1-2}{s_1},\frac{N_2-k_2-2}{s_2})$. Число параметров свертки равно $k_1\cdot k_2$.

Заметим, что свертки могут применяться над предыдущим слоем любой размерности. Здесь была описана 2-D свертка, принцип ее работы аналогично переносится и на N-D.

В дальнейшем ядро свертки $k_1 \times k_2$ будем также называть синонимами — «область видимости», «рецептивное поле». Также в этой работе для упрощения подбора оптимальных параметров используются только квадратные свертки, т.е. $k_1 = k_2 \equiv k$, а $s_1 = s_2 \equiv s$. Все сети в этой работе имеют шаг s=2.

1.3.3 Локально соединенная сеть

Локально соединенная архитектура совпадает со сверточной с тем единственным отличием, что веса Y нейронов для нее не являются общими, то есть каждый Y нейрон имеет свои уникальные веса связей XY.

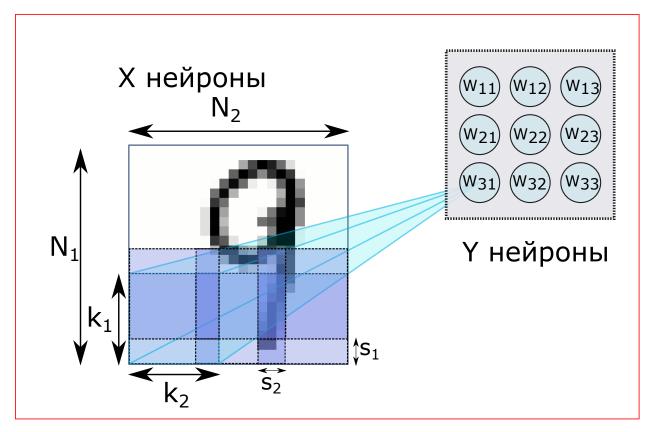


Рис. (6). Локальное соединение

Размерность Y слоя для локально соединенной сети равна $(\frac{N_1-k_1-2}{s_1}, \frac{N_2-k_2-2}{s_2})$, число связей равно $\frac{N_1-k_1-2}{s_1}\cdot\frac{N_2-k_2-2}{s_2}\cdot k_1\cdot k_2$. Как и свертка, локально соединенный слой может быть аналогичным

Как и свертка, локально соединенный слой может быть аналогичным образом основан на слое любой размерности. Для локально соединенных сетей также используются только квадратные свертки, т.е. $k_1 = k_2 \equiv k$, а $s_1 = s_2 \equiv s$. Все сети в этой работе имеют шаг s = 2.

1.4 Алгоритмы обучения спайковых нейронных сетей

Процесс нахождения оптимальных значений весов связей сети называется обучением. Обучением может вестись как с учителем — если алгоритме обучения используется информация об истинных значениях, предсказываемых сетью — так и без учителя. Преимущество первого класса алгоритмов обучения заключается в как правило лучших результатах, а недостаток — в необходимости предварительной разметки обучающей выборки

человеком, что не всегда представляется возможным. В свою очередь, обучения без учителя может давать немного худшие результаты в зависимости от задачи, однако не требует разметки данных, что часто позволяет подготавливать большие объемы обучающей выборки, чем при обучении без учителя. В данной работе для обучения используется правило STDP (Spike Timing Dependent Plasticity).

1.4.1 STDP

STDP — биологически инспирированное правило обучения без учителя [11]. При получении пре-спайка и испускании пост-спайка вес w связи, по которой пришел пре-спайк, увеличивается на Δw , где

$$\Delta w = \begin{cases} A_{+} \cdot e^{-\frac{t_{pre} - t_{post}}{\tau_{+}}}, t_{pre} - t_{post} > 0\\ A_{-} \cdot e^{-\frac{t_{pre} - t_{post}}{\tau_{-}}}, t_{pre} - t_{post} < 0 \end{cases}$$
(7)

Заметим, что

$$\begin{cases} A_+ > 0 \\ A_- < 0 \end{cases}$$

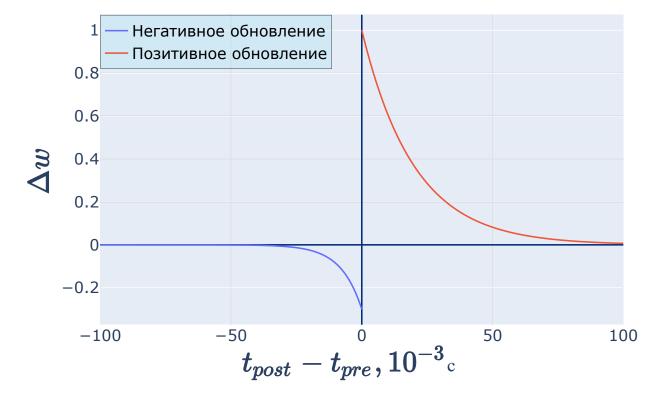


Рис. (7). Правило STDP. График зависимости изменения веса от разности времени регистрации пост- и пре- спайков.

Таким образом, в процессе обучения у каждого нейрона увеличивается вес связей, по которым систематически пре-спайк приходит перед излучением пост-спайка, и наоборот, вес уменьшается у тех связей, для которых такой закономерности не наблюдается. После такого обучения нейрон начинает активнее реагировать на пре-спайки от нейронов, соединенных с ним связями с большими весами, а значит, начинает сам испускать пост-спайк, если в короткий промежуток времени эти нейроны будут активны одновременно. Этим он объединяет их активность, посылая пост-спайк дальше по сети.

1.4.2 anti-STDP

anti-STDP является правилом обучения, обратным к STDP.

$$\Delta w = \begin{cases} A_{+} \cdot e^{-\frac{t_{pre} - t_{post}}{\tau_{+}}}, t_{pre} - t_{post} > 0\\ A_{-} \cdot e^{-\frac{t_{pre} - t_{post}}{\tau_{-}}}, t_{pre} - t_{post} < 0 \end{cases}$$

$$\begin{cases} A_{+} < 0\\ A_{-} > 0 \end{cases}$$
(8)

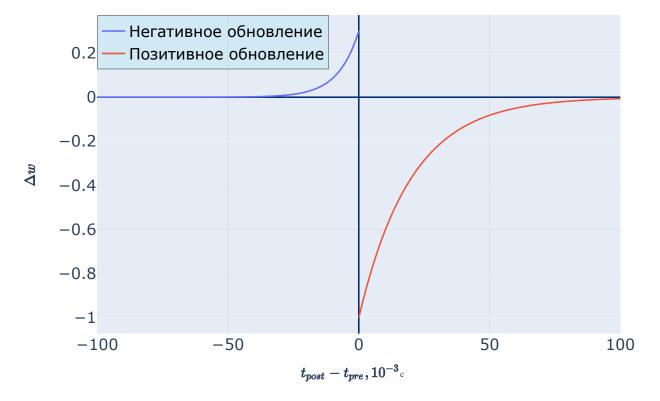


Рис. (8). Правило anti-STDP. График зависимости изменения веса от разности времени регистрации пост- и пре- спайков.

Таким образом, в процессе обучения вес связей между нейронами, активность которых корреллирует, уменьшается. Это правило используется для обучения связей конкуренции.

1.5 Современные аппаратные реализации спайковых нейронных сетей

На сегодняшний день создано несколько нейроморфных процессоров для аппаратной реализации спайковых нейронных сетей. Рассмотрим их. В таблице также указаны аналогичные параметры человеческого мозга.

Таблица (1). Сравнительная таблице аппаратных реализаций спайковых нейронных сетей. Указано энергопотребление при решении типичной задачи машинного обучения.

Название	Нейроны	Синапсы	Энергопотребление, мВт
Мозг человека	$\approx 100 \cdot 10^9$	$\approx 1 \cdot 10^{14}$	20000
TrueNorth [12]	$1 \cdot 10^{6}$	$256 \cdot 10^6$	$64^{(1)}$
SpiNNaker [14]	$1 \cdot 10^{9}$	$1 \cdot 10^{12}$	$1000^{(2)}$
Loihi [5]	$130 \cdot 10^3$	$130 \cdot 10^6$	неизвестно
Akida [2]	$1.2 \cdot 10^6$	$10 \cdot 10^9$	$\sim 10^{-(3)}$

Выводы к разделу 2

Выше были представлены несколько моделей нейронов в спайковых нейронных сетях и определены основные архитектуры, между которыми будет производиться сравнение. Показано, что аппаратная реализация спайковых нейронных сетей активно исследуется и уже существует в нескольких исполнениях. Открытым остается вопрос о наиболее эффективной архитектуре, о чем пойдет речь в следующем разделе.

 $^{^{(1)}}$ Для обработки видео разрешением 400×240 пикселей 30 кадров/с.

 $^{^{(2)}}$ При полной загрузке.

⁽³⁾ Энергопотребление может быть от 1 мкВт до 10 мВт в зависимости от сложности задачи.

2 Моделирование обучения спайковой нейронной сети с конкуренцией локальных рецептивных полей

2.1 Описание задачи классификации

Для работы была выбрана классическая задача машинного обучения— задача классификации изображений рукописных цифр из набора данных MNIST. MNIST состоит из размеченных обучающей и тестовых выборок объемами 60000 и 10000 изображений. Изображения имеют размер 28×28 пикселя и являются черно-белыми. Из-за необходимости калибровки сетей (2.4.1) обучающая выборка была разбита на 50000 изображений для обучения (обучающая выборка) и 10000 изображений для калибровки (калибровочная выборка).

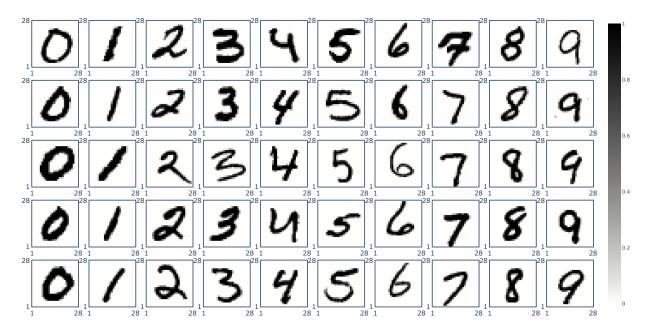


Рис. (9). Изображения MNIST

В этой работе изображения обрезаются так, что используется только центральная область 20×20 пикселей.

2.2 Особенности архитектуры

Нейросетевая архитектура LCSNN [15] вдохновлена строением зрительной коры мозга. Y слой сети состоит из n каналов, каждый из которых является локально соединенным с X слоем нейронов.

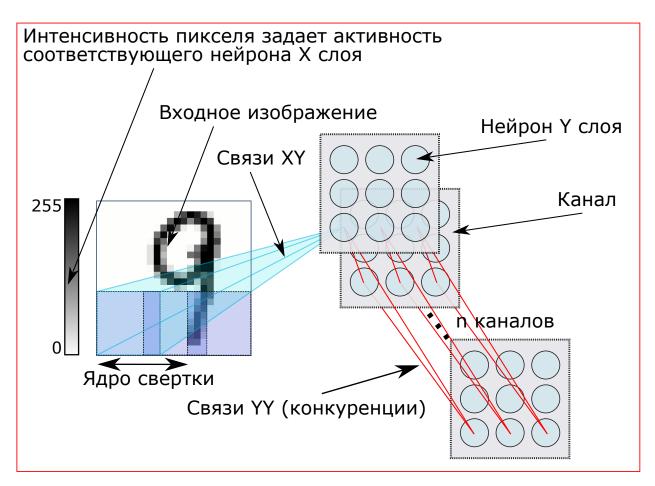


Рис. (10). Схема архитектуры LCSNN

Нейроны, имеющие общие рецептивные поля, соединяются YY связями конкуренции. Такие связи имеют отрицательные веса, а значит, негативно влияют на активность. Нейроны, не имеющие общего рецептивного поля (а значит, реагирующие на разные области изображения) не конкурируют между собой. Связи конкуренции вводятся для улучшения разделения нейронов по выучиваемым признакам.

2.3 Обучение связей XY

Для уменьшения числа параметров модели изображения обрезаются до размера 20×20 пикселей. Края изображений часто практически пусты, поэтому эта операция практически не влияет на объем информации, доступный сети. Для каждого изображения при помощи распределения Пуассона с математическим ожиданием, пропорциональным интенсивности соответствующего пикселя, генерируются X спайки. Обучение связей XY производится по правилу STDP. После каждой итерации обучения производится нормализация весов — веса каждого нейрона умножаются на такое число, чтобы их сумма стала равной определенной константе. Это делается для избежания возникновения слишком больших отдельных весов. Значе-

ние константы нормализации есть важный гиперпараметр модели, который подбирается для каждой конкретной архитектуры.

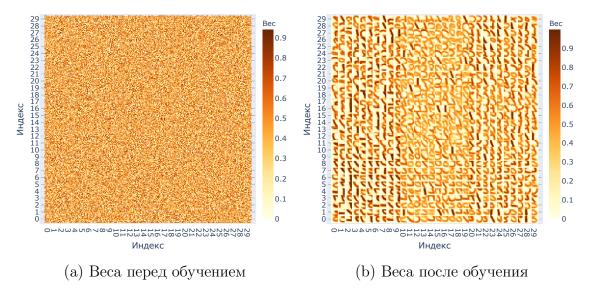


Рис. (11). Визуализация весов XY связей. Каждый квадратик 12×12 соответствует весам одного Y нейрона. Видно, что после обучения нейроны выучивают некоторые признаки, в которых явно угадываются элементы цифр.

2.4 Интерпретация активности спайковой нейронной сети

Для интерпретации активности нейронов Y слоя сети использовалось несколько методов.

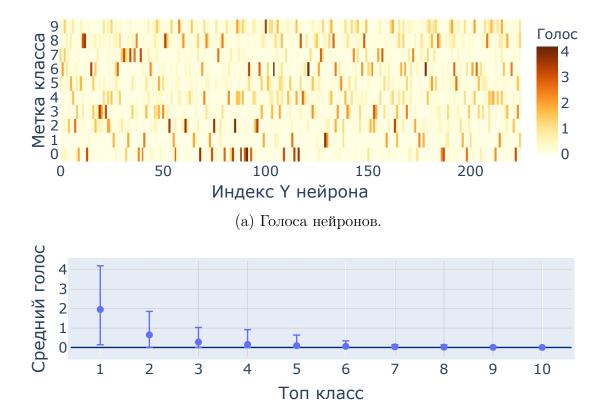
- Голосование патчей
- Общее голосование нейронов
- Голосование нейронов с предварительным отбором по спайкам
- Линейный классификатор

Преимущество первых трех методов заключается в их простоте. Они легко могут быть реализованы на аппаратном уровне. Однако, линейный классификатор значительно превосходит их по точности.

2.4.1 Калибровка голосов

Для первых трех методов необходимо произвести калибровку голосов нейронов. Каждому нейрону Y слоя ставится в соответствие 10 чисел (голосов) для каждого возможного класса цифр (от 0 до 9). Голос вычисляется

как среднее число спайков данного нейрона в ответ на демонстрацию сети данной цифры. Для всех сетей использовалась калибровка на 10000 примерах из калибровочной выборки. Заметим, что калибровка не является частью обучения сети, так как она входит лишь в алгоритм интерпретации поведения сети. Эти голоса используются как мера уверенности нейрона в каждом из классов. После демонстрации изображения сети подсчитывается общее количество спайков для каждого нейрона Y слоя.



(b) Среднее значение голоса для топ-n класса, где топ-1 — класс с максимальным голосом нейрона, топ-10 — класс с минимальным голосом нейрона.

Рис. (12). Визуализация голосов нейронов Y слоя. Высокие значения соответствуют большой специализации нейрона на соответствующем классе.

Далее результатом будем называть произведение количества спайков нейрона на голос.

Общее голосование

Ответом сети считается класс с максимальным результатом среди всех нейронов.

Голосование патчей

Для каждого рецептивного поля ищется нейрон с максимальным результатом. Ответом сети считается класс с максимальным результатом среди этих нейронов.

Отбор по спайкам

Для каждого рецептивного поля ищется нейрон с максимальным количеством спайков. Ответом сети считается класс с максимальным результатом среди этих нейронов.

Линейный классификатор

Суммы спайков нейронов Y слоя используются для обучения линейного классификатора. Для обучения классификатора также используется калибровочная выборка.

Оценка алгоритма интерпретации активности

Для оценки работы алгоритма интерпретации используется точность — отношение количества верно распознанных цифр к размеру тестовой выборки. В этой работе во всех случаях размер тестовой выборки составляет 10000.

2.4.2 Сравнение алгоритмов интерпретации активности сети

LCSNN отличаются большой скоростью обучения. Были построены кривые обучения для различных алгоритмов интерпретации активности сети. Точность измерялась через каждые 250 итераций обучения. Для калибровки алгоритма интерпретации использовалась калибровочная выборка объемом 5000. Для измерения точности использовалась тестовая выборка объемом 1000.

Видно, что через несколько тысяч итераций обучения точность распознавания выходит на плато насыщения, после чего уже не возрастает. Видно, что три метода голосования в целом не отличаются по точности, а линейный классификатор значительно превосходит их все. Заметим, что точность даже необученной сети может достигать 70% за счет калибровки механизма интерпретации.

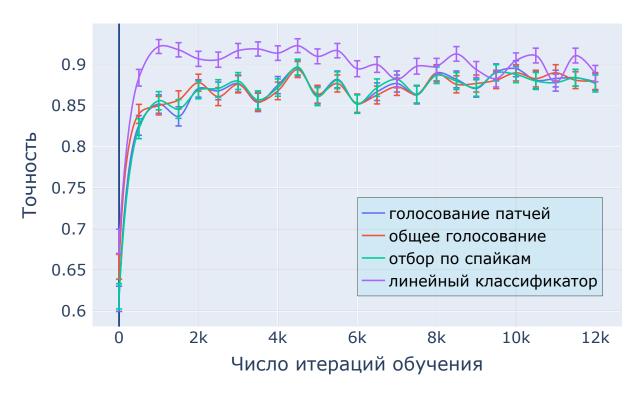


Рис. (13). Скорость обучения LCSNN. Сравнение различных алгоритмов интерпретации активности.

2.5 Сравнение эффективности операции свертки и локального рецептивного поля

Были проведены эксперименты по измерению точности сетей с различными архитектурами. Для сверточных и полносвязных сетей вводились аналогичные связи конкуренции. Из-за очень высоких вычислительных нагрузок не ставилось задачи по нахождению параметров, идеально обеспечивающих максимальную точность для каждой архитектуры. Эти параметры были подобраны приблизительно, поэтому могли не попасть в максимум точности, однако величина расхождения не превышает 1-2%. Все точности посчитаны при помощи алгоритма интерпретации активности на основе голосования нейронов (учитывался лучший результат). Заметим, что при использовании линейного классификатора в качестве алгоритма интерпретации удалось достигнуть 95% точности для локально соединенной сети из 1000 каналов с размером ядра 12.

Таблица (2). Результаты сравнения различных архитектур спайковых нейронных сетей. Для каждой сети точность измерялась N=5 раз. В таблице указаны средние значения и стандартное отклонение для точности.

Архитектура	Каналы	Ядро	Beca	Нейроны	Точность, %
LCSNN	100	12	449100	900	87.5 ± 0.9
LCSNN	100	8	798400	1600	82.9 ± 0.2
LCSNN ⁽¹⁾	25	12	95400	225	82.3 ± 1.0
LCSNN	25	12	95400	225	80.1 ± 1.0
LCSNN	25	8	169600	400	73.6 ± 1.0
CSNN	81	12	543105	729	77.2 ± 1.7
CSNN	100	8	11350	1600	77.4 ± 1.9
CSNN	25	12	3900	225	65.8 ± 0.7
CSNN	25	8	1900	400	63.1 ± 1.2
FCSNN	100	20	44950	100	73.4 ± 0.9

Видно, что локально соединенная сеть превосходит сверточную сеть по точности даже при чуть превышающем числе параметров последней. Также видно, что не следует использовать слишком маленький размер ядра свертки. Это приводит к выучиванию сетью менее значительных признаков. В классическом машинном обучении используются либо неглубокие сети с большими ядрами свертки, либо глубокие сети с маленькими ядрами свертки.

Заметим, что спайковые нейронные сети могут достигать значительно больших точностей на MNIST. Для этого можно использовать:

- Сети с существенно большим числом параметров, чем в этой работе
- Более глубокие сети с большим количеством слоев
- Другие алгоритмы обучения (например, обучение с учителем)

⁽¹⁾Сеть с обучением связей конкуренции

Таблица (3). Результаты других исследований спайковых нейронных сетей. Во всех используется датасет MNIST.

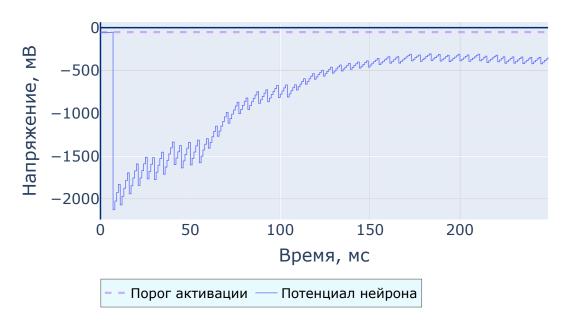
Статья	Архитектура	Обучение	Точность, %
[15]	Локальная + кон-	Без учителя	95.07 ± 0.63
	куренция		
[7]	Полносвязная +	Без учителя	95
	конкуренция		
[6]	Полносвязная +	С учителем / с частичным при-	$95.4 \ / \ 72.1$
	конкуренция	влечением учителя	
[17]	Сверточная	С частичным привлечением	96.95 ± 0.08
		учителя	
[9]	Сверточная	С частичным привлечением	99.28 ± 0.1
		учителя	
[18]	Сверточная	С частичным привлечением	97.20 ± 0.07
		учителя	

Результат, полученный в этой работе, практически соответствует результату из первой строки.

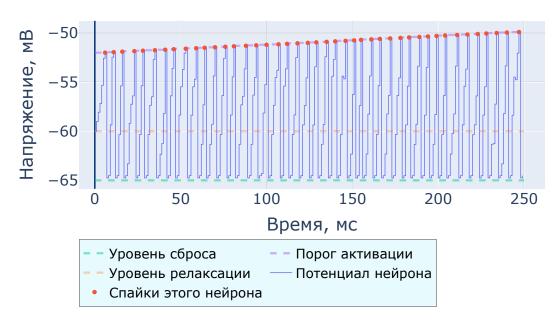
2.6 Обучение связей YY (конкуренции)

Связи YY очень сильно влияют на обучение связей XY. Большие по модулю значения способствуют вариативности в обучении Y нейронов, так для каждого рецептивного поля одновременно активными не могут быть нейроны, имеющие схожие веса XY. Малые по модулю значения не позволяют нейронам специализироваться.

Примечательно, что с такими большими по модулю значениями весов конкуренции для каждого рецептивного поля остается активным лишь один нейрон (или иногда несколько нейронов), веса которого лучше всего соответствует области представленного изображения, который подавляет активность остальных.

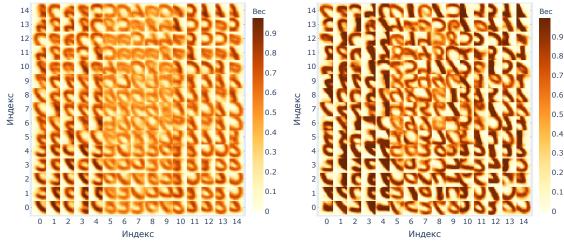


(а) Активность нейрона, который проиграл в конкуренции, подавлена другими нейронами.



(b) Активность нейрона, который выиграл в конкуренции. Присутствуют множество спайков.

Рис. (14). Влияние конкуренции на активность нейронов Примечание: на графике слева не представлены значения v_{rest} и v_{reset} , так как на данном масштабе они практически совпадают с v_{thresh} .



- (а) Слабо специализированные веса, вес конкуренции равен –10.
- (b) Специализированные веса, вес конкуренции равен –100.

Рис. (15). Влияние конкуренции на обучение связей XY.

Все сети до этого момента имели фиксированные веса конкуренции. Было обнаружено, что обучение весов конкуренции позволяет повысить точность сети. Для обучения связей YY используется правило anti-STP (разд. 1.4.2). При помощи варьирования параметров этого правила были получены различные распределения весов конкуренции.

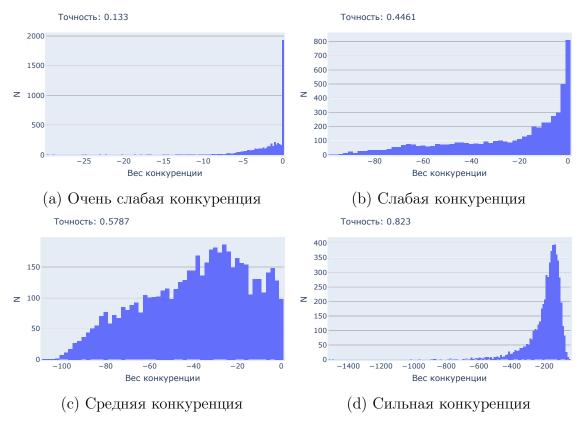


Рис. (16). Различные распределения весов конкуренции

Видно, что точность сети повышается при тяготении распределения ве-

сов конкуренции в сторону больших по модулю значений. Заметим, что целью являлось не нахождение параметров сети, обеспечивающих максимальную точность, а исследования влияния обучения или не-обучения конкуренции на точность сети с данной конфигурацией остальных параметров.

Примечательно, что не все связи YY получают большие по модулю значения. Это объясняется тем, что нейроны, специализирующиеся на значительно разных признаках, не нуждаются в конкуренции, так как они не проявляют высокую активность одновременно.

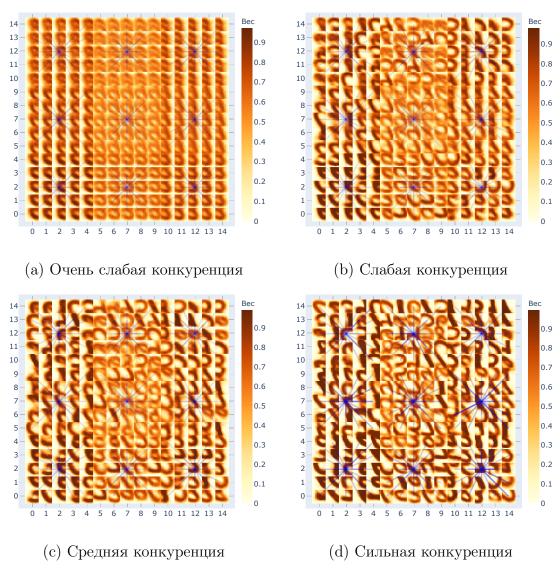


Рис. (17). Визуализация весов конкуренции поверх весов XY. Изображения соответствуют весам сетей с рисунка 16. Изображены только веса конкуренции для одного нейрона в каждом рецептивном поле для избегания загромождения визуализации. Насыщенный синий цвет соответствует большей по модулю конкуренции (используется среднее арифметическое между весов W_{ij} и W_{ji}). Видно, что похожие признаки сильнее конкурируют между собой, чем различные.

Выводы к разделу 3

В результате сравнения архитектур было показано, что локально соединенная архитектура превосходит сверточную архитектуру по точности при сравнимом числе параметров. Также было показано, что обучение связей конкуренции способно улучшить точность спайковой сети. Полученные результаты соответствуют state of the art.

Выводы

В результата проведения работы было проведено сравнение локально соединенной спайковой нейронной сети со сверточной спайковой нейронной сетью. Оказалось, что локально соединенная архитектура значительно превосходит сверточную по точности при примерно одинаковом числе параметров.

Также было обнаружено, что обучение конкуренции позволяет дополнительно повысить точность сети.

Заключение

Локально соединенная сеть – перспективная нейросетевая архитектура, подходящая для реализации на вычислительном нейрочипе. Способность быстро выходить на плато кривой обучения позволяет использовать локально соединенные сети для обучения на выборках сравнительно небольшого объема (3000-5000). Использование дополнительного алгоритма интерпретации активности, такого как линейный классификатор, позволяет повысить эффективность сети.

Число параметров (весов) сети определяет энергоэффективность мемристорного нейрочипа, так как каждый вес обычно представлен физическим элементом. Таким образом, это главный фактор, определяющий эффективность любой модели. Было показано, что локально соединенная сеть превосходит сверточную в точности при примерно одинаковом числе параметров.

Также было показано, что при помощи обучения связей конкуренции можно добиться большей точности, чем при фиксированных весах конкуренции.

В качестве перспектив для дальнейшего исследования можно отметить более глубокое изучение обучения конкуренции, а именно анализ распределений весов конкуренции, а также подбор оптимальных параметров обучения конкуренции. В этой работе не было исследовано обучение конкуренции у сетей с очень большим числом параметров и высокой точностью, так как такие исследования требуют слишком больших вычислительных ресурсов. Тем не менее, возможно, что обучение конкуренции позволит улучшить точность для таких сетей и превзойти текущие state of the art результаты.

Все материалы этой работы находятся в репозитории https://github.com/danielgafni/bachelor

Благодарности

Выражаю благодарности Дёмину Вячеславу Александровичу за поддержку и руководство исследовательским процессом, Нехаеву Дмитрию Вадимовичу за терпеливую и кропотливую работу со мной в течение всего года, а также Королевой Александре Валерьевне за помощь со стороны Физического факультета МГУ.

Список литературы

- [1] Ahmed Abusnaina и Rosni Abdullah. "Spiking Neuron Models: A Review". в: International Journal of Digital Content Technology and its Applications 8 (июнь 2014), с. 14—21.
- [3] Md. Zahangir Alom и др. "A State-of-the-Art Survey on Deep Learning Theory and Architectures". в: Electronics 8 (март 2019), с. 292. DOI: 10.3390/electronics8030292.
- [4] Maxence Bouvier и др. "Spiking Neural Networks Hardware Implementations and Challenges". в: ACM Journal on Emerging Technologies in Computing Systems 15.2 (июнь 2019), с. 1—35. ISSN: 1550-4840. DOI: 10.1145/3304103. URL: http://dx.doi.org/10.1145/3304103.
- [5] Mike Davies и др. "Loihi: A Neuromorphic Manycore Processor with On-Chip Learning". в: IEEE Micro PP (янв. 2018), с. 1—1. DOI: 10.1109/MM.2018.112130359.
- [6] Vyacheslav Demin и Dmitry Nekhaev. "Recurrent Spiking Neural Network Learning Based on a Competitive Maximization of Neuronal Activity". в: Frontiers in Neuroinformatics 12 (нояб. 2018), с. 79. DOI: 10.3389/fninf.2018.00079.
- [7] Shruti Kulkarni и Bipin Rajendran. "Spiking neural networks for handwritten digit recognition—Supervised learning and network optimization". в: Neural Networks 103 (апр. 2018). DOI: 10.1016/j.neunet.2018.03.019.
- [8] Y. Lecun и др. "Gradient-based learning applied to document recognition". в: Proceedings of the IEEE 86.11 (1998), с. 2278—2324.
- [9] Chankyu Lee и др. "Training Deep Spiking Convolutional Neural Networks With STDP-Based Unsupervised Pre-training Followed by Supervised Fine-Tuning". в: Frontiers in Neuroscience 12 (2018), с. 435. ISSN: 1662-453X. DOI: 10.3389/fnins.2018.00435. URL: https://www.frontiersin.org/article/10.3389/fnins.2018.00435.
- [10] De Ma и др. "Darwin: A neuromorphic hardware co-processor based on spiking neural networks". в: Journal of Systems Architecture 77 (2017), с. 43—51. ISSN: 1383-7621. DOI: https://doi.org/10.1016/j.sysarc. 2017.01.003. URL: http://www.sciencedirect.com/science/article/pii/S1383762117300231.

- [11] Henry Markram, Wulfram Gerstner и Per Jesper Sjöström. "A History of Spike-Timing-Dependent Plasticity". в: Frontiers in Synaptic Neuroscience 3 (2011), с. 4. ISSN: 1663-3563. DOI: 10.3389/fnsyn.2011.00004. URL: https://www.frontiersin.org/article/10.3389/fnsyn.2011.00004.
- [12] Paul A. Merolla и др. "A million spiking-neuron integrated circuit with a scalable communication network and interface". в: Science 345.6197 (2014), с. 668—673. ISSN: 0036-8075. DOI: 10.1126/science.1254642. eprint: https://science.sciencemag.org/content/345/6197/668. full.pdf. URL: https://science.sciencemag.org/content/345/6197/668.
- [14] Eustace Painkras и др. "SpiNNaker: A 1-W 18-Core System-on-Chip for Massively-Parallel Neural Network Simulation". в: Solid-State Circuits, IEEE Journal of 48 (авг. 2013), с. 1943—1953. DOI: 10.1109/JSSC. 2013.2259038.
- [18] Amirhossein Tavanaei, Zachary Kirby и Anthony S. Maida. "Training Spiking ConvNets by STDP and Gradient Descent". в: 2018 International Joint Conference on Neural Networks (IJCNN) (2018), с. 1—8.