

Nombre: Daniel Martínez Bordes

Grupo: 21

Nombre: \_\_\_\_\_

## Hoja de respuesta al Estudio Previo

1. Explicad para qué sirven y qué operandos admiten las instrucciones:

`paddb`

Suma los (bytes) empaquetados en el registro SPMD origen con el destino. La suma se hace en grupos de 8 bits ( $Or[0..7] + Dest[0..7]$ ). Los registros son `%xmmi` (128 bits) o `%mmi` (64 bits) puede ser memoria también

`movdqa`

Mueve elementos del operando origen al destino (128 bits) los operandos pueden ser `%xmmi` o dirección de memoria alineada a 16.

`movdqu`

Mueve elementos del operando origen al destino (128 bits) pueden ser registros `%xmmi` o posiciones de memoria (pueden no estar alineadas a 16 y no causan excepción) *double (quadword)*

`emms`

Pone todos los valores de los registros MMX a vacíos (todo 1) ya que estos registros están mapeados (compartidos) con los FPU (floating-point)

2. La propiedad `__attribute__` y el atributo `aligned` sirven para:

- `__attribute__` sirve para adjuntar características a la declaración de funciones para hacer un check más estricto de errores p.e. `__attribute__((__stdcall__))` o `__attribute__((__cdecl__))` a la función para controlar parámetros `__stdcall` en el código...
- atributo `aligned`:  
`variable __attribute__((aligned(n)))`  
Permite especificar la alineación mínima en memoria (en bytes) de la variable

pushl %ebp  
movl %esp, %ebp

pushl %ebx  
pushl %esi

3. Programad en ensamblador una versión de la rutina que hay en Procesar.c procurando hacerla lo más rápida posible.

<pre> movl \$0, %eax # (cada bucle movl 6(%ebp), %ecx # max. bucle movl %ecx, %ecx movl 12(%ebp), %esi # matb movl 8(%ebp), %ebx # matc for: cmpl %ecx, %eax jge end movb (%ebx, %eax), %dl </pre>	<pre> movb \$4, %edi movb %di, (%esi, %eax) inc %eax jmp for end: popl %esi popl %ebx movl %ebp, %esp popl %ebp ret </pre>
--	--

4. Explicad como se puede cargar un valor inmediato en un registro xmm usando la instrucción movdqu.

Paramos los 8 bytes de cada word como un inmediato y los guardamos en la pila y cuando están los 16 guardados hacemos movdqu de la dirección base de la pila y al registro xmm y luego vaciamos la pila

5. Programad en ensamblador una versión SIMD de la rutina que hay en Procesar.c.

<pre> pushl %ebp movl %esp, %ebp pushl %ebx pushl %esi movl \$0, %eax movl 16(%ebp), %ecx movl %ecx, %ecx movl 12(%ebp), %esi # matb movl 8(%ebp), %ebx # matc </pre>	<pre> for: cmpl %ecx, %eax jge end movdqu (%ebx, %eax), %xmm0 psrlq \$4, %xmm0 movdqu %xmm0, (%esi, %eax) addl \$16, %eax jmp for end: emms popl %esi popl %ebx movl %ebp, %esp popl %ebp </pre>
---	--

6. Escribid un código en ensamblador que a partir de un valor almacenado en un registro averigüe si es múltiplo de 16.

<pre> test \$0x0000000F, %eax je end </pre>	<p>(¿dónde está el valor que se quiere comprobar?)</p>
---	--