

Nombre: Daniel Martínez Bordes Grupo: Z1

Nombre: _____

Hoja de respuesta al Estudio Previo

- Rellenad la siguiente tabla (en hexadecimal):

@	byte	bloque M	línea MC	TAG	HIT/MISS	TAG out
00eca130	10	0076509	09	00eca	Miss	-
00eca131	11	0076509	09	00eca	Hit	-
00ec2172	12	007610B	0B	00ec2	Miss	-
00eca133	13	0076509	09	00eca	Hit	-
00ec3175	15	007618B	0B	00ec3	Miss	00ec2
00ec3175	15	007618B	0B	00ec3	Hit	-
00ecb136	16	0076589	09	00ecb	Miss	00eca
00eca137	17	0076509	09	00eca	Miss	00ecb
00ec2178	18	007610B	0B	00ec2	Miss	00ec3
00ecb139	19	0076589	09	00ecb	Miss	00eca
10eca230	10	0876511	11	10eca	Miss	-
00eca131	11	0076509	09	00eca	Miss	00ecb
00ec2172	12	007610B	0B	00ec2	Hit	-
10eca233	13	0876511	11	10eca	Hit	-
00ec3175	15	007618B	0B	00ec3	Miss	00ec2
00ec3175	15	007618B	0B	00ec3	Hit	-
00ecb136	16	0076589	09	00ecb	Miss	00eca
10eca237	17	0876511	11	10eca	Hit	-
00ec2278	18	0076113	13	00ec2	Miss	-
00ecb139	19	0076589	09	00ecb	Hit	-

(32 bytes)

5 únicos bits

(4096/32 = 128 líneas)

7 bits

Alta como 2 asociativa
64 posiciones \Rightarrow 6 bits
 $4096 / 32 = 128$

2. Rellenad la siguiente tabla (en hexadecimal):

@	byte	bloque M	conj MC	VIA	TAG	HIT/MISS	TAG out
00eca130	10	0076509	09	0	001D94	Miss	-
00eca131	11	0076509	09	0	001D94	Hit	-
00ec2172	12	007610B	0B	0	001D84	Miss	-
00eca133	13	0076509	09	0	001D94	Hit	-
00ec3175	15	007618B	0B	1	001D96	Miss	-
00ec3175	15	007618B	0B	1	001D96	Hit	-
00ecb136	16	0076589	09	1	001D96	Miss	-
00eca137	17	0076509	09	0	001D94	Hit	-
00ec2178	18	007610B	0B	0	001D84	Hit	-
00ecb139	19	0076589	09	1	001D96	Hit	-
10eca230	10	08765M	M	0	021D94	Miss	-
00eca131	11	0076509	09	0	001D94	Hit	-
00ec2172	12	007610B	0B	0	001D84	Hit	-
10eca233	13	08765M	M	0	021D94	Hit	-
00ec3175	15	007618B	0B	1	001D96	Hit	-
00ec3175	15	007618B	0B	1	001D96	Hit	-
00ecb136	16	0076589	09	1	001D96	Hit	-
10eca237	17	08765M	M	0	021D94	Hit	-
00ec2278	18	00761M3	13	0	001D84	Miss	-
00ecb139	19	0076589	09	1	001D96	Hit	-

3. Para el primer código C, la cache directa obtiene:

Aciertos: 8960 hits

Fallos: 1280 misses

Cada 8 iteraciones
necesita cargar 32 bytes
más.

4. Para el primer código C, la cache 2 asociativa con reemplazo LRU obtiene:

Aciertos: 8960 hits

Fallos: 1280 misses

es un acceso línico
en el vector mantiene
acceder a un mismo
bloque

5. Para el segundo código C, la cache directa obtiene:

Aciertos: 0 hits

Fallos: 20000 misses

6. Para el segundo código C, la cache 2 asociativa con reemplazo LRU obtiene:

Aciertos: 17500 hits

Fallos: 2500 misses

Supuestos usados a continuación de 151