САНКТ-ПЕТЕРБУРГСКИЙ ПОЛИТЕХНИЧЕСКИЙ УНИВЕРСИТЕТ

ПЕТРА ВЕЛИКОГО

\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_\_

Институт компьютерных наук и технологий

Высшая школа интеллектуальных систем и суперкомпьютерных технологий

Отчет

по заданию lab1

Дисциплина

«Средства проектирования аппаратуры цифровой обработки сигналов»

выполнил:

Курякин Д. А

группа:

преподаватель:

Антонов А. П.

Санкт-Петербург

2022

Оглавление

[1 Задание lab2 3](#_Toc104485730)

[1.1 Задание 3](#_Toc104485731)

[1.2 Выводы 3](#_Toc104485732)

[2 Задание lab3 3](#_Toc104485733)

[2.1 Задание 3](#_Toc104485734)

[2.2 Выводы 3](#_Toc104485735)

# Задание lab2

## Задание

Выполнить все шаги из методических материалов.

## Выводы

В результате был получен опыт работы с Vivado Logic Analyzer.

# Задание lab3

## Задание

Выполнить все шаги из методических материалов.

## Выводы

В результате был получен опыт создания ILA и VIO элементов и опыт работы с Vivado Logic Analyzer.