

# Aula passada... Argumentação de um passo de execução



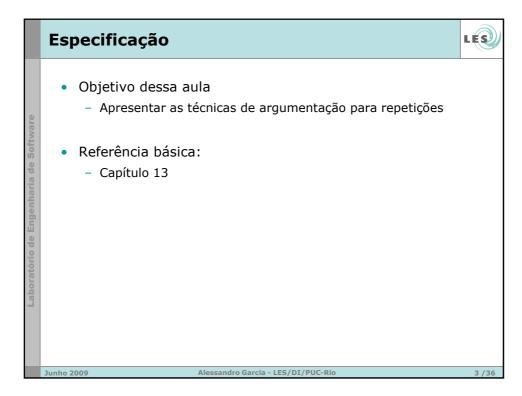
- A notação: AE ⊕ P ⇒ AS significa:
  - A expressão resulta em TRUE se for válida a assertiva de entrada AE e a execução do fragmento de código P implicar a validade da assertiva de saída AS
- Como ler a expressão:  $A \oplus P \Rightarrow B$ 
  - ⊕ significa: a execução de (um fragmento de código)
  - dada a validade de A a execução do fragmento P implica a validade de B

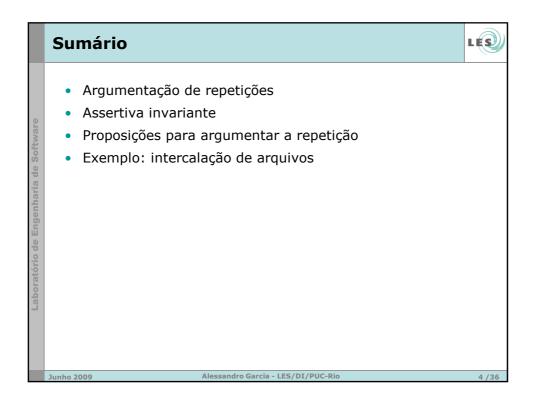
Exemplo: Fragmento P pode ser...

- 1. corpo da função: AbrirArquivo( char \* NomeArq , tpModo Modo ) => FILE\* pArq , tpCondRet CondRet
- 2. qualquer bloco de código em AbrirArquivo

Junho 2009

Alessandro Garcia - LES/DI/PUC-Rio





## Argumentação de Repetições



- Como argumentar repetições?
  - devemos argumentar as *n* repetições?
  - tempo gasto não justificaria os benefícios
    - além disso, prova seria basicamente a mesma, com diferenças triviais nos valores sendo variados
- Que recurso matemático podemos usar para facilitar a argumentação de repetições?

Junho 2009

Alessandro Garcia - LES/DI/PUC-Ric

E /26

## Argumentação de Repetições



- Como argumentar repetições?
  - devemos argumentar as n repetições?
    - tempo gasto não justificaria os benefícios
      - além disso, prova seria basicamente a mesma, com diferenças triviais nos valores sendo variados
- Que recurso matemático podemos usar para facilitar a argumentação de repetições?
  - indução matemática

Junho 2009

Alessandro Garcia - LES/DI/PUC-Rio

## Indução Matemática, recordação



Uma prova por indução consiste de três partes:

Passo 1: Especificação da hipótese da indução:

• H(n) :: deveria valer para 1, 2, ..., n, ... ∞

Passo 2: Provar a validade de H(n) para caso base:

• H(1)

Passo 3: Passo indutivo:

- assumindo a validade para um n genérico, provar que H(n) ⇒ H(n+1)
  - como vale para qualquer n, pode-se concluir que vale para todos os n

Junho 2009

Alessandro Garcia - LES/DI/PUC-Ri

7 /36

# **Exemplo: Identidade de Gauss**



- Queremos provar que:  $1+2+\cdots+m=\frac{m(m+1)}{2}$
- Passo 1: Especificação da hipótese da indução:
  - H(m) =  $\frac{m(m+1)}{2}$
- Passo 2: Caso base:
  - m = 1
  - H(1) = 1 = 1 \* (1 + 1)/2 = 1
- Passo 3: O passo indutivo:
  - Provar que H(m + 1) = (m + 1)\*(m + 2)/2

Junho 2009

Alessandro Garcia - LES/DI/PUC-Rio

# **Exemplo: Identidade de Gauss**



Assume-se H(m) e tenta provar H(m+1)

- Passo 3: O passo indutivo (cont.):  $\rightarrow$   $H(m) \Rightarrow H(m+1)$ 
  - Assumindo a hipótese da indução:  $1+2+\cdots+m=\frac{m(m+1)}{2}$

tirado da hipótese de

- Provar que: 
$$\text{H(m+1)} = \underbrace{\frac{(m+1)(m+2)}{2}}_{\text{tirado da indução}}$$
 
$$(1+2+\cdots+m)+(m+1) = \underbrace{\frac{m(m+1)}{2}}_{\text{2}} + (m+1)$$

fatorando

$$\frac{m(m+1)}{2} + \frac{2(m+1)}{2} = \frac{(m+2)(m+1)}{2} = \frac{(m+1)(m+2)}{2}$$

# Argumentação de repetições



- A argumentação segue as seguintes regras:
- formular uma hipótese de indução
  - é estabelecida por uma assertiva invariante (AINV)
  - argumentar um a um a veracidade dos casos especiais
    - tipicamente terminar antes de concluir a primeira iteração é um caso especial, exemplos:
      - condição da repetição não é satisfeita na primeira interação
      - uso de *break* ou *return*
    - AS deve valer!
  - argumentar a veracidade da base de indução
    - tipicamente executar completamente a primeira iteração
  - assumindo a veracidade da hipótese de indução após uma k-ésima iteração genérica: argumentar que a execução do corpo da repetição restabelece a validade da hipótese de indução para a k+1 ésima iteração
- Isso corresponde à corretude parcial

#### Argumentação de repetições

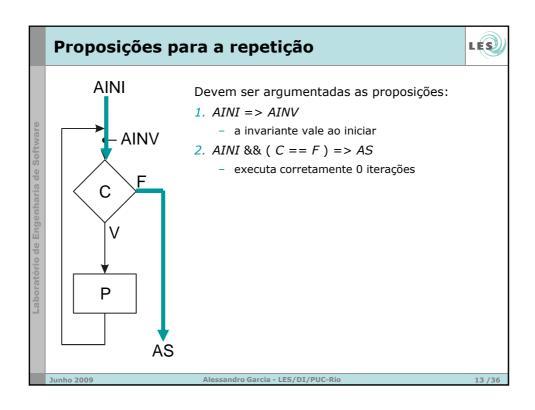


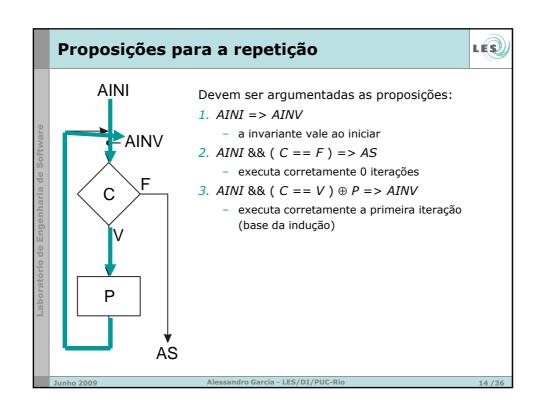
• Deve-se argumentar ainda que o fragmento de código pára

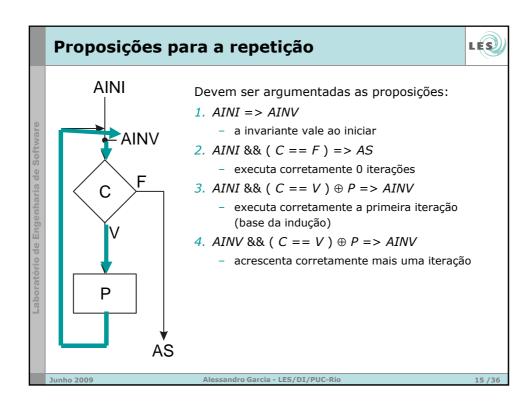
- agora temos a corretude total da repetição
- A assertiva invariante (AINV) hipótese de indução deve satisfazer os seguintes critérios
  - a assertiva invariante deve inter-relacionar, pelo menos, todas as variáveis e estados que podem ser alterados no decorrer da repetição
  - as relações devem ser estabelecidas de modo que a (mesma) assertiva invariante reflita o estado esperado da repetição para qualquer número de 0 ou mais iterações

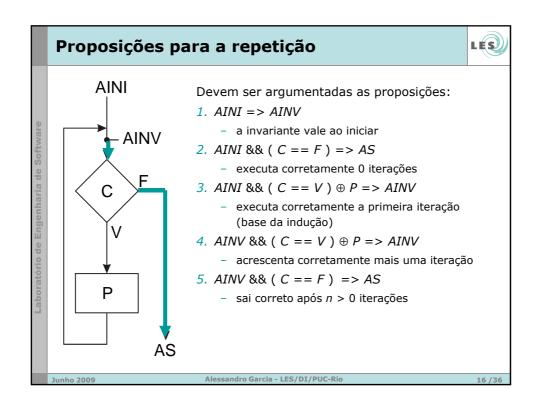
LES

# 6 proposições básicas para a repetição AINI Devem ser argumentadas as proposições: 1. AINI => AINV- a invariante vale ao iniciar AINV C P AS



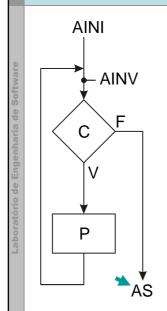






# Proposições para a repetição





Devem ser argumentadas as proposições:

- 1. AINI => AINV
  - a invariante vale ao iniciar
- 2. AINI && ( C == F ) => AS
  - executa corretamente 0 iterações
- 3. AINI && ( C == V )  $\oplus P => AINV$ 
  - executa corretamente a primeira iteração (base da indução)
- 4. AINV && ( C == V )  $\oplus$  P => AINV
  - acrescenta corretamente mais uma iteração
- 5. AINV && ( C == F ) => AS
  - sai correto após n > 0 iterações
- 6. término
  - a repetição pára depois de um número finito de iterações

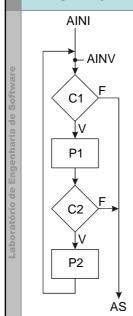
Junho 2009

Alessandro Garcia - LES/DI/PUC-Ric

17 /26

#### Proposições para a repetição





No caso de outras saídas condicionais de uma repetição (break ou return), devem ser argumentados também:

- 2. AINI && (C1 == F) => AS, AINI &&  $((C1 == V) \oplus P1)$  && (C2 == F) => AS
  - executa corretamente 0 iterações
- 5. AINV && (C1 == F) => AS, AINV &&  $((C1 == V) \oplus P1)$  && (C2 == F) => AS
  - sai correto após n > 0 iterações

Junho 2009

Alessandro Garcia - LES/DI/PUC-Rio





- de maneira geral o estabelecimento do estado inicial antecede imediatamente o código da repetição
- Temos então que argumentar mais uma proposição:
  - O.  $AE \oplus P_{INI} => AINI$

Junho 2009

 $\mathsf{P}_{\mathsf{INI}}$ 

**AINI** 

**AINV** 

AS

lessandro Garcia - LES/DI/PUC-Ri

19 /36

## Exemplo: intercalação de arquivos



- Sejam dois arquivos ArqA e ArqB contendo registros do mesmo tipo e ordenados crescentemente segundo o campo Chave contido no registro
  - Os arquivos não contêm Chaves repetidas, no entanto, podem existir Chaves iguais em registros dos dois arquivos
  - Todas as Chaves são menores do que MAX
- O que se deseja é um programa que intercale estes dois arquivos, gerando
  - o arquivo ArqS contendo todos os registros de ArqA e ArqB sem Chaves repetidas, ordenados crescentemente segundo Chave
  - o arquivo ArqE contendo todos os pares de registros de ArqA e ArqB com Chaves iguais, ordenado crescentemente e tendo o registro de ArqA precedendo o registro de ArqB em cada par de registros com a mesma Chave.

Junho 2009

Alessandro Garcia - LES/DI/PUC-Rio

```
Intercalação: primeira tentativa

AE: ---

LerRegistro de ArqA para BufferA

LerRegistro de ArqB para BufferB

AINI: ---

while ( BufferA.Chave < MAX || BufferB.Chave < MAX )) {

AINV: ---

Selecione o registro de menor chave, seja este o

que está contido no BufferX

TransferirRegistro de ArqX para ArqS

if ( BufferA.Chave == BufferB.Chave )

{

TransferirRegistro de ArqA para ArqE

TransferirRegistro de ArqB para ArqE

} /* if */
} /* while */

AS: ---
```



Funções de apoio

LerRegistro de ArqX para BufferX

se o arquivo *ArqX* ainda não terminou
lê o próximo registro do *ArqX* para o *BufferX*senão cria um registro vazio em *BufferX* com *Chave* == MAX

- Esta função simula um n+1 ésimo registro para um arquivo com n registros
- TransferirRegistro de ArqX para ArqY

grava o conteúdo de *BufferX* em *ArqY* LerRegistro de *ArqX* para *BufferX* 

Junho 2009

Alessandro Garcia - LES/DI/PUC-Rio



#### AE: ??????

## Intercalação: primeira tentativa



- AE:
  - ArqA, ArqB
    - estão abertos para leitura
    - · estão posicionados antes do primeiro registro
    - estão ordenados em ordem crescente segundo Chave
    - não possuem Chave repetida
    - todas *Chave* < MAX
  - ArqS, ArqE
    - estão abertos para gravação
    - estão vazios
- Por que BufferA e BufferB não aparecem na AE?

Junho 2009

Alessandro Garcia - LES/DI/PUC-Rio



- AE:
- ArqA, ArqB
  - · estão abertos para leitura
  - estão posicionados antes do primeiro registro
  - estão ordenados em ordem crescente segundo Chave
  - não possuem Chave repetida
  - todas Chave < MAX</li>
  - ArgS, ArgE
    - estão abertos para gravação
    - estão vazios
  - Por que BufferA e BufferB n\u00e3o aparecem na AE?
    - por que são criados no corpo da função sendo argumentada

Junho 2009

Alessandro Garcia - LES/DI/PUC-Rio

25 /36

#### Intercalação: primeira tentativa



Alessandro Garcia - LES/DI/PUC-Rio



- AE:
- ArqA, ArqB
  - estão abertos para leitura
  - estão posicionados antes do primeiro registro
  - estão ordenados em ordem crescente segundo Chave
  - não possuem Chave repetida
  - todas *Chave* < MAX
  - ArqS, ArqE
    - estão abertos para gravação
    - estão vazios
  - AINI:
    - ArqA, ArqB simulam um registro adicional com Chave == MAX caso número de registros == 0
    - BufferA e BufferB contêm respectivamente os primeiros registros de ArqA e ArqB
    - ArqS, ArqE: estão abertos e vazios

Junho 2009

Alessandro Garcia - LES/DI/PUC-Ric

27 /36

#### Intercalação: primeira tentativa



Junho 2009

Alessandro Garcia - LES/DI/PUC-Rio



- AS:
  - ArqS contém todos os registros de ArqA e ArqB, sem conter Chaves repetidas, e com Chave < MAX</li>
  - ArqE contém todos os pares de registros de ArqA e ArqB
    - em que os pares têm Chaves iguais, e Chave < MAX,
    - sendo que em cada par o registro proveniente de *ArqA* antecede o proveniente de *ArqB*

Junho 2009

lessandro Garcia - LES/DI/PUC-Ri

29 /36

#### Intercalação: primeira tentativa



```
AE: ---
LerRegistro de ArqA para BufferA
LerRegistro de ArqB para BufferB
AINI: ---
while ( BufferA.Chave < MAX || BufferB.Chave < MAX ))</pre>
   AINV: ?????
   Selecione o registro de menor chave, seja este o
          que está contido no BufferX
   TransferirRegistro de ArqX para ArqS
   if ( BufferA.Chave == BufferB.Chave )
      TransferirRegistro de ArqA para ArqE
      TransferirRegistro de ArqB para ArqE
   } /* if */
} /* while */
AS: ---
                   Alessandro Garcia - LES/DI/PUC-Rio
```



#### • AINV:

- Os registros correntes estão armazenados em *BufferA* e *BufferB* 
  - estes s\u00e3o os de menor valor de Chave ainda n\u00e3o gravados em ArqS ou ArqE
  - Ou um deles contém Chave == MAX
- ArqS contém todos os registros de ArqA e ArqB
  - com Chave menor do que a menor selecionável
  - sem conter *Chaves* repetidas, e com *Chave* < MAX
- ArqE contém todos os pares de registros de ArqA e ArqB
  - com Chaves menores do que a menor selecionável, em que os pares têm Chaves iguais,
  - e com Chave < MAX</li>
  - sendo que em cada par o registro proveniente de *ArqA* antecede o proveniente de *ArqB*

Junho 2009

Alessandro Garcia - LES/DI/PUC-Ric

31 /36

#### Intercalação: primeira tentativa



- 0. AE ⊕ P<sub>INI</sub> => AINI inicialização da função é correta?
- AE:
  - ArqA, ArqB: estão abertos para leitura; estão posicionados antes do primeiro registro; estão ordenados em ordem crescente segundo Chave; não possuem Chave repetida; todas Chave < MAX</li>
  - ArqS, ArqE: estão abertos para gravação; estão vazios

LerRegistro de ArqA para BufferA LerRegistro de ArqB para BufferB

- AINI:
  - ArqA, ArqB simulam um registro adicional com Chave == MAX (caso entrada:ArqA e entrada:ArqB fossem vazios)
- BufferA e BufferB contêm respectivamente os primeiros registros de AS => AINI ArqA e ArqB ArqB ArqE não são modificados pelas funções
  - ArqS, ArqE: estão abertos e vazios de leitura
  - Correto : Consequência direta da definição de LerRegistro

Junho 2009

Alessandro Garcia - LES/DI/PUC-Rio



- 1. AINI => AINV
- a invariante vale ao iniciar?
- AINI:
  - ArqA, ArqB simulam um registro adicional com Chave == MAX após o último registro do arquivo
  - BufferA e BufferB contêm respectivamente os primeiros registros de ArgA e ArgB
  - Verdade pois... ArgS, ArgE: estão abertos e vazios -
- AINV:

São selecionáveis os registros em BufferA e BufferB estes são os de verdade menør valor de *Chave* ainda não gravados em *ArgS* ou *ArgE* 

- Aras contém todos os registros de Aras e Aras com Chave menor do que a menor selecionável, sem conter Chaves repetidas, e com Chave **✓** MAX
- ArgE contém todos os pares de registros de ArgA e ArgB com Chaves menores do que a menor selecionável, em que os pares têm Chaves iguais, e com Chave < MAX, sendo que em cada par o registro proveniente de ArqA antecede o proveniente de ArqB
- Correto

## Intercalação: primeira tentativa



- 2. AINI && (C == F) => AS executa corretamente 0 iterações?
- AINI:
  - ArqA, ArqB simulam um registro adicional com Chave == MAX após o último registro do arquivo
  - BufferA e BufferB contêm respectivamente os primeiros registros de ArqA e ArqB
  - ArqS, ArqE: estão abertos e vazios

while ( BufferA.Chave < MAX || BufferB.Chave < MAX ))</pre>

- AS:
  - ArqS contém todos os registros de ArqA e ArqB, sem conter Chaves repetidas, e com Chave < MAX
  - ArqE contém todos os pares de registros de ArqA e ArqB em que os pares têm Chaves iguais, e Chave < MAX, sendo que em cada par o registro proveniente de ArqA antecede o proveniente de ArqB
- Para ocorrer isso ArgA e ArgB devem estar vazios. Neste caso correto em consequência direta de LerRegistro



- 3. AINI && ( C == V )  $\oplus$  P => AINV
  - executa corretamente a primeira iteração?
- Condições possíveis
  - ArqA não vazio e ArqB vazio ১
  - ArqA vazio e ArqB não vazio ১



- ArqA não vazio e ArqB não vazio, Chaves diferentes ao entrar
  - Nos três casos AINV valerá, pois terá sido gravado o primeiro registro de menor valor em ArqS e um novo registro terá sido lido
- ArqA não vazio e ArqB não vazio, Chaves iguais ao entrar
  - E neste caso?

Junho 200

lessandro Garcia - LES/DI/PUC-Ri

35 / 36

# Intercalação: primeira tentativa



```
ArqA não vazio e ArqB não vazio, Chaves iguais ao
AE: ---
                entrar
LerRegistro de ArqB para BufferB invalida?
LerRegistro
while ( BufferA.Chave < MAX || BufferB.Chave < MAX ))</pre>
   AINV: ---
   Selecione o registro de menor chave, seja este o
          que está contido no BufferX
   TransferirRegistro de ArqX para ArqS
   if ( BufferA.Chave == BufferB.Chave )
      TransferirRegistro de ArqA para ArqE
      TransferirRegistro de ArqB para ArqE
   } /* if */
} /* while */
                   Alessandro Garcia - LES/DI/PUC-Rio
```



• AINV:

ArqA não vazio e ArqB não vazio, Chaves iguais ao entrar

- Os registros correntes estão armazenados em BufferA e BufferB
  - estes são os de menor valor de *Chave* ainda não gravados em *ArqS* ou ArgE
  - Ou um deles contém Chave == MAX
- ArqS contém todos os registros de ArqA e ArqB
  - com Chave menor do que a menor selecionável
  - sem conter Chaves repetidas, e com Chave < MAX
- ArqE contém todos os pares de registros de ArqA e ArqB
  - com Chaves menores do que a menor selecionável, em que os pares têm Chaves iguais,
  - e com Chave < MAX</li>
  - sendo que em cada par o registro proveniente de ArgA antecede o proveniente de ArqB

## Intercalação: primeira tentativa

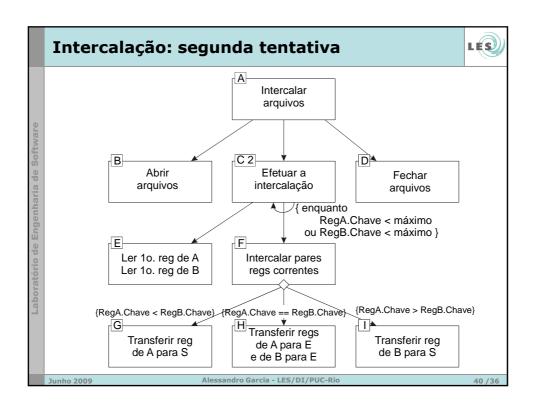


- 3. AINI && ( C == V )  $\oplus P => AINV$ 
  - executa corretamente a primeira iteração?
- Condições possíveis
  - ArqA não vazio e ArqB vazio 🗳
  - ArgA vazio e ArgB não vazio
  - ArgA não vazio e ArgB não vazio, Chaves diferentes ao entrar



- Nos três casos AINV valerá, pois terá sido gravado o primeiro registro de menor valor em ArqS e um novo registro terá sido lido
- ArqA não vazio e ArqB não vazio, Chaves iguais ao entrar
  - Neste caso AINV <u>não valerá</u>, pois terá sido gravado um dos registros de Chave igual em ArqS, e o outro permanecerá para ser selecionado na próxima iteração e que, consequentemente, também será gravado em ArgS, contrário à exigência que ambos sejam gravados em ArqE

```
Intercalação: primeira tentativa
                                                              LES
 LerRegistro de ArqA para BufferA
 LerRegistro de ArqB para BufferB
  while ( BufferA.Chave < MAX || BufferB.Chave < MAX ))</pre>
     AINV: ---
     Selecione o registro de menor chave, seja este o
             que está contido no BufferX
     TransferirRegistro de ArqX para ArqS
     if ( BufferA.Chave == BufferB.Chave )
                                                Problema: como Transferir
                                                Registro sempre ocorre,
                                                já que não está associada
        TransferirRegistro de ArqA para ArqE
                                                com uma condição, BufferX
        TransferirRegistro de ArqB para ArqE
                                                será escrito em ArqS
     } /* if */
                                                mesmo que chaves
                                                sejam iguais
  } /* while */
  AS: ---
```



## Intercalação: segunda tentativa



assumindo que estes casos já foram

argumentados

- O.  $AE \oplus P_{INI} => AINI$
- 1. AINI => AINV
  - a invariante vale ao iniciar
- 2. AINI && (C == F) => AS
  - executa corretamente 0 iterações

3. AINI && ( C == V )  $\oplus P => AINV$ 

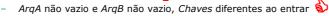
- executa corretamente a primeira iteração (base da indução)
- 4. AINV && ( C == V )  $\oplus P => AINV$ 
  - acrescenta corretamente mais uma iteração
- 5. AINV && ( C == F )
  - sai correto após n > 0 iterações
- 6. Pára após um número finito de iterações

## Intercalação: segunda tentativa



- 3. AINI && ( C == V )  $\oplus P => AINV$ 
  - executa corretamente a primeira iteração?
- Condições possíveis
  - ArqA não vazio e ArqB vazio

  - ArqA vazio e ArqB não vazio



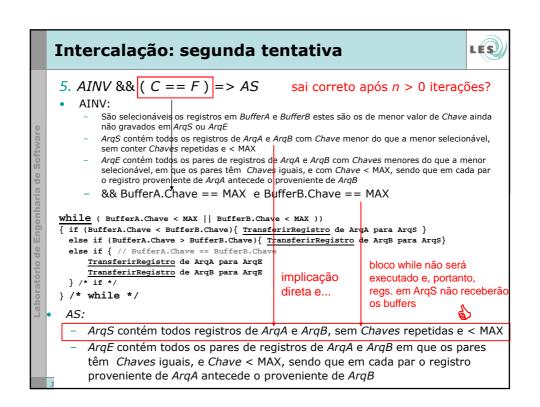


- Nos três casos AINV valerá, pois terá sido gravado o primeiro registro de menor valor em ArqS e um novo registro terá sido lido
- ArqA não vazio e ArqB não vazio, Chaves iguais ao entrar
  - Neste caso AINV valerá, pois não será gravado nenhum dos registros de Chave igual em

ArqS, mas sim em ArqE while ( BufferA.Chave < MAX || BufferB.Chave < MAX ))</pre>

```
if (BufferA.Chave < BufferB.Chave){ \underline{\text{TransferirRegistro}} de ArqA para ArqS }
  \verb|else if (BufferA.Chave > BufferB.Chave){|} $$ $$ $$ $$ $$ $$ $$ $$ $$ IransferirRegistro de ArqB para ArqS} $$
  else if { // BufferA.Chave == BufferB.Chave
       <u>TransferirRegistro</u> de ArqA para ArqE
       TransferirRegistro de ArqB para ArqE
  } /* if */
} /* while */
```

```
LES
Intercalação: segunda tentativa
4. AINV && ( C == V ) \oplus P => AINV
                                          acrescenta a n-ésima iteração?
    AINV:
       São selecionáveis os registros em BufferA e BufferB estes são os de
        menor valor de Chave ainda não gravados em ArqS ou ArqE
        ArgS contém todos os registros de ArgA e ArgB com Chave menor do
        que a menor selecionável, sem conter Chaves repetidas e < MAX
        ArqE contém todos os pares de registros de ArqA e ArqB com Chaves
        menores do que a menor selecionável, em que os pares têm Chaves
        iguais, e com Chave < MAX, sendo que em cada par o registro
        proveniente de ArqA antecede o proveniente de ArqB
 while ( BufferA.Chave < MAX || BufferB.Chave < MAX ))</pre>
  if (BufferA.Chave < BufferB.Chave){ TransferirRegistro de ArqA para Arq$
  else if (BufferA.Chave > BufferB.Chave){ <u>TransferirRegistro</u> de ArqB para ArqS}
  else if { // BufferA.Chave == BufferB.Chave
      TransferirRegistro de ArqA para ArqE
      TransferirRegistro de ArqB para ArqE
  } /* if */
   /* while */
```



#### LES Intercalação: segunda tentativa 5. AINV && (C == F) => ASsai correto após n > 0 iterações? AINV: São selecionáveis os registros em BufferA e BufferB estes são os de menor valor de Chave ainda não gravados em AraS ou AraE ArqS contém todos os registros de ArqA e ArqB com Chave menor do que a menor selecionável, sem conter Chaves repetidas e < MAX ArgE contém todos os pares de registros de ArgA e ArgB com Chaves menores do que a menor selecionável, em que os pares têm Chaves iguais, e com Chave < MAX, sendo que em cada par o registro proveniente de ArqA antecede o proveniente de ArqB && BufferA.Chave == MAX e BufferB.Chave == MAX while ( BufferA.Chave < MAX || BufferB.Chave < MAX )) { if (BufferA.Chave < BufferB.Chave){ TransferirRegistro de ArqA para ArqS } else if (BufferA.Chave > BufferB.Chave){ TransferirRegistro de ArqB para ArqS} else if { // BufferA.Chave == BufferB.Chave <u>TransferirRegistro</u> de ArqA para ArqE bloco while não será TransferirRegistro de ArqB para ArqE implicação executado e, portanto, regs. em ArqE não receberão direta e... } /\* while \*/ os buffers AS: ArgS contém todos registros de ArgA e ArgB, sem Chaves repetidas e < MAX ArqE contém todos os pares de registros de ArqA e ArqB em que os pares têm Chaves iguais, e Chave < MAX, sendo que em cada par o registro proveniente de ArqA antecede o proveniente de ArqB

#### Intercalação: segunda tentativa



6. Pára após um número finito de iterações?

- Dado que...
  - em cada interação, a leitura sempre implica o avanço de pelo menos um registro em um dos arquivos (o que contém o registro com chave menor)
    - ou avança em ambos arquivos (caso chaves são iguais)
  - caso processamento de um dos arquivos seja terminado antes:
    - laço continua até que todos os registros do outro arquivo sejam lidos, já que o outro buffer terá MAX (certamente maior que a maior chave não processada) como chave
    - e sempre um dos 2 primeiros if's será executado, garantindo avanço do arquivo até a condição da parada ser satisfeita: : BufferA.Chave == MAX && BufferB.Chave == MAX
  - se processamentos dos arquivos terminarem juntos isto é, últimas chaves são iguais,
     a condição da parada valerá: BufferA.Chave == MAX && BufferB.Chave == MAX

#### **Exemplo: Função Index**



• sBase é o string dentro do qual será procurado o string

sProc é o string a ser encontrado

• inxorg é o índice do primeiro caractere inclusive de sBase a

partir do qual o string sproc será procurado

- inxFim é o índice do último caractere inclusive de sBase a ser

considerado ao procurar sproc

 Retorna o índice inicial da primeira ocorrência de sproc dentro de sbase, ou -1 caso não encontre sproc

 Obs. o algoritmo usado é "ingênuo". Existem outros algoritmos muito melhores.

Junho 2009

Alessandro Garcia - LES/DI/PUC-Ric

47 /36

## Função Index: Assertiva entrada



AE:

- sBase != NULL

- 0 <= strlen( sBase ) <= 32767

• OBS 1: sBase pode ser o *string* nulo (strlen == 0 ). Note que *string* nulo é um *string* legal com sBase != NULL

- sProc!= NULL,

- 0 <= strlen( sProc ) <= 32767

- inxOrg <= inxFim</pre>

Junho 2009

Alessandro Garcia - LES/DI/PUC-Rio

```
Função Index: Assertiva saída
                                                               LES
 AS:
  • Index >= 0 ⇒
     - strlen( sBase ) >= strlen( sProc )
     - Index >= inxOrg >= 0
     - Index <= inxFim <= strlen( sBase ) - strlen( sProc )</pre>
     - sBase[ Index .. strlen( sBase ) - strlen( sProc )] == sProc
  • Index == -1 ⇒
                                          É possível encontrar um string
     - sProc não existe em sBase
                                          em sBase se
  • Index == -2 ⇒
                                                 strlen(sBase) == 0?
     - dados de entrada ilegais
  • Index < -2 ⇒
     - ilegal
```

```
Função Index: Código parcial
                                                                   LES
 int Index( char * sBase, char * sProc, int inxOrg, int inxFim )
     if ( dados de entrada ilegais ) return -2 ;
     Acertar limites
           = sProc[ 0 ] ;
     tamProc = strlen( sProc ) ;
     AINI: 0 <= inxOrg <= inxFim <= strLen(sBase) - strlen(sProc)
     for ( i = inxOrg ; i <= inxFim ; i ++ )</pre>
     { AINV: sBase[ inxOrg ... i - 1 ] não contém sProc
        if ( szBase[ i ] == cInic )
           if ( memcmp( sBase + i, sProc, tamProc ) == 0 )
                                       Otimiza um pouco, pois não precisa
              return i ;
                                       comparar todo o string quando o
           } /* if */
        } /* if */
                                       primeiro caractere não vale
     } /* for */
     return -1;
  } /* function Index */
                        Alessandro Garcia - LES/DI/PUC-Rio
```

# Função Index: Proposições a provar



- 0.  $AE \oplus P_{INI} => AINI$
- 1. AINI => AINV
  - a invariante vale ao iniciar
- 2. AINI && ( C == F ) => AS
  - executa corretamente 0 iterações
- 3. AINI && ( C == V )  $\oplus$  P => AINV
  - executa corretamente a primeira iteração (base da indução)
- 4. AINV && ( C == V )  $\oplus$  P => AINV
  - acrescenta corretamente mais uma iteração
- 5. AINV && ( C == F ) => AS
  - sai correto após n > 0 iterações
- 6. Pára após um número finito de iterações

Junho 2009

lessandro Garcia - LES/DI/PUC-Ri

