Implementação de Máquinas de Estados

Prof. Hugo Vieira Neto 2020/2

Exercício 1 (Teórico)

- Esboce um diagrama de estados que modele o comportamento dinâmico das trocas de modo de operação de um núcleo ARM Cortex-M4
- Considere apenas a situação de operação em que os registradores especiais PRIMASK = 1, FAULTMASK = 1 e CONTROL = 0
- Comece questionando quais são os eventos de interesse para a situação de operação acima

Exercício 1 (Teórico)

- Considere estados intermediários de *stacking*, *unstacking* e *tail-chaining*, se for o caso
- Na representação das transições ocasionadas pela execução de uma instrução que ocasione retorno de exceção (ex: BX LR), considere possíveis exceções pendentes (bit PEND)
- Utilize a notação UML para a caracterização das transições: evento[condição]/ação

Seleção por Estado

```
typedef enum {Estado 0, Estado 1, Estado 2} state t;
volatile uint8 t Evento = 0; // alterado por ISR
void tarefa(void) {
  state t Estado = Estado 0; // estado inicial da MEF
  while (1) {
    switch (Estado) {
      case Estado 0:
        if(Evento == 1) {
          // ações e mudança de estado
        } // if
        break;
                         Projeto "fsm_state" da área de
    } // switch
  } // while
                       trabalho "EK-TM4C1294XL IAR8"
} // tarefa
```

Exercício 2 (Seleção por Estado)

- Esboce um diagrama de estados que descreva o comportamento dinâmico do projeto "fsm_states"
- Como implementar ações de entrada e saída (entry / e exit /) nos estados e suas atividades (do /) na abordagem de seleção por estado?

Seleção por Evento

```
typedef enum {Estado 0, Estado 1, Estado 3} state t;
volatile uint8 t Evento = 0; // alterado por ISR
void tarefa(void) {
  state t Estado = Estado 0; // estado inicial da MEF
  while (1) {
    if (Evento) {
      switch (Estado) {
        case Estado 0:
          // ações e mudança de estado
          break;
      } // switch
                         Projeto "fsm event" da área de
    } // if
  } // while
                       trabalho "EK-TM4C1294XL IAR8"
} // tarefa
```

Exercício 3 (Seleção por Evento)

- Altere o projeto "fsm_event" de forma a apresentar a sequência crescente do Código de Gray de 3 bits nos LED D1, D2 e D3 do kit EK-TM4C1294XL
- Sugestão: utilize um estado diferente para cada padrão binário de saída
 - $-000 \rightarrow 001 \rightarrow 011 \rightarrow 010 \rightarrow 110 \rightarrow 111 \rightarrow 101 \rightarrow 100 \rightarrow 000 \rightarrow \dots$

Implementação Matriz Estado-Evento

```
state t f 0(state t curr){
  // ações
  return next; // mudança de estado
} // f 0
void tarefa(void) {
  state t (*matriz[N][M])(state t) = \{\{f \ 0, f \ 1, f \ 2\},\
                                       {f 3, f 4, f 5}};
  state t Estado = Estado 0; // estado inicial da MEF
  while (1) {
    if(Evento){
      Estado = (*matriz[Evento - 1][Estado])(Estado);
      Evento = 0;
                         Projeto "fsm matrix" da área de
    } // if
  } // while
                        trabalho "EK-TM4C1294XL_IAR8"
} // tarefa
```

Exercício 4 (Seleção por Matriz)

- Esboce um diagrama de estados que utilize o conceito de hierarquia para descrever o comportamento dinâmico do projeto "fsm_matrix"
- Como implementar ações de entrada e saída (entry / e exit /) nos estados e suas atividades (do /) na abordagem de seleção por matriz estado-evento?

Ferramentas Úteis

- Diagrams.net (desenho na nuvem)
 - https://app.diagrams.net/

- UMLetino (desenho na nuvem)
 - http://www.umlet.com/umletino/umletino.html

- Yakindu Statechart Tools (simulação)
 - http://statecharts.org/