

Formação COBOL

Professor: Vagner Bellacosa

Disciplina: Logica de Programação

Formação COBOL

Exercício de Fixação Iniciante



Professor: Vagner Bellacosa

Disciplina: Logica de Programação

Logica de Programação

Instruções

Analise o fluxograma e transcreva o programa utilizando o pseudocódigo, lembrando seja objetivo, claro e conciso.

O melhor caminho sempre é o mais curto.

Programas pensados para IBM Mainframe COBOL. No Laboratório pratico iremos codificar estes exercícios em código COBOL 4.3

Logica de Programação

Exemplo

Definir Data alfanumérico

Definir Nome alfabético

Definir Dia numérico

Inicio processamento

Se Data > que espaço

Move os primeiros 2 bytes para Dia

Senão Fim processamento

Se Dia > 0

Imprima Dia na Tela

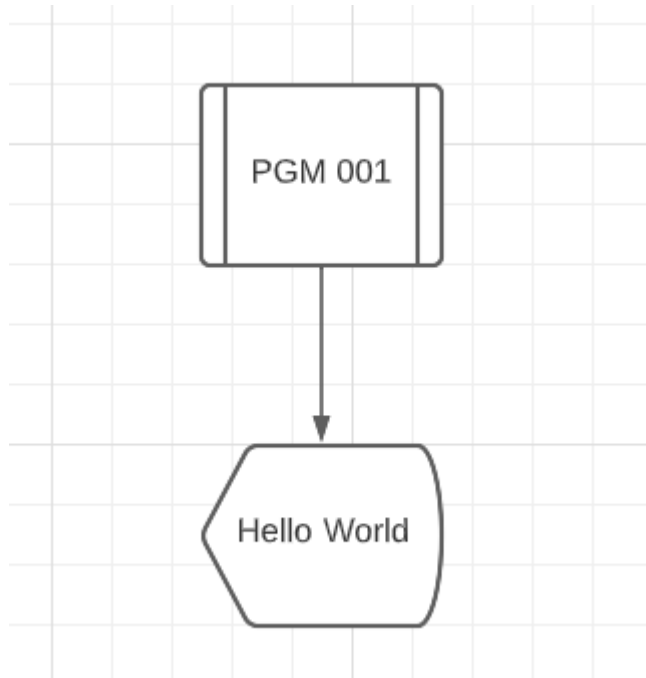
Se Nome > espaços

Imprima "Ola " + Nome

Fim do Processamento.

Logica de Programação

1º programa

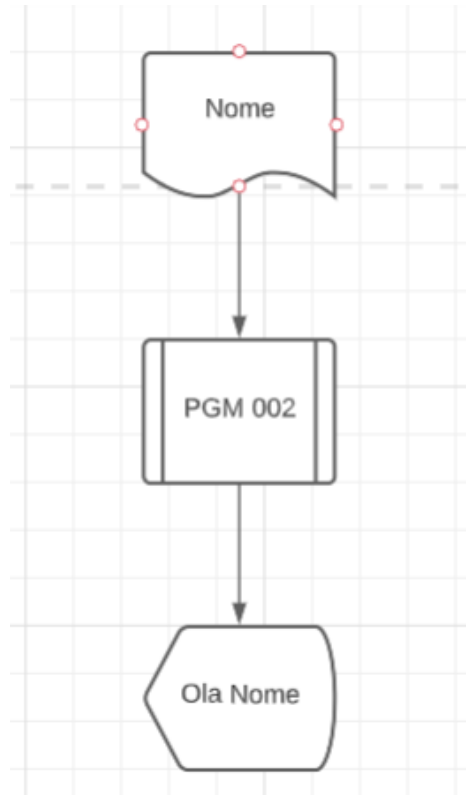


Exibir a mensagem “Hello World” na consola.

Logica de Programação

2º programa

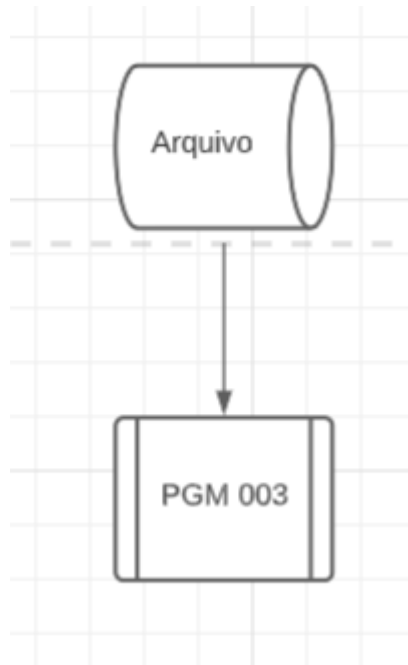
Receber parâmetro e exibir na consola.



Logica de Programação

3º programa

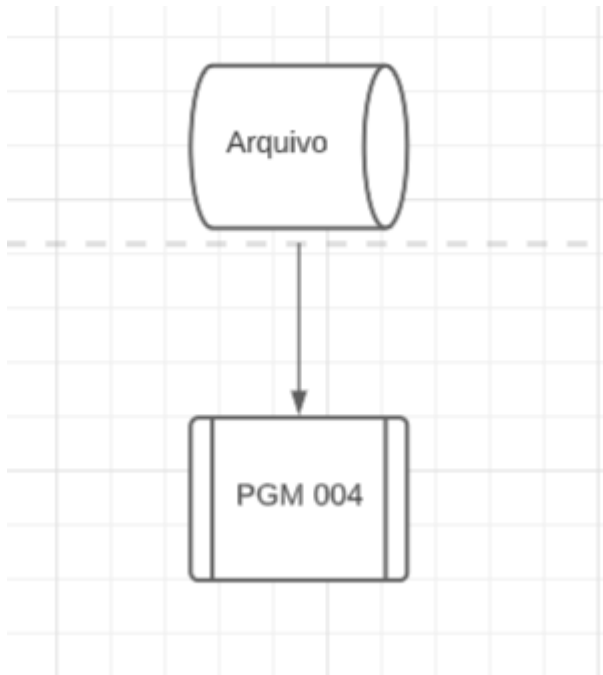
Ler um arquivo de entrada com 1 registro.



Logica de Programação

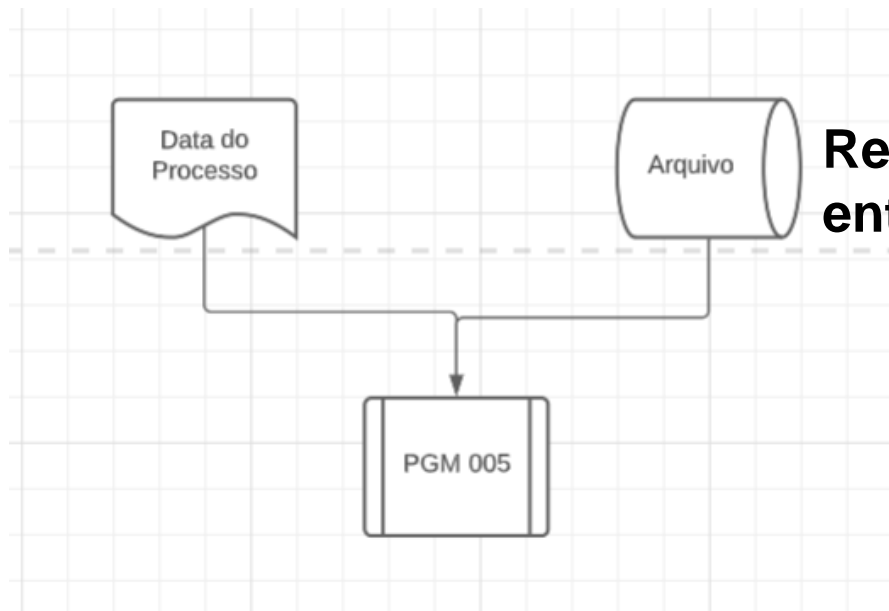
4º programa

Ler um arquivo de entrada com N registros.



Logica de Programação

5º programa

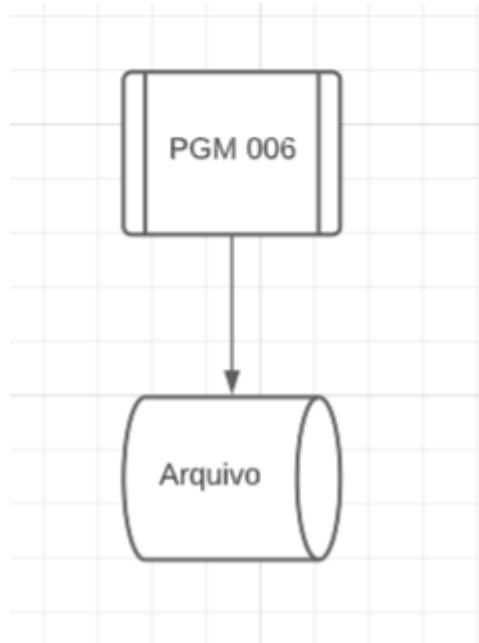


Receber um parâmetro e ler um arquivo de entrada com N registros.

Logica de Programação

6º programa

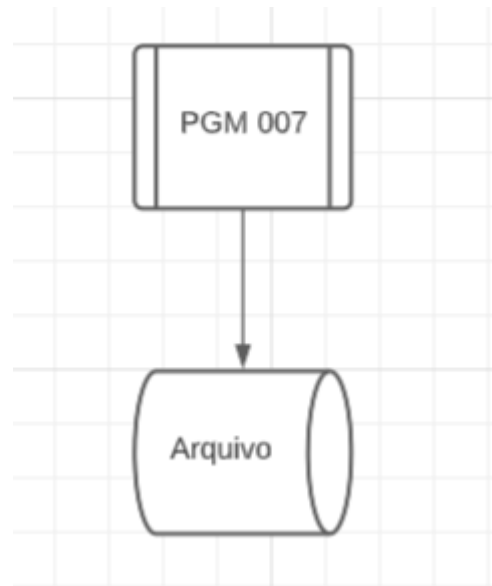
Gravar um registro no arquivo.



Logica de Programação

7º programa

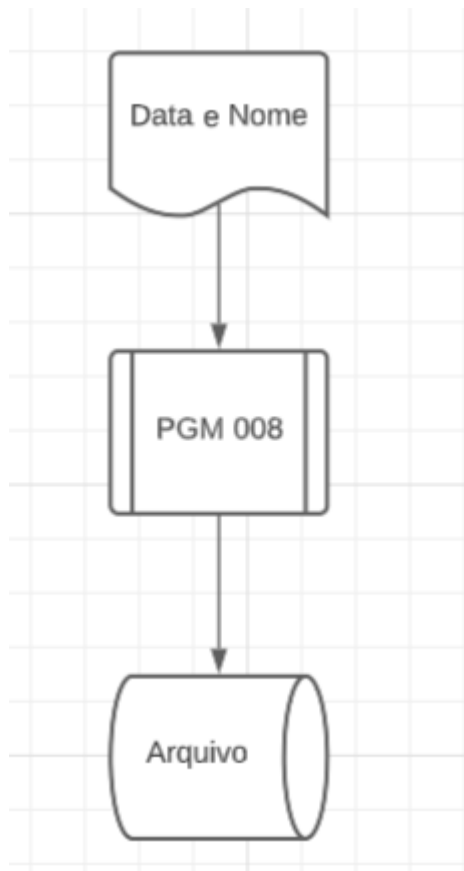
Gravar N registros no arquivo.



Logica de Programação

8º programa

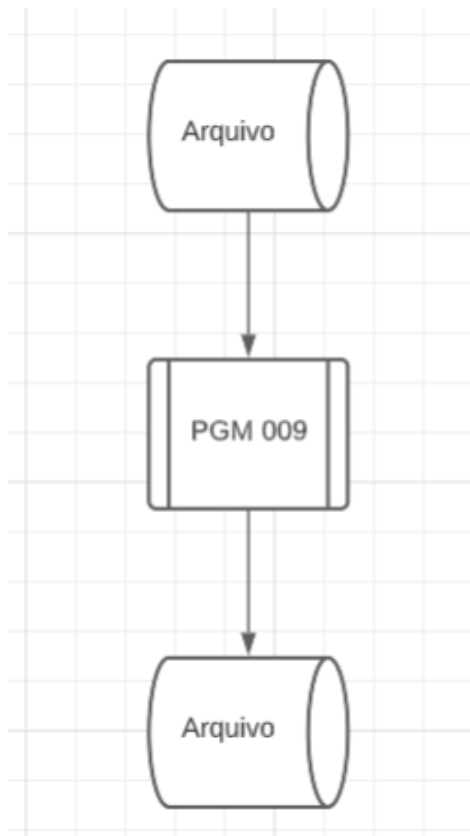
Receber parâmetro e gravar N registros no arquivo.



Logica de Programação

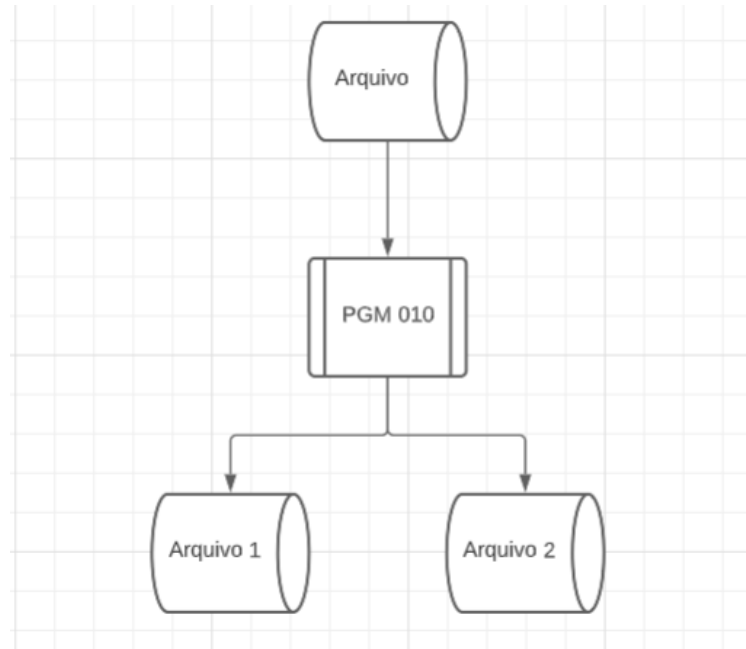
9º programa

Ler um arquivo de entrada e gravar um registro de saída



Logica de Programação

10º programa



Ler um arquivo de entrada e gravar um registro de saída em dois arquivos.

Logica de Programação

Bônus

<https://lucid.app/>

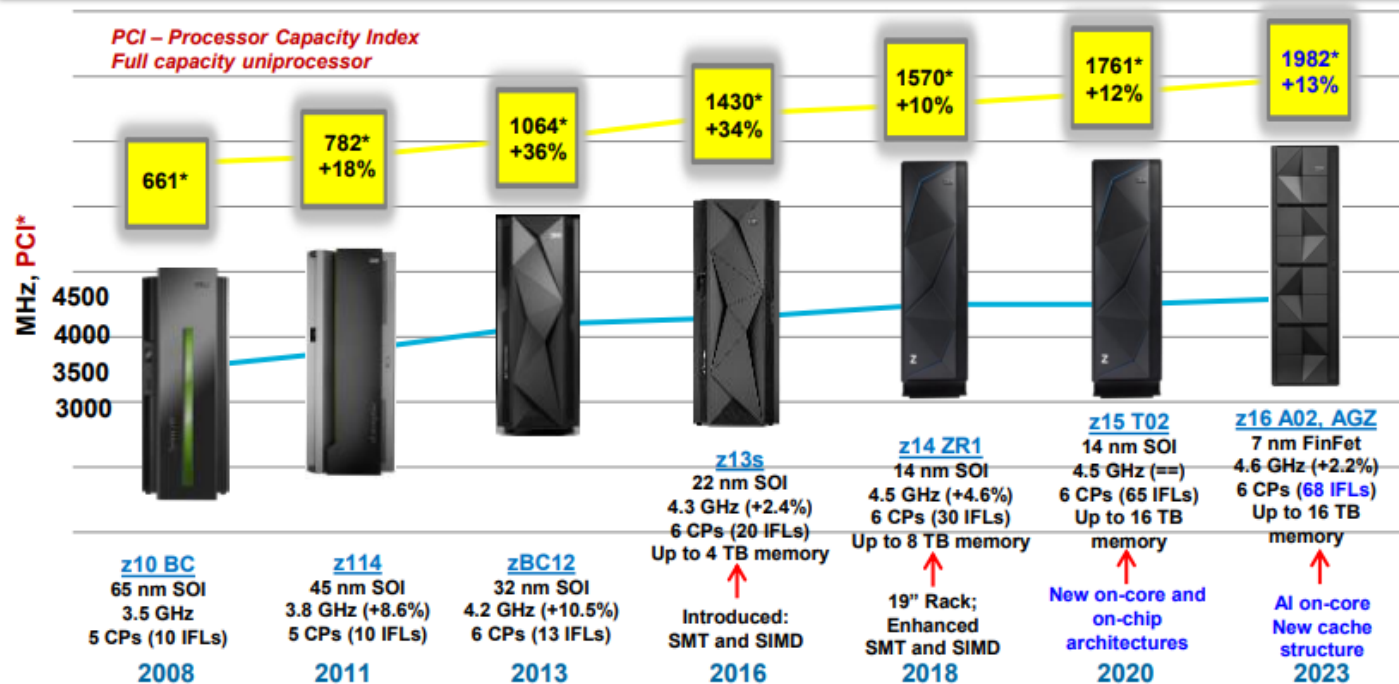
Faça fluxogramas gratuitos.



Logica de Programação

Poder de Processamento

IBM z16 Continues the CMOS Mainframe Heritage



*NOTE: PCI (MIPS) Tables are NOT adequate for making comparisons of IBM zSystems processors in proposals