## Configurare registre MIPS32 Pipeline – varianta 1

Se introduc pe coloane semnalele de date și control mapate la registre, de sus în jos, începând de la biții cei mai semnificativi ai registrului către cei mai puțin semnificativi. Se introduc în paranteză biții din registru alocați pentru fiecare semnal în parte. În dreptul numelui registrelor din primul rând se înlocuiește în paranteză semnul ? cu poziția bitului cel mai semnificativ.

REG_IF_ID[63:0]	REG_ID_EX[162:0]	REG_EX_MEM[110:0]	REG_MEM_WB[71:0]
Instruction [63:32]	MemtoReg[0]	MemtoReg[0]	MemtoReg[0]
PCp4 [31:0]	RegWrite[1]	RegWrite[1]	RegWrite[1]
	MemWrite[2]	MemWrite[2]	ReadData[33:2]
	Branch[3]	Branch[3]	ALURes[65:34]
	BGTZ[4]	BGTZ[4]	MUX[71:66]
	BGEZ[5]	BGEZ[5]	
	ALUOp[11:6]	BranchAddress[37:6]	
	ALUSrc[12]	Zero[38]	
	RegDst[13]	GreaterThanZero[39]	
	PCp4[45:14]	GreaterOrEqualWithZero[40]	
	RD1[77:46]	ALURes[72:41]	
	RD2[109:78]	RD2[104:73]	
	Instr10:6[114:110]	MUX[109:105]	
	EXT[146:115]		
	Instr5:0[152:147]		
	Instr20:16[157:153]		
	Instr15:11[162:158]		