



!C5: Pin chip select attivo basso

A:PA12

B:PA9

C:PB6

D:PC5

IRST Pin reset attivo basso

A:PB12

B:PB9

C:PB14

D:PC6

SP11

SCK:PA5

MOSI:PA7

Coordinate:
Ingresso descritto da una lettera
es: A4

Group C

K1

K2

K3

K4

K1

K2

K3

K4