Estructura condicional

Organización de computadoras

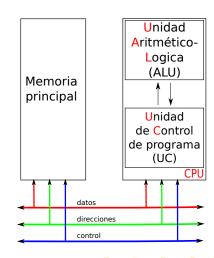
Universidad Nacional de Quilmes

23 de septiembre de 2013



¿Que vimos?

- Signo-Magnitud
 - Interpretar
 - o representar
 - sumar y restar
- Complemento a 2
 - Interpretar
 - o representar
 - sumar y restar
- Exceso
 - Interpretar
 - o representar



Complemento a 2

¡Desafío!

Ejecución condicional

Hacer un programa que, si el valor en R0 es igual al valor en R1, ponga en R2 un 1 ó 0 en caso contrario

Ejecución condicional

Hacer un programa que, si el valor en R0 es igual al valor en R1, ponga en R2 un 1 ó 0 en caso contrario



??

¿Cómo determinar si dos números son iguales?

¿Cómo determinar si dos números son iguales?

¿Cómo expresar otras condiciones?

¿Cómo determinar si dos números son iguales?

¿Cómo expresar otras condiciones?

¿Cómo ejecutar una instrucción dependiendo de una condición?

¿Cómo determinar si dos números son iguales?

¿Cómo determinar si dos números son iguales?



Mediante la resta:
$$-\frac{B}{C}$$
 si $A = B$ entonces $C = 0$

¿Cómo determinar si dos números son iguales?

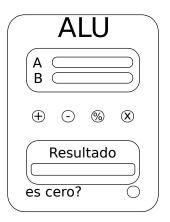


Mediante la resta: - $\frac{B}{C}$ si A = B entonces C = 0



Se necesita una operación de resta (SUB) $\sqrt{}$

Se necesita observar el resultado de la ALU imes





¿Cómo determinar si un número es negativo?

¿Cómo determinar si un número es negativo?



Mirando su primer bit (En ca2)

¿Cómo determinar si un número es negativo?

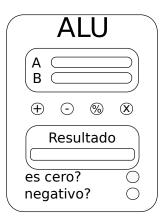


Mirando su primer bit (En ca2)



¿Cómo lo hago con lo que ya tengo?







Ejecución condicional

Ejercicio...

Hacer un programa que ponga en R2 el máximo valor entre R0 y R1

Ejecución condicional

Ejercicio...

Hacer un programa que ponga en R2 el máximo valor entre R0 y R1



??

¿Cómo determinar si un número es mayor a otro?

¿Cómo determinar si un número es mayor a otro?



Mediante la resta:

¿Cómo determinar si un número es mayor a otro?



Mediante la resta:



¿Cómo lo hago con lo que ya tengo?



Son bits que se usan para caracterizar el resultado de la ALU

- Son bits que se usan para caracterizar el resultado de la ALU
- La ALU los calcula cuando lleva a cabo una operación aritmética

- Son bits que se usan para caracterizar el resultado de la ALU
- La ALU los calcula cuando lleva a cabo una operación aritmética
- Cada uno indica una condición distinta

- Son bits que se usan para caracterizar el resultado de la ALU
- La ALU los calcula cuando lleva a cabo una operación aritmética
- Cada uno indica una condición distinta
- La arquitectura provee instrucciones para conocer su valor y actuar en consecuencia.

Flags: Z, N, C y V

Son 4

- Z (Zero)
- N (Negative)
- C (Carry)
- V (Overflow)

Z=1 cuando todos los bits del resultado son 0

Z=1 cuando todos los bits del resultado son 0



En una resta:
$$-\frac{111}{000}$$
 Z=1

En una suma:
$$+\frac{001}{000}$$
 Z=1

¿Cuanto vale Z?

¿Cuanto vale Z?

$$\begin{array}{c|c}
101 \\
- 001 \\
\hline
100
\end{array}$$
Z=0

Flag N (Negative)

N=1 cuando el primer bit del resultado es 1

Flag N (Negative)

N=1 cuando el primer bit del resultado es 1



En una resta:
$$-\frac{001}{011}$$
 N=0

En una suma:
$$+$$
 001 $=$ 110

Flag N (Negative)

$$+ \frac{011}{110}$$

Flag N (Negative)

$$+ \underbrace{\begin{array}{c} 011 \\ 011 \\ \hline 110 \end{array}}_{} = \underbrace{\begin{array}{c} N=1 \\ \end{array}}_{}$$

C=1 cuando luego al terminar la suma hay un acarreo (o al terminar la resta hay un préstamo)

C=1 cuando luego al terminar la suma hay un acarreo (o al terminar la resta hay un préstamo)

En una resta:
$$-\frac{100}{001}$$
 C=0 $\frac{001}{011}$ C=1 $\frac{111}{000}$ C=1

$$\begin{array}{c}
011 \\
+ 011 \\
\hline
110
\end{array} \quad \begin{array}{c}
C=0
\end{array}$$

$$\begin{array}{c}
011 \\
+ 011 \\
\hline
110
\end{array} C=0$$

$$+ \frac{011 - 3}{110 - 6}$$
 C=0 $\sqrt{ }$

$$+ 011 - 3 + 011 - 3 \hline 110 - 6$$
 C=0 $\sqrt{}$

$$+ \underbrace{\begin{array}{c} 011 - 3 \\ 011 - 3 \\ \hline 110 - 6 \end{array}}_{} C=0 \sqrt{}$$

$$+ \underbrace{\begin{array}{c} 011 - 3 \\ 011 - 3 \\ \hline 110 - 6 \end{array}}_{} C=0 \sqrt{}$$

$$+ \frac{101 - 5}{010 - 2?} C=1 \times - \frac{011 - 3}{110 - 26?} C=1$$

$$+ \underbrace{\begin{array}{c} 011 - 3 \\ 011 - 3 \\ \hline 110 - 6 \end{array}}_{} C=0 \sqrt{}$$

$$+ \frac{101-5}{010-22}$$
 C=1 \times - $\frac{101-3}{110-262}$ C=1 \times

¿Que significa C en BSS()?



El resultado no se puede representar

¿Que significa C en BSS()?



El resultado no se puede representar



$$+ \underbrace{\begin{array}{c} 011 - 3 \\ 011 - 3 \\ \hline 110 - 2 \end{array}}_{} C=0 \times + \underbrace{\begin{array}{c} 011 - 3 \\ \hline 000 - 0 \end{array}}_{} C=1$$

$$+ \underbrace{\begin{array}{c} 011 - 3 \\ 011 - 3 \\ \hline 110 - 2 \end{array}}_{} C=0 \times + \underbrace{\begin{array}{c} 011 - 3 \\ \hline 101 - 3 \\ \hline 000 - 0 \end{array}}_{} C=1 \sqrt{}$$

$$+ \underbrace{\begin{array}{c}011 - 3 \\ 011 - 3 \\ \hline 110 - 2\end{array}}_{C=0} C=0 \times + \underbrace{\begin{array}{c}011 - 3 \\ 101 - 3 \\ \hline 000 - 0\end{array}}_{C=1} C=1 \checkmark$$

¿Que significa C en *CA*2()?



¡Nada!

Flag V (Overflow)

V=1 cuando, en CA2() el resultado no se puede representar

Flag V (Overflow)

V=1 cuando, en CA2() el resultado no se puede representar



$$(1) + \underbrace{\begin{array}{c} \text{positivo} \\ \text{positivo} \\ \text{negativo} \end{array}}_{\text{negativo}} \times \\ (3) - \text{positivo} \times$$

positivo

$$\begin{array}{c} \text{positivo} \\ \text{Caso 1} & + & \begin{array}{c} \text{positivo} \\ \\ \text{negativo} \end{array} \end{array}$$

$$\begin{array}{c} \text{negativo} \\ \text{Caso 2} & + & \text{negativo} \\ \hline \text{positivo} \end{array}$$

Ejercicio

Calcular los flags

- 1010+1001
- **2** 1111+1111
- 1000-0001
- 1111+0001

Hasta Acá

Entonces

¿Cómo determinar si dos números son iguales? $\sqrt{}$

¿Cómo determinar si un número es negativo? $\sqrt{\ }$

¿Cómo ejecutar una instrucción dependiendo de una condición? X

Saltos: motivación

¿Cómo ejecutar una instrucción dependiendo de una condición?

Saltos: motivación

¿Cómo ejecutar una instrucción dependiendo de una condición?



Se necesita una instrucción que observe los resultados de la ALU para desviar el programa

Bifurcación: idea



Bifurcación: idea



¿Cómo hacer para que la UC ejecute la instrucción 3 y no la instrucción 2?

Bifurcación: idea



¿Cómo hacer para que la UC ejecute la instrucción 3 y no la instrucción 2?



¡Alterando el valor de PC!

Saltos

0000	Instrucción 1
0001	Instrucción 2
0002	Instrucción de salto a 0005
0003	Instrucción 4
0004	Instrucción 5
0005	Instrucción 6
0006	Instrucción 7

PC=0000

0000	Instrucción 1
0001	Instrucción 2
0002	Instrucción de salto a 0005
0003	Instrucción 4
0004	Instrucción 5
0005	Instrucción 6
0006	Instrucción 7

PC=0001

IR = Instrucción 1

0000	Instrucción 1
0001	Instrucción 2
0002	Instrucción de salto a 0005
0003	Instrucción 4
0004	Instrucción 5
0005	Instrucción 6
0006	Instrucción 7

PC=0002

IR = Instrucción 2

0000	Instrucción 1
0001	Instrucción 2
0002	Instrucción de salto a 0005
0003	Instrucción 4
0004	Instrucción 5
0005	Instrucción 6
0006	Instrucción 7

PC=0003

IR = Instrucción de salto

0000	Instrucción 1
0001	Instrucción 2
0002	Instrucción de salto a 0005
0003	Instrucción 4
0004	Instrucción 5
0005	Instrucción 6
0006	Instrucción 7

PC=0005 IR = Instrucción de salto Ejecución

Instrucción 1
Instrucción 2
Instrucción de salto a 0005
Instrucción 4
Instrucción 5
Instrucción 6
Instrucción 7

PC=0005 IR = Instrucción 6 Ejecución

Absolutos vs relativos

Salto Relativo

El nuevo valor de PC se expresa en términos de un desplazamiento con respecto a la siguiente instrucción

0000	Saltar una celda mas adelante
0001	Instrucción 2
	Instrucción 3
0003	Instrucción 4

Salto Relativo

El nuevo valor de PC se expresa en términos de un desplazamiento con respecto a la siguiente instrucción

0000	Saltar una celda mas adelante
0001	Instrucción 2
	Instrucción 3
0003	Instrucción 4



$$PC \leftarrow PC + 1$$



Salto Absoluto

El nuevo valor de PC se expresa en términos de una dirección de memoria

0000	Saltar a la celda 0003
0001	Instrucción 2
0002	Instrucción 3
	Instrucción 4

Salto Absoluto

El nuevo valor de PC se expresa en términos de una dirección de memoria

0000	Saltar a la celda 0003
0001	Instrucción 2
0002	Instrucción 3
	Instrucción 4



$$PC \leftarrow 0003$$



Condicional vs Incondicional

Salto incondicional

La actualización de PC se lleva a cabo siempre que se ejecute el salto

Ejemplo

```
0000 SUB R0, R1
0001 saltar 0x0002
0002 SUB R1, 0x0001
0003 ADD R0, 0x000A
```

Ejemplo

0000	SUB R0, R1	
0001	saltar 0×0002← ¿Qué significa?	
0002	SUB R1, 0×0001	
0003		
0004	ADD R0, 0×000A	

Salto condicional

La actualización de PC se lleva a cabo si se cumple determinada condición sobre los flags

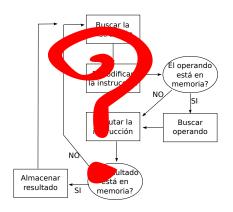
Ejemplo

0000 SUB R0, R1 0001 saltarSiEsCero 0x0002 0002 SUB R1, 0x0001 0003 0004 ADD R0, 0x000A

Ejemplo

```
0000 SUB R0, R1
0001 saltarSiEsCero 0x0002← ¿Qué significa?
0002 SUB R1, 0x0001
0003 ADD R0, 0x000A
```

¿Si la condición no se cumple el salto no se ejecuta?



¡No!

La instrucción de salto si se ejecuta, lo que no ocurre es la alteración de PC



Saltos condicionales e incondicionales

Saltos condicionales—¿relativos o absolutos?

Saltos condicionales e incondicionales

Saltos condicionales—¿relativos o absolutos?

Saltos incondicionales—; relativos o absolutos?

Saltos condicionales e incondicionales ¿absolutos o relativos?

Salto condicional absoluto

0000	SUB R0, R1	
0001	saltarSiEsCero 0x0002	
0002	SUB R1, 0×0001	
0003		
0004	ADD R0, 0×000A	

Salto condicional relativo

0000	SUB R0, R1
0001	saltarSiEsCero 0x0002
0002	SUB R1, 0×0001
0003	
0004	ADD R0, 0×000A
-	

Etiquetas

Etiqueta

Pseudo-instrucción que permite evitar el cálculo de la dirección (o desplazamiento del salto)

Etiquetas

Ejemplo de uso

MOV R0, 0x0001 SUB R1, 0x0001 saltar-si-es-cero meDioCero SUB R1 0x0001 meDioCero ADD R0, 0x000A



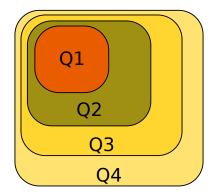
Arquitecturas **Q**

... La saga estaba incompleta

. . .

Arquitectura **Q4**

Arquitectura Q4



Arquitectura Q4

- Tiene 8 registros de uso general de 16 bits: R0..R7
- Tiene direcciones de 16 bits
- Los operandos pueden estar en registros, ser constantes o estar en direcciones de memoria
- permite 3 modos de direccionamiento:
 - modo registro: el valor buscado está en un registro
 - modo inmediato: el valor buscado está codificado dentro de la instrucción
 - modo directo: el valor buscado está contenido en una celda de memoria

(Idem Q3)



Arquitectura Q4: formato de instrucciones

 Instrucciones de 2 operandos (MUL,MOV,ADD,SUB,CMP,DIV)

Cod_Op	Modo Destino	Modo Origen	Operando Destino	Operando Origen
(4b)	(6b)	(6b)	(16b)	(16b)

Instrucciones con un operando Origen: CALL, JMP

Cod_Op	Relleno	Modo Origen	Operando Origen
(4b)	(000000)	(6b)	(16b)

Instrucciones sin operandos: RET

Cod_Op	Relleno
(4b)	(000000000000)

Saltos condicionales y relativos

Prefijo	Cod_Op	Desplazamiento(8)
(1111)	(4)	(8b)



Arquitectura Q4: Instrucciones Aritméticas

Cod_Op	Modo Destino	Modo Origen	Operando Destino	Operando Origen
(4b)	(6b)	(6b)	(16b)	(16b)

Operación	CodOp
MUL	0000
MOV	0001
ADD	0010
SUB	0011
CMP	0110
DIV	0111

Arquitectura Q4: Instrucción CMP

CMP: compare

Arquitectura Q4: Instrucción CMP

CMP: compare



Calcula los flags de destino-origen pero no almacena el resultado

Arquitectura Q4: Instrucciones sin operandos

Tipo 5: Instrucciones sin operandos

Cod_Op	Relleno
(4b)	(00000000000)

Operación	CodOp	Efecto
RET	1100	$PC \leftarrow [SP{+}1]; SP \leftarrow SP + 1$

(Idem **Q3**)

Arquitectura Q4: Instrucciones con un operando Origen

Cod_Op	Relleno	Modo Origen	Operando Origen
(4b)	(000000)	(6b)	(16b)

Operación	CodOp	Efecto	
JMP	1010	$PC \leftarrow Origen$	
CALL	1011	$[SP] \leftarrow PC; SP \leftarrow SP - 1; PC \leftarrow Origen$	

El operando Origen en el JMP es una dirección absoluta



Arquitectura Q4: Saltos condicionales (relativo) - 1 de 2

Prefijo	Cod_Op	Desplazamiento(8)
(1111)	(4)	(8b)

En todos los saltos, el efecto es:

$$PC \leftarrow PC + desplazamiento$$

Salto	Codop	Descripción	Condición
JE	0001	Igual / Cero	Z
JNE	1001	No igual	Z
JLEU	0100	Menor o igual sin signo	$C^{\vee}Z$
JGU	1100	Mayor sin signo	$\overline{(C^{\vee}Z)}$
JCS	0101	Menor sin signo	С
JNEG	0110	Negativo	N

Arquitectura Q4: Saltos condicionales (relativo) - 2 de 2

Prefijo	Cod_Op	Desplazamiento(8)	
(1111)	(4)	(8b)	

Salto	Codop	Descripción	Condición
JVS	0111	Overflow	V
JLE	0010	Menor o igual con signo	$Z^{\vee}(N \oplus V)$
JG	1010	Mayor con signo	$\overline{(Z^{\vee}(N\oplus V))}$
JL	0011	Menor con signo	$N \oplus V$
JGE	1011	Mayor o igual con signo	$\overline{(N \oplus V)}$

Ensamblar el siguiente programa, ubicándolo a partir de la celda 0FF0

MOV R0, R2 SUB R0,R1 JE afuera ADD [0001], 0x0005 ADD R1,R2

afuera: MOV R2, 0x0005

(1)

Hacer un programa que, si el valor en R0 es igual al valor en R1, ponga en R2 un 1 ó 0 en caso contrario

(2)

Hacer un programa que, si el valor en R7 es negativo, le sume 1, o le reste 1 en caso contrario

(3)

Hacer un programa que ponga en R2 el máximo valor entre R0 y R1. Considerar que los valores están en BSS()

(4)

Hacer un programa que ponga en R2 el máximo valor entre R0 y R1. Considerar que los valores están en *CA*2()



- Flags
- 2 Saltos
 - Absolutos vs relativos
 - Condicional vs Incondicional
 - Etiquetas