**Configurare registre MIPS32 Pipeline – varianta 2**

Se introduc pe coloane numele utilizate în codul VHDL pentru semnalele de date și control implementate ca registre, pe categorii. În paranteză se introduce dimensiunea în biți.

|  |  |  |  |
| --- | --- | --- | --- |
| **IF/ID** | **ID/EX** | **EX/MEM** | **MEM/WB** |
| instruction\_IF\_ID(32) | PC\_ID\_EX(32) | WB\_EX\_MEM(2) | WB\_MEM\_WB(2) |
| PC\_IF\_ID(32) | RD1\_ID\_EX(32) | M\_EX\_MEM(2) | READ\_DATA\_MEM\_WB(32) |
|  | RD2\_ID\_EX(32) | PC\_EX\_MEM(32) | ALU\_OUT\_MEM\_WB(32) |
|  | EXT\_IMM\_ID\_EX(32) | ZERO\_EX\_MEM(1) | WRITE\_ADDRESS\_MEM\_WB(5) |
|  | RT\_ID\_EX(5) | ALU\_OUT\_EX\_MEM(32) | MEM\_DATA\_MEM\_WB(32) |
|  | RD\_ID\_EX(5) | RD2\_EX\_MEM(32) |  |
|  | SA\_ID\_EX(5) | WRITE\_ADDRESS\_EX\_MEM(5) |  |
|  | FUNC\_ID\_EX(6) | BRANCH\_ADDR\_EX\_MEM(32) |  |
|  | WB\_ID\_EX(2) |  |  |
|  | M\_ID\_EX(2) |  |  |
|  | EX\_ID\_EX(4) |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |
|  |  |  |  |

URL: <https://drive.google.com/file/d/1Yw18tfjFjo-v897vVpd8KNGnpx5U8i9n/view?usp=sharing>