

Parcial 1: Informática II

Análisis y diseño.

JOSE MIGUEL GOMEZ MONSALVE

ERIKA DAYANA LEÓN QUIROGA

DAVID AGUDELO OCHOA

Departamento de Ingeniería Electrónica y Telecomunicaciones
Universidad de Antioquia
Medellín
Febrero 2022

Índice

1. Integrado 74HC595.	2
1.1. Características del integrado.	2
1.2. Funcionamiento.	3
1.3. Aplicaciones.	6
1.4. Uso del Circuito Integrado 74HC595.	6
2. Comunicación entre Arduinos	6
2.1. Intento número 1	6
2.1.1. arduino emisor	7
2.1.2. arduino emisor y receptor	9
2.2. Intento número 2	10
2.3. Intento número 3	12
3. Solución propuesta.	14
4. Cibergrafía	14

1. Integrado 74HC595.

El integrado 74HC595 hace parte de la familia de dispositivos SNx4HC59, la cual contienen un registro de desplazamiento de 8 bits de entrada en serie y salida en paralelo, el registro de almacenamiento tiene salidas de 3 estados paralelos. Se proporcionan relojes separados para el registro de desplazamiento y el de almacenamiento. El registro de desplazamiento tiene una entrada de anulación directa (SRCLR), una entrada en serie (SER) y salidas en serie para la conexión en cascada. Tienen una amplia corriente de funcionamiento de 2 V a 6 V, y las salidas de 3 estados de alta corriente pueden controlar hasta 15 cargas LSTTL. Los dispositivos tienen un bajo consumo consumo de 80-A (máximo) ICC.

1.1. Características del integrado.

- Entrada serial, salida paralela, o salida serial que permite la conexión en cascada de varios integrados.
- Registro de desplazamiento de 8 bits que alimenta a un registro de almacenamiento.
- Entradas de reloj separadas para el registro de desplazamiento y el de almacenamiento con activación por flanco de subida.

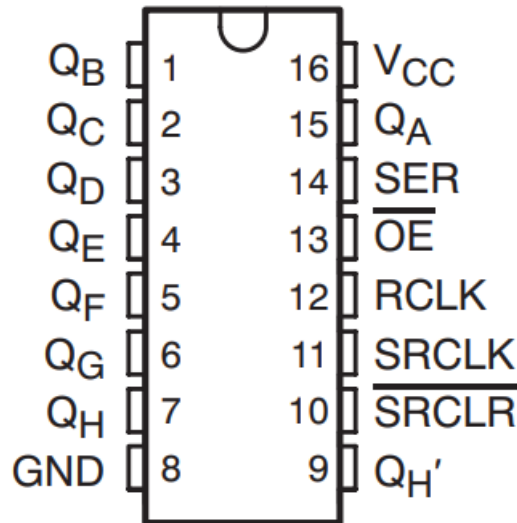


Figura 1: Integrado 74HC595.

Configuración de pines.

- Los pines de Q_B (pin 1) a Q_H (pin 7), añadiendo Q_A (pin 15) representan las salidas del integrado.
- V_{CC} (pin 16) es la alimentación y GND (pin 8) se conecta a tierra.
- $Q_{H'}$ (pin 9) se utiliza para conectar otro integrado 74HC595 y generar un efecto de cascada.
- El pin 14 o SER es el pin donde se envían los datos.
- \overline{OE} (pin 13) llamado Output Enable, habilita las salidas y se activa con un nivel bajo, por lo cual, para que siempre esté activo se conecta a GND.

- El RCLK (pin 12) es el reloj del registro de almacenamiento y se utiliza para actualizar los datos a los pines de salida.
- El SRCLK (pin 11) es el reloj que sincroniza la carga de datos.
- El $SR\bar{C}LR$ (pin 11) llamado Shift Register Clear, reestablece el registro de desplazamiento.

1.2. Funcionamiento.

El objetivo principal es pasar el número dado de un formato serial a uno paralelo. Para explicar el funcionamiento del integrado tomaremos un número cualquiera de 8 bits, este número se irá guardando bit por bit en cada uno de los cuadros que se pueden ver en la Figura 2, también podemos ver en esta misma figura que la entrada de los datos es en serie (uno por uno), y la salida de ellos es en paralelo (8 bits).

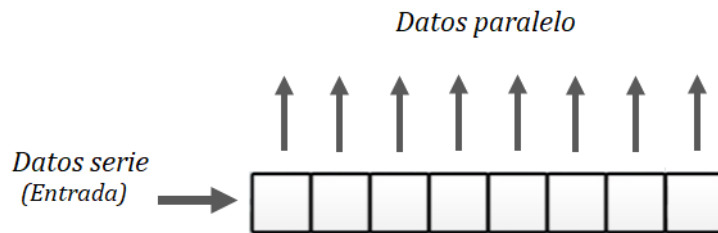


Figura 2: Representación del funcionamiento del circuito integrado 74HC595.

Para que la toma de los datos sea exitosa es necesario un reloj que por medio de pulsos, controlará en qué momento ingresa al integrado el bit presente en la entrada. Tomaremos de ejemplo la representación binaria del número 49, la cual es 00110001.

El primer paso para transformar la información que se encuentra en serie a paralelo es realizar el desplazamiento de los bits dentro del integrado iniciando por el bit más significativo (MSB por sus siglas en inglés), en nuestro ejemplo es un cero, que se encuentra presente en la entrada y que en el primer pulso del reloj ingresa a la primera posición del registro de desplazamiento. Figura 3

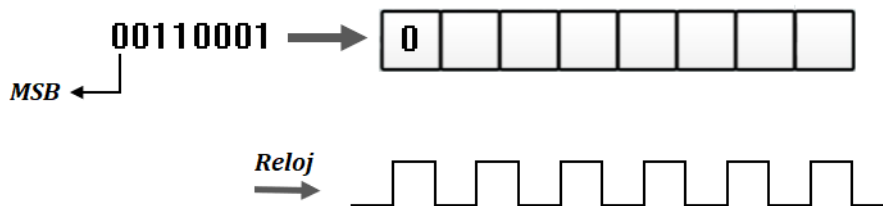


Figura 3: Entrada del MSB al integrado.

En el próximo pulso del reloj el MSB, ya dentro del integrado, se correrá una posición a la derecha en el registro de desplazamiento, mientras que el número a la derecha del MSB, en la entrada, se posicionará en la primera posición del registro de desplazamiento.

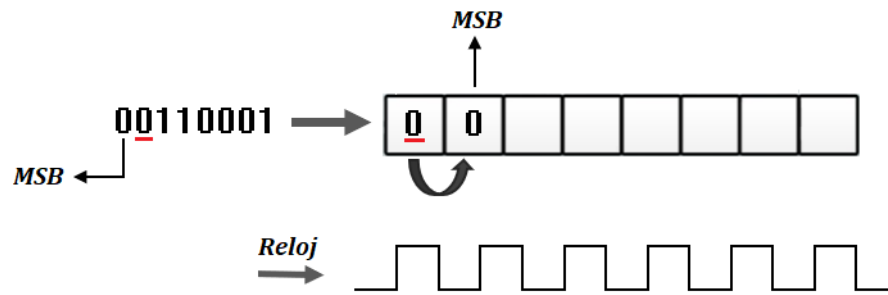


Figura 4: Desplazamiento de los bits dentro del integrado.

Este proceso se repetirá hasta que se ingrese al registro de desplazamiento el último bit del número (Figura 6).

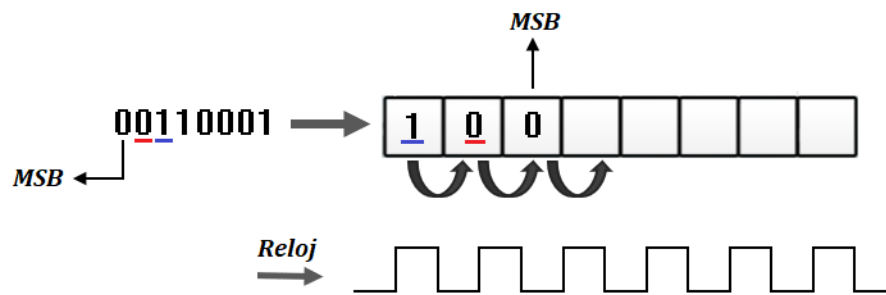


Figura 5: Desplazamiento de los bits dentro del integrado.

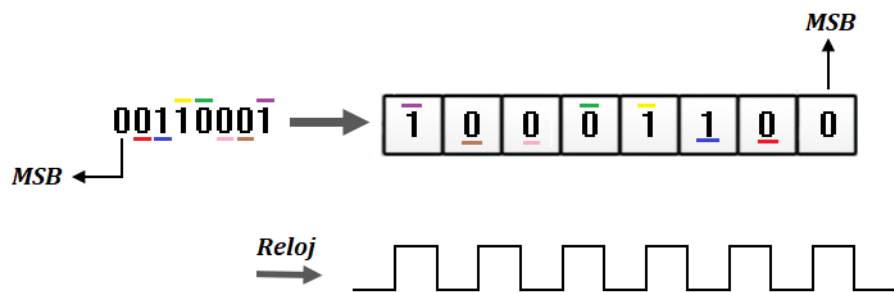


Figura 6: Registro de desplazamiento lleno. Se utilizaron colores encima o abajo de los bits para identificar fácilmente cuál es cuál en el registro de desplazamiento.

Para que las salidas no vayan cambiando mientras que el registro de desplazamiento se llena, el integrado hace uso del registro de almacenamiento y el RCLK (Rejol del registro de almacenamiento). Figura 7

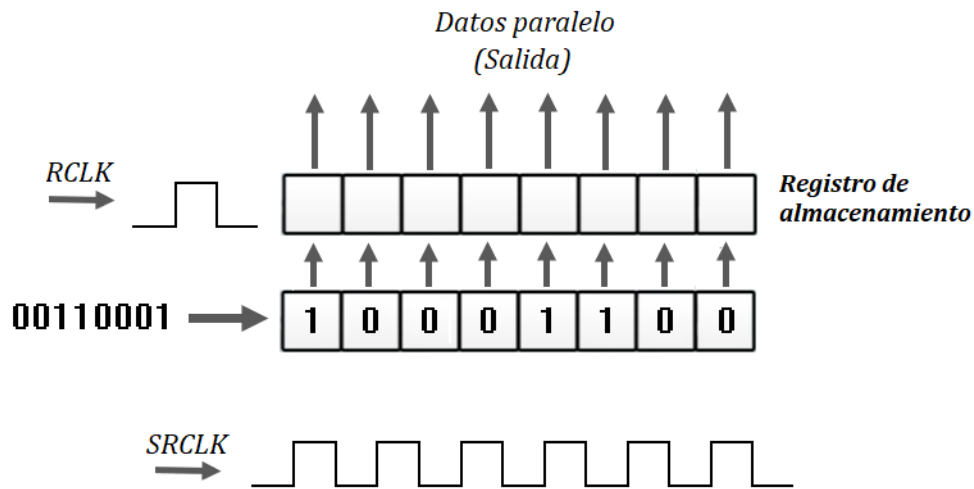


Figura 7: Representación del registro de almacenamiento.

Una vez se finalice la carga de datos en el registro de desplazamiento, con un único pulso del RCLK se cargan todos los datos del registro de desplazamiento al registro de almacenamiento y se muestran en la salida. De esta forma se alcanzará el objetivo principal, transformar los datos de entrada en serie a datos de salida paralelos.

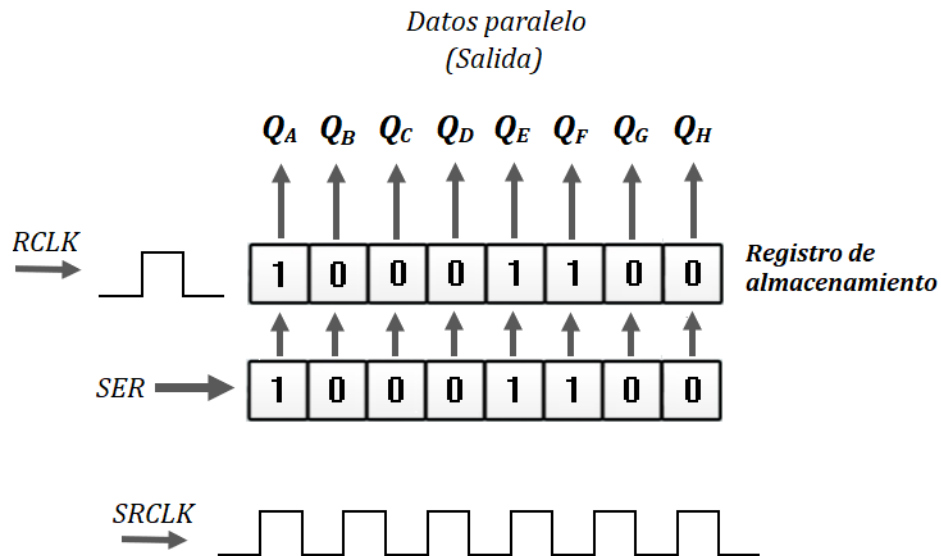


Figura 8: Representación del registro de almacenamiento.

indicaciones y especificaciones de la clase del día 17 de febrero, por lo que no reflejan el futuro diseño a implementar, el cual contará con una gran participación del integrado 74HC595 y se sospecha que también del protocolo I2C para la señal de reloj.

2.1.1. arduino emisor

montaje:

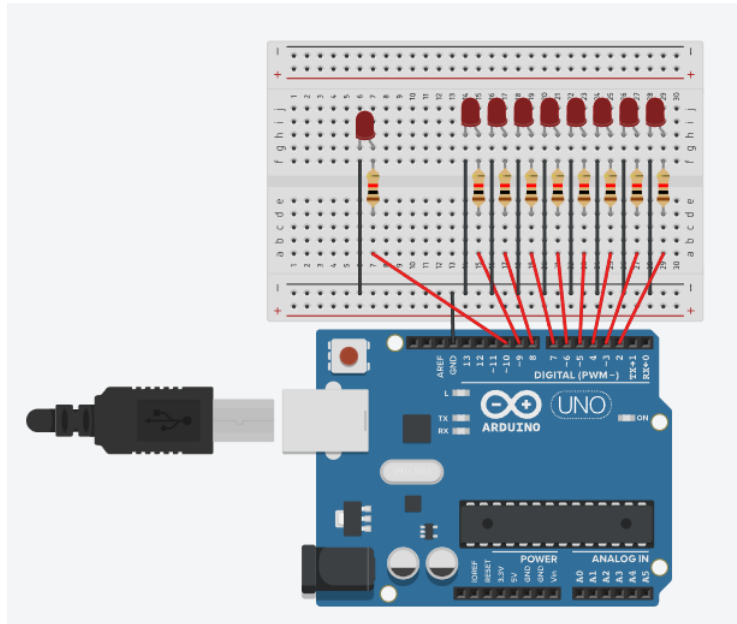


Figura 10: Prueba de emisión de bits y una señal de reloj por medio de 9 leds.

código:

```
1 #define tiempo 1000
2 byte codigo[8]={1,2,3,4,5,6,7,8}; //A byte stores an 8-bit unsigned
   number, from 0 to 255.
3 //-----
4 //prototipo de las funciones
5
6 //-----
7 //setup
8 void setup()
9 {
10   for(int i=2;i<11;i++)
11   {
12     pinMode(i, OUTPUT);
13   }
14 }
15
16 //-----
17 //loop
18 void loop()
19 {
20   for(int i=0;i<8;i++)
21   {
22     digitalWrite(10, LOW);
```



```
23     delay(25); // Wait for 1000 millisecond(s)
24     for(int j=0;j<8;j++)
25     {
26         digitalWrite(j+2, bitRead(codigo[i], j));
27     }
28     delay(tiempo-25);
29     digitalWrite(10, HIGH);
30     delay(tiempo);
31 }
32
33
34 }
35 //-----
36 //cuerpo de las funciones
```

2.1.2. arduino emisor y receptor

montaje:

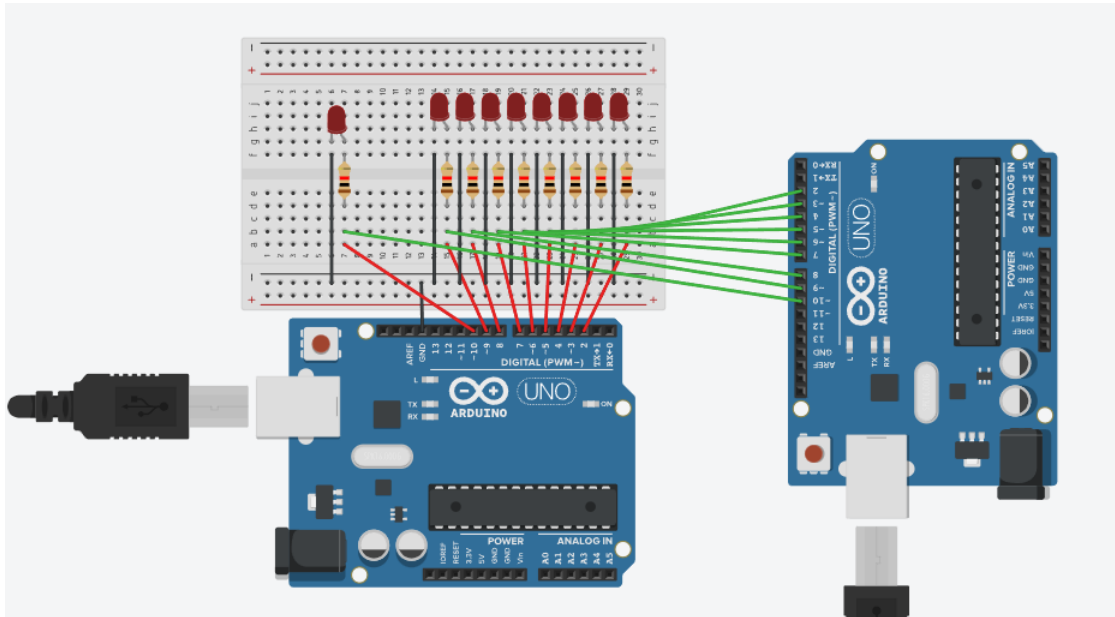


Figura 11: Prueba de emisión de bits y una señal de reloj por medio de 9 leds y su recepción a otro arduino.

código arduino emisor:

```
37 //directivas de preprocesamiento
38 #define tiempo 250
39 byte codigo[8]={2,1,3,4,5,6,7,8}; //A byte stores an 8-bit unsigned
    number, from 0 to 255.
40 //-----
41 //prototipo de las funciones
42
43 //-----
44 //setup
45 void setup()
46 {
47     for(int i=2;i<11;i++)
48     {
49         pinMode(i, OUTPUT);
50     }
51 }
52
53 //-----
54 //loop
55 void loop()
56 {
57     for(int i=0;i<9;i++)
58     {
59         digitalWrite(10, LOW);
60         delay(50); // Wait for 1000 millisecond(s)
61         for(int j=0;j<8;j++)
```

```

62     {
63         digitalWrite(j+2, bitRead(codigo[i], j));
64     }
65     delay(tiempo-50);
66     digitalWrite(10, HIGH);
67     delay(tiempo);
68 }
69
70
71 }
72 //-----
73 //cuerpo de las funciones

```

código arduino receptor:

```

75 // C++ code
76 //
77 int entero=0;
78 bool primerCero=false;
79 void setup()
80 {
81     Serial.begin(9600);
82     for(int i=2;i<11;i++)
83     {
84         pinMode(i, INPUT);
85     }
86 }
87
88 void loop()
89 {
90     if(primerCero==true)
91     {
92         for(int i=0;i<8;i++)
93         {
94             entero=entero+((int)digitalRead(i+2))*pow(2,i);
95         }
96         Serial.println(entero);
97         entero=0;
98         primerCero=false;
99     }
100     if(primerCero==false)
101     {
102         while(digitalRead(10)==true)
103         {
104             primerCero=true;
105         }
106     }
107 }
108 }

```

2.2. Intento número 2

A continuación se presenta un modelo más cercano a lo que se planea hacer para la comunicación de la señal de reloj y los datos. Para ello usaremos el protocolo I2C.

montaje:

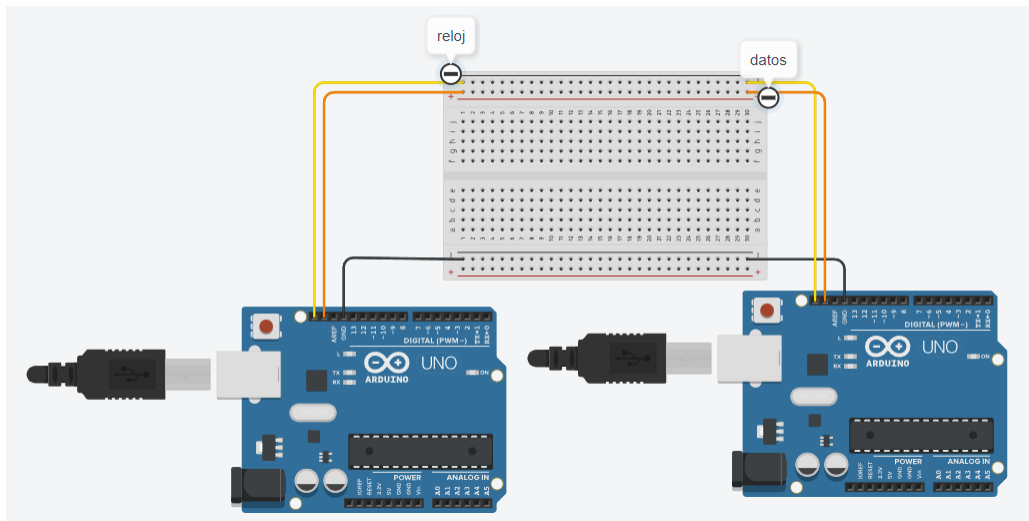


Figura 12: Comunicación mediante el protocolo I2C.

Código arduino emisor:

```
110 #include <Wire.h>
111
112 // C++ code
113 //-----
114 //-----
115
116 byte pin[] = {9, 10, 11, 12, 13};
117 byte estado = 0;
118 #define retardo 2000
119 int ValorSensor = 0;
120
121 //-----
122 //-----
123
124 void setup()
125 {
126   Wire.begin();
127   pinMode(LED_BUILTIN, OUTPUT);
128 }
129
130 //-----
131 //-----
132
133 void loop()
134 {
135   Wire.beginTransmission(1); // Transmite al Esclavo 1
136   Wire.write(estado);
137   Wire.endTransmission();
138
139   digitalWrite(LED_BUILTIN, estado);
140
141   delay(retardo);
```

```

142
143     if (estado == 0)
144     {
145         estado = 1;
146     }
147     else
148     {
149         estado = 0;
150     }
151 }

```

Código arduino receptor:

```

153 #include <Wire.h>
154
155 void llegaDato(int howMany);
156 // C++ code
157 //
158 void setup()
159 {
160     pinMode(13, OUTPUT);    // Pines en modo salida
161     Wire.begin(1); // Unimos este dispositivo al bus I2C con direcci n 2
        (Esclavo 2)
162     Wire.onReceive(llegaDato);
163     pinMode(LED_BUILTIN, OUTPUT);
164 }
165
166 void loop()
167 {
168     delay(30); // Wait for 1000 millisecond(s)
169 }
170
171 void llegaDato(int howMany){
172     int estado = 0;
173     if (Wire.available() == 1) // Si hay un byte disponible
174     {
175         estado = Wire.read();
176     }
177     digitalWrite(13,estado);    // Activamos/desactivamos salida depende
        del Maestro
178 }

```

2.3. Intento número 3

Tras la sesión de clase del día 25 de febrero, el profesor nos indicó que no había necesidad de recurrir a protocolos como el I2C, por lo que se procedió a hacer una implementación mediante el uso de puertos digitales únicamente.

A continuación se presenta primeramente el montaje del uso del circuito integrado 74HC595 con pulsadores, pero esta vez reemplazando estos últimos con un arduino, para probar así el proceso de emisión del arduino y de recepción del integrado en conjunto.

Montaje:

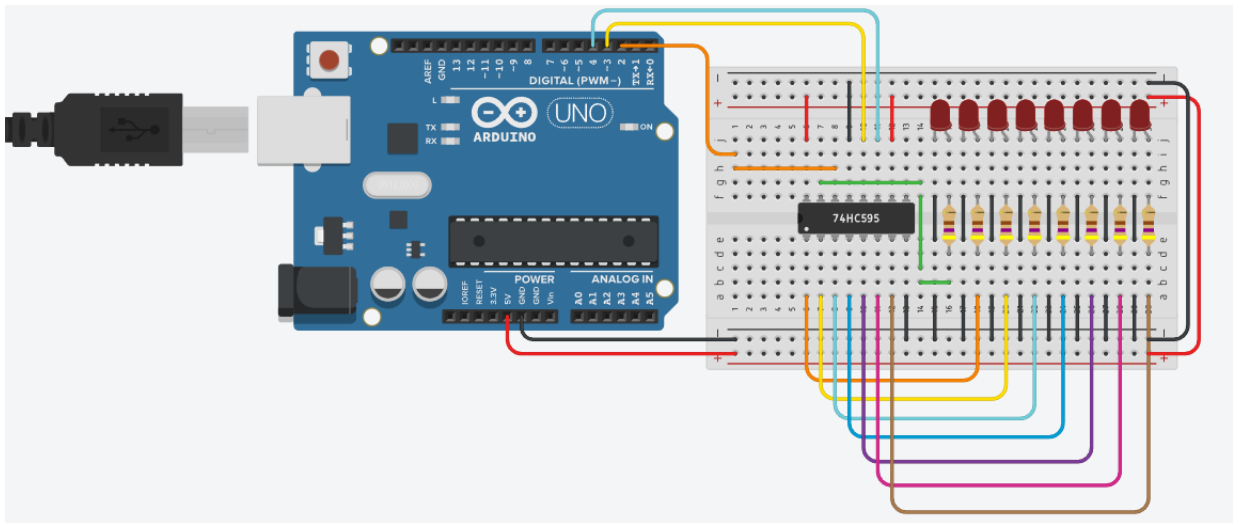


Figura 13: Circuito con integrado 74HC595 haciendo uso de un arduino.

Código:

```

1 //directivas de preprocesamiento
2 #define tiempo 2000
3 #define SER 2
4 #define RCLK 3
5 #define SRCLK 4
6
7
8 byte codigo[8]={10,255,0,49,50,6,7,8}; //A byte stores an 8-bit unsigned
   number, from 0 to 255.
9 //-----
10 //prototipo de las funciones
11
12 //-----
13 //setup
14 void setup()
15 {
16     for(int i=2;i<5;i++)
17     {
18         pinMode(i, OUTPUT);
19     }
20 }
21
22 //-----
23 //loop
24 void loop()
25 {
26     for(int i=0;i<8;i++)
27     {
28         //delay(25);
29         for(int j=0;j<8;j++)
30         {
31             digitalWrite(SRCLK, LOW);
32             digitalWrite(SER, bitRead(codigo[i], j));

```

```

33     digitalWrite(SRCLK, HIGH);
34 }
35 //delay(tiempo-25);
36 delay(tiempo);
37 digitalWrite(RCLK, HIGH);
38 digitalWrite(RCLK, LOW);
39
40 }
41
42
43
44 }
45 //-----
46 //cuerpo de las funciones

```

3. Solución propuesta.

Se plantea una solución en 3 ciclos. **Planeación, Ejecución, Verificación**

Paso 1 (Planeación):

Se analiza el problema propuesto y se deducen los componentes a utilizar, adicional se busca el datasheet y se analiza el funcionamiento del integrado 74HC595 para ir bosquejando un circuito.

Paso 2 (Ejecución):

En esta fase ya se empezó a integrar los componentes al proyecto, luego de tener los componentes establecidos se procede con el aporte de ideas para la ejecución de los problemas planteados, de donde surgen las siguientes ideas:

El arreglo de datos a procesar se ingresará al código del arduino directamente. Se conectarán los dos arduinos, transmisor y receptor, el transmisor pasará los datos al integrado 74HC595 para que pasen de datos en serie a paralelo, estos datos paralelos serán los que entren a las compuertas lógicas para comprobar si son datos de interés o no. El transmisor también pasará los datos al arduino receptor y dependiendo el resultado en el sistema de descryptación mostrará o no los datos en la pantalla LCD.

El sistema de descryptación se modelará haciendo uso de integrados construidos con compuertas lógicas (xor, or, and, nand, xnor, nor, not) depende de la necesidad. Las compuertas con mayor posibilidad de ser usadas son la XOR, que según su tabla de verdad su salida es 0 cuando sus entradas son iguales y 1 cuando son diferentes. Otra compuerta sería la NOT, para negar las anteriores salidas y que me quede 1 cuando las entradas son iguales y cero cuando son diferentes. Por último se haría uso de compuertas AND para verificar que los bits de entrada sean iguales a la clave que me indica cuales son los datos reales a mostrar en pantalla. Este sistema de descryptación, con un true/false, le indicará al arduino receptor la información que debe clasificar como el mensaje real enviado por el arduino emisor. Haciendo uso de dos puertos digitales, por uno ingresará el true o false (confirmación del mensaje real), y por el otro el byte correspondiente al mensaje real. Finalmente se mostrará la información por medio de un lcd (liquid crystal display)

Paso 3 (Verificación):

Ya por ultimo se ejecutará el programa verificando que todo este en orden y haciendo las llamadas pruebas de escritorio, con el fin de garantizar el funcionamiento optimo del programa, también se hizo una verificación de componentes conectados.

4. Cibergrafía

<https://www.electrogeekshop.com/como-funciona-el-74hc595-shift-register-y-su-interfaz-con-arduino/>
<https://github.com/trihedral/ArduinoLatexListing>

<https://www.youtube.com/watch?v=9gfZnNPBlVg>