**RAPPORT DE PROJET**

*Projet d’électronique n°5 : Neural Speech*

|  |  |  |
| --- | --- | --- |
| AUTEURS : | | ENSEIGNANT : |
|  |  | Mme Najma GULDNER |
| AMBROSINI | Quentin |
| CHANZY | Alexandre |
| DAMIANOS | David |
| QIU | Jack |  |

|  |
| --- |
| L’objectif de ce projet est de combiner les compétences acquises lors des modules traitement du signal et calcul embarqué pour réaliser une intelligence artificielle embarquée.  A l’aide de la carte Arduino Due, le logiciel sera ainsi capable de numériser le signal audio provenant du microphone MAX9814 puis de le traiter numériquement.  Le résultat du traitement numérique du signal sera ensuite propagé dans un réseau de neurones qui aura pour fonction d’identifier le mot prononcé.  L’entrainement du réseau de neurones pourra se faire dès le début du projet à l’aide d’un data set fourni, permettant ainsi à l’équipe de projet d’être prête dès que l’acquisition et le traitement du signal auront pu être validés |

Nous attestons que ce travail est original, qu’il est le fruit d’un travail commun au binôme et qu’il a été rédigé de manière autonome.

Paris, le JJ/MM/AAAA

Table des matières

[I. Objectif 4](#_Toc97024177)

[II. Glossaire 4](#_Toc97024178)

[A. Termes 4](#_Toc97024179)

[B. Acronymes 4](#_Toc97024180)

[III. L’équipe 4](#_Toc97024181)

[A. Présentation de l’équipe 4](#_Toc97024182)

[B. Organisation de l’équipe 4](#_Toc97024183)

[C. Diagramme de GANTT 4](#_Toc97024184)

[IV. Contexte et problématique 4](#_Toc97024185)

[A. Contexte 4](#_Toc97024186)

[B. Problématique 5](#_Toc97024187)

[C. Spécifications techniques 5](#_Toc97024188)

[V. Conception 5](#_Toc97024189)

[A. Architecture fonctionnelle 5](#_Toc97024190)

[B. Architecture matérielle 5](#_Toc97024191)

[C. Architecture logicielle 5](#_Toc97024192)

[VI. Développement 5](#_Toc97024193)

[A. Module 1 5](#_Toc97024194)

[B. Module 2 5](#_Toc97024195)

[C. Module 3 5](#_Toc97024196)

[VII. Tests et validation 5](#_Toc97024197)

[A. Module 1 6](#_Toc97024198)

[B. Module 2 6](#_Toc97024199)

[C. Module 3 6](#_Toc97024200)

[VIII. Bilan 6](#_Toc97024201)

[A. État d’avancement 6](#_Toc97024202)

[B. Pertinence de la solution technique 6](#_Toc97024203)

[C. Bilan sur le travail d’équipe 6](#_Toc97024204)

[IX. Sources 6](#_Toc97024205)

[X. Annexes 6](#_Toc97024206)

# Objectif

Quel est l’objectif de ce document ?  
Que va y trouver le lecteur ?

# Glossaire

Quels sont les termes et les acronymes qu’il est nécessaire de définir pour le lecteur ?

1. **Termes**

|  |  |
| --- | --- |
| Terme | Définition |
|  |  |
|  |  |
|  |  |

1. **Acronymes**

|  |  |  |
| --- | --- | --- |
| Acronyme | Signification | Explication |
|  |  |  |
|  |  |  |
|  |  |  |

# L’équipe

1. **Présentation de l’équipe**

Qui sont les membres qui composent l’équipe ?  
Quelles sont leurs compétences et qualités ?

1. **Organisation de l’équipe**

Comment est organisée l’équipe ? Comment est réparti le travail ?

1. **Diagramme de GANTT**

Comment est utilisé le temps alloué au projet ?

# Contexte et problématique

## Contexte

Quel est le contexte économique et ou sociétal du projet ?  
Comment est née l’invention / la technologie du projet, comment a-t-elle évolué ?

## Problématique

À quelle problématique répond le projet ?

## Spécifications techniques

Quelles sont les spécifications techniques du projet ? **NB**: Certains projets d’électronique à l’ECE n’en ont pas.

# Conception

## Architecture fonctionnelle

Quelle est l’architecture fonctionnelle du projet ?

**NB**: Les fonctionnalités sont des verbes à l’infinitif suivi de compléments.  
À ce stade, aucun choix technique n’est fait.

## Architecture matérielle

Quel matériel est utilisé et pourquoi ?  
Comment les différentes briques techniques sont connectées entre elles ?

**NB** : Cela peut-être une schématique de circuit électronique.

## Architecture logicielle

Comment fonctionne le programme

**NB** : Présenter un algorigramme de votre code si vous en avez-un.

# Développement

L’idée est de présenter ici comment ont été développés les différents blocs du projet. Cela peut rassembler des calculs théoriques, des choix techniques, etc. et surtout bien expliquer le concept clef derrière sa fabrication.

Le lecteur doit être capable de comprendre les enjeux techniques et de développer le module en question à l’aide de ces sous-sections.

## Module 1

## Module 2

## Module 3

# Tests et validation

Une section au moins aussi importante que celle sur le développement.

Il est question ici de montrer les performances techniques du système et de valider le développement module par module puis au global (intégration) en accord avec la partie IV.

Chaque résultat (bien souvent des courbes) doit être décrit comme suit :

* Ce qui a été fait ;
* Ce que l’on est censé obtenir et critère de réussite du test ;
* Ce que l’on obtient ;
* Conclusion : validation ou non du bon fonctionnement du module.

## Module 1

## Module 2

## Module 3

# Bilan

## État d’avancement

Où en est le projet ? A-t-on atteint les objectifs ?

Quels modules restent à finaliser (ou à perfectionner pour être en accord avec les spécifications techniques) ?

## Pertinence de la solution technique

Quelles sont les limites techniques de la solution développée ?   
Quelles sont les possibilités d’évolution ou de poursuite ?

## Bilan sur le travail d’équipe

Qu’avez-vous appris individuellement ? Quelles compétences vont pouvoir être mises en avant lors de votre prochaine recherche de stage ?

Comment l’équipe aurait pu mieux s’organiser ? Proposer un plan d’action pour le prochain projet.

# Sources

Documents utilisés et sites internet consultés pour développer le projet.

NB : voir le document « comment rédiger un rapport » sur la page Moodle La Toolbox pour la syntaxe à utiliser pour vos citations.

# Annexes

Documents annexes, éventuels codes (**pas de code dans le rapport**).