```
Islusione: due code distinte e rella rendom! appure:
      lettori - scrittori = monitor;
                                                  due code: una per
type
      num-lettori_attesa: integer;
                                                  gli scrittori e il primo
Var
                                                 lettore, un'altra per i
      num_letrori : integer;
      occupato: boolean;
                                                  lettori
      OK_prossimo, attera-lettors: condition;
procedure entry Inizio-lettura ();
begin
     num-lettori-attesa ++; The about the w.
    if (occupato 22 num_lettori_attesa = 1) ok_prossimo. wait;
     else if (occupato) altesa lettori wait;
    num-lettori-attesa --;
    num - lettori ++;
    attesz-lettori signal;
procedure entry fine-lettura();
begin
     num-lettori --;
     if (num-lettori = 0) OK_prossimo.signal;
end;
procedure entry Inizio_scrittura();
begin
     if (num-lettorizo) or (occupato) oK_prossimo wait;
    occupato = true;
end;
```

procedure entry fine -scrittura (); begin occupato = false; ok_prossimo signal; end; begin num-lettori =0; num_letteri_attesa=0; occupato= False; end; end; SCHEDULER CPU Cosa e lo scheduling della CPU? La gestione della differenza tra il numero di CPU virtuali e il numero di CPU reali (di volito 1) Gerrono dei meccanismi e politiche per capire a chi assynare la/le CPU Concetto di stato di processi e thread begin Pronto Preemption esecutione exit end pronto signal attesa swapped supposition stress Siccome volitamente la memoria disponibile è inferiore alla dimensione della spazio di indivirtzamento, faccio lo swap in memoria di massa.

Un altro meccanismo di gestione delle memoria i la Paginazione, in cui le memoria è divise in pagine (4 . 8 KB) che vergono caricate / scaricate delle memorie di massa a tempo di escurzione. Questo consente di multiplexare la memoria disposibile (i.e. 4 GB) con quella richiesta dai processi. Per sceglière quale pagina ocaricare dalla memoria per fare poste a cià che mi serve, uso degli algoritmi, ad esempio LRU-Last Recently Used. N.B. I sistemi real-time "seri" disabilitano o non supportano ne paging ne suspening. Te pagine du Obread rest-lime nei sistemi misti sono "prinned", firrate in memoria con una puntina Schedulatori · Long Term Scheduler: sceglie quali processi portare mello stato di pronto de memorie di massa; he due funzioni: - controllare il grado di multiprogrammazione - controllere il vol mix. Il long term scheduler è assente in sisteme di elaborazione interattiri (non voglio aspettare), mentre e indicato per sistemi batch. Una politiche vofisticate, entra in funzione dopo secondi... · Short Term Scheduler: reglie, attraverso politiche chesp (poco onerose in termini di tempo), quale processo portare in esecuzione dollo stato di pronto Entre in funzione molto openo · Medium Term Scheduler: dove à assente il long term rehebbler, se vede che a sono troppi page-fault, diminuisce il grado de multiprogrammazione con il SWAP-OUT di un processo.

Throughput Thrashing # processi JWAP OUT Algoritmi di schedolazione di base + fair prestazioni, effetto "carrello famiglia" · First Come First Served + ottimo. - richiede info preventive, starvation, unfair · Shortest Job First · Round Robin - quanto massimo, ote per fairness, no starration, prestationi intermedie · Priorità + consente de dare importante a processi "valuable" - rischio di starration, tempi medi di attesa, unfair Rosso poi aggingere la preemption. In resta, in un sistema operativo c'i tutto questo nella politica di rehedulazione: - coda multilivello con priorità a preemption -FIFO entro agni livello di priorità - FIFO con round rolin (quanto: 10-20 m5) -SJF - la rehedulatore favorisce i processi interattiva che , volitamente, hanno CPU burst brevi, mantenendogli alla la priorità Un processo che fa molto 1/0 ha priorità sempre alla, uno che une molto le CPU evis priorità decrescente. - meccanismo de acquiritione e cersione de priorità, per que processe che richiedono molta CPU ell'inizio (le priorità cele) e poi femno molto 1/0: a recorda del tempo di attera, gli viene sumentata - aging, per i processi in ettera de tempo.

Questo ristema "c/255ico" he alcuni problemi: - sono molto sensibili al careio (starvation) - imprevedibili - he tente processi che si accumulano su pochi livelli di priorità - overhead dovuto al calcolo frequente della priorità. li sono alcune soluzione a questa problema: - Solaris: prevede tre classe di livelli di priorità: user, system e real time (priorità più alta de tutte; thread pinned) - Lottery Scheduling: quando un processo viene crusto, gle assegno un certo numero de bigliette, che rimpingio a dovere; la rehedulazione consiste nell'extrazione caruste Previene la starration (Sutté hammo almeno un (rglietto) - Epoch : evoluzione del precedente che assegna anche quante di tempo ac processi, diridendo il tempo in epoche. -CFJ: Completely Fair Scheduler: aumenta fairners, costo dipende da # process - Stride Scheduling - O(1) Scheduler: costo della schedulazione costante, non dipende dal numero di processi del sistema.

SISTEMI IN TEMPO REALE

Sixtema di elaborazione in grado di rispondere agli eventi: rispettando precisi vincli temporali

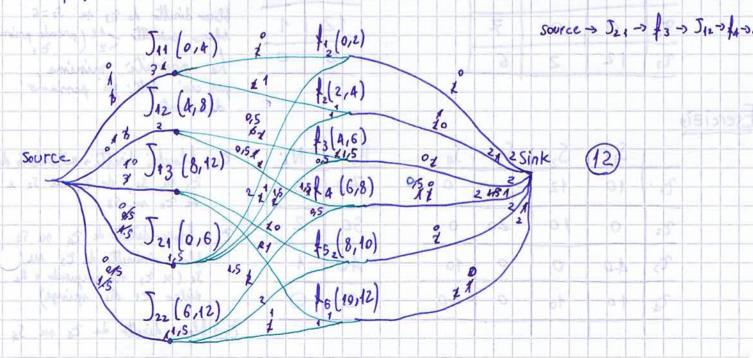
Un sistema in tempo reale i un sistema di elaborazione in cui la correttezza della elaborazione dipende non sob dai risultati prodotti in usuita, ma anche dell'istante in cui lali risultati vengoso resi disposibili:

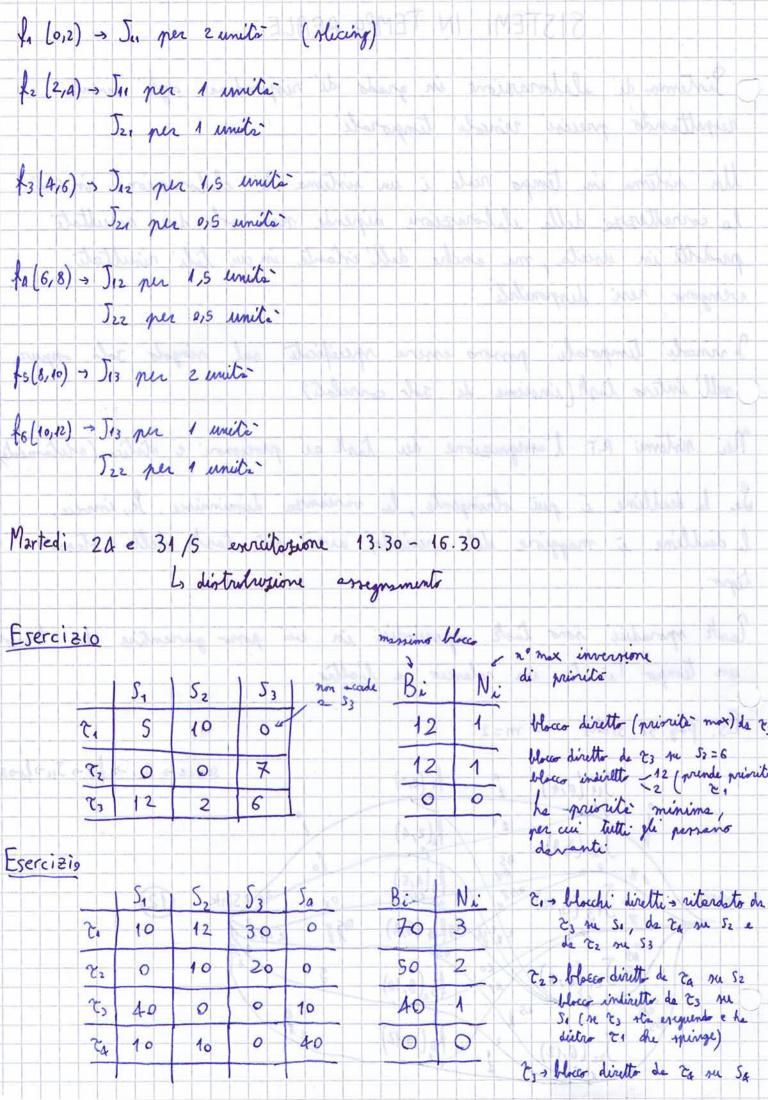
I vincoli temporoli possoro essere specificati sul singolo sol oppure sull'intero tash (insieme de solo correlati)

Nei Misterni RT l'assegnazione du task ai processori è stelica (solitamento de la desdeine i più stringente, la varianza diminuisce. Le, invece, la desdeine i maggire del periodo, avro più task della stesso tipo.

Park sporadice sono last aperiodici in cui posso garantire che braco un tempo Ti bra un ribercio e l'altro.

Es. pag 52 slides - m=2





Esercizi	Moni								7	1 5	- 0		Ta F		
1 Deposit	0 501	11-11	VI 10	le le			E		5				70	dishi.	
					4.						1		0.3	اديه	
Parto rolo	quando	hs D	utte	le	ottre:	Between	e e	le n	userr	no -	ob	que	ndo	pe	rt
@ Boat pool	ling			19	(301)	09516)	201	-500	(# 7	Tu.	=		341	7032	
Se ornira	am linu	x -hac	Ken	ad	100	T. t.	mi	raza	lt.	emnl	ouel		1	inux	-ha
evra stan	ration.					namin			10				1		
,	1 45							^	Á	6179	lar:	mil	150	1	
board_avail -	STATE IN TEREST IN					su 1	rus	for	L	imb	eres	a Nept 1		Unit d	
Crew_comp	ALC: Hard St.				*			100	AVA A	0112	1	9 10.	J. 1	I Ha	
crossing - on		* 1	46 (1904)		- la	inana	àt la	at	t	to		EU	Lvi.		
				++			1	-						al.	
Λ															
I servitor												1,500)	tie		
Potru bere												o 1	lere	solo	,
Potru fore	RILASC 900_VI .VAU	IA & ACCE	TTA	- SER	νΙ, γ	na b	pr	imz	2	ola	der				1
Potrii fare accettor.	RILASCI	re all	TTA .	- SER	chi	ne le	_ pr	imz	2	ola	der				N
Potrii fare eccettor.	RILASCI	re all	TTA .	- SER	chi	ne le	_ pr	imz	2	ola	der				4
Potrii fare eccettor. le houre d	RILASC evo eta da non	re al	TTA .	- SER	chi	ne la	pr gliåre	ims (1	r a	ola:	den	men	0	di	4
Potrii fare eccettor. le houre d est in on B Pizzeria	RILASC evo sta da non	re all	tento invegl	- SER	chi	ne la	_ pr	ims (1	r a	ola aon	den	men		di	2
Potrii fare Eccettor. Le houre d LH in on B Pizzeria Jestirco le	RILASC evo sta da non	re all lin	tento invegl	- SER	chi miste	ne la	_ pr	ims (1	r a	ola aon	den	men	0	di	2
Potrii fare Eccettor. Le houre d LH in on B Pizzeria Jestirco le	RILASC evo sta da non	re all lin	tento invegl	- SER	chi miste	ne la	_ pr	ims (1	e a	ola aon	den	men		di	2
Potrii fare Eccettor. Le houre d LH in on B Pizzeria Jestirco le	evo sta da non ordinasi	re all ioni o	tento invegl	- SER	chi miste	ne la	_ pr	ims (1	e a	olla an	den	men		di	2
Potrii fare Eccettor. Le houre d LH in on B Pizzeria Jestirco le	RILASC evo sta da non	re all ioni o	tento invegl	- SER	chi miste	ne la nime	_ pr	cimz C	enía	ola an	den	men	5	di	2
Potrui fare Eccettor. Le houre d LH in on Pizzeria Jestisco le variabile del	evo sta da non ordinasi	re all	tento invegl	- SER	chi miste	ne la nive	- pr gliar	cimz C	enía	ola an	den	men	5	dr (du	2
Potrii fore eccettor.	evo sta da non ordinasi	re all	tento invegl	- SER	chi piste	ne la nime	- pr gliar	ims (1)	enía	ola.	den	men		di (du	2

schedule 01 023040 9 0 2 3 - 1 frame o SCHEDULE [1] = (int *) malloc (size of (int) * 4) void busy writ (unsigned milli) qualcone the occups he CPU (pourse attive) 4 get Time of day struct timeval end; Thread struct Timeval now; stato fun. gettime of day (& end, NULL); suspended thread id end tv_sec += (end tv_usec + milli * 1000) /1000000; cond. var. mutex end.tv_Usec = (end + tv_usec + milli * 1000) % 1000 000; gettime of day (Anow, NULL) MARIE - ATTENDED - LAND INDIVIDUA while [(now.tv_sec < end.tv_sec) [[(now.tv_sec = end.tv_sec) &&(now.tv_usec < end.tv_usec)]); Il thresh executive si ruglio solo regli intenti verdi e controlle che i thread precedente allismo terminato (sono fermi sul sensaforo) e mette in execuzione i successir modificandone le priorità per garantere l'ordine. Controllo anche desalline miss (due state per last: edle o vorthing, modificate doll' executive, oppure granding se il back non he nummero latto in tempo a partire perche il precedente x o protratto troppo a lungo, fino ells fine oil frame) Se variable

Trato - Conditione

WORKING executive - mette la stato in pending task - mette it sur slits in working o ille. larcis finire Je STATO[I-1] = 1DLE OK, ne = WORKING non ha finitor (dudline miss) in state inconsistente, se DENDING facció Kill (rimette 1218)