

SUMATORIA

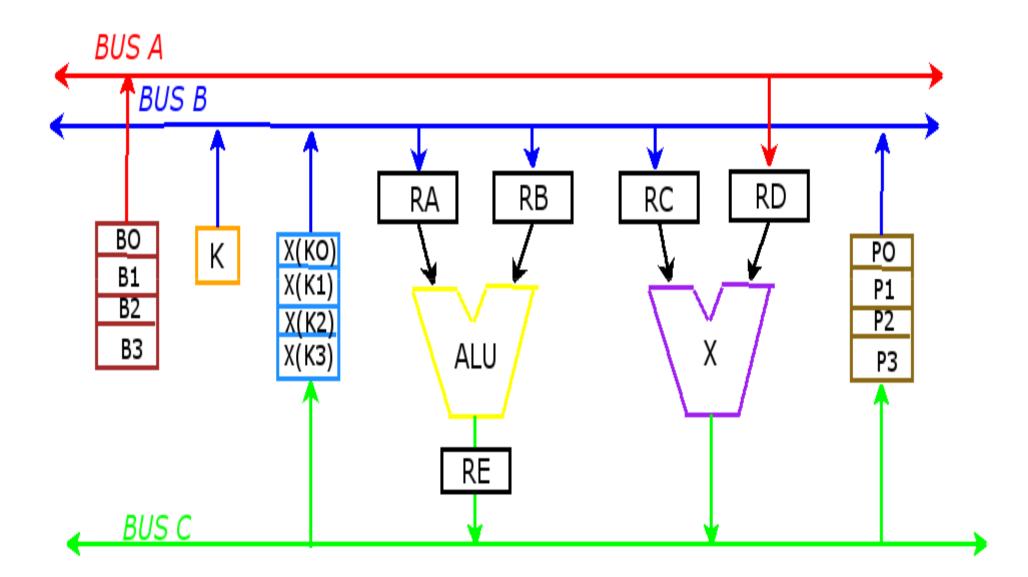
☐ Diseñar el datapath y la unida de control (FSM, diagrama de estados) para un circuito que permita realizar la función:

$$y(K) = \sum_{i=0}^{N} b_i X(K-i)$$

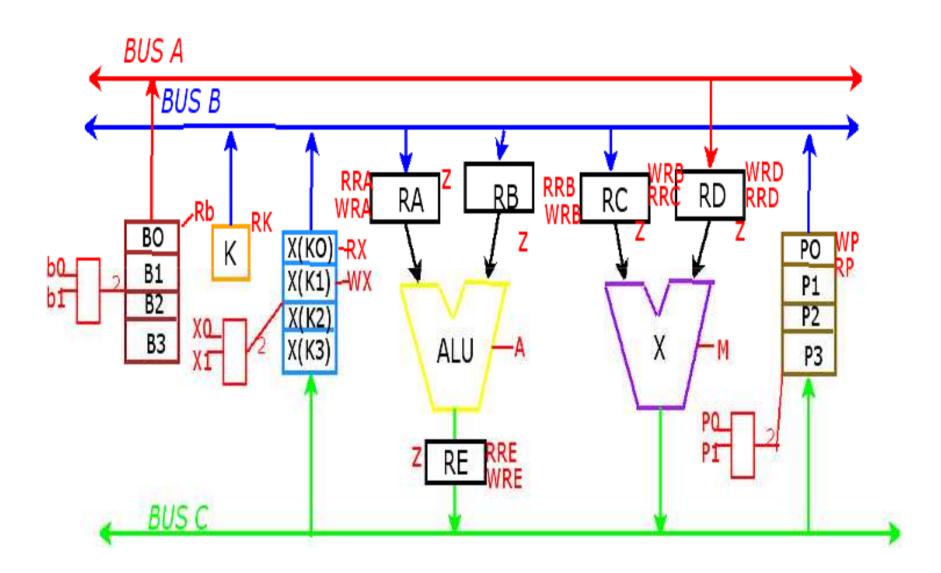
$$y(K) = \sum_{i=0}^{N} b_i X(K-i)$$

LA SUMATORIA SE RESOLVIO PARA UN N=4, CON LO CUAL SE IMPLEMENTA EN EL DATAPATH QUE SE MUESTRA A CONTINUACIÓN

DATAPATH



DATAPATH MAS SEÑALES DE CONTROL



RTL

- \$1 RD ,RA b0, K
- S2 XK0, RB \leftarrow RA + RB

- **S8** RC, RA **←** XK2
- S9 P2, RE ← RC*RD, RA-RB

RTL

S 10	XK3, RD	← RE, b3
S 11	RC, RA	← XK3
S 12	P3 ←	RC*RD
S 13	RB ←	P1
S 14	RA ←	P0
S 15	RE ←	RA+RB
S 16	RB ←	P2
S 17	RE ←	RE+RB
S 18	RB ←	P3
S 19	RE ←	RE+RB

ASM

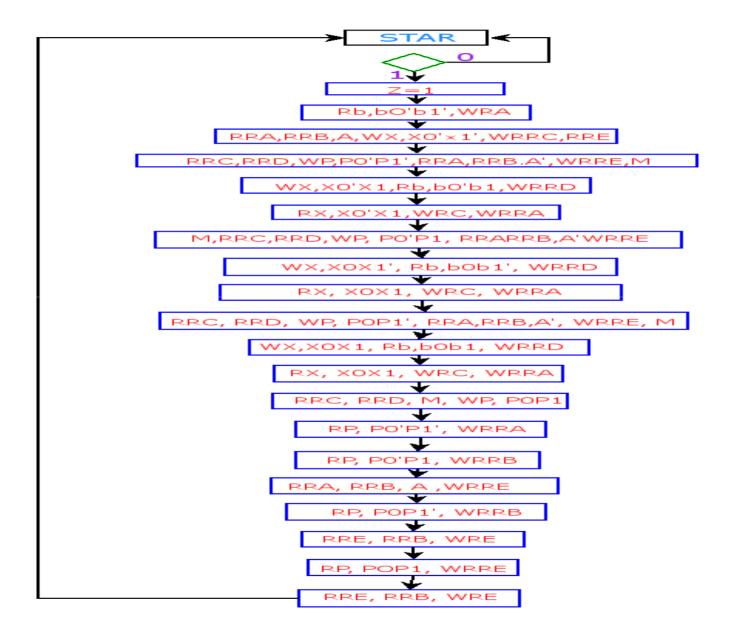
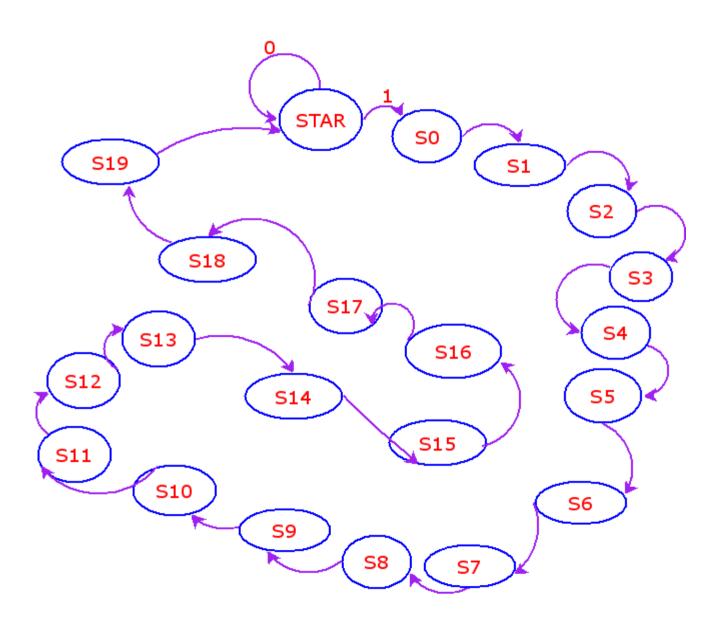


DIAGRAMA DE ESTDOS



MOTOR

- ☐ Diseñar una FSM para controlar un motor DC.
- □ El motor arranca y gira en sentido normal cuando detecta la secuencia X: 1,0,1,0.
- □ El motor arranca y gira en sentido inverso cuando detecta la secuencia X: 0,1,0,1.
- □ El motor se detiene después de arrancar, si el circuito detecta la secuencia 0,1,0,0.
- ☐ Sin embargo después de arrancar el motor, cada vez que el circuito detecta la secuencia X:0,1,0,1el motor gira en sentido contrario, pero primero debe parar un instante.

DIAGRAMA DE ESTADOS DEL MOTOR

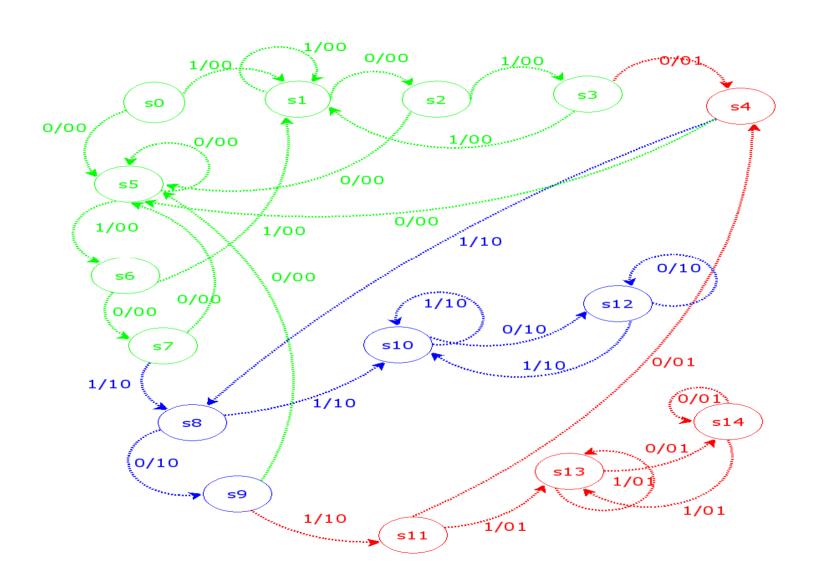
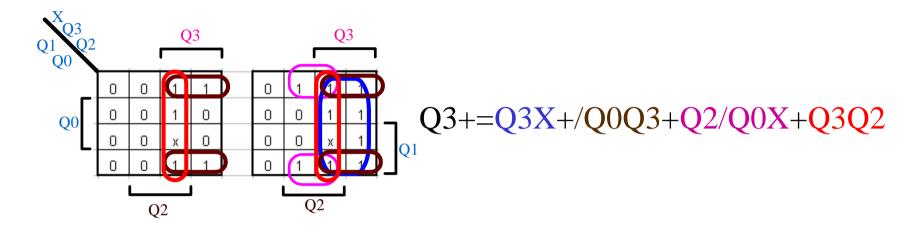
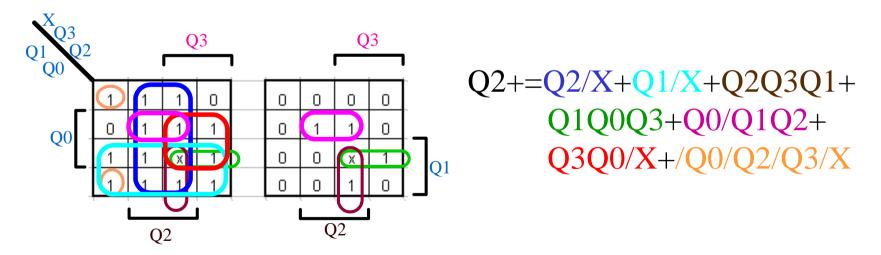
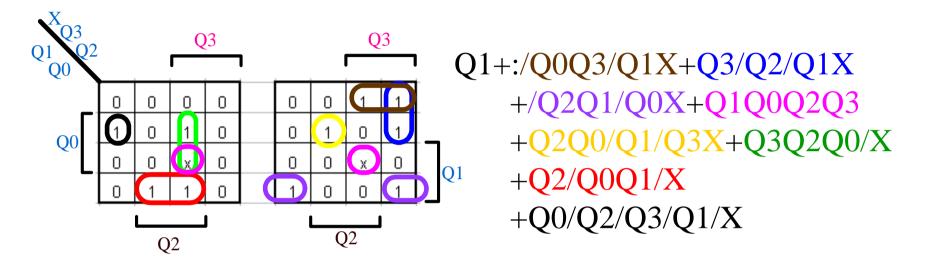


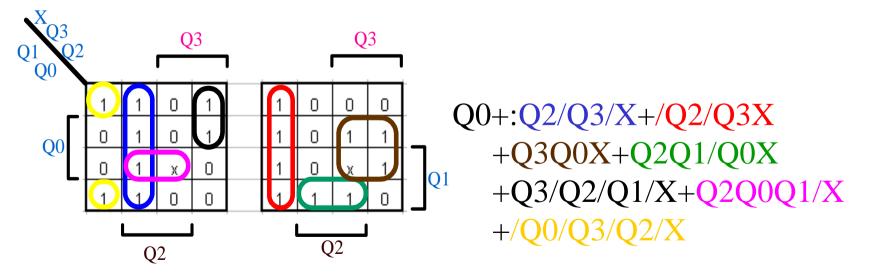
TABLA DE TRANSICION DE ESTADOS

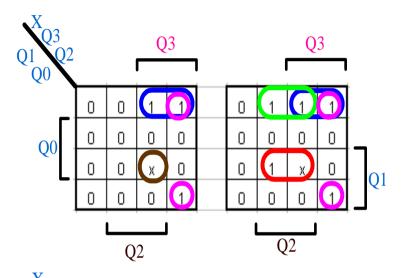
IN ESTADO PRESENTE					PROXIMO ESTADO			SALIDA		FLIP-FLOP D				
X	Q3	Q2	Q1	Q0	Q3+	Q2+	Q1+	Q0+	Z1	Z 0	D3	D2	Dl	D0
0	Ò	Ò	Ò	Ò	Ō	1	O	1	0	0	0	1	0	1
1	0	0	0	0	0	0	0	1	0	0	0	0	0	1
0	0	0	0	1	0	0	1	0	0	0	0	0	1	0
1	0	0	0	1	0	0	0	1	0	0	0	0	0	1
0	0	0	1	0	0	1	0	1	0	0	0	1	0	1
1	0	0	1	0	0	0	1	1	0	0	0	0	1	1
0	0	0	1	1	0	1	0	0	0	1	0	1	0	0
1	0	0	1	1	0	0	0	1	0	0	0	0	0	1
0	0	1	0	0	0	1	0	1	0	0	0	1	0	1
1	0	1	0	0	1	0	0	0	1	0	1	0	0	0
0	0	1	0	1	0	1	0	1	0	0	0	1	0	1
1	0	1	0	1	0	1	1	0	0	0	0	1	1	0
0	0	1	1	0	0	1	1	1	0	0	0	1	1	1
1	0	1	1	0	0	0	0	1	0	0	0	0	0	1
0	0	1	1	1	0	1	0	1	0	0	0	1	0	1
1	0	1	1	1	1	0	0	0	1	0	1	0	0	0
0	1	0	0	0	1	0	0	1	1	0	1	0	0	1
1	1	0	0	0	1	0	1	0	1	0	1	0	1	0
0	1	0	0	1	0	1	0	1	0	0	0	1	0	1
1	1	0	0	1	1	0	1	1	0	1	1	0	1	1
0	1	0	1	0	1	1	_0	0	1	0	1	1	0	0
1	1	0	1	0	1	0	1	0	1	0	1	0	1	0
0	1	0	1	1	0	1	0	0	0	1	0	1	0	0
1	1	0	1	1	1	1	0	1	0	1	1	1	0	1
0	1	1	0	0	1	1	0	0	1	0	1	1	0	0
1	1	1	0	0	1	0	1	0	1	0	1	0	1	0
0	1	1	0	1	1	1	1	0	0	1	1	1	1	0
1	1	1	0	1	1	1	0	1	0	1	1	1	0	1
0	1	1	1	0	1	1	1	0	0	1	1	1	1	0
1	1	1	1	0	1	1	0	1	0	1	1	1	0	1
0	1	1	1	1	X	X	X	X	X	X	X	X	X	X
1	1	1	1	1	X	X	X	X	X	X	X	X	X	X

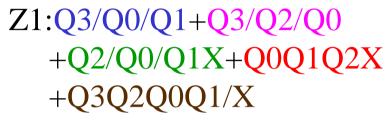


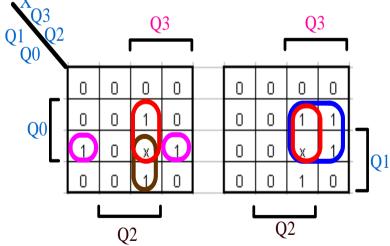












Z0:Q0Q3X+Q3Q0Q2+Q3Q2Q1/X +Q0/Q2Q1/X

BANDAS

□ Diseñar una maquina de estados síncrona para controlar los motores de dos bandas de transporte de un proceso industrial: El proceso se detiene si por las dos banda 2 (b2) pasan 4 objetos o si por las dos bandas (b2 y b1) pasan 5 objetos las señales de control para los motores M1 y M2 son las salidas de la FSM:

En este caso:

Cuando M2M1 = 11 ambas bandas están funcionando.

Cuando M2M1 = 00 ambas bandas están apagadas.

Las entradas de la FSM son X1 y X2

Cuando X2X1 = 00 por las bandas no pasan objetos.

Cuando X2X1 = 01 por las banda b1 pasa un objeto.

Cuando X2X1 = 10 por las banda b2 pasa un objeto.

Cuando X2X1 = 11 por las bandas b1 y b2 pasa 1 objeto.

DIAGRAMA DE ESTADOS BANDAS

