

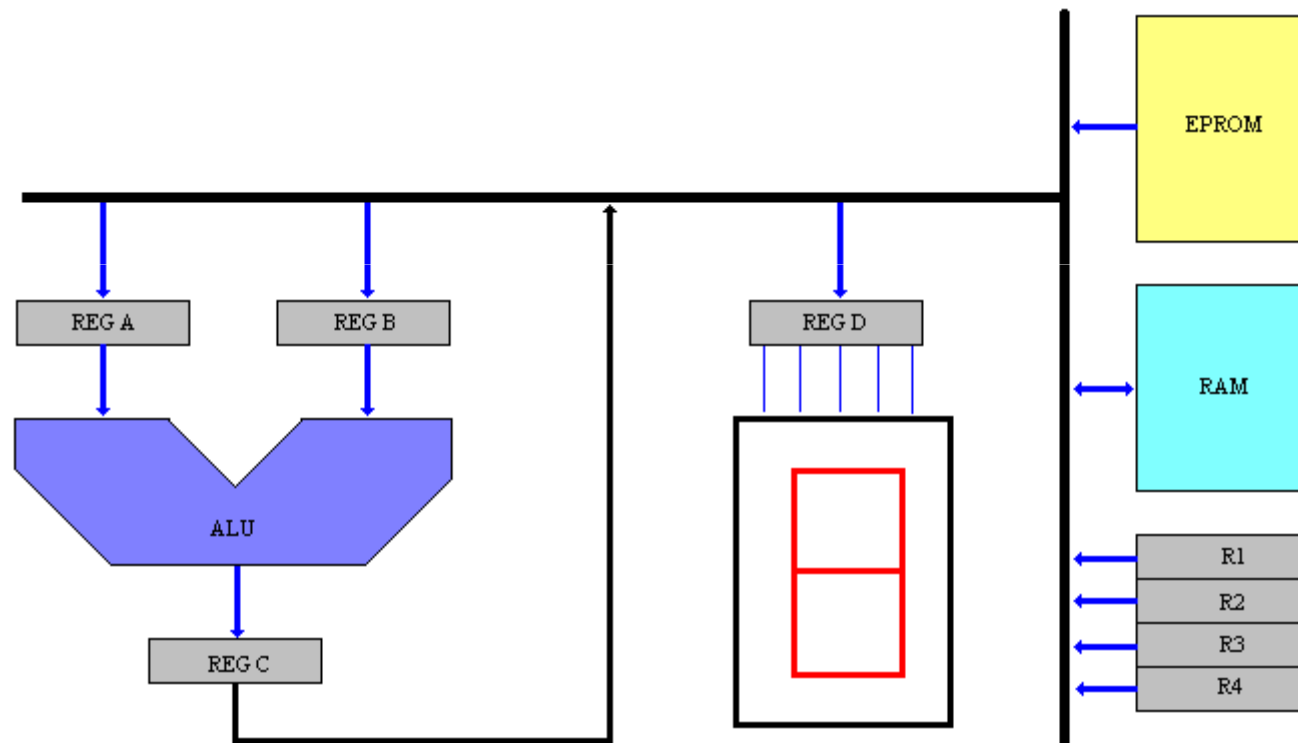
DATA PATH

Diseñar un circuito controlador para el circuito de la sgt. figura

El controlador debe realizar las siguientes operaciones:

- Guardar 4 datos de los registros en la MRAM[00-03].
- Guardar los primeros 4 datos de la EPROM en la MRAM[0A-0D]
- Sumar, visualizar y guardar:
 1. $\text{MRAM}[04] < R1 + R2$
 2. $\text{MRAM}[05] < \text{MEPROM}[02] + R3$
 3. $\text{MRAM}[06] < \text{MEPROM}[03] + \text{MRAM}[02]$

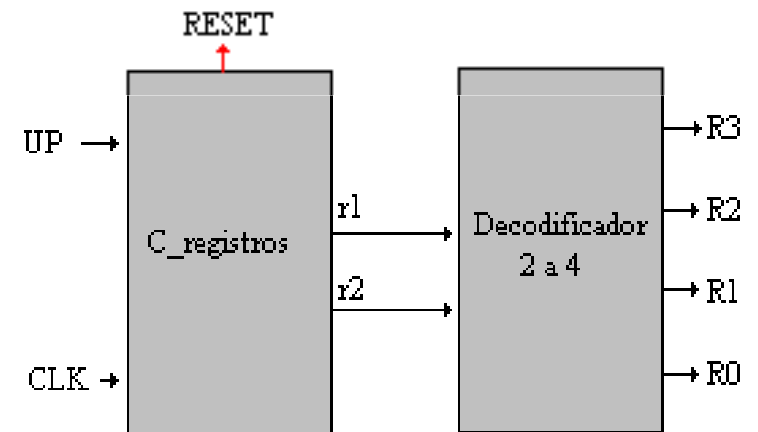
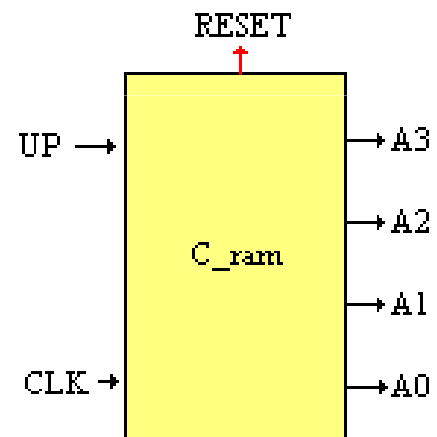
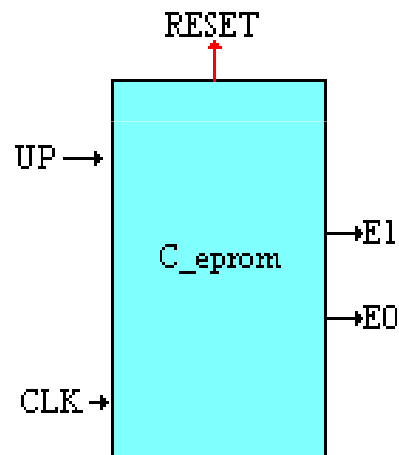
Data Path



Señales a controlar

- Meprom: Lectura y decodificador de direcciones.
- Mram: Lectura, escritura y decodificador de direcciones.
- R1,R2,R3,R4: Lectura de cada registro.
- RegA, RegB: Escritura.
- RegC: Lectura.
- RegD: Escritura.

Contadores



Controlador

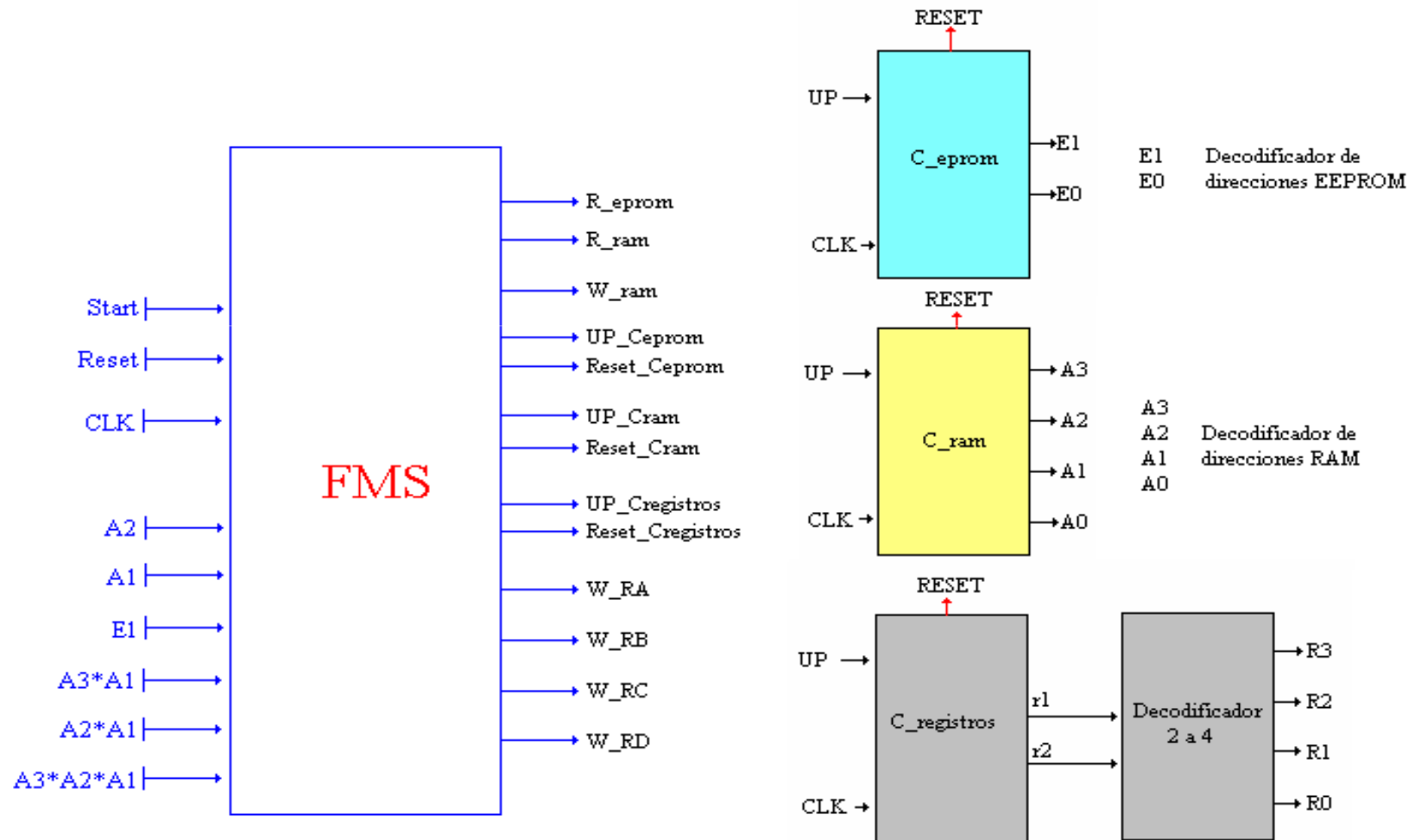


Diagrama ASM

