



Diseño de Maquinas de Estado Síncronas Tipo Mealy

Maquina de Estados Síncrona

Diseñar una *maquina de estados síncrona* para controlar un *motor de DC*:

- Let motor arranca y gira en sentido normal cuando se detecta la secuencia 0010. En este caso, las salidas $Z_1Z_0 = 01$
- Let motor arranca y gira en sentido contrario cuando se detecta la secuencia 101. En este caso, las salidas $Z_1Z_0 = 10$
- ❖ El motor se detiene, cuando se detecta la secuencia 001 y permanece detenido hasta detectar de nuevo una secuencia de arranque. En este caso, las salidas $Z_1Z_0 = 00$
- Sin embargo, después de arrancar el motor, cada vez que se detecta la secuencia 1011, el motor debe girar en sentido contrario al giro inicial, pero primero debe parar un instante antes de cambiar de giro. En este caso, las salidas $Z_1Z_0 = 00^*$
- ❖ Existe superposición, diseñar usando "flip-flop T", usar codificación directa, la FSM síncrona debe ser tipo Mealy

Diagrama de Estados

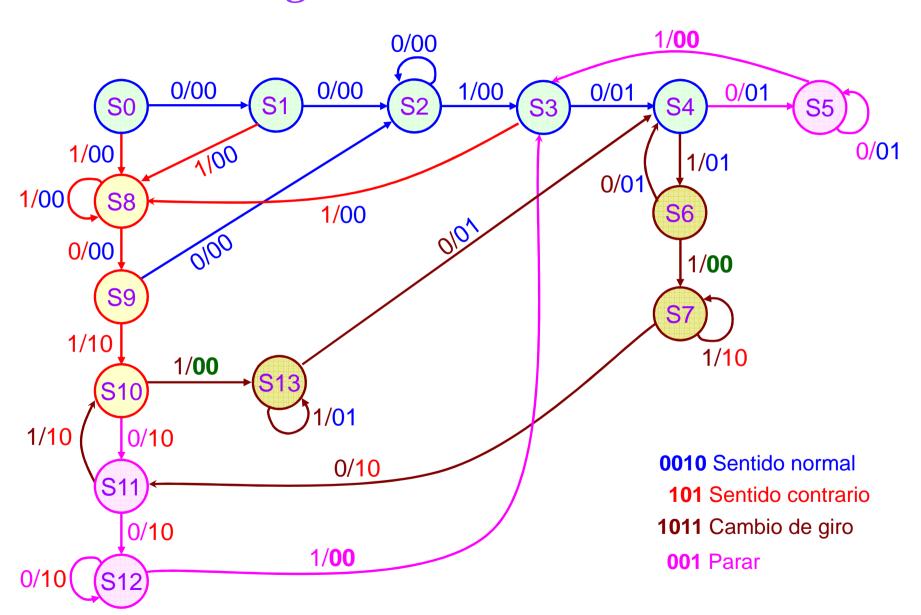
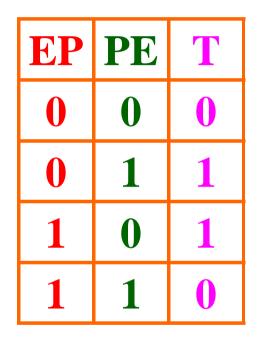


Tabla de Transición flip-flop T

Lógica del Próximo Estado



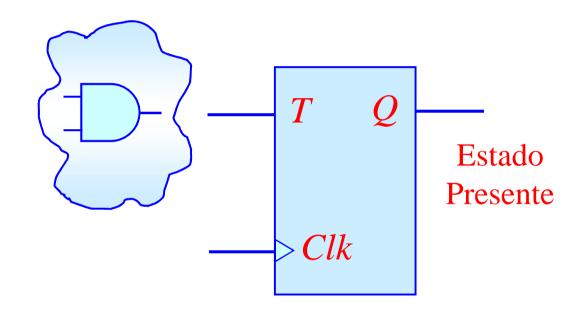
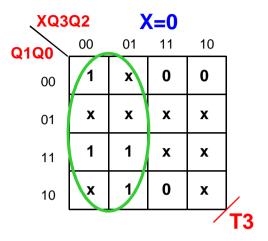
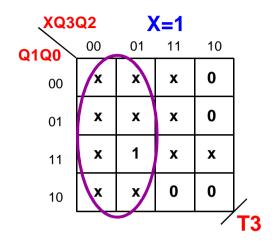


Tabla de Estados

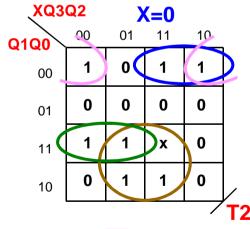
		Ε	P		PE / Z												X=0				X=1			
	Q3 Q2 Q1 Q0				X=0 / Z1 Z0						X=1 / Z1 Z0						T3 T2 T1 T0				T3 T2 T1 T0			
S0	0	0	0	0	1	0	0	0	0	0	0	0	0	1	0	0	1	0	0	0	0	0	0	1
S 1	0	0	0	1	1	0	0	0	0	0	0	0	1	0	0	0	1	0	0	0	0	1	1	1
S2	0	0	1	0	0	0	1	1	0	0	0	0	1	0	0	0	0	0	0	0	0	0	1	0
S3	0	0	1	1	1	0	0	0	0	0	0	1	0	0	0	1	1	0	0	0	1	1	1	1
S 4	0	1	0	0	0	1	1	0	0	1	0	1	0	1	0	1	0	0	0	0	1	0	0	1
S 5	0	1	0	1	0	0	1	1	0	0	0	1	0	1	0	1	0	0	0	1	0	1	0	0
S 6	0	1	1	0	0	1	1	1	0	0	0	1	0	0	0	1	0	0	0	0	0	1	1	0
S7	0	1	1	1	0	1	1	1	1	0	1	1	0	0	1	0	0	1	0	0	0	1	0	1
S8	1	0	0	0	1	0	0	0	0	0	1	0	0	1	0	0	0	0	0	0	0	0	0	1
S 9	1	0	0	1	1	0	1	0	1	0	0	0	1	1	0	0	0	1	0	0	1	1	1	0
S10	1	0	1	0	1	0	1	1	0	0	1	1	0	0	1	0	0	0	0	1	0	1	1	0
S11	1	0	1	1	1	0	1	1	0	1	0	1	0	0	0	1	0	1	0	1	0	1	0	1
S 12	1	1	0	0	1	0	1	0	1	0	1	1	0	1	1	0	0	0	1	0	1	0	0	1
S13	1	1	0	1	0	0	1	1	0	0	1	1	0	1	1	0	1	0	1	0	1	0	0	0
S 14	1	1	1	0	X	X	X	X	X	X	X	X	X	X	X	X	X	X	X	X	X	X	X	X
S 15	1	1	1	1	X	X	X	X	X	X	X	X	X	X	X	X	X	X	X	X	X	X	X	X

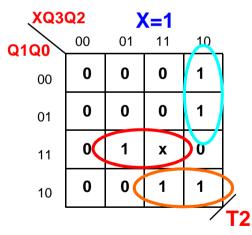
Simplificación por Mapas de Karnaugh





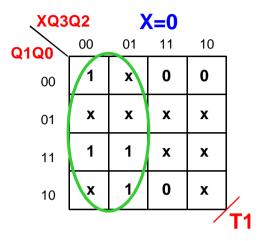
 $T3 = X1\overline{Q3} + X2\overline{Q3}$

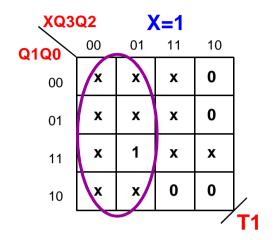




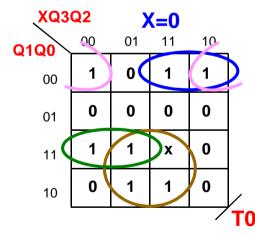
T2= X1 (Q2Q1Q0 + Q3Q1Q0 + Q3Q1Q0 + Q2Q1) + X2 (Q3Q2Q1 + Q2Q1Q0 + Q3Q1Q0)

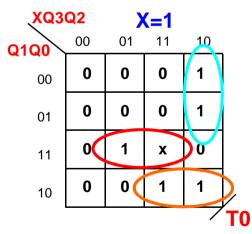
Simplificación por Mapas de Karnaugh





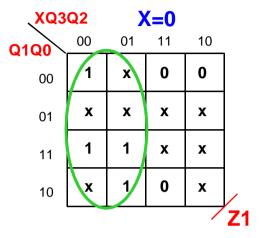
 $T1 = X1\overline{Q3} + X2\overline{Q3}$

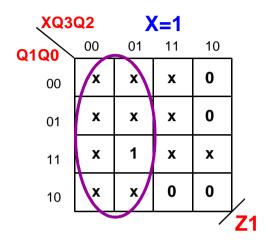




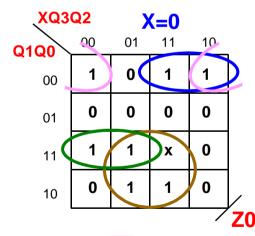
Z0= X1 (Q2Q1Q0 + Q3Q1Q0 + Q3Q1Q0 + Q2Q1) + X2 (Q3Q2Q1 + Q2Q1Q0 + Q3Q1Q0)

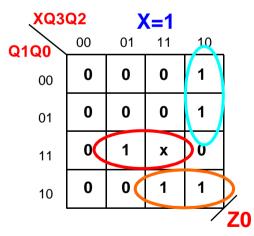
Simplificación por Mapas de Karnaugh





Z1 = X1Q3 + X2Q3





Z0= X1 (Q2Q1Q0 + Q3Q1Q0 + Q3Q1Q0 + Q2Q1) + X2 (Q3Q2Q1 + Q2Q1Q0 + Q3Q1Q0)

Implementación

Entradas

