



Diseño de Maquinas de Estado Síncronas Tipo Mealy

Maquina de Estados Asíncrona

Diseñar una *maquina de estados sincrona* para controlar un *motor de DC*:

- ❖ El motor arranca y gira en sentido normal cuando se detecta la secuencia 0110. En este caso, las salidas $Z_1Z_0 = 10$
- ❖ El motor arranca y gira en sentido contrario cuando se detecta la secuencia 1100. En este caso, las salidas $Z_1Z_0 = 01$
- ❖ El motor se detiene cuando se detecta la secuencia 0011 y permanece detenido hasta detectar de nuevo una secuencia de arranque. En este caso, las salidas $Z_1Z_0 = 00$
- ❖ Sin embargo, después de arrancar el motor, cada vez que se detecta la secuencia 101, el motor debe girar en sentido contrario al giro inicial, pero primero debe parar un instante antes de cambiar de giro. En este caso, las salidas $Z_1Z_0 = 00^*$
- ❖ Existe superposición, diseñar usando "flipflop D", usar codificación directa, la FSM síncrona debe ser *tipo Mealy*.

Diagrama de Estados

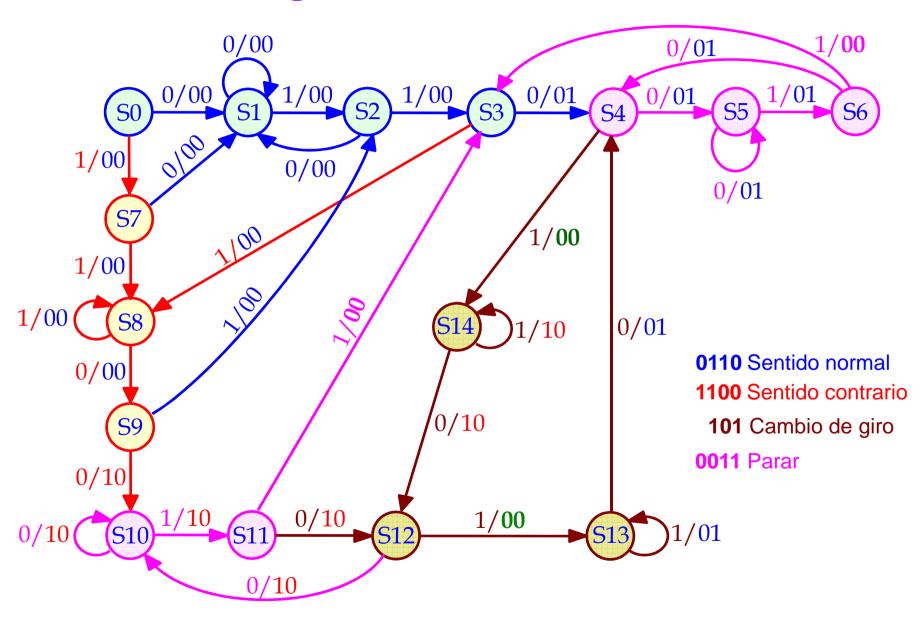
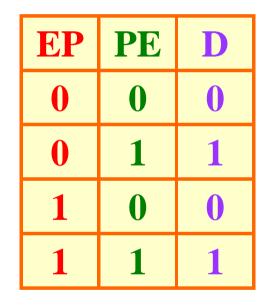


Tabla de Transición flip-flop D



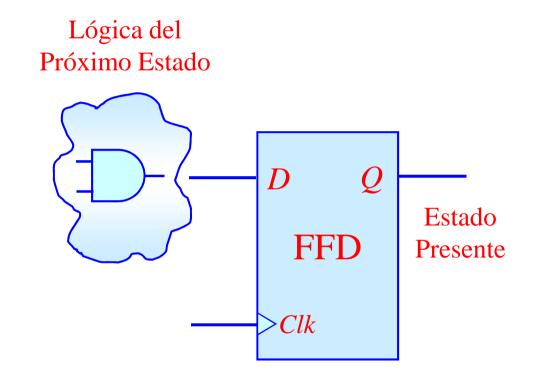
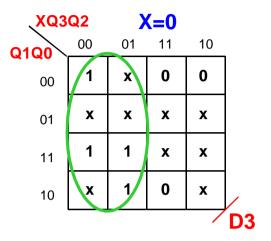
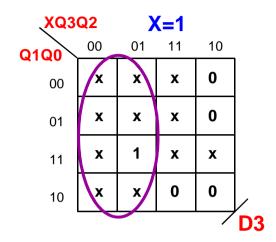


Tabla de Estados

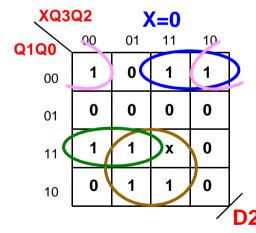
		E	Р			PE/Z												X=0				X=1			
	Q3 Q2 Q1 Q0				X=0 / Z1 Z0					X=1 / Z1 Z0						D3	D2	D1	D0	D3	D2	D1	D0		
S0	0	0	0	0	1	0	1	0	0	0	0	0	0	1	0	0	1	1	0	0	1	1	0	0	
S1	0	0	0	1	0	0	1	0	0	0	0	0	0	1	0	0	0	0	0	0	1	1	0	1	
S2	0	0	1	0	0	0	1	1	0	0	0	0	0	1	0	0	0	0	0	0	0	0	1	1	
S3	0	0	1	1	1	0	1	1	0	0	0	1	0	0	0	1	1	1	0	0	0	0	0	0	
S4	0	1	0	0	0	1	0	1	0	0	0	1	1	0	0	1	0	0	0	0	0	0	1	1	
S 5	0	1	0	1	0	1	0	1	1	0	0	1	1	1	1	0	0	0	0	0	0	0	0	0	
S 6	0	1	1	0	1	0	0	0	0	1	0	1	1	0	0	1	1	1	0	1	0	1	0	0	
S 7	0	1	1	1	1	0	0	1	0	0	1	1	0	1	1	0	1	1	0	1	0	1	0	0	
S8	1	0	0	0	0	0	1	1	0	0	0	1	0	0	0	1	0	1	0	0	1	1	1	1	
S9	1	0	0	1	1	0	0	1	0	1	0	1	0	0	0	1	0	0	0	0	0	0	0	0	
S10	1	0	1	0	1	0	1	1	0	0	0	0	0	1	0	0	0	0	0	0	0	0	1	1	
S11	1	0	1	1	1	0	1	1	0	0	1	1	0	0	0	0	0	0	0	0	0	0	0	0	
S12	1	1	0	0	0	0	1	0	0	0	1	1	0	1	1	0	0	1	0	1	1	1	0	0	
S 13	1	1	0	1	1	1	1	0	1	0	1	1	0	1	1	0	0	0	0	0	1	1	0	1	
S 14	1	1	1	0	0	0	1	1	0	0	0	1	1	1	1	0	0	1	0	1	0	0	1	1	
S 15	1	1	1	1	X	X	X	X	X	X	X	X	X	X	X	X	X	X	X	X	X	X	X	X	

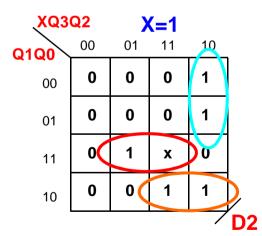
Simplificación por Mapas de Karnaugh





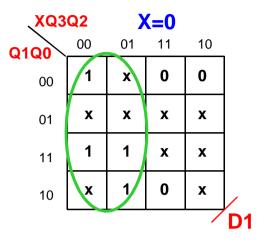
 $D3 = X1\overline{Q3} + X2\overline{Q3}$

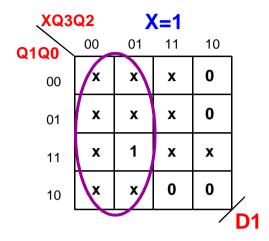




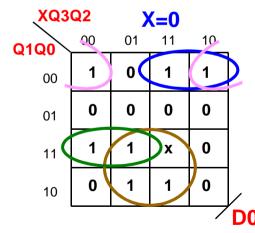
D2= X1 ($\overline{Q2Q1Q0}$ + $\overline{Q3Q1Q0}$ + $\overline{Q3Q1Q0}$ + $\overline{Q2Q1}$) + X2 ($\overline{Q3Q2Q1}$ + $\overline{Q2Q1Q0}$ + $\overline{Q3Q1Q0}$)

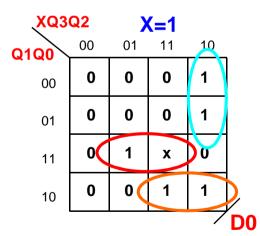
Simplificación por Mapas de Karnaugh





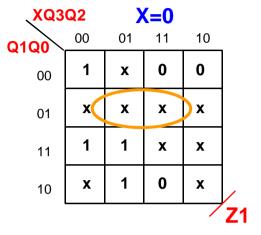
$$D1 = X1\overline{Q3} + X2\overline{Q3}$$

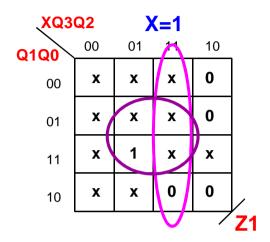




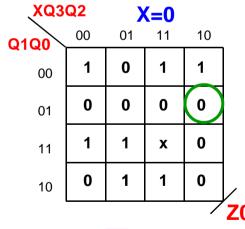
D0= X1 ($\overline{Q2Q1Q0}$ + $\overline{Q3Q1Q0}$ + $\overline{Q3Q1Q0}$ + $\overline{Q2Q1}$) + X2 ($\overline{Q3Q2Q1}$ + $\overline{Q2Q1Q0}$ + $\overline{Q3Q1Q0}$)

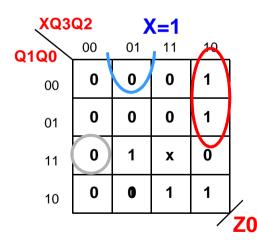
Simplificación por Mapas de Karnaugh





$$Z1 = X1Q3 + X2Q3$$





Z0= X1 (Q2Q1Q0 + Q3Q1Q0 + Q3Q1Q0 + Q2Q1) + X2 (Q3Q2Q1 + Q2Q1Q0 + Q3Q1Q0)

Implementación

Entradas

