Escola Tècnica Superior d'Enginyeria de Telecomunicació de Barcelona (ETSETB)

CISE - III Examen Final (Duración: 2h 30m) 15/1/2007

Publicació de Notes (Mòdul C4 Pis: -1 i Campus Digital): dilluns 22 de gener (18:00h)
Al legacions: Fins al dimecres 24 de gener (14:00h) a la Secretaria del mòdul B3
Publicació de Notes definitives: (Mòdul C5 Pis: -1 i Camp. Digital): divendres 26 de gener (16:00h)

Problema 1 (40 %)

En el circuit de la figura considereu els amplificadors operacionals ideals i

a) Trobeu les expressions de les funcions de transferència:

$$H_{11}(s) = \frac{V_{o2}}{V_{o1}}(s) \bigg|_{V_{i=0}}, \ H_{1i}(s) = \frac{V_{o2}}{V_{i}}(s) \bigg|_{V_{o1}=0} \ \mathbf{i} \ H_{3}(s) = \frac{V_{o1}}{V_{o3}}(s) \ .$$

- b) Dibuixeu el fluxograma corresponent al circuit i trobeu l'expressió del guany de llaç $T(s) \text{ considerant } H_2(s) = \frac{G\,\omega_2}{s+\omega_2}\,.$
- c) Determineu el tipus de realimentació per a G>0 i G<0 i dibuixeu aproximadament el Lloc Geomètric de les arrels en tots dos casos. (Considereu $\omega_1 < \omega_2 < \omega_3$).
- d) Calculeu el valor de la constant G necessari per a poder fer servir el circuit com a generador de senyal sinusoïdal. Determineu la freqüència d'oscil lació (considereu $\omega_1 << \omega_2 << \omega_3$)
- e) Representeu el diagrama de Bode del guany de llaç T(s) del circuit considerant les següents dades:

$$20 \cdot \log \Biggl(\Biggl(1 + \frac{R_{\rm B}}{R_{\rm A}} \Biggr) \cdot G \Biggr) = 80 \, dB \; , \; \omega_1 = 10^2 \; rad \, / \, s \; , \; \omega_2 = 10^3 \; rad \, / \, s \; i \; \omega_3 = 10^4 \; rad \, / \, s \; .$$

- f) Indiqueu si el circuit és estable o no a partir del resultat obtingut en la representació del diagrama de Bode anterior.
- g) Proposeu una funció de transferència H₂(s) que substitueixi l'anterior i que, mantenint el guany a freqüències baixes de l'apartat e), realitzi una compensació del tipus pol-zero per a que el marge de fase del circuit complet sigui de 45°.

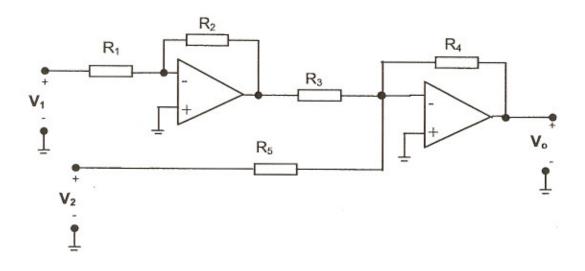
Problema 2 (30 %)

Considerant totalment ideals els amplificadors del circuit de la figura, obtingueu:

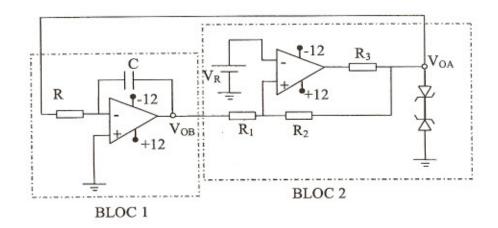
- a) L'expressió de la tensió de sortida V_o en funció de V₁ i V₂.
- b) L'expressió dels guanys A_c en mode comú i A_d en mode diferencial. (considereu V_d=V₁-V₂)
- c) L'expressió del CMRR.
- d) La relació que han de verificar les resistències per a que V_o no depengui de la tensió en mode comú de les entrades.
- e) En el cas de "Slew Rate" finit de l'operacional de sortida, l'expressió d'aquest "Slew Rate" per a que el senyal de sortida V₀ no distorsioni quan V₁-V₂=A sen ωt i les resistències verifiquen la relació de l'apartat d).
- f) El valor del CMRR per al pitjor cas, sabent que els valors de las resistències tenen una tolerància δ_i (amb un valor de tolerància màxima δ_{max}) tal que R_i=R_{i0}(1±δ_i) amb i=1,2,3,4,5, i els valors nominals R_{i0} de las mateixes verifiquen la relació de l'apartat d).
- g) ¿Pot considerar-se que el circuit és un amplificador d'instrumentació?, ¿per què?

Per al cas d'amplificadors ideals i resistències sense tolerància, es substitueix R_2 per un sensor resistiu de valor $R+\Delta R$ i es connecta una tensió constant Vcc a cada una de les dues entrades, obtingueu per a aquesta situació:

 h) La relació que han de verificar les resistències i el sensor per a que V_o sigui proporcional a ΔR i l'expressió de V_o en aquest cas.



Problema 3 (30 %)



DADES:

R= 4 kΩ, C= 0.1 μF,
V_γ= 0.7 V,
$$|V_Z|$$
= 5.3 V, R₁= 1kΩ, R₂= 4 kΩ, R₃=2 kΩ, V_R= 2 V

- a) Obtingueu la expressió de la tensió v_{oB} en funció de v_{oA} del circuit del BLOC 1 de la figura.
- b) Calculeu la expressió de la tensió v_{oA} en funció de v_{oB} del circuit del BLOC 2 de la figura i dibuixeu la característica de transferència v_{oA}(v_{oB}).
- c) Dibuixeu els senyals $v_{oA}(t)$ i $v_{oB}(t)$ del circuit, suposant que per a t=0 v_{oB} = 0 V i v_{oA} = -6 V, indicant els valors de tensió més importants.
- d) Calculeu el període T del senyal v_{oA}(t).