

vnica en el so. Contreire una entrado poro cado ficheo aluito en el sistemo T.F.A Table Ficheros Abiorg PL/E - mas indies en que posición estamas del fiches (cache de inodos) T. Inadas (centine les inade que de las fiches que estan alvierto en este mamenta)

* wands borens open, luxa en el disso el inada del fichero (najor; miorar), y la mete en la table de vioda, apunto al DD. Abara mira en la table de canali : TFA, para men si tayo un canal voite y une entrade voite un TFA.

Coje il primer cand litre aprento al OD, y la meta en TFA, aurentando el 4 ref, y parjor el P 4E R & Findrete peremas l'afuncio a lotable de Inada en TFA, al Inada

que hace referencie el fichera eliente, innementa el #ref.
El open sempre cogé una nueva antodo en lo table de Frechas elientes pero no de Inados.

El dupz n'que aumentanos el nº de referencies de lo TFA.

escribir, la mismapas con el red.	
র্ভ	ootal #
texto _ 100 bytes	which at our depotency of as
Pl day to	and the
Ed = open ("texto", O_RDONLY");	
? = read (fd, buffer, 200); el	gester de E/s or incargo de aseguar no nos posamos del tomaño del fiches
en le	lutua.
texto = robotes "abadets	his cone
	schoo el puntero con el conja "la ujitud" del mada
= open ("texto", 0_NROWE 10-APPRILD);	
read (fd, 2c, s))	774 771.
write (1d, 8c,1)	
Traday (combine las men	14 1 0 1
til not al map	
etramenative /	at the same
Fur.T	
	\longrightarrow \uparrow \uparrow \uparrow \uparrow
	A LIVE A LOCAL CONTRACT ALONE
	1 III III
	3 nu 1 1
	and the second s
	ab cdefshija
	to deal of the manufacture of the last of

Llamada al sintemo (cont)

int locak (int fd, int whence, right offset)

- SEEKLSET plie = offset

- SEEKLOUR pl/E+= offset

- SEEKLEND pl/E = length + offset

offset > fiches, bace mos grande el fichera. -offset > fiches, dunelve mar, y la deje dande este.

breek deunelie le mieure parinion del pl/E si sale bien. Dependiende del so, en casa de enor duruelie -1 o le parinion actual -1.

Ejercicio

14. a) 2 9

A 7 3 10

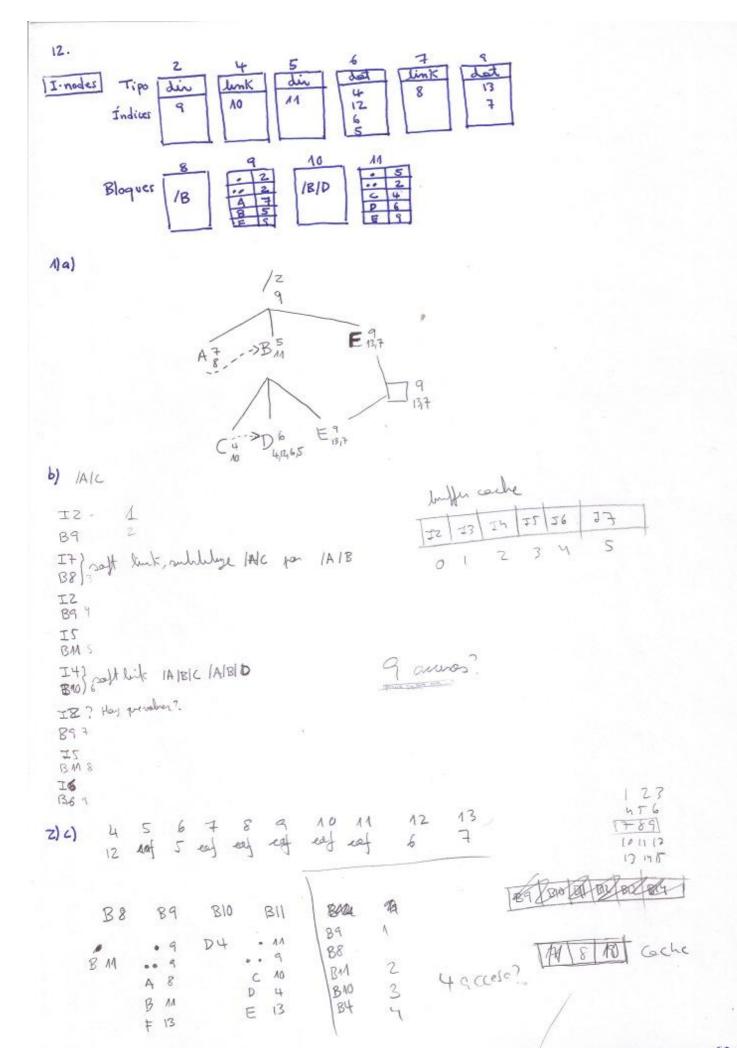
Cu E 7 9 9

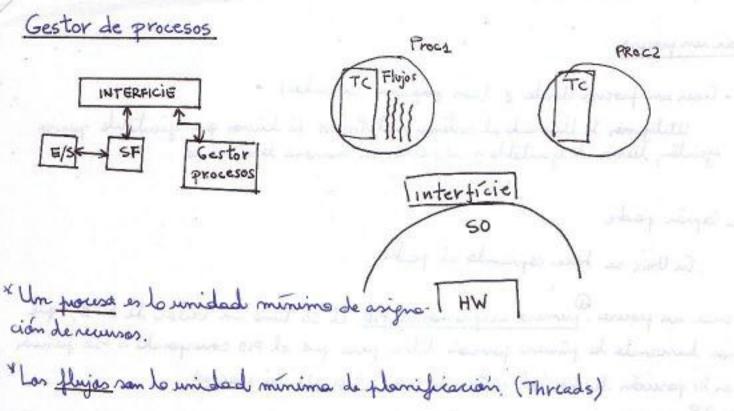
H 12 9 13 10

Ereforencies: Paro el modo Z, son 4, se mire en los bloques le datos cuantos veus aparece el modo en les parejos membre mado.

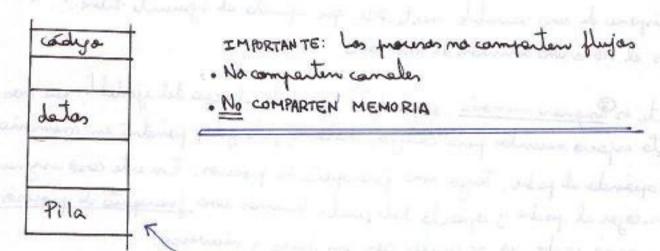
> 2-4 4-3 4-2 40-1 5-3 41-4 6-1 42-2 1-3 43-1

c) Primero hay que miran el número de entredes de mi fat, miramos a que Maques accedemos disputs del 4 voil 5, desput 6, yet 6 ng traig signete 15 إهد 6 - eat eat eat BIZ BIO 89 B8 . 8 . . 10 Portanto les acceses (b) seran en FAT: . . 13 H 12 D 11 A 13 94 B9 B10 B10 s 14 B 10 rit B7 BI7 18/0 × 1815 6





Los flujes son quienes becen les llamades el sistemo Piden el recurso, pero se lo asignam al pouro.



Para un sintero ap. un procesa ma es sino que es un PCB, (estructuro que identifico is caracteriza un proceso, Proceci Cantral blac).

El campa mos importante del PCB es el PIB + PROCES IDENTIFIER Hay atras campas cama: Uniona proprietaria, estas memorio, Puntera TC, Estado del proceso, Contexto del pocesa (PC, rigistros, puntro pilo, ...) Estadústicos salve el pocesa, datos de planificación. También tenemos el PPID, facent PID, el PD del pache.

El gestor de pousos se encayo de crear un poceso, bocelo crecer, reproducibo, matarle y becula disaparcier.

- Crear un proceso desde o (con programo cargadas)

Utilizames la llamado al sistema (reste Process la decimo que ejeutable quiris ejeutau, lemos el ejeutable y cargames en memoria la necesaria.

- Capian pache

En Umix se hace copiando al padre.

Paro veen un prouse, primero asignamos el PID. El so timo un verter de PCB, que recuemos huscando lo primero parición libre, para que el PID correspondo a ese parición El PID es lo posición dentro del verter de PCB, del PCB de mi procesa.

Nectar PCB

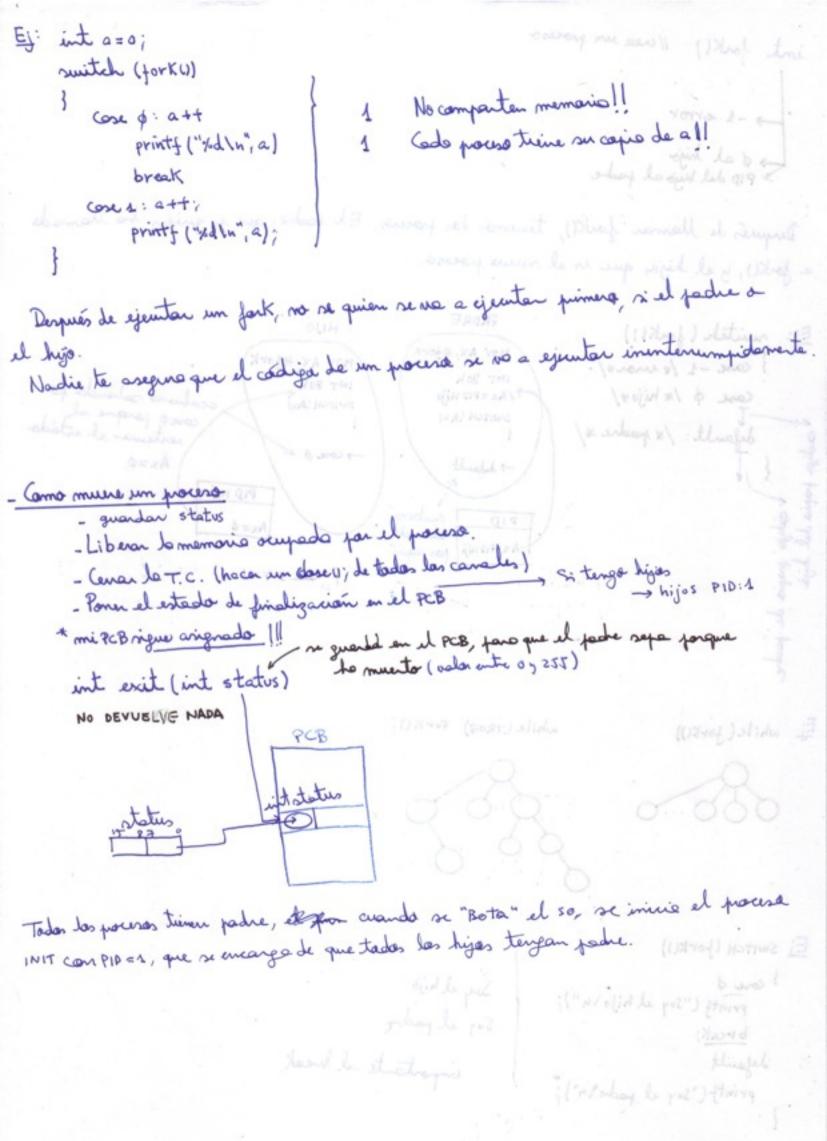
Ahora se dispane de uno variable mext_PID, que apunto al siguiente libre. En Windows el PID es uno dirección de mermorio.

da seguente es <u>Prignar memoria</u>, en Windows leuman la coleccia del ejertable que mas dirá cuanto espació mecenta para cádigo, datas y pilo y las pandrá en memoria. En limes, capainda al patre, tenzo uma juarquia de pocusos. En este casa assinar memorio es cago al patre y capiarla tal cual. Creamos uma juarquia de procesa. Dado un porest pado, ya se cuales san sur hijas y vicuresso.

Cuarda un poura capie al padre, copio memorio, pera tombren replice lo table de cardes, la cual lleva a modificar la TFA, TI...

la riguiente es asignar el PCB mediante el PID, la inicelezamas, y la encalamas

11 cree un pareso int fork() -1 error > of al higo > PID del higo al pade Después de lleman fack(), tenemas das procesas. El padre, que es quien ha llamada a fork(), y el hija, que es el nuevo pocesa. PADRE HIJO Ej: mitch (fork(1) MOV AX, #fork HOV AX, HJORK case -1 /x enox/ ecoboró soliendo por HOR THI case \$ /* hijo */ SWITCH (AX) /AX=PID Hijo restaman el estado SWITCH (AX) default: /x padre x/ -some of 4 -Ax: PIDHIji par aqui while (TRUE) FORK () ; Ej while (fork()) Ej SWITCH (fork()) Say el hijo score of printy ("Soy al hijo \u"); Soy il padre break; importante al head Huspelt printf ("Say el pade " ");



8 - 04

On padre trine que oseguarse de que sus hijos no se quedan huijanas, por tanto cuanda un padre mune, el INIT adapta a

Cuando el padre les el estado, es cuando se libera el PCB

15 87 of status = status >> 8 Como se libera el PCB? recage el estado de finalización de las higas int wait (int x status) -1 ri no trine hijas -> si tuine hijas demelve el pid del hijo muento Los si minguno munto - se blaquea el poceso losta que algun trija mune. Si tiene mas de un hijo, escage el primero que encuentre. (el wait solo sine para un hijo)

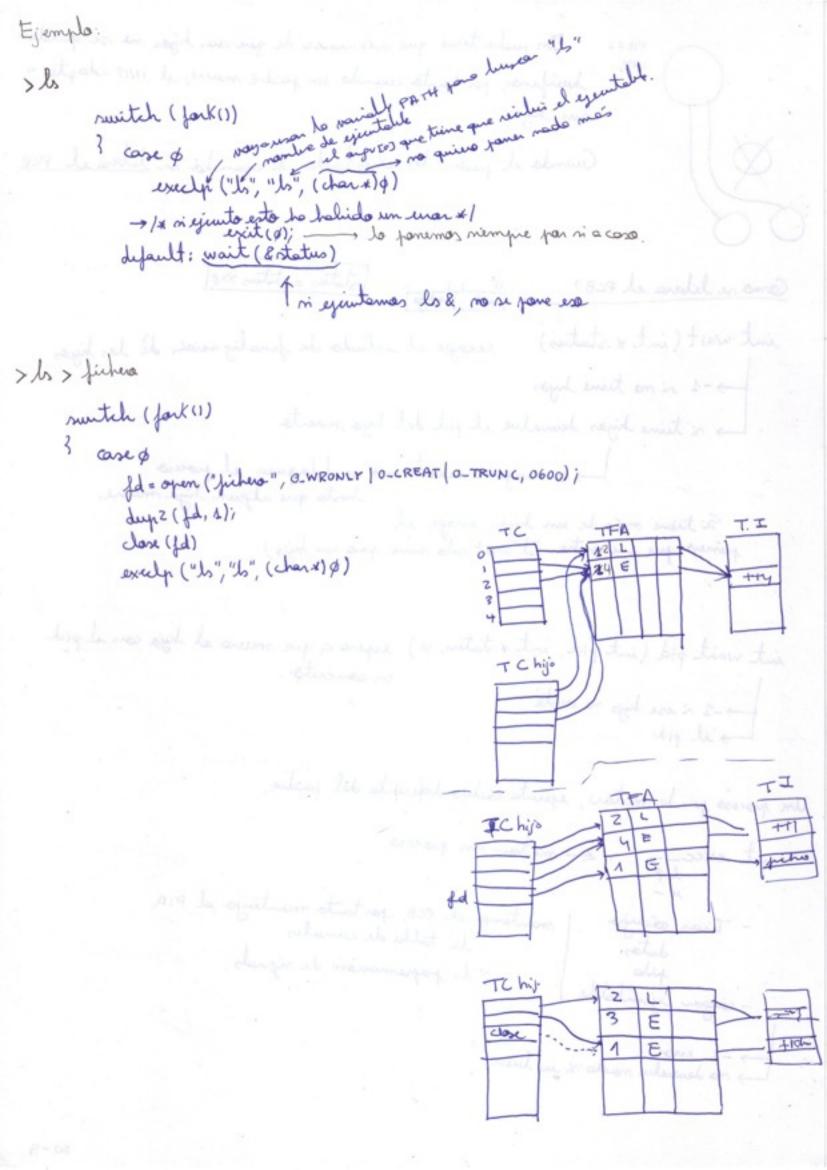
espero a que muero el hija con el pid int wait pid (int pid, int x status, &) en concreto.

-1 i ese hijo na existe

Un proceso puede mutar, ejeuto código diferente del jadre.

~ mutam un pouso. int exec_mantengo el PCB, portanto mantengo el PID. - Tima código le programación de signals. - cargon ejentable

- 1 evar ma demelue mado si no lien



> cat > ficheo < fich

mitch (fack())

cosed

fd= open ("ficheo", o_wRONLY | o_cREAT | O_TRUNC, 0668)

dup2(fd,1);
close (fd),

fd= open ("fich", o_RDONLY);

dup2(fd,0);
close (fd);
exectp ("cato, "cato, o);
exit (o);
default
wait (extelus);

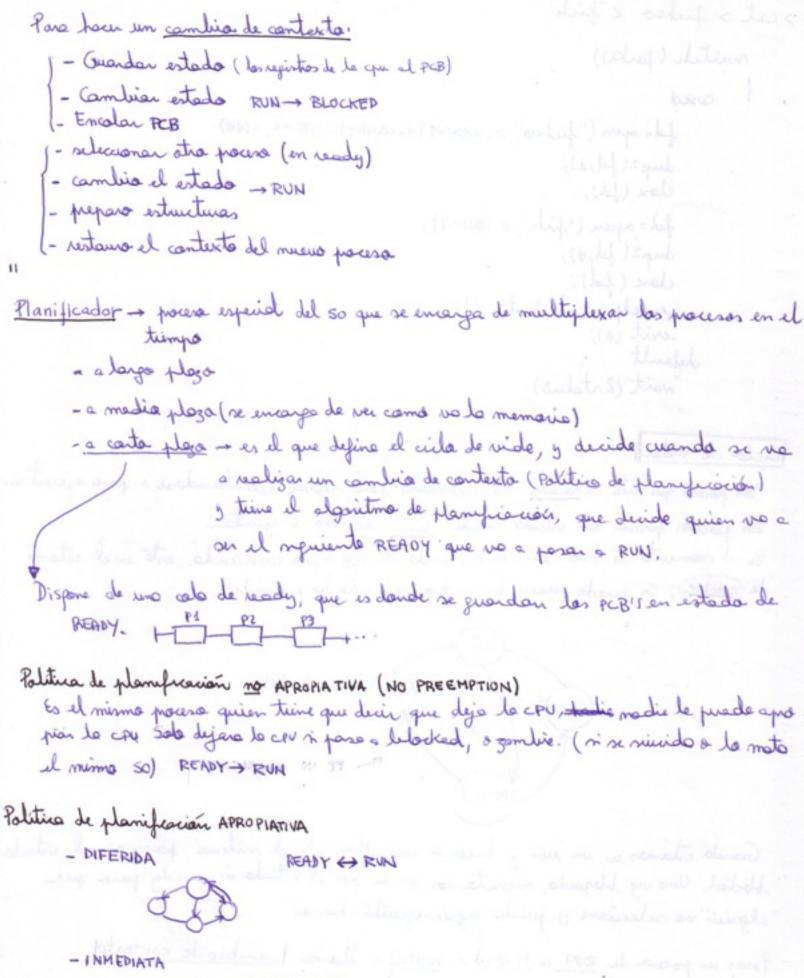
aclo de vida

Un poceso que esta en ready este preparada para seguir ejecutandase o para ejecutase los procesos pasan del estado ceady a como, avando se ejecutam. En el momento de tocer un exit avando el pop sigue existienda, esto en el estado de combio. Se puede pasar de cualquier estado a zombio.



Grando estamas en un run y hacemos una llameda el sistema, parames al estado Hocked. Uno vez blaqueda, necesitamas paran per el estado de ready para que "alguieri"ma seleccione y puedo orguir ejecutandome.

Pasar un procesa de RUN a blocked à zonbie se llama (cambio de contexto)





RUN ↔ BLOCKED

ALGORITMO DE PLANIFICACION

- FIFO FCFS (NO APROPIATIVA)
- PRIORIDADES (ordenados de major a menor provided)

H---

starvation) paro saluiranan se usan la puondades dinamicas
Aging

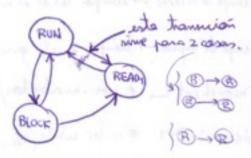
- ROUND ROBIN

· a cada proceso se le esigne un quantum (timpo signido que prede estar un procesa en sun)

· En casa de empate se coje el que mas tiempa eleve en lo calo.

- ROUND ROBIN + PRIORIDADES

Colo de redy ardenado par piracidade y un quantum para cado procesa.



- colos multirirel

. Tenemos grupos de colas de redy. Dentro tenemos diferentes colos de ready que utilizan por algoritmos de planificación deferentes, (code grupo time una político deferente)

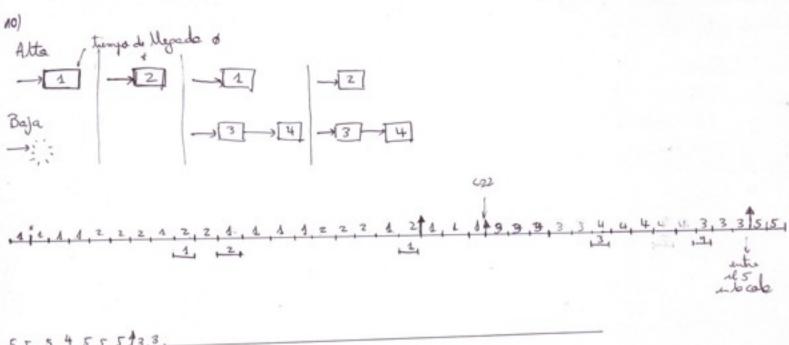
dos poceses mo soltan de una colo cotra.

- colos muthinisel realimentadas.

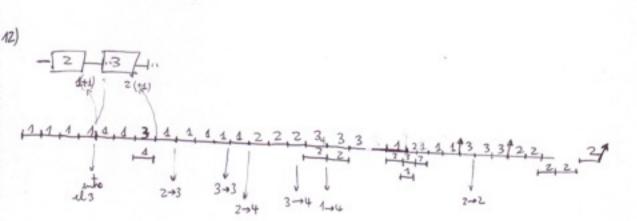
Nos pocesos pueden soltar entre colos.

d) Throughpot - + proc-acabadon/total de viclos

Eficiencio y # ciclos utils/# ciclos (dicho útilo = ciclo en los que hay un proceso ejentandose) (que no sea el mula) Tierpo de respuesto - s Tienpo hosto lo primero E/5.





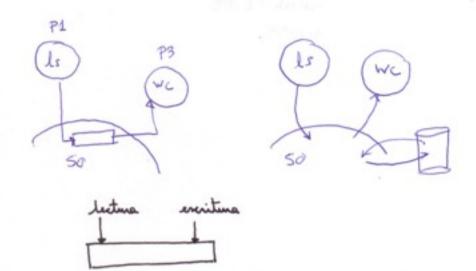


Comunicación entre procesos

> lo -le | wc-1

das jupes son luffers. Existe un tija de juje llamada named pipe, que en vez de ser un buffer en memorio, es un fubers.

Pipe (pero procesos emperentados) Named pipe (para todos)



CREACIÓN

named pipe "mi-pipe"

- crear (mknod (char * name, 5-1F1F0 \ 0666);)
- abin open ("mi-pipe", O-RDONLY) el open de uno named pipe es bloqueante hosto
 que atro proceso lo aluade escritura.

Eje raplo de sincronización entre dos pocesas:

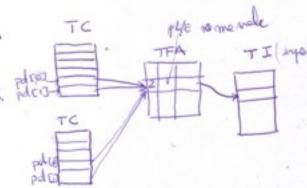
open ("mi-pipe", o-ROONLY); open ("mi-pipe", a-PORDEY)

pipe sin nambre

- crear int pipe (int pd [2]) Demelve 2 canales de la table de canales.

Paro que atro pocesa pueda les pd [0] - lectura

de esto pipa tengo que bocer que sea copaz de les paros te la partir de la misma carales, Par tanta debemos bocer un fact, par la la la misma carales, Par tanta debemos bocer un fact, par la la la misma carales, Par tanta debemos bocer un fact.



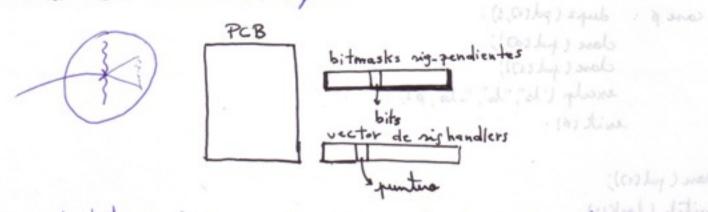
read lectura de pipes read El read de una pipe voite con escritares es blaqueante " sin isintais - Ø escriture de pipes write El mite de una pipe llena con lectores es blaqueante -ethna = EPIPE sig PIPE No pademos utilijas lacek > la - la | wc - | int pd[2]; pipe (pd) mutch (fack()) I case of dup 2 (dp [17, 1); excelp ("ls", "ls", "la", 6) ZONAL READY) exit(\$); (t) O H1 (el pade bous) 3 HZ (Il padre locus) suitely (fork()) Blocks OH3 @ H1 (yo to techo E/s) } cose of dup 2 (pd [\$], o); 3 HZ (So fire your stevering 3 P 3 H2 (dued or blagrante) exectp ("wc", "wc", "-1", 0); DEADLOCK exite); 3 HM (estaz escribiendo en lo juge) @ P (their um trijaenzembie) want (&s); 1 1 (E/S) wait (25); 3 HZ exit (0);

- 81-10

```
> la - le l wc - l
                                                                          ghals
 int main ()
int pd [2];
  pipe (pd);
  switch (fank(1))
  case of:
               dup2 (pd (0,1);
              clase (pd [0])
               clase ( pd (17))
              excely ("bs", "b", "-be", 6);
             exit (6);
  Jane ( pd (13);
  mutch (fack(1)
  3 cose p: dup2 (pd (p), p)
          Jane (pd (03))
           execlp ("wc", "vc", "-1", 0);
           wit(0);
   classe pd DOT
   wait (& s);
   wait (85);
  exit(e);
```

50-14-

Es un evento arinciano que se enuia a un poceso. Este reacciano camo si fruse una interrupción. En el punto en el que nas Mego el signal saltamas a ejecutar la vertino de atención al signal.



de marcare de lists mos sivre pare saber ni de une close de rignal que de alguna par

El segundo vector me sive para indiar que tenza que ejentar cuando me llega un ignal en concreto.

int kill (int pid, int rignum)

SIGNIERA > kill -9 pid

void (x signal) (int signum, void (x sighandler) (int))

OXFFFF..F

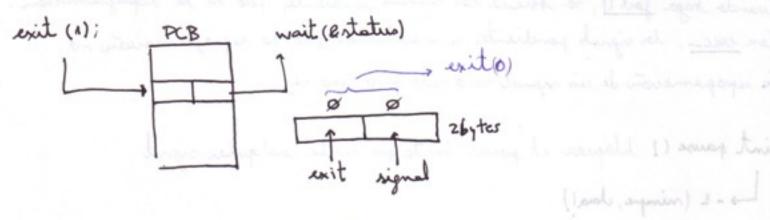
- SIG_IGN - SIG_DET

Cuanda un poceso para de ready a run is cuando mira los rignos pendientes. Bossiamente cuando paramos el proceso a RUN, escuando reconemos lo moscara de lists. Este es el tratamiento diferido. Si se reinte un signal que fuega lo finalización de un proceso (SIGKIL, SIGTERM, SIGSEGV), se hará un tratamiento immediato, y este un el estado que sua, posará a ZOMBIG.

En estado de READY si unho un signal me la apunto, si estay on rum, lo ejenta imedialomento, y si estay en BLOCKEO hogo fallar la llamado al sistera, dunulma -4, panga EINTR en ERRNO, y pasa a ejentar el proceso de muevo.

Si este en zoneso, se pueder unia signes pera no se hetan.

(uando haga fack 1), no tereda las signals pendientes pera so le repragnamación. Con exec., les signals fendientes se mantienen que le reprogramación na. do representation de un signal salo nale pero uno vez int pouse () blaquea el procesa baste que recibe cualquier signal - & (nimpe, doal) int clarm (int segs) -1 signification que fattaban para que saltese la reprogramación anterior del temporizadar - Cade vez que reinto el signal SIGUSERA, essenho "hale", sien to rigendos no llego, int main () void hab (int 3) signel (sigus R1, tale); signal (SIGUSRA, holo): (Daret as big) putions sprintf (B, Hola (n")) while (1) the one of white (write (1, b, strlen(b)) =- 1) 22 (crrno == ENTR)); } pause(); dung (fa, p); . Cen 10 signida no llego, it hole () int st=0; void hole (ints) 5 rigual (SIGALARM, temp); 3 right (SIGUSR, hole); 150- 9.00 H= open long 51++; if (51==10) wit (4); sprintf (b, "Hdalu") State; (Marrola , ship =-1) 22 (CVYNO == ENTR)) while (write (1, b, strlen (b)) = int main () 3 signal (signsa) rful (._ Jame (1) unhil e



SIGCHLD - el sistema aquativa se la mando al padre de un procesa cuando muere un hija suya. (el padre trene redefinida el servicio a ese signa nal para bacer um wait (e status)

202 Stenson Stensons

```
int pids, pids;
int main (int argo, char * + argv)
  switch ( pida=fork())
  3 case $ -> + } mind (SIGUSRI, SIG-DET)
       Ed = open (angv[1], O-RBONLY);
      dup2 ( Jd, p);
      clase (fd);
      excely ("metado 1", "metado 1", 0);
      exit(1);
   switch (pidz: fank(1)
   sep -> x}
       Id = open langv[1], O.RDONLY)
        dup2 ( fd, 61;
       clase (jd);
       excely ("metadoz", metadoz", p);
      exit (1);
```

```
mid sustaints)

Kill (pid2, si GTGRH);

wait (& status);

write (*, bulker, ablen (buffer);

wit (pid2, si GTGRH);

write (*, bulker, ablen (buffer);

write (*, bulker, ablen (buffer);

will (pid2, si GTGRH);

will (pid2, si GTGRH);

wait (& status);

wait (& status);

wait (& status);

write (*, buffer; status (buffer);

write (*, buffer; status (buffer);

write (*, buffer; status (buffer);

exit(*);
```

11120 DIE) Lang is

```
5,9
 ent pids, pidz;
 int regundos=1;
 () miam this
 int pd [2];
   pipe (md);
   switch (pids = fork())
   3 case $ : rignal (SIGUSRA, SIG-IGN);
              dase (pd [1])
              read ( pd (0), 8pid2, signof (int));
              while ( mad (4, &c, 1)>0)
              1 if ( == 'a')
                   Kill (pidz, sigusril)
               exit(4)
     switch (pidz= fork())
     1 cose ( dose ( tod [0]);
                 pidz= get pid();
                 write(pd [1], 8 pid 2, mgcof (int));
                 rignal (SIGUSRI, MUNI)
                right (SIG ALARM, ral);
                 claim (sigundas);
                while (1) fourse();
        parto 18
        clase (nd cost)
        close (pd[17))
        wait (estatus)
        Kill (pidz, sckul)
```

wit (entates);

(6) time

wid surra (int s)

1 righed (5,50874);

righed (5,50874);

roid sol (int 5)

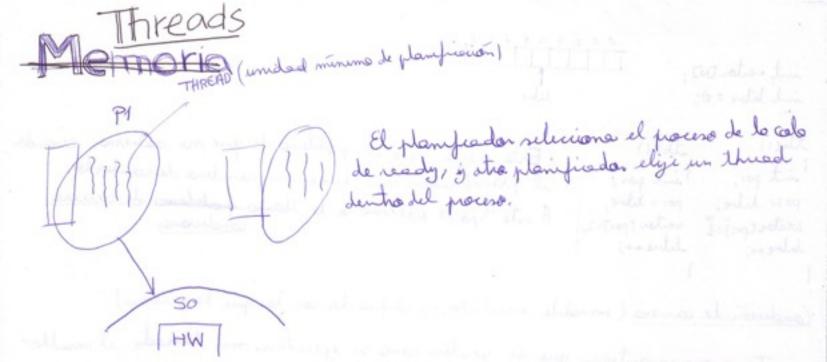
1 righed (516ALARM, sol);

1 righed (516ALARM, sol);

alam (ryados);

{

(5.10) · skip skip tou ens 11 it = ochmigen time h 42 e7870680 [17 by tri e6146575 (thy) sqiq (Who) = Note) Notice? (autodor . or , sawar) dangin 2 a sono Centedor Jank a (Estay) and mentes jaco los das Lys hor :=0 while i cro recibirtil To while (mad (d) be ! recibir(1) (1) ranions Hill (plds, sicosal) (1) time 12 % Union juta de bujuración francis (thi) Loren Shigs (Innount A Line) Hot Liner Lagur the manded pips! (Chery HETALA WIL) (holanger) exprass divotes padre amente, ligaracomento Pipewa WC



Para identificar les threads tenemos el TCB

TCB
46 TID Threads de diferentes procesos preden tener el misma TID
Paro identificar un thead necesitamas FID. TID

46 PC (centador)

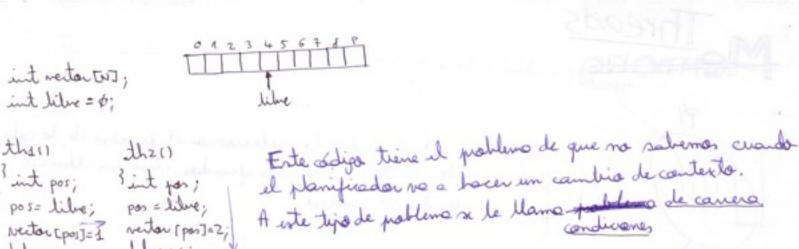
46 SP (puntera filo)

449b registros procesadar

Crear un thread es simplemente crear esa estruturo, y es mucha más répido que crear un poceso. Hacer el cambio de contexto también es muy simillo y motar un thread es elminar esa estruture.

LOS PROCESOS NO COMPARTEN MEMORIA, LOS THREAD ST. (Y TODOS LOS RECURSOS)

COMPARTEN	NO COMPARTEN	1
- Mermoria	- Pila	coódigo
- TC	- T10	Carya
- PCB	- PC+regs	-
- código	- erro : codo uno time que	detas
- Detas	selver las enous de sus	PilaThra
- 0.00,	Mamadas al sistemo.	Pila Thrz



el planificador vo a bocer un cambio de contexto. A este tipo de poblemo x le llamo poblemo de canera thre++; Julye++;

Condition de canera (naiables accedides y modificades son les que la generam) Tenzo que garantizar que se giuten camo se ginten mis threads, el resultado no el deredo.

Seccion Crítica: Trojo de vidiga donde se accede y modifica una variable compartido

pos= libre; nector [pos]=1, Sección crítico. libre +r; 5

Inicia de sección cutico Final de sección cutica

Tenemos que garantijan que todo los secciones críticos se giecenten en exclusión meitro.

```
Test & Set
    Es una junción que se junte de forma ctómica
    int x_e_s(int &a)
   int try = Ra;
                            ATÓMICA |
    *a = 1;
     return try;
Ejempla.
            int hay-alguien = $;
                                                    Il es uno encuerte, por tato consume
muchos recursos.
 tha()
                                        丸2()
   while (t_k_s (k hay_alguien));
                                        nuhile(t_2_5(& bay-alguien));
   Q++;
   tray-alguien = 0;
                                       hay-alguien = 0;
Semáforos
                                     Blaquean a las threads que petenden entrar
  typedef sem-t struct
  int cont;
   queue t queue;
 sem-init (sem, n) inicializa un seméforo
 sem-wait (sem) marael inica de le zono de exclusión mutuo
 som-signal (som) " " fin " " "
 Las threads que libquea las jonge en la colo
                                                           (omib) nego
 som-init
                               Ejemple
 3 sem - count = n;
                                        sem-t =;
                                       sem_init (s, b);
 sem-wait (sem)
 I sem - count -- ;
                                     tha(1
  if (sem > count co)
                                                     (a) training ?
                                     sem-wait (5);
       bloquear (sum → queve) i {
                                    sum_ nigral (5);
                                                     sem- mjal (5);
 sem - signal
 3 sem - count ++;
  ef (sem - count co)
```

desbloqueer (sem - queue)

Valores de inicialización de las améjoras 1 → Exclusion mutua Ø→ Sincranizar >1 -> Recorsos sent (s) i sem-int (d); X Nacinto que T3 muno segiente antes de T4. the the rumait (5);
The same right of the same right of the same right (1); Т4 the the this persons to inquesce sem-wait(1) _______ } coper(ptr); sme-signal (5); - :} saltar (ptr); Deadlacks con recursor or blogue hato que the snate le impusora the the } 1 cager (dire) 3 coger (ptr) Si éjentasomer (> 3 - 0 ... se poduce un alugo moitel zagu (ptr) " coger (dixo) soltar soltar (ptu) soltan (disco) cogu (disa) 1 soluión agu (dino) agu (ptr) Resure circular agu las recursas de formo stamico ager (dissa) cagn (dina) Hold & Wait if (1 cager (ptv)) agen (pta) saltar (disca)

Leaning -

of + min) resupplied

Exercici 6.3 Rendez-vous La tenza que sucianizar en el punto x. sem-rignal (SL); -> sem-wait (SL); sem-wait (S); -> sem-signal (S); Exercici 6.4 sen-t sty sen-t sz; sem-t s; Jon V (3) Planificació familias sem-int (51,4); sen-int(52,0); int pos = of sem-rig(5); | sem-rig(5); | sem-rig(5); sem-meil (51; seminif ((2)) vcpos2=101 Journat (5); s-wait (ss) 5-want (54); 12'=[cog3 v v [pas] = 'B' past+; A2 pds ++10 post+; 5-4 (51) sem-wait (sz); 5-5(51); ?3 ~67

40-18-

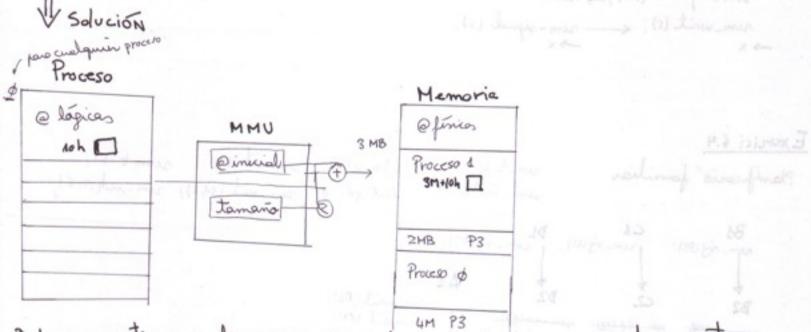
Memoria

Reulisación dinámico de cádigo: Se invargoso en gestar, y cuanda delectavo mucho figmentación, mouto un programo en lo menaria, con las problemas que canjantado.

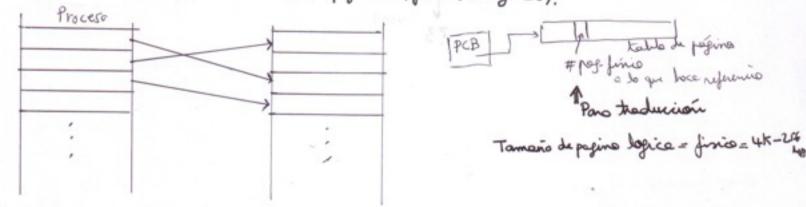
- To my lento

. Halua direcciones que no se jadia desadifiar, s'estation en variables.

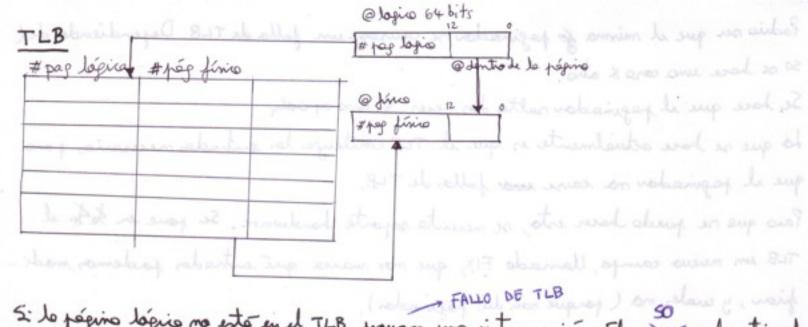
Salapamiento entre programos: Pladro paran que 2 programos trabajesen con la mismo



Debemos permitir que los procesos se predan guarda no consecutivamente.
Usaremos las Páginas. Dividuiemas el espacia de direcciones lágico y físico en trojas del mismo tamaño que llamaremos páginas (físico a lágrias).

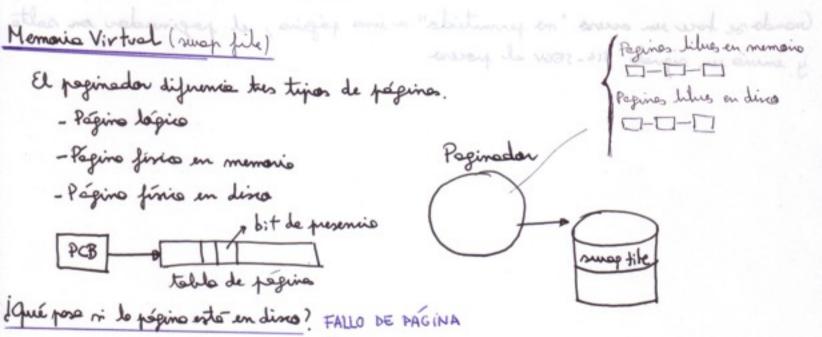


Las traducciones se tienen que tocer por barduare. Usanemos para ella el TLB.



5: le pégino logico no este en el TLB, pouvoca una interrupción. El procesa la atiende cambia el modo de pruntegies y para a ejecutar un procesa llamado plo paginador. Es el planificador a media plego! g encantrar le tractucción de prégino lagrico o presino

El paginador accede al PCB del procesa para acceder a la table de páginas y introduce la meno entrado en el TLB, y el procesador resjento la instrucción que la pavocado el fella de pégino.



El pagniador me que la página este endisea (bit de presencia)

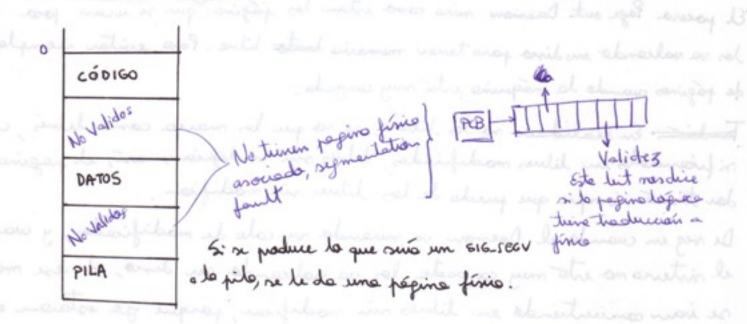
- Busso una pagino físio en memario que está libre (el paginador trene una lista de libre)

- Vuelca la págino de disco y la jone en la jáguio libro en memorio. - Modifico el luit de presencia en la tablo de págura del parcesa, y el identificador de P.F.

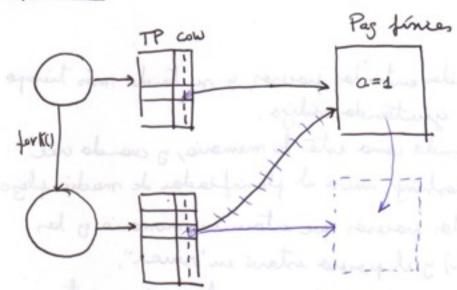
- Hadifia el TLB

- Recjecuto la instrucción

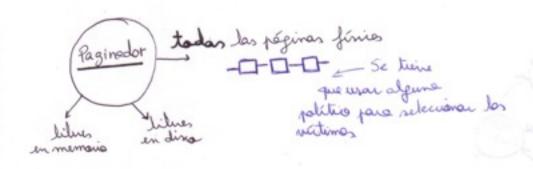
Padrio ser que el misma o paginadar se causose un fella	e de TLB. Dejendiende del
so se hace una casa a atra.	may says fright gap =
Se loce que el paginador salte dos veces. Es uno opción	
to que se hace actualmente es que el TLB contenza los	entrados necesarios paro
que il paginador no couse ma fellos de TLB.	
Paro que se predo hacer esto, se necesito saparte hardura	re. Se pour en \$5 % el
TLB un nuevo campo, llamado FIX, que mos marce qué	
frian, y wales no (jorque son del paginados).	the on eight anger of it
Se diferencian 3 tipos de págino, que se marcan tanto	en il TLR count en la
table de paginos.	ibem a veloculimely lexis
TLB QL FXYW table de paginos	The bear observed of my
	Allef he obscorpey of any
Paginadar Paginadar Pila	- Pigina Jagisa - Pigina Jarkos an mama - Pigina finis an hima
(disperson of tid) condon the airper of airper of the liber of presences of the liber of the super of the liber of the super of the super of the liber of the super of the liber of the lib	- Burns was prefine fries



Copyon Write



5 un paresa madificase una variable, entances ne duplice la fázirio fésico y or mana el hit de capy en Write a ø en ambos TP.



El pocesa Page out Darmon miro como estan los páginos que se usan poca los va valcando en disco paro tener memorio tento libre. Para evitar reemplosos de páginos cuando la máquino está muy cargodo.

Tombien En realidad no la libero, si no que las marca cama lebres, closi ficandoles en libres madificades, lebres sin madifican, ari, el paginodon triara siempre que prede de las libres sin modifican.

De rez en cuando el Daemon no misenda su calo de modificades, y cuando el sistemo no esto muy cargada, las no valcando en disso, de ese modo se isan consentiendo en libres sú modificar, parque ya estacan en dissa los modificaciones.

Trashing

Los péginos estan muy repatidos entre los paresos, y se tarda más trimpo resoluiendo fellos de págino que ijeretando código.

Solución: El paginador no mínendo como esta lo memorio, y cuando cree que reaccero uno istración de troshino, amiso al planificador de madiá plogo. El planificador entorres coge los paresos que estan en memorio y los resultar en direo (suap ant) y el pareso estará en "suap".

Cuando el paginador vez que ya no esto tan cargado, anisará ata res al planificador a medio plogo, que na hociendo suap in de los procesos que estaban en "nuap".

