Publicació de notes: Divendres 18 de gener a les 16h al soterrani S-1 del mòdul C4.

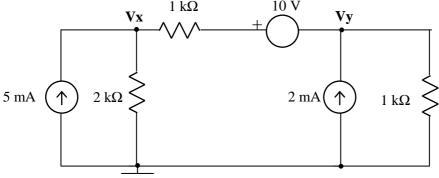
Al.legacions raonades: Imprès de sol.licitud i lliurament d'al·legacions a Secretaria Acadèmica fins el 23 de gener a les 14h. **Publicació de notes revisades:** Divendres 25 de gener a les 16h al soterrani S-1 del mòdul C4.

Publicació notes definitives: A l'edifici B3 després de la reunió de la Comissió de Fase Selectiva.

Problema 1 (15 %) Duració: 3 hores

Donat el circuit de la figura, trobeu els valors de:

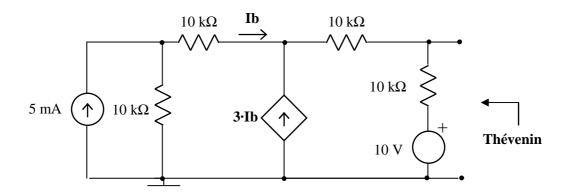
- a) Les tensions Vx i Vy.
- b) La potencia dissipada per la resistencia de $2 \text{ k}\Omega$.



Problema 2 (15 %)

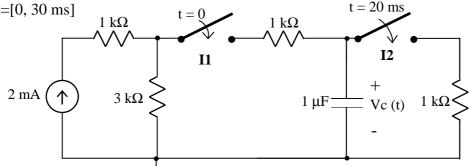
Donat el circuit de la figura, trobeu els valors de:

- a) El generador de tensió del circuit equivalent Thévenin (Vth).
- b) La resistencia equivalent Thévenin (Rth).



Problema 3 (25 %)

Donat el circuit de la figura, calculeu i dibuixeu la tensió del condensador en funció del temps, Vc(t), en l'interval t=[0, 30 ms] t=20 ms



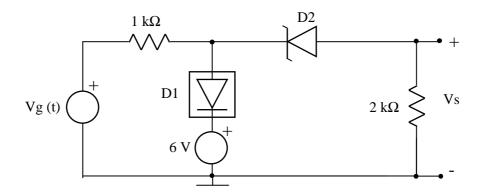
<u>Dades:</u> - Considereu que el condensador està descarregat en el temps inicial (t=0).

- L'interruptor I1 es tanca en t = 0, l'interruptor I2 es tanca en t = 20 ms.

Problema 4 (25 %)

Donat el circuit de la figura:

- a) Determineu l'estat dels diodes en els diferents intervals de la tensió d'entrada (Vg).
- b) Trobeu la tensió de sortida Vs en funció de la d'entrada Vg, per a cada combinació possible dels diodes.
- b) Dibuixeu Vs en funció de Vg, indicant clarament els valors de Vs i de Vg en el que hi ha canvis de pendent a la gràfica.

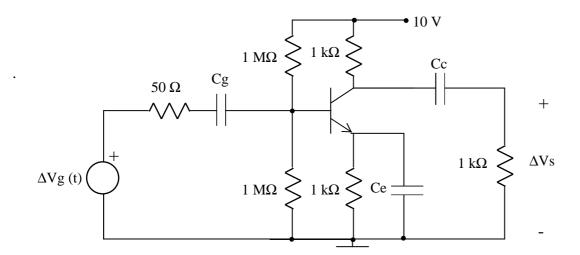


<u>Dades:</u> Diode D1 ideal, diode D2: $V\gamma = 1 \text{ V}$, Vz = 4 V.

Problema 5 (20 %)

Donat el circuit de la figura:

- a) Dibuixeu el circuit de polarització i calculeu el punt de treball en continua: (Icq, Vceq).
- b) Dibuixeu el circuit incremental en petit senyal i trobeu el guany de tensió $Gv = \Delta V s / \Delta V g$.



<u>Dades:</u> - Transistor: Vbe,on = 0,6 V, Vce,sat = 0,2 V, β f = 100, Vt = 25 mV.

- Considereu que els condensadors es comporten com circuits oberts en continua i com a cort circuits en petit senyal.
