

1 DRUGA UPORABNA VEZJA

1.1 Napetostni regulatorji

- 7805

1.1.1 TL431

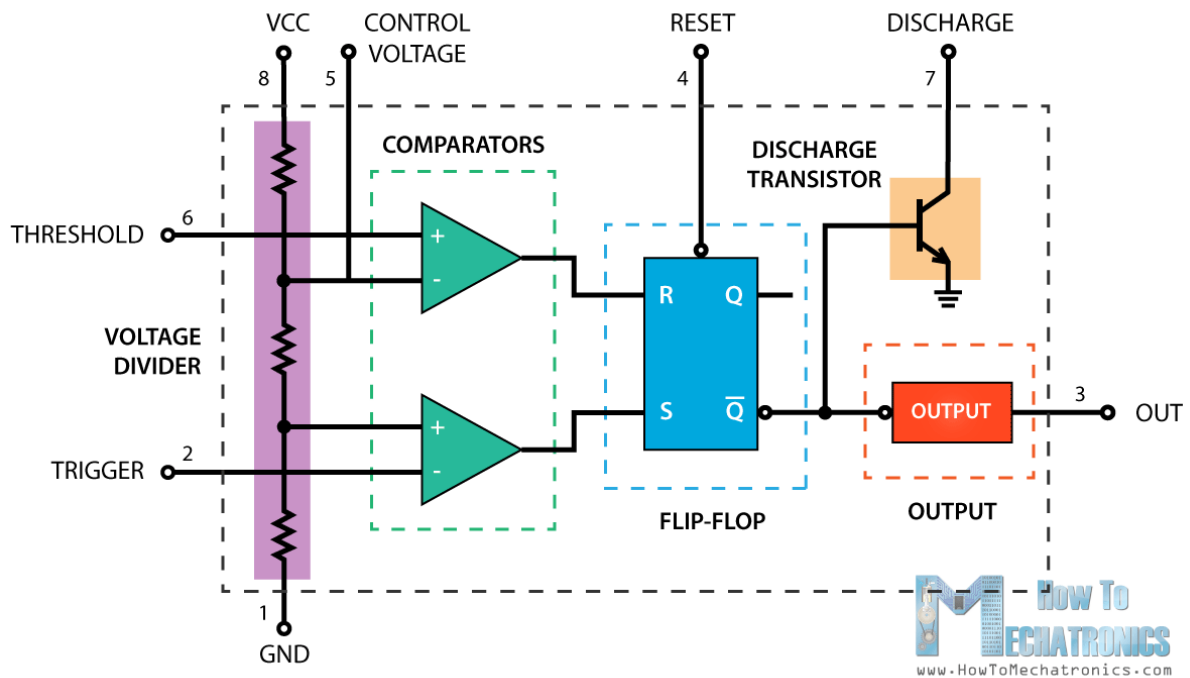
- nastavljiva zener dioda
- IC (opamp, referenca, tr)
- [tutorial](#)

1.2 NE555

NE555 je vsestransko integrirano vezje, ki omogoča generiranje impulzov in oscilacij v različnih konfiguracijah (monostable, astable, bistable). Notranja arhitektura vključuje dva operacijska oječevalnika v konfiguraciji komparatorja napetosti (s primerjalnim potencialom $2/3 V_{cc}$ in pri $1/3 V_{cc}$), SR-flip-flop, tranzistor z odprtim kolektorjem in izhodno enoto s komplementarnima tranzistorjema (Instruments 1972).

Blokovna shema je prikazana na sl. 1.

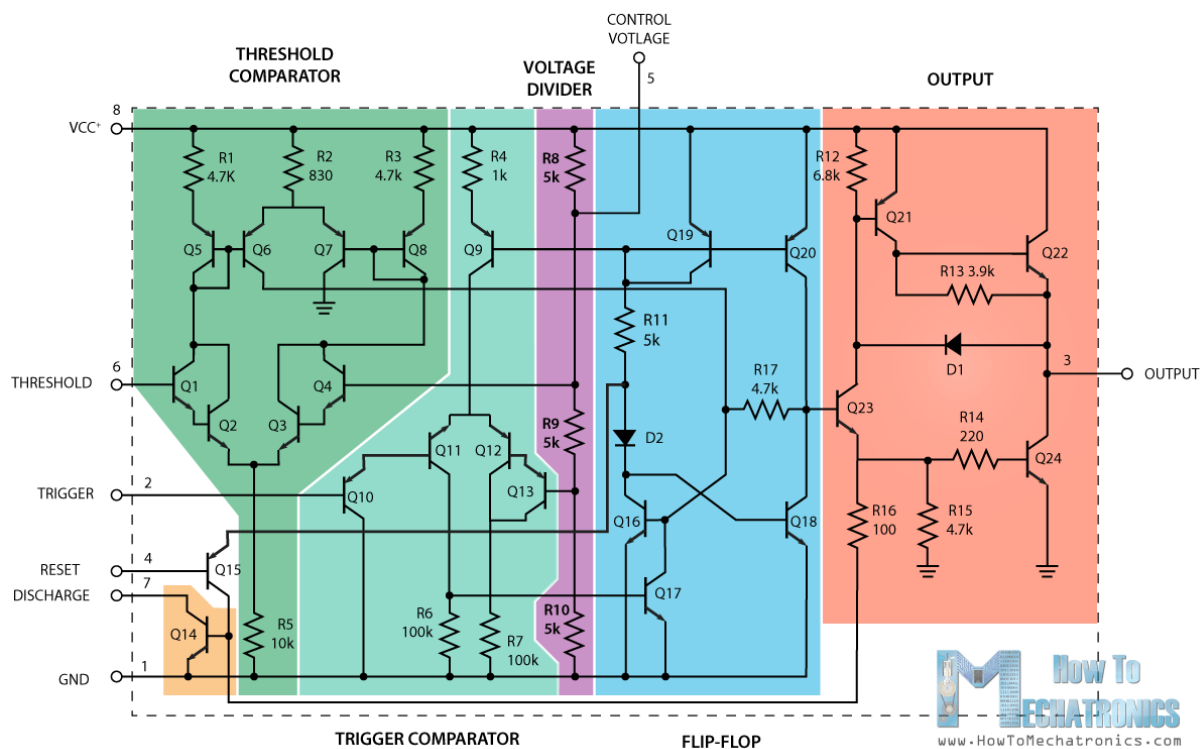
555 Timer Block Diagram



Slika 1: Blokovna shema NE555.

Bolj pododobna shema tega vezja pa na sl. 2.

555 Timer Internal Schematics



Slika 2: Shema vezja NE555.

Več in bolj podrobne informacije o delovanju tega vezja lahko najdete na HowToMechatronics (Dejan 2018).

Dejan. 2018. "555 Timer IC - Working Principle, Block Diagram, Circuit Schematics." In *How To Mechatronics*. <https://howtomechatronics.com/how-it-works/electronics/555-timer-ic-working-principle-block-diagram-circuit-schematics/>.

Instruments, Texas. 1972. *NE555 Timer*. <https://www.ti.com/lit/ds/symlink/ne555.pdf>.