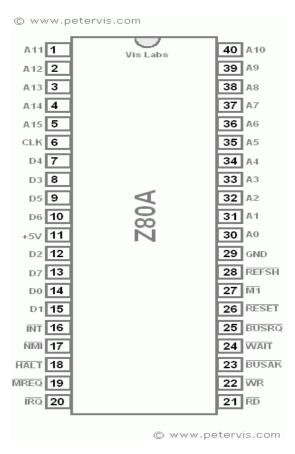
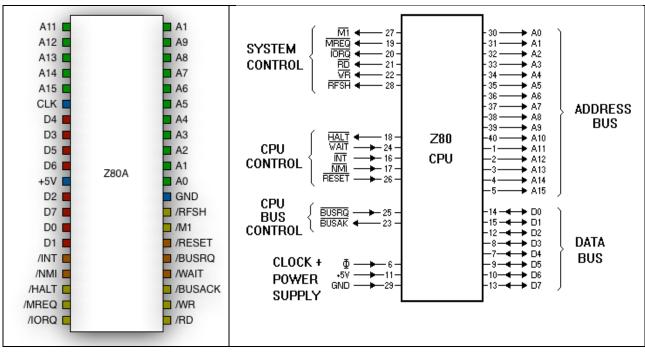
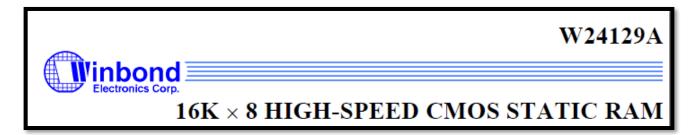
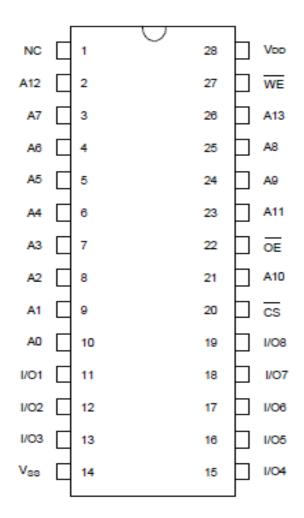
Processador Z80





Memória RAM (Memória de Dados - MD)





PIN DESCRIPTION

SYMBOL	DESCRIPTION
A0-A13	Address Inputs
I/O1-I/O8	Data Inputs/Outputs
CS	Chip Select Input
WE	Write Enable Input
ŌĒ	Output Enable Input
VDD	Power Supply
Vss	Ground

Memória EEPROM (Memória de Programa - MP)



64K (8K x 8)
Parallel
EEPROM with
Page Write and
Software Data
Protection

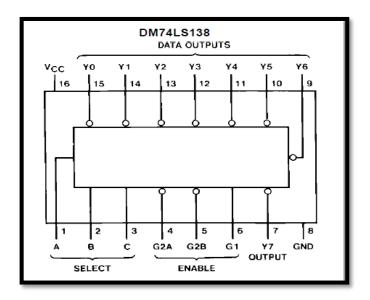
2.1 28-lead PDIP, 28-lead SOIC Top View

NC	1	28	UCC VCC
A12	2	27	□ WE
A7	3	26	□ NC
A6 🗔	4	25	A8
A5 🗔	5	24	A9
A4 🗔	6	23	□ A11
A3 🗔	7	22	□ OE
A2 🗀	8	21	□ A10
A1 🗔	9	20	□ CE
A0 🗀	10	19	□ I/O7
I/O0	11	18	□ I/O6
I/O1	12	17	□ I/O5
I/O2	13	16	□ I/O4
GND 🗀	14	15	□ I/O3

2. Pin Configurations

Pin Name	Function
A0 - A12	Addresses
CE	Chip Enable
ŌĒ	Output Enable
WE	Write Enable
I/O0 - I/O7	Data Inputs/Outputs
NC	No Connect
DC	Don't Connect

Decodificador 3x8 - Modelo 74138



INPUTS				OUTPUTS									
$\overline{E_1}$	E ₂	E ₃	A ₀	A 1	A ₂	Υ ₀	Y ₁	Y ₂	Y ₃	Y ₄	Y 5	Y 6	Y 7
Н	Χ	Х	Х	Х	Х	Н	Н	Н	Н	Н	Н	Н	Н
Х	Н	Х	Х	Х	Х	Н	Н	Н	Н	Н	Н	Н	Н
Х	Х	L	Х	Χ	Х	Н	Н	Н	Н	Н	Н	Н	Н
L	L	Н	L	L	L	L	Н	Н	Н	Н	Н	Н	Н
L	L	Н	Н	L	L	Н	L	Н	Н	Н	Н	Н	Н
L	L	Н	L	Н	L	Н	Н	L	Н	Н	Н	Н	Н
L	L	Н	Н	Н	L	Н	Н	Н	L	Н	Н	Н	Н
L	L	Н	L	L	Н	Н	Н	Н	Н	L	Н	Н	Н
L	L	Н	Н	L	Н	Н	Н	Н	Н	Н	L	Н	Н
L	L	Н	L	Н	Н	Н	Н	Н	Н	Н	Н	L	Н
L	L	Н	Н	Н	Н	Н	Н	Н	Н	Н	Н	Н	L

H - High, L - Low, X - Don't Care

