

# UNIVERSIDAD NACIONAL DE COLOMBIA

## INSTRUCCIÓN WRITEBACK

### LABORATORIO DE ELECTRÓNICA DIGITAL 2

|                            |        |
|----------------------------|--------|
| DAVID ANDRÉS MERCADO OJEDA | 261562 |
|----------------------------|--------|

|                              |        |
|------------------------------|--------|
| CARLOS ANDRÉS RIVERA MORALES | 261670 |
|------------------------------|--------|

|                              |        |
|------------------------------|--------|
| EDWIN FERNANDO PINEDA VARGAS | 262100 |
|------------------------------|--------|

# ENTRADAS Y SALIDAS

| Nombre de la señal | Tipo | Señal de la descripción                      |
|--------------------|------|--|
| <i>LOAD_in</i>     | EN   | Los datos de la caché                        |
| <i>ALU_in</i>      | EN   | Los datos de la ALU                          |
| <i>sel</i>         | EN   | Selección de la señal                        |
| <i>salida</i>      | OUT  | Los datos enviados al<br>archivo de registro |

# COMPONENTES

| Nombre del Componente | Componente Descripción  |
|-----------------------|---|
| <i>MUX</i>            | Multiplexor entre la salida de la memoria y de la ALU hacia el archivo de registro. |

# COMPORTAMIENTO

En este módulo se selecciona los datos finales que se almacenan en el archivo de registro, dependiendo de la operación, o bien selecciona la salida de la memoria, o el resultado de la ALU.

## CAPTURA DE PANTALLA

