1.复杂指令集的典型特征是各指令的执行时间不相等和 C.指令长度 不相等

2.计算机系统的层次结构是指 C.计算机软件按层次划分

3.在双符号位的溢出判定中 运算溢出条件为运算B.结果的两个符号不同

4. 一个浮点数由符号位+阶码+尾数构成，其阶码可决定浮点数的 C.正负数

5.海明校验满足 2^(r-1) ≥k+r

6.根据海明校验原理，其校验码Pi是按照一定对各数据进行D.逐位比较校验来实现的

7.在计算机中，CRC校验通常用于B.串行 数据的正确性校验

8.某系统需要64kb的主储存器，若采用16k \*1用按字位扩展方式与CPU连接时需要 片储存芯片

9.动态存储器通常采用行、列地址选择信号，采用行、列地址的目的是C.减少储存器外部连线

10.动态存储器的刷新是按储存体的行进行的，因此仅需要B.RAS 的信号即可

11.水平型微指令中的每一次二进制位就对应一个

12.在虚拟储存其中，虚存地址指的是B.程序地址

13.精简指令集的计算机中控制信号都是通过D.组合逻辑实现的

14.在RISC指令集CPU的控制器中，指令译码器通常采用B.映像储存器来实现的

15.虚拟储存器的外变换是指C.CPU地址到储存地址的变化

16.Cache中字块的标记表通常由C.相联存储器 来实现

17.在Cache一致性问题中，失效是指D.Cache未变而储存器数据被改变

18. 在计算机中，Cache通常用于缓存寄存器中的数据或指令，而Cache与储存器的数据交换通常按C.字块来交换信息

19.在微指令的字段直接编译法中，可以将 的微操作分配在一个字段组中

20.冯诺依曼 控制流

1.在控制流计算机系统中，用各种计算机语言编写的应用程序就是控制流 对

2.奇偶校验是CRC校验的基础，因此可以发现通信中数据的错误 对

3.海明校验可发现数据串行传输中的错误，所以可以进行错误数据的更正 错

4.储存器的刷新操作是通过选择储存器行，并通过储存器读信号实现的 错

5.在储存器组织中，高位地址交叉是按照储存器芯片的储存单元顺序编址的 对

6.在计算机中，动态储存器主要用于储存用户的代码和数据 错

7.CISC指令类型，寻址方式都比RISC多，因此CISC指令功能更大 错

8.在CISC指令集的计算机中，控制信号通过组合电路来产生 错

9.RISC和CISC计算机中，指令执行都是按一定的时序产生相应的控制信号 对

10.微指令的集合就是微程序，微程序是用户为完成某功能而编写，存放于RAM中的功能程序 错

11.微指令中的下止字段中的内容就是CPU要执行的下一条指令的储存器地址 对

12.在微指令的字段间接编译法中将互斥的控制信号安排在一个组中 对

13.流水线技术在并行技术中属于资源重复型的并行技术 错

14.在Cache中储存的信息是储存器中的一部分信息的小副本 对

15．Cache中不命中是指Cache中不存在CPU所访问储存器的相关内容 对

16.虚存是指基于程序和数据的局部性原理提高计算机性能、扩大储存空间的 对

17.程序地址用于访问计算机的主存，其地址范围与主存的地址范围相同 错

18.磁盘有格式化容量和非格式化容量，通常非格式化容量大于格式化流量 对

19.计算机中，采用虚拟存储器的目的是提高计算机功能和速度 错

20.游程长度受限码RLL是成组编码GCR的一种表现形式 错

1.计算机系统的层次结构是指用户应用软件到计算机硬件控制的变换数，其中变换数为计算机系统的软件每次变换的中间过程称为翻译

2.浮点乘除运算一般要经过5个步骤，他们是1对阶2尾数运算3尾数运算规范化4舍入5溢出判断

3.在海明校验中，查一位错纠一位错的不等式为2^(r-1) ≥k+r

，其中r代表校验位，k代表数据位，1代表最低位号

4.在CRC校验中，则CRC码=M(X)·X^r+R(X),则CRC码又可以表示为Q(X)·G(X) ，R(X)是校验位

5.Cache是利用代码、数据的局部性原理提高系统性能的，本质是实现主存地址cache地址的转换；虚拟储存器实际上是利用外存来扩充计算机的主存，本质是虚存地址到主存地址的转换

6.LRU算法是根据cache中字块的使用情况来进行字块替换的，如访问了某字块则将该块号写到更新表的顶部，其他块号按顺序向下移

1.微指令是指控制存储器中的一个单元的的内容，是若干个微命令的集合

2.RLL编码原理：游程长度压缩限制编码,用于计算机储存系统。硬盘的数据是用RLL编码的形式编码后存入硬盘的，RLL编码有一个很重要的特性就是只有有翻转才有数值的变化，然后再根据编码规律进行译码。

3.动态存储器为什么要刷新？刷新过程的实质是什么？

RAM需要不断充电，以满足数据存储的需要，刷新即是充电的过程，实质上就是补充记忆单元上的电荷

4.简述Cache存储器层次操作中的一致性问题，在计算机中如何处理？

一种是暂时只向cache存储器中写入，并用标识加以注明，最后再写回

一种是每次写入cache存储器时也写入主存

5.简述复杂指令集和精简指令集的主要特点比较

复杂指令集指令书目一般大于200，指令格式、寻址地址一般大于4，各种指令使用频率相差很大，执行时间相差很大

精简指令集指令书目一般小于100，指令格式、寻址地址一般小于4，各种指令使用频率相差不大，执行时间基本在一个周期内完成