

名古屋大学情報学部
コンピュータ科学科
卒業論文

**Universal Adaptive Radix Tree における空間分割
の改善に関する研究**

2024 年 2 月

102030229 杉江 祐介

Universal Adaptive Radix Tree における空間分割の改善に関する研究

杉江 祐介

内容梗概

概要文.

キーワード: キーワード

目次

第 1 章	はじめに	1
第 2 章	関連研究	3
2.1	Universal B 木 (UB 木)	3
2.2	Adaptive Radix Tree (ART)	4
第 3 章	Universal Adaptive Radix Tree (UART)	7
第 4 章	UART における空間分割の効率化	9
第 5 章	評価実験	11
5.1	頑健性	12
5.2	有用性	19
第 6 章	おわりに	25
	謝辞	27
付録 A	付録	29
	参考文献	31
	関連発表論文	33

目次

2.1	B ⁺ 木の構造	4
3.1	UART の構造	8
5.1	日本データ	12
5.2	ページサイズ変化時の挿入	13
5.3	ページサイズ変化時の範囲検索	13
5.4	レコード数変化時の挿入	15
5.5	レコード数変化時の削除	15
5.6	レコード数変化時の更新 (次元:2, スキュー:0)	16
5.7	レコード数変化時の更新 (次元:2, スキュー:0.5)	16
5.8	レコード数変化時の更新 (次元:8, スキュー:0)	17
5.9	レコード数変化時の更新 (次元:8, スキュー:0.5)	17
5.10	次元変化時の挿入 (スキュー:0)	18
5.11	次元変化時の挿入 (スキュー:0.5)	18
5.12	データ数変化時の削除 (スキュー:0)	19
5.13	データ数変化時の削除 (スキュー:0.5)	19
5.14	次元変化時の更新 (スキュー:0)	20
5.15	次元変化時の更新 (スキュー:0.5)	20
5.16	スキュー変化時の挿入 (次元:2)	20
5.17	スキュー変化時の挿入 (次元:8)	20
5.18	スキュー変化時の削除 (次元:2)	21
5.19	スキュー変化時の削除 (次元:8)	21
5.20	スキュー変化時の更新 (次元:2)	21

図目次

5.21	スキュー変化時の更新（次元：8）	21
5.22	次元数変化時の範囲検索	22
5.23	データ数変化時の範囲検索	22
5.24	スキュー変化時の範囲検索	22
5.25	選択率変化時の範囲検索	22
5.26	日本データにおける書き込み性能	23
5.27	日本データにおける読み込み性能	23

表目次

5.1	実験用サーバの構成	11
5.2	ページサイズの実験に用いたデータセットのパラメータ	13
5.3	書き込みの実験における各データセットのパラメータ	15
5.4	読み込みの実験における各データセットのパラメータ	16

第1章

はじめに

多次元索引は複数の次元で表されたキーによる検索を補助するデータ構造である。地理情報システムにおける空間オブジェクトの検索や、データベース管理システムにおける多次元データの選択演算効率化などに利用される。多次元データは複数の次元から成るが、メモリやストレージ上では1次元空間上に配置されるため、多次元空間上での局所性を適切に反映した索引構造が求められる。

多次元索引は多次元空間を直接扱うものと1次元空間へ射影して扱うものの大きく2つに分けられ、本稿では後者を主に扱う。多次元空間を直接扱う索引の代表例はR木[1]であり、多次元のバウンディングボックスなどを用いて多次元空間を階層的に分割していく。1次元空間へ射影するものは主に空間充填曲線に基づいており、Universal B木(UB木)[2]が代表である。後者の利点は、既存の効率的な1次元索引を流用でき、挿入・削除に伴う木の構造変更などが容易な点である。一方で欠点として、多次元データを1次元化するため、隣接するデータが多次元空間上では近接していない可能性がある点が挙げられる。

本稿ではUB木およびAdaptive Radix Tree(ART)[3]を組み合わせた索引構造であるUniversal ART(UART)[4]の改善について述べる。UARTは汎用的に使用可能な多次元索引だが、データに偏りがある場合に挿入と範囲検索の性能が低下するという課題を持つ。性能低下の原因は、不適切な空間分割による疎な部分空間の生成である。UARTではノードの空きスペースがなくなった際に対応する多次元空間を分割することでノードを分割するが、分割後の部分空間が十分な数のレコードを持つという保証がない。そのため挿入されるレコードに空間的な偏りがある際に、レコードを少数しか持たない疎なノードが多数生成され性能を低下させている。

本研究では分割後の各空間が十分な数のレコードを持つよう空間分割の手法を改善する．まず，UART の基となる ART と UB 木の概要について述べ，続けて UART の概要について述べる．最後に，既存手法における空間分割の問題点と空間使用量に基づく空間分割の改善について説明し，論文全体のまとめを述べる．

第2章

関連研究

UART の構成要素として利用する UB 木と ART について説明する。

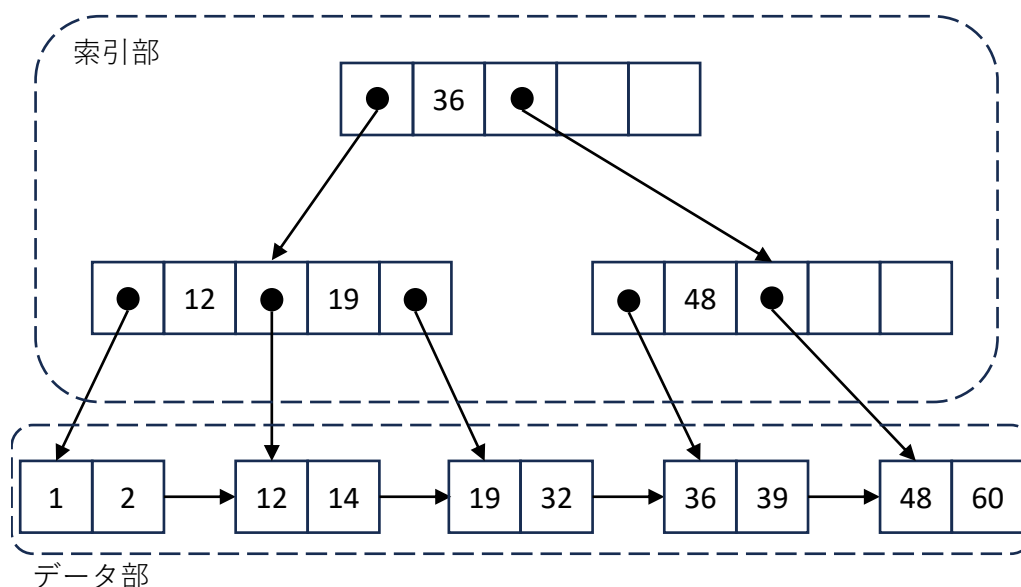
2.1 Universal B 木 (UB 木)

UB 木 [5] は、多次元空間を Z 階数曲線に基づき一次元空間に変換し、変換後の Z 値を B^+ 木のキーとして使用する索引構造である。構造自体と、検索・挿入・削除といった各操作は B^+ 木と変わらない。そのため、UB 木の特徴である Z 階数曲線と B^+ 木について述べる。

Z 階数曲線 [6] は空間充填曲線の一種であり、二次元空間であれば“Z”の記号を描くような曲線となる。Z 値は Z 階数曲線上の開始点からの距離であり、距離が近いものは多次元空間上でも近いことが多い。ただし、空間充填曲線の性質上、Z 値としては隣接するものが多次元空間上では遠く離れる場合もある。Z 値への変換は、多次元座標の各座標を 2 進符号化し上位ビットから順に交互配置することで行う。

B^+ 木 [7] は、図 2.1 に示すように索引部とデータ部からなるバランス木である。索引部はレコードのキー値とデータ部へのポインタが格納された中間ノードの集まりである。一方、データ部はキー値に対応するレコードと、隣の葉ノードをつなぐポインタが格納された葉ノードの集まりである。そのため、木の高さが葉ノードの広がりには比べ低くなりノードアクセス数が減少する。

以上の構造から、 B^+ 木は読み取り操作（点検索および範囲検索）・書き込み操作両面においてバランスの取れた性能を持つ。索引部がレコードそのものではなくキー値のみになっていることから、点検索におけるキー値の比較や書き込み操作による索引部の変更

図 2.1 B⁺ 木の構造

が効率よく行える。さらに、葉ノードのポインタをたどることで全検索や範囲検索も高速に行うことができる。また、各ノードはが全て同じサイズの領域として管理されるのでメモリ管理が容易となり利用効率も向上する。

UB 木は B⁺ 木の一様であるためそのデータ構造は効率的だが、空間分割が非効率的であるという問題がある。UB 木はノードの空き容量がなくなった際にノードを分割するが、分割点は分割後のサイズによって決定され、空間的な面は基本的に考慮されない。つまり、多次元空間上で非連続な領域が同じノードに割り当てられる可能性があり、各ノードに対応する多次元バウンディングボックスが過剰に拡大しうる。

2.2 Adaptive Radix Tree (ART)

ART [3] は基数木 (Radix Tree) の拡張であり、レコード数に応じてノードサイズを動的に選択する索引構造である。また、基数木はトライ木の空間利用効率を最適化した索引構造である。そのため、本節ではトライ木と基数木の概要について述べてから、動的選択の概要について述べる。

トライ木は、文字列を表すための索引構造である。根ノード以外のノード一つ一つが 1 文字を表し、文字の種類数だけ子ノードへのポインタを持つ。文字列は、根ノードか

ら葉ノードまでに通ったノードの順で文字をつないだものである。

トライ木は、文字列の検索速度に優れるが、空間利用効率が非常に大きい。すべての子ノードが文字の種類数だけポインタを持つため、文字の種類数が多かったり、文字列が長かったりすると非常に大量のメモリを消費する。加えて、ポインタの多くがヌルポインタとなり空間利用効率も悪い。そこで、トライ木の空間利用効率を抑えた索引構造が基数木である。

基数木は、基本的にトライ木と同様の索引構造である。基数木とトライ木の違いは、子ノードが一つしかないノードをひとまとめにすることである。つまり、ある文字の後に続く文字が1種類しかない場合は、ノードに文字列を対応させる。まとめた文字が多いほど、ノードの数が減り空間使用量を抑えられる。しかし、まだ多くのノードがヌルポインタを持つため空間利用効率はよくない。そこで、大量のヌルポインタを減らした索引構造が ART である。

ART では与えられたキーを1バイトの部分キーに分割し索引を構築するため、各ノードで最大256個のレコードを保持する。そこで、ヌルポインタの数を減らすために、子ノードの数に応じて使用するノードを変える。選択されるノードは Node4, Node16, Node48, Node256 の4種類であり、それぞれ対応する数のレコードを格納できる。各ノードは保持するレコードの数だけでなく、保持する方法も違う。

Node4 は、キーと子ノードへのポインタを4個ずつ持つ。キーとキーに対応する子ノードへのポインタは、どちらも i 番目に保持される。ここで、キーが保存される配列を *key_array*, ポインタが保存される配列を *pointer_array* とすると、 $key_array[i] = key$, $pointer_array[i] = child_pointer$ が成立する。つまり、 i 番目のキーは i 番目のポインタに対応している。Node16 もキーと子ノードへのポインタを持つ数が16になっただけで、Node4 と同じ構造である。

Node48 は、キーと子ノードへのポインタを48個ずつ持つ。しかし、*key_array* のサイズは256である。そして、キーの値がキーが格納されているインデックスの値と一致し、キーの値と対応する子ノードへのポインタが格納されているインデックスの値と一致する。つまり、 $key_array[key] = i$, $pointer_array[i] = child_pointer$ が成立する。

Node256 では、キーと子ノードへのポインタを256個ずつ持つ。*key_array* はなく、キーが *pointer_array* のインデックスに一致する。つまり、 $pointer_array[key] = child_pointer$ が成立する。

ART は部分キーに偏りのある箇所では容量の少ない Node4 や Node16 が使用され、基数木の欠点である空間利用効率の悪化を克服している。UART でもキーの管理にノー

ト選択を用いることで空間利用効率を向上させている.

第3章

Universal Adaptive Radix Tree (UART)

UART は UB 木を拡張し、主に空間分割を担う ART 層と挿入されたレコードの保持を担う UB 層に分けた多次元索引である。Z 階数曲線は多次元空間を一次元上の値として表現しており、上位ビットから下位ビットに進むにつれ粒度の細かい空間分割が行われる。そこで、UART では変換後の Z 値を 1 バイトずつの部分キーに区切り、部分キーによって表される空間分割を ART により管理する。つまり、ART 層では多次元空間上でレコードが密な領域ほど空間が分割され、深い階層が生成される。UB 層は挿入されたレコードを保持するデータ層であり、該当領域に存在する疎なレコード群への効率的な範囲走査を実現する。

図 3.1 に UART の概念図を示す。本来の UART では Z 値を 1 バイトずつに区切るが、図 3.1 では Z 値を 4 ビットごとに区切っている。また、ART 層の丸はレコードを、UB 層の丸は UB 木のノードを表している。そして、区切られた Z 値のうち上位 4 ビットと中位 4 ビットはそれぞれの層のグレー色に塗りつぶされた区画に、下位の 4 ビットは最下層の灰色のレコードに対応している。以下では、ART 層と UB 層の構造について概略を述べる。

■ART 層 ART 層は Z 値をキーとして ART に格納することで多次元空間を階層的に分割する索引層である。ART ではキーを 1 バイトの部分キーに分割するため、各階層で空間は 256 分割される。分割された空間のうちレコードが密に存在する箇所は後述する手続きによって下の階層が生成され、再帰的により細かい空間分割が行われる。一



図 3.1 UART の構造

方、ART 中の各ノードは UB 木の根ノード (i.e., UB 層へのポインタ) をヘッダ領域に持ち、下の階層を持たない空間のレコードはそちらで保持される。

■UB 層 UB 層は ART 層の各階層各空間で保持される UB 木の集合であり、レコードの実体はこちらで管理される。各 UB 木はその階層における Z 値の部分キーを検索キー、挿入された空間オブジェクトとペイロードの組をレコードとして持つ。なお最下層、つまり Z 値の全長を用いた空間分割後の UB 木は、部分キーとなる Z 値を持たないため一般的な B⁺ 木として生成される。UB 木の構築方法は既存のものと同様であり、B⁺ 木に由来する効率的な範囲走査を可能とする。ただし、既存研究において各 UB 木は根ノードのみしか持たない点に注意する [4]。

第4章

UART における空間分割の効率化

既存研究の課題として、オブジェクトが疎に分布する空間の管理が不十分であり、偏った分布における性能低下が挙げられる [4]. 例えば全オブジェクトが 1 つの部分空間に偏る場合は、最下層まで ART が展開され、 B^+ 木によって全オブジェクトが管理されるため空間効率に関する問題は発生しない. 同様に、オブジェクトが空間全域で様に分布する場合は、各部分空間に対応する UB 木が一定数のオブジェクトを管理するためこちらも問題ない. しかし、分布が適度に偏っているとき、既存の UART では少数のレコードしか持たない UB 木が多数生成され性能が低下してしまう.

分布の偏りによる性能低下は、既存研究における UB 木が根ノード 1 つしか持たず、オブジェクトが疎な空間のレコードを十分に保持できないためである. 既存研究では UB 木の根ノードを一種の書込み用バッファとして利用しており、空き容量がなくなった際は即座にオブジェクト数が最も多い部分空間を選び ART 層で下層を生成する. この密な空間を選ぶという方針自体は誤っていないが、部分空間における空間使用量を考慮せず、単純にレコード数の多い空間を選ぶという手続きに問題がある. つまり、各部分空間のオブジェクト数の差が少ない (i.e., 分布がロングテールを持つ) とき、この手続きではオブジェクト数が少ない部分空間においても下層が生成されてしまう. 現実的なワークロードやデータセットにおいてロングテールは頻出するため、この問題への対応は必須である.

そこで本研究では、下層生成の条件として一定の空間使用量を持つことを使用し、UB 層において根ノード単体ではなく UB 木としてレコードを保持する. UB 木は Z 値を使用した二次索引であり、同じ Z 値を持つレコードは内部で転置リスト (posting list) として保持される. 既存研究では各転置リスト内のレコード数のみを見たが、本研究で

は転置リストのサイズも考慮し一定のサイズを超えるまで下層を生成しない。つまり、ノードの空き容量がなく下層も生成しない場合はノードを分割し、UB 木を拡張する。これにより、生成された下層には一定以上のオブジェクトが必ず含まれるため、各ノードの空間利用効率およびそれに伴う範囲走査性能の向上が見込める。

第5章

評価実験

本研究では，偏りなどデータのパラメータに対する頑健性と，実データを用いた有用性を評価する．そのために，各データに対して読み込みと書き込みを行い，それぞれのスループットを測定する．以下ではより詳細な実験方法について述べる．

本実験では，頑健性・有用性のどちらの評価においても，挿入，削除，更新，範囲検索いずれかのみを含むワークロードを用いてスループットを測定する．どの実験も全て単一スレッドで行い，命令を逐次的に発行する．表 5.1 に本実験で使用する環境を示す．

有用性の評価には実データを，パラメータに対する頑健性の評価にはシミュレーションデータを用いる．有用性の評価に用いる実データは OpenStreetMap より入手した日本の Point of Interest (POI) に関するデータであり，約 85 万点の 2 次元座標（緯度経度）からなる．図 5.1 実験では各座標を倍精度浮動小数点型で管理する．頑健性の評価には，各次元の値が Zipf 関数に従うシミュレーションデータを用いる．次元の数は可変であり，各次元の値は 4 バイトの非負整数型で表す．Zipf 関数は各次元の値が Zipf の

表 5.1 実験用サーバの構成

Item	Value
CPU	Intel(R) Xeon(R) Gold 6262V (two sockets)
RAM	DIMM DDR4 (Registered) 2933 MHz (16GB × 14)
OS	Ubuntu 20.04.6 LTS
Compiler	GNU C++ ver. 9.4.0

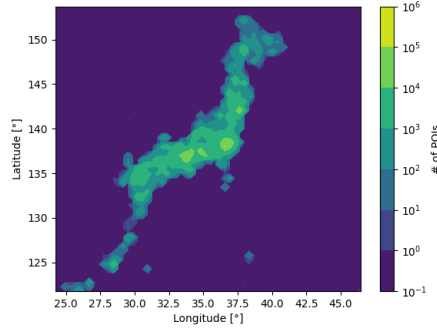


図 5.1 日本データ

法則に従うように多次元値を生成する関数である。Zipf の法則は、ある要素の出現頻度とその大きさに双曲線の関係が成り立つという経験則である。そして、Zipf データセットは各次元独立で近似的に式 (5.1) に示す Zipf 分布に従う^{*1}。

$$f(k; \alpha, |W|) = \frac{1/k^\alpha}{\sum_{n=1}^{|W|} 1/n^\alpha} \quad (5.1)$$

式 (5.1) 中の α はスケーラパラメータであり、 $\alpha = 0$ の時に Zipf データセットは一様分布となる。

比較対象として空間分割を改善する前の UART に加え、同じく Z 階数曲線を用いる UB 木と空間索引としてよく用いられる R* 木を使用する。R* 木は空間利用効率が高く範囲検索に優れており、データの次元数に合わせて boost と libspatialindex の 2 つの実装を用いる。boost の実装が、libspatialindex の実装に比べ高速な一方で、4 次元以上に対応していないためである。

5.1 頑健性

UART の頑健性を評価するために、シミュレーションデータセットを用いて書き込みと読み込みの性能を測定する。シミュレーションデータを用いることで様々な偏りをもったデータセットを再現する。それにより、パラメータに対して安定した性能が測定できるかと、どのようなパラメータが性能に影響するかを考察する。

^{*1} <https://github.com/dbgroup-nagoya-u/cpp-utility>

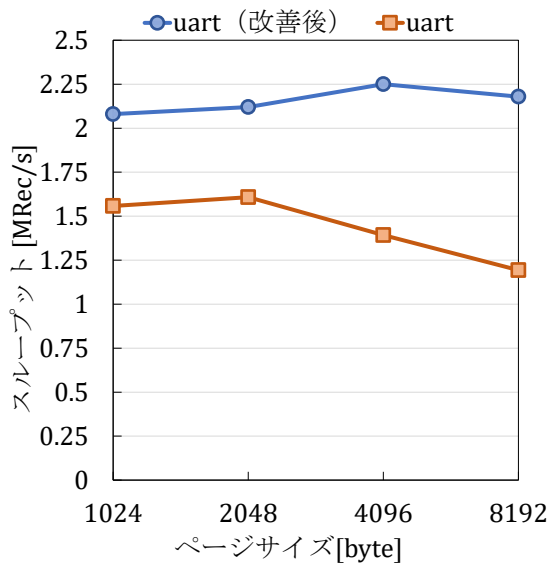


図 5.2 ページサイズ変化時の挿入

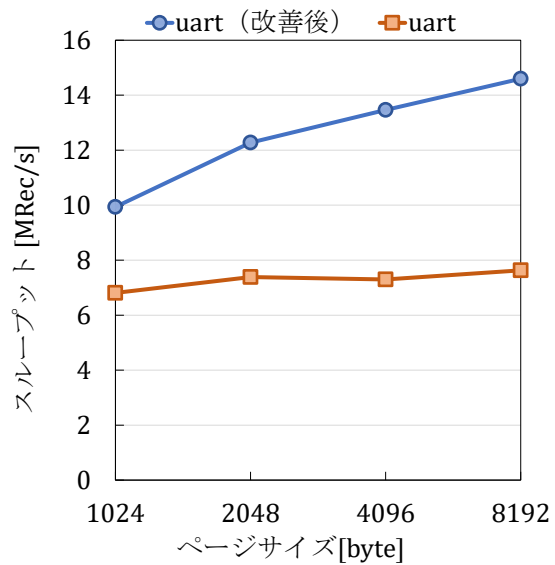


図 5.3 ページサイズ変化時の範囲検索

表 5.2 ページサイズの実験に用いたデータセットのパラメータ

比較対象	操作	次元	レコード数	スキュー	選択率
UART	挿入	2	1,000,000	0.3	NONE
UART (改善)	挿入	2	1,000,000	0.3	NONE
UART	範囲検索	2	1,000,000	0.3	0.0001
UART (改善)	範囲検索	2	1,000,000	0.3	0.0001

5.1.1 ページサイズ

UART をチューニングするためのパラメータとして、UB 木のノードを生成する際のページサイズがある。ページサイズはレコードの容量として捉えられるため、挿入操作や範囲検索の結果を左右することが考えられる。そこで、UART とその他の索引構造との比較をする前に、UART の改善後と改善前においてページサイズが各性能に与える影響を評価する。

2 次元のシミュレーションデータを用いて、UART の改善前後における挿入と範囲検索のスループットを測定した。結果を図 5.2 図 5.3 に示す。また、実験に用いた UART のパラメータを表 5.2 に示す。以降では、UART の改善後を UART (改善)、UART の

改善前を UART と表記する．UART（改善）は全てのページサイズにおいて UART よりよい結果が得られた．挿入では，UART（改善）は UART の 1.3 倍から 1.8 倍ほどのスループットになった．UART（改善）ではページサイズの影響が小さく，UART ではページサイズが大きくなるとスループットが小さくなった．また範囲検索では，UART（改善）は UART の 1.5 倍から 1.9 倍ほどのスループットになった．挿入のときとは反対に，UART（改善）ではページサイズが大きくなるとスループットも大きくなり，UART ではページサイズの影響が小さかった．

UART（改善）が全ての項目で UART を上回った理由は，空間利用効率が上昇したためだと考えられる．UART（改善）は UART に比べ空間を分割しないため，下層が比較的生成されない．階層が低いと，各操作におけるページアクセス数が減少する．そのため，挿入や範囲検索時にキーを見つける時間が減少し，性能が向上したと考えられる．

挿入において，UART（改善）ではページサイズの影響が小さかった．その理由は，ページアクセス数の減少による時間短縮と挿入に伴う木構造の変化による時間延長がトレードオフであるためだと考えられる．葉ノードにレコードが挿入できなくなった場合，ART 層で下層を生成するか UB 層でノードを分割する．ページサイズが小さい場合，下層生成が多く発生し木は高くなるその一方で，ノードの分割回数と 1 分割当たりにかかる時間は小さくなる．ページサイズが大きい場合，下層生成が発生しなくなり木は低くなる．その一方で，ノードの分割回数と 1 分割当たりにかかる時間は大きくなる．つまり，空間利用効率を最適化すると，下層生成とノード分割にかかる時間の増減が打ち消しあうと考えられる．また，UART ではページサイズが大きくなるとスループットが小さくなった．その理由は，ページアクセス数の減少による時間短縮と挿入に伴う木構造の変更による時間延長がトレードオフでないためだと考えられる．空間分割が非効率だと，ページサイズが大きくても木が低くならない．そのため，ページアクセス数が増加し，更にノードの分割回数と 1 分割当たりにかかる時間が大きくなる．

範囲検索において，UART（改善）ではページサイズが大きいときにスループットが良くなった．その理由は，空間利用効率が最適化されたことによりページアクセス数が減少したためだと考えられる．一方で UART ではページサイズの影響が小さかった理由は，ページサイズを変えても木の高さはほとんど変わらないことが原因だと考えられる．空間分割戦略が非効率だと必要以上に高い木となりページアクセス数が増えてしまう．範囲検索では特にページアクセス数がボトルネックになるので木の高さが性能に強く影響すると考えられる．

以上から，UART（改善）はページサイズを大きくするとページアクセス数が減少し，

表 5.3 書き込みの実験における各データセットのパラメータ

図	操作	次元	スキュー
図 5.4	挿入	2	0
図 5.5	削除	2	0
図 5.6	更新	2	0
図 5.7	更新	2	0.5
図 5.8	更新	8	0
図 5.9	更新	8	0.5

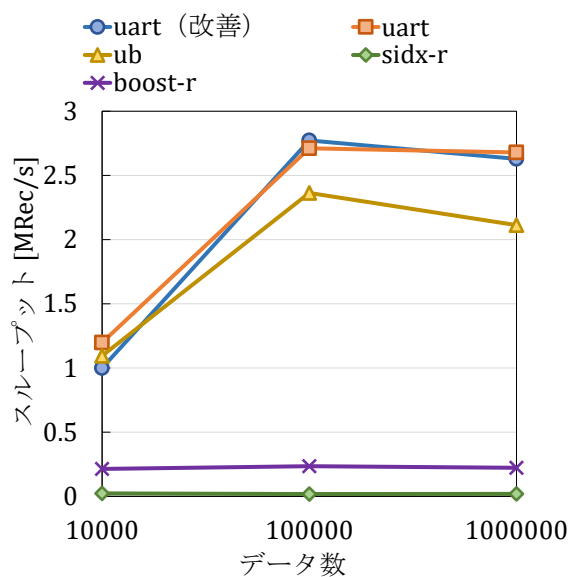


図 5.4 レコード数変化時の挿入

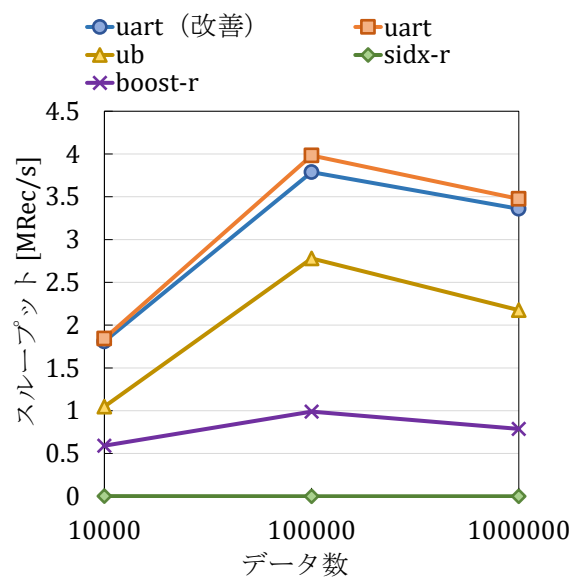


図 5.5 レコード数変化時の削除

読み込み性能が向上すると考えられる．そのためこれ以降の実験では，UART（改善）と UART のページサイズ数を 8,192 バイトに設定する．

5.1.2 書き込み

書き込みは挿入・削除・更新の 3 項目からなる．その 3 項目それぞれにおいて，シミュレーションデータセットのレコード数，次元，スキューをそれぞれ変更して実験した．以下では注目したパラメータごとに結果と考察を示す．

まず，データ数を変化させて書き込みの性能を測定した．データ数以外のパラメータは表 5.3 の値を使った．結果を図 5.6 から図 5.9 に示す．

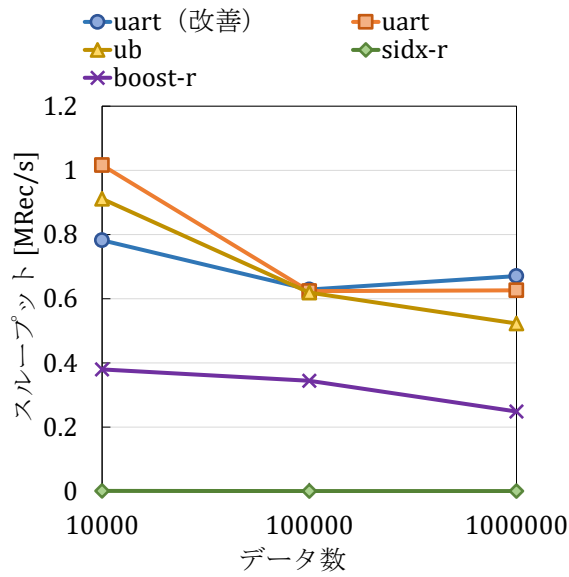


図 5.6 レコード数変化時の更新（次元：2，スキュー：0）

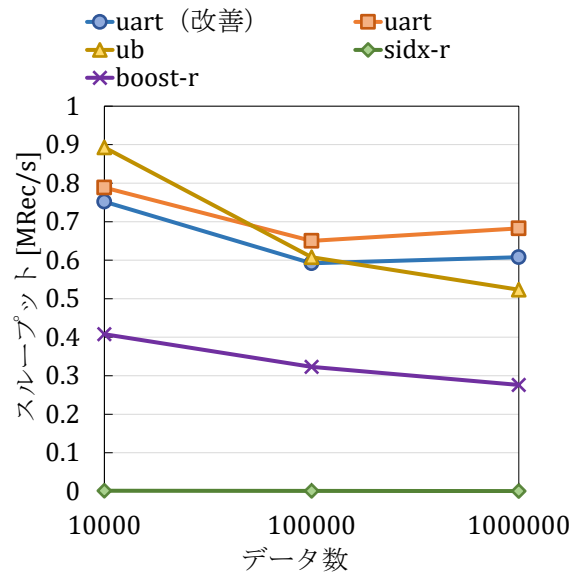


図 5.7 レコード数変化時の更新（次元：2，スキュー：0.5）

表 5.4 読み込みの実験における各データセットのパラメータ

図	次元	レコード数	スキュー	選択率
図 5.22		1000000	0	0.001
図 5.23	2		0	0.001
図 5.24	2	1000000		0.001
図 5.25	2	1000000	0	

5.1.3 読み込み

読み込み性能を測定するために各データセットに対して範囲検索をした。書き込みのとき同様、シミュレーションデータセットのレコード数、次元、スキューをそれぞれ変更して実験した。注目したパラメータ以外は表 5.4 に使った値をまとめた。

次元を変化させた結果を図 5.22 に示す。UART（改善）は次元が 2 から 3 へ変わるときに急激に性能が低下し、それ以降は次元が大きくなるほど性能が低下した。次元が 2 のとき、UART（改善）は UART に比べ約 2.5 倍、boost の R* 木に比べ約 0.8 倍の性能になった。

次元が大きくなるほど性能が低下するのは、次元の呪いに似た現象が起きているため

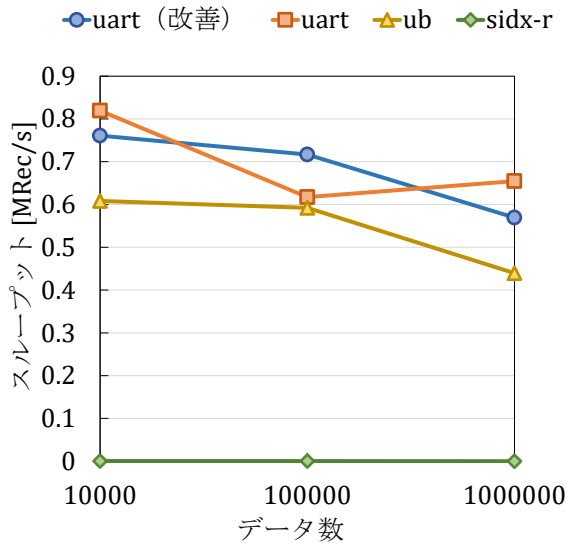


図 5.8 レコード数変化時の更新（次元：8，スキュー：0）

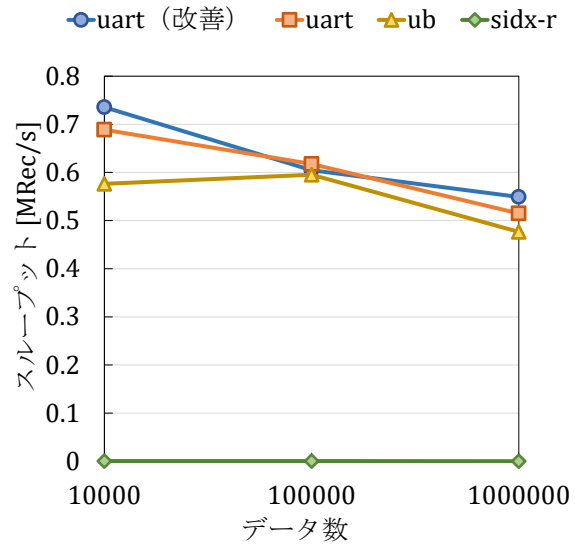


図 5.9 レコード数変化時の更新（次元：8，スキュー：0.5）

だと考えられる．次元の呪いとは，データが高次元になるとデータ群の特徴量を計算するのに必要なデータ数が指数関数的に増加する現象である．データ分布が高次元になると外側に偏ることによって起こると知られている．この実験ではデータ数を固定しているため，次元数が増えるほどデータ数が不足し偏った分布になる．分布が偏りすぎるとオブジェクトが疎な空間が多くできてしまう．そのため，4章で述べたような性能低下が起こると考えられる．

データ数を変化させた結果を図 5.23 に示す．UART（改善）はデータ数が小さいと各索引は同程度の性能となり，データ数が大きいほど性能は向上した．データ数が 100 万のとき，UART（改善）は UART に比べ約 2.5 倍，boost の R* 木に比べ約 0.8 倍の性能になった．

データ数が多いとスループットが大きくなるのは，UART（改善）はデータ数の増加に比べ，階層が増加しないからである．ART 層は 1 階層増えるたびに，最大で 256 個の部分空間ができる．中間層が持てる下層のポインタは最大で 256 である．そのため，UART（改善）は指数関数的にデータ層のノードが増える．一方で，あるレベルまで下層が生成されると，それ以降では木が高くなることは，ほとんどない．よって，データ数が大きくなるほど，葉ノードの数に対してページアクセス数が少なくて性能が向上する

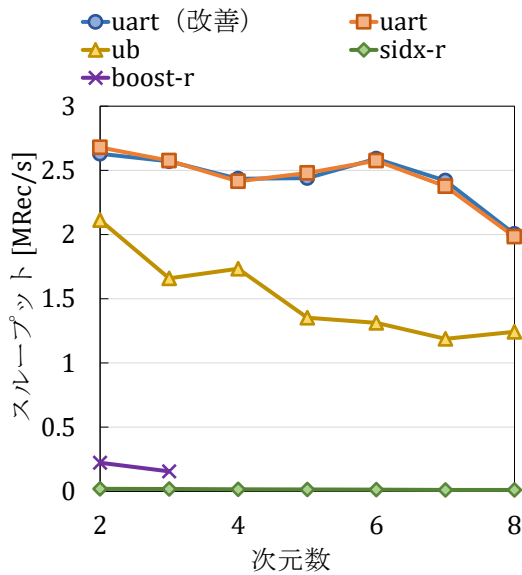


図 5.10 次元変化時の挿入（スキュー：0）

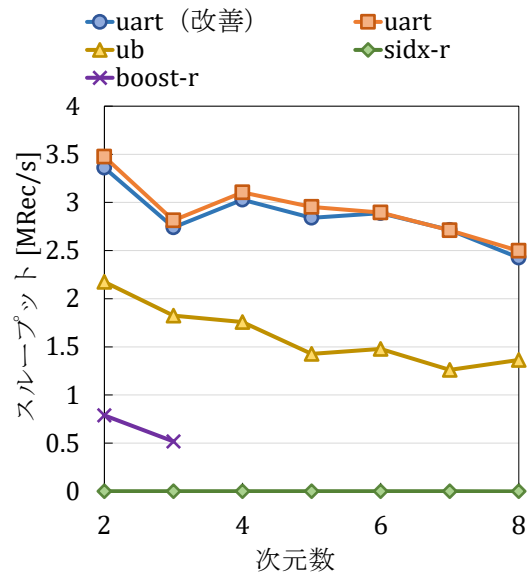


図 5.11 次元変化時の挿入（スキュー：0.5）

スキューを変化させた結果を図 5.24 に示す。UART（改善）はスキューの値では性能がほとんど変わらなかった。

スキューは UART（改善）データ分布の偏りを決めるパラメータである。そのため、UART（改善）は偏りに対して頑健性があると考えられる。これは、空間分割が適切に行われているためだと考えられる。

選択率を変化させた結果を図 5.25 に示す。UART（改善）は選択率が大きいほど性能が向上した。選択率が 0.01 のとき、UART（改善）は UART に比べ約 3 倍、boost の R* 木に比べ約 0.8 倍の性能になった。

選択率が小さいほど性能が低下するのは、点検索に近づくためだと考えられる。選択率はデータセット全体の最小包含矩形に対して範囲操作で使用する問合せ矩形が占める面積の割合である。つまり、選択率が小さいと範囲検索の範囲も小さくなる。検索範囲が小さくなると ART 層の空間を分割したサイズよりも十分大きくなりません。つまり、検索範囲が分割された部分空間を包含することが少なくなるので、シーケンシャルスキャンが行えず検索性能が低下すると考えられる。

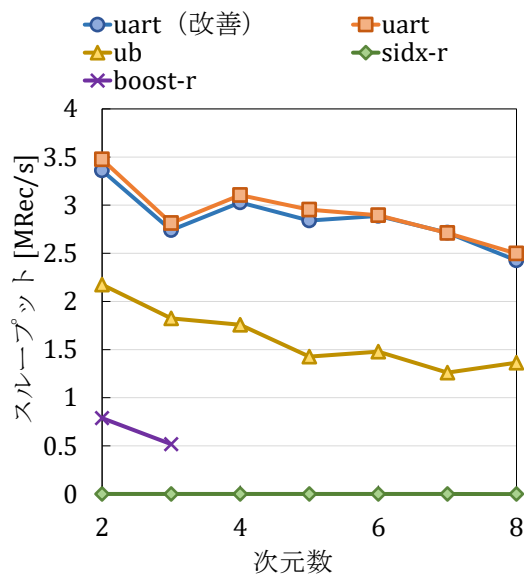


図 5.12 データ数変化時の削除（スキュー：0）

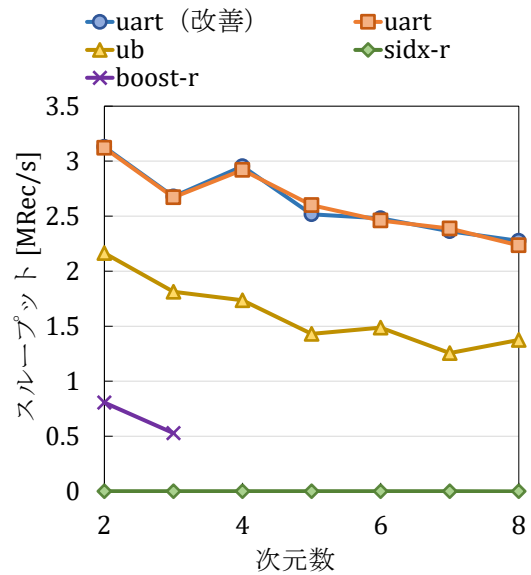


図 5.13 データ数変化時の削除（スキュー：0.5）

5.2 有用性

UART の有用性を評価するために、日本の地理データセットを用いて書き込みと読み込みの性能を測定する。実際のデータを用いることで現実的な運用を再現する。それにより、UART がデータベースなどの索引として適切な性能を持つか考察する。

実験結果を図 5.26 と図 5.26 に示す。更新では、UART (改善) は UART, UB 木で同程度の性能となった。挿入と削除では、UART (改善) は UB 木に比べ約 0.8 倍、UART に比べ約 1.1 倍の性能となった。また全ての書き込み操作において、UART (改善) は boost の R* 木を大きく上回った。そして範囲検索では、UART (改善) は boost の B+ 木に比べ約 0.8 倍、UART に比べ 1.4 倍の性能となり、boost の R* 木を大きく上回った。よって、UART (改善) は有用性が高い索引であると分かった。

UART (改善) は読み書き両方において、特化した索引に近い性能を持つことが分かった。このような結果になったのは、索引層は空間の範囲検索に、データ層は書き込みに役割が分担されているためだと考えられる。役割分担したことによって、読み込み性能と書き込み性能における負の相関が弱くなると考えられる。読み込み性能は索引層の構造に、書き込み性能はデータ層の構造に依存する。そのため、索引層とデータ層が

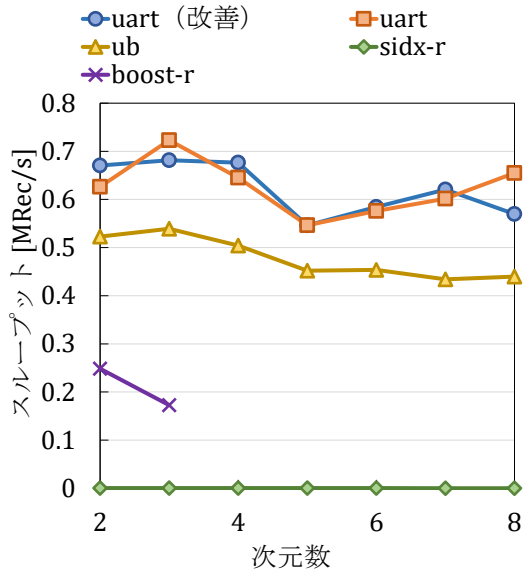


図 5.14 次元変化時の更新 (スキュー：0)

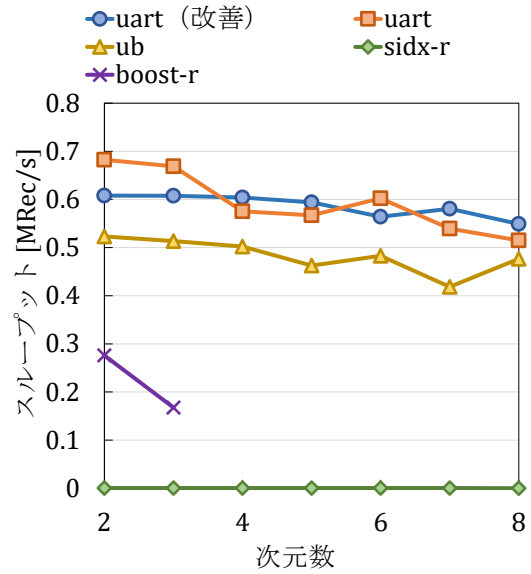


図 5.15 次元変化時の更新 (スキュー：0.5)

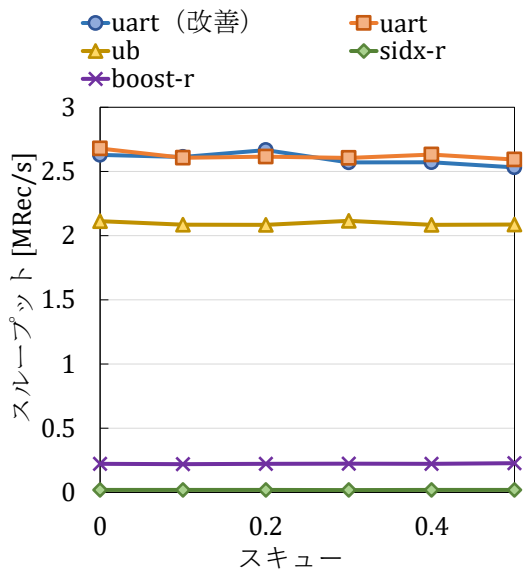


図 5.16 スキュー変化時の挿入 (次元：2)

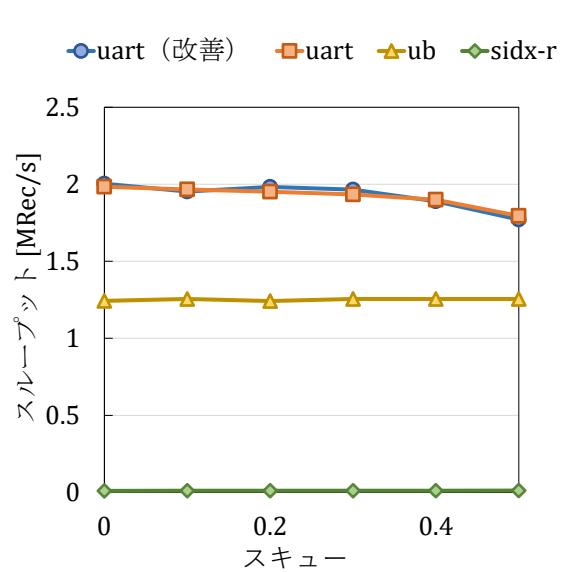


図 5.17 スキュー変化時の挿入 (次元：8)

連動する場合，どちらかの層が対応する性能に最適化されてしまうともう片方の層に対応する性能は最適化されない．つまり，どちらかの層が変化したときにもう一方も大きく構造変更させる場合は，読み書きの性能がトレードオフとなる．例えば，UB 木ではデータ層の構造変化に伴って索引層も構造変化する．データ層の並びが変わると，索引

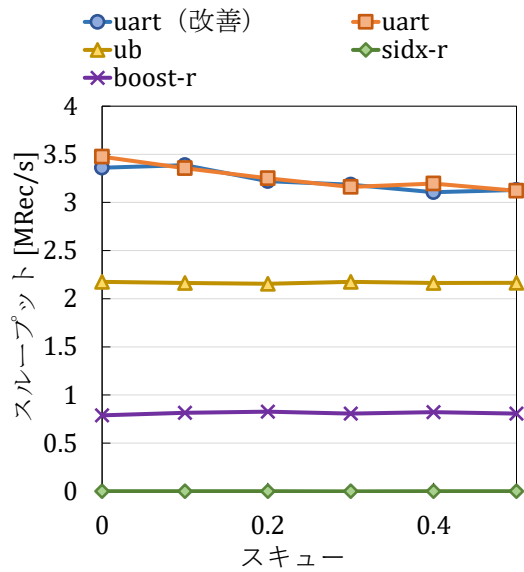


図 5.18 スキュー変化時の削除 (次元: 2)

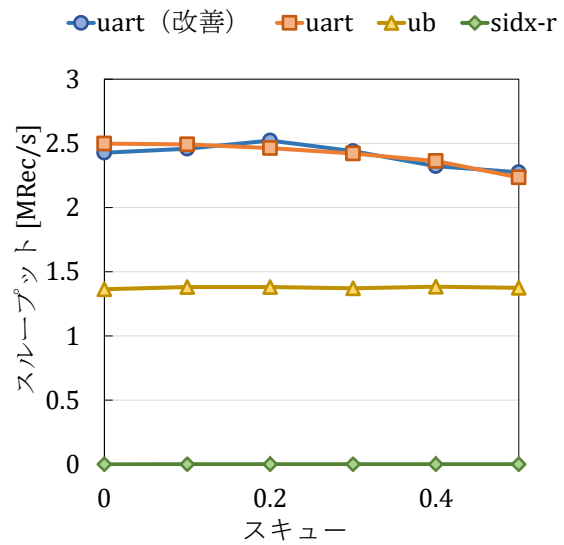


図 5.19 スキュー変化時の削除 (次元: 8)

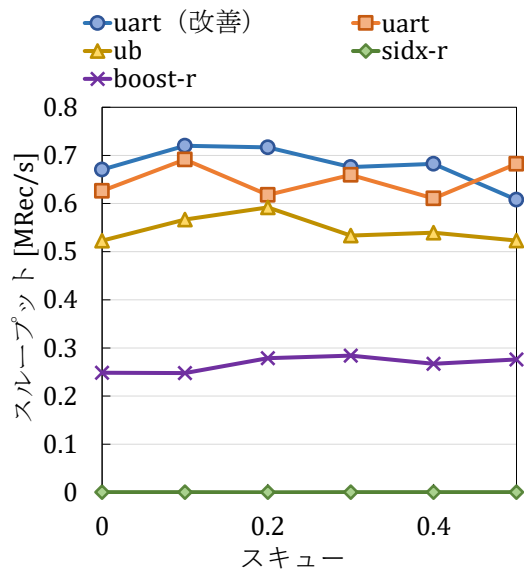


図 5.20 スキュー変化時の更新 (次元: 2)

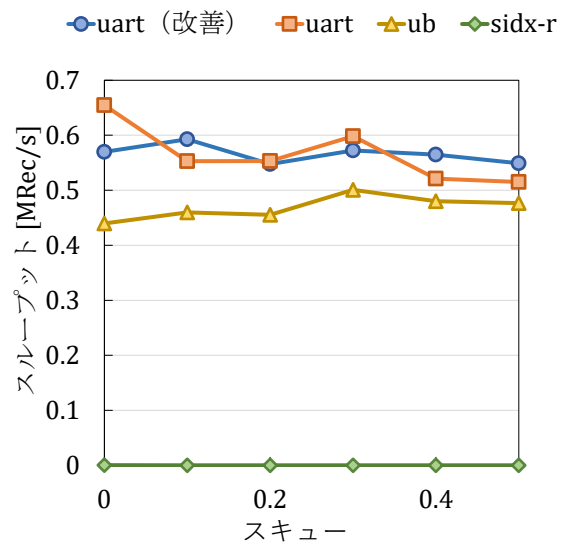


図 5.21 スキュー変化時の更新 (次元: 8)

層が持つ 1 次元値のキーも変わるためである。データ層はシーケンシャルスキャンができる構造により書き込みに最適化されている。一方で、空間の情報を無視して多次元キーを 1 次元キーに変えてしまいうため、範囲検索時には断続的な検索が多くなり低性能となる。このように索引層とデータ層が連動するため両性能に負の相関が発生する。

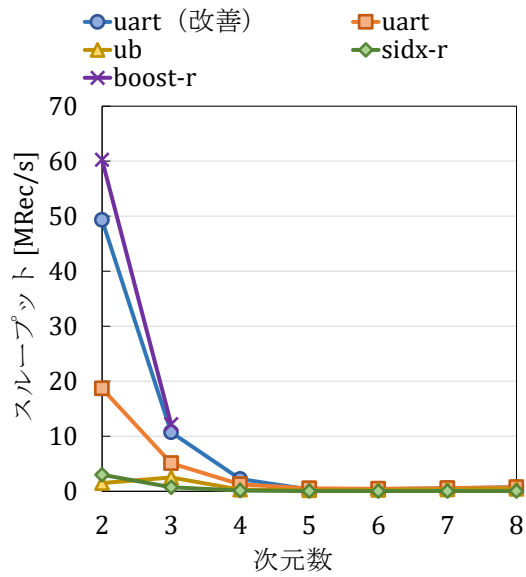


図 5.22 次元数変化時の範囲検索

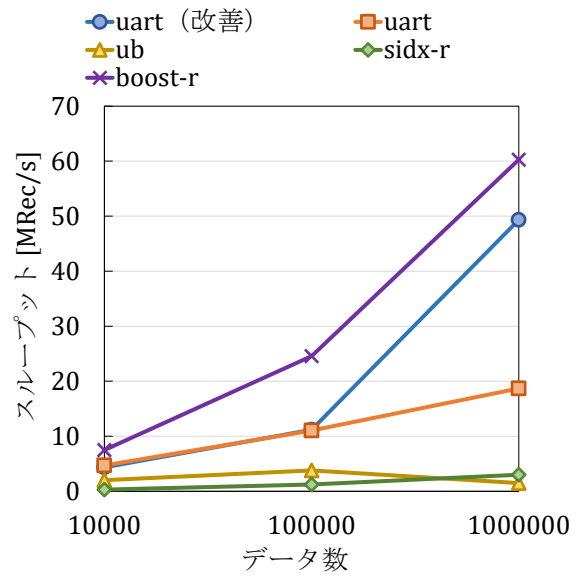


図 5.23 データ数変化時の範囲検索

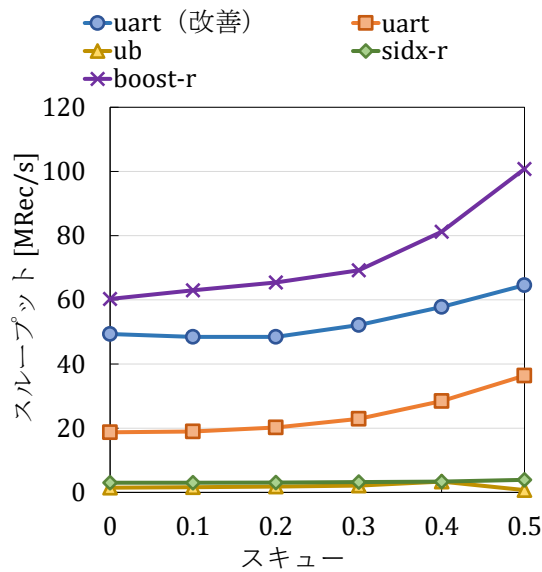


図 5.24 スキュー変化時の範囲検索

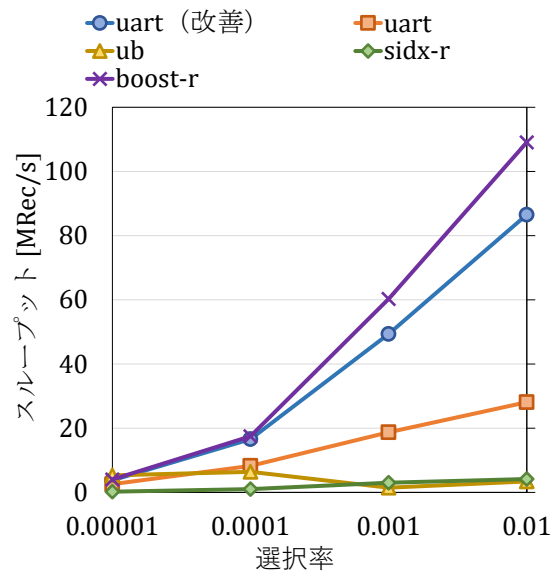


図 5.25 選択率変化時の範囲検索

しかし、UART は役割分担ができていないため索引層とデータ層は連動しない。特に、不要な空間分割の回数を減らすように改善したため、データ層の構造変更が頻繁に起こっても索引層は少ない構造変化で済むようになった。そのため、UART (改善) は読み書き両方に最適化されたと考えられる。

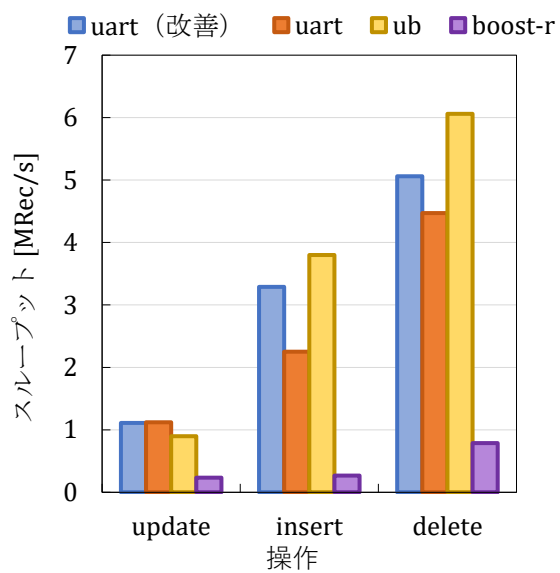


図 5.26 日本データにおける書き込み性能

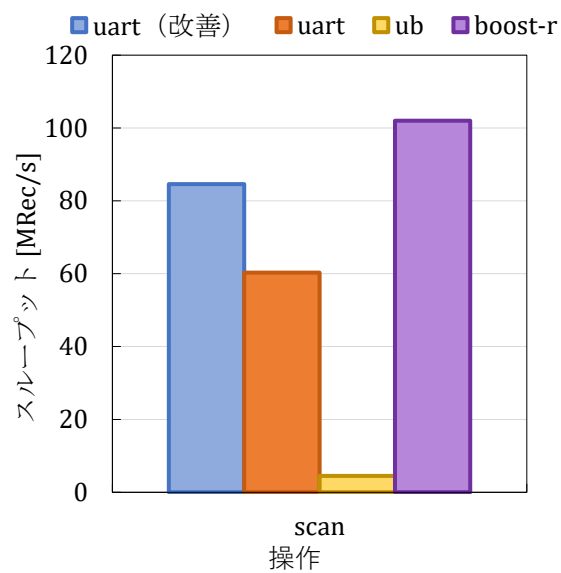


図 5.27 日本データにおける読み込み性能

第6章

おわりに

本研究では，UART における空間分割の効率化によるメモリ利用効率の向上について提案した．空間使用量を考慮していないという既存研究の課題について説明し，UART における空間使用量を考慮した空間分割について述べた．今後は提案手法の実装，および既存研究との比較による有効性の検証を行う予定である．

謝辭

謝辭.

付録 A

付録

参考文献

- [1] N. Beckmann, H.-P. Kriegel, R. Schneider, and B. Seeger, “The R*-tree: An efficient and robust access method for points and rectangles,” in *Proc. SIGMOD*, pp. 322–331, 1990.
- [2] R. Bayer, “The universal B-tree for multidimensional indexing: General concepts,” in *Proc. Worldwide Comput. Appl. (WWCA)*, pp. 198–209, 1997.
- [3] V. Leis, A. Kemper, and T. Neumann, “The adaptive radix tree: ARTful indexing for main-memory databases,” in *Proc. ICDE*, pp. 38–49, 2013.
- [4] 駿. 鈴木, 健. 杉浦, 佳. 石川, and 可. 陸, “Adaptive radix tree の多次元索引への拡張.” 第 15 回データ工学と情報マネジメントに関するフォーラム (DEIM2023), 2A-2, 2023.
- [5] F. Ramsak, V. Markl, R. Fenk, M. Zirkel, K. Elhardt, and R. Bayer, “Integrating the UB-tree into a database system kernel,” in *Proc. VLDB*, pp. 263–272.
- [6] V. Gaede and O. Günther, “Multidimensional access methods,” *ACM Comput. Surv.*, vol. 30, no. 2, pp. 170–231, 1998.
- [7] 博. 北川, データベースシステム. 昭晃堂, 1996.

関連発表論文

学術雑誌論文

- 1.

国際会議論文（査読付）

- 1.

国内発表

- 1.