

UNIVERSITÀ DEGLI STUDI DELLA BASILICATA



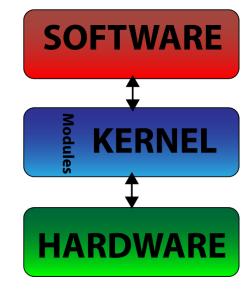
Corso di Sistemi Operativi

Esercitazione Memoria centrale

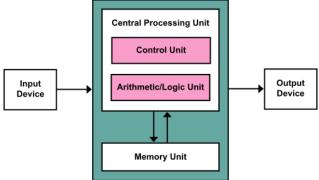
Docente:

Domenico Daniele

Bloisi





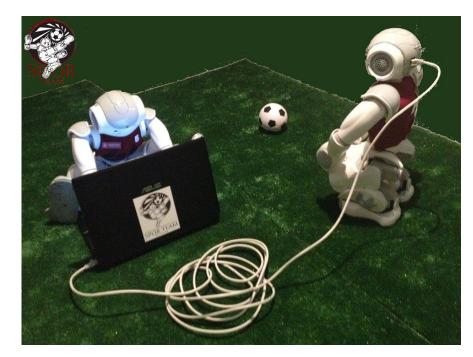




Domenico Daniele Bloisi

- Ricercatore RTD B Dipartimento di Matematica, Informatica sensors GPS Lengine control ed Economia Università degli studi della Basilicata http://web.unibas.it/bloisi
- SPQR Robot Soccer Team Dipartimento di Informatica, Automatica e Gestionale Università degli studi di Roma "La Sapienza" http://spqr.diag.uniroma1.it





Informazioni sul corso

- Home page del corso: <u>http://web.unibas.it/bloisi/corsi/sistemi-operativi.html</u>
- Docente: Domenico Daniele Bloisi
- Periodo: I semestre ottobre 2021 febbraio 2022
 - Lunedì dalle 15:00 alle 17:00 (Aula A18)
 - Martedì dalle 12:30 alle 14:00 (Aula 1)

Ricevimento

- Durante il periodo delle lezioni:
 Martedì dalle 10:00 alle 11:30 → Edificio 3D, Il piano, stanza 15
 Si invitano gli studenti a controllare regolarmente la <u>bacheca degli</u>
 avvisi per eventuali variazioni
- Al di fuori del periodo delle lezioni: da concordare con il docente tramite email

Per prenotare un appuntamento inviare una email a domenico.bloisi@unibas.it



Domanda 1

Spiegare la differenza tra indirizzi logici e indirizzi fisici

Gli indirizzi logici sono gli indirizzi ideali generati dai programmi utenti relativi alla locazione 0 in memoria

Gli indirizzi fisici sono i reali indirizzi usati per recuperare e immagazzinare dati nella memoria del calcolatore

La figura sottostante mostra come avviene la traduzione da indirizzo logico a indirizzo fisico nei moderni sistemi di elaborazione

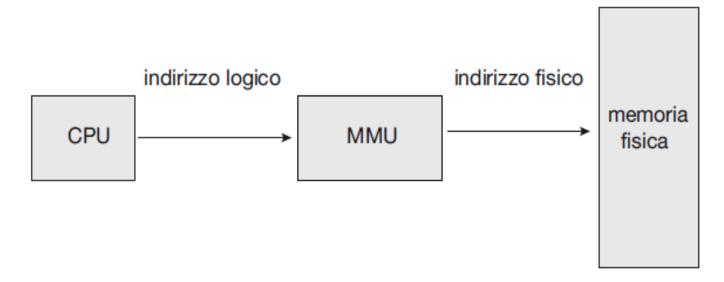


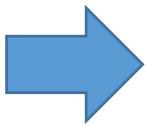
Figura 9.4 Unità di gestione della memoria (MMU).

Domanda 2

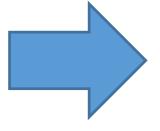
Spiegare la differenza tra frammentazione interna e frammentazione esterna

La frammentazione interna si verifica quando un processo *p* non occupa interamente la porzione di memoria che gli è stata allocata.

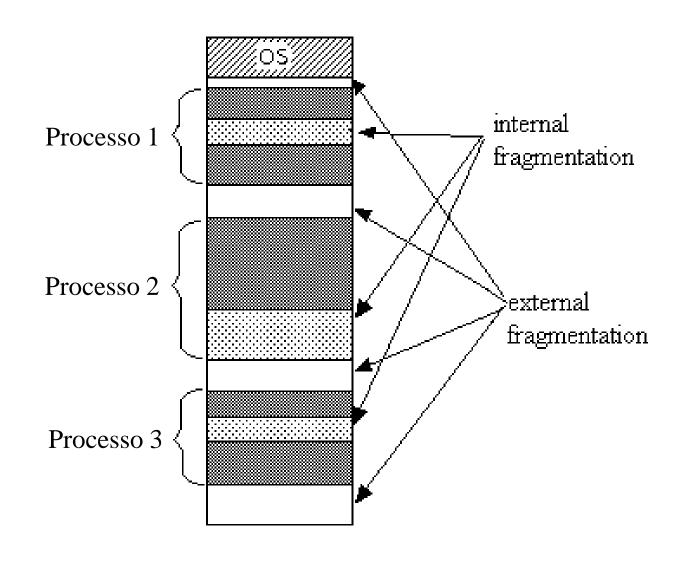
Tale spazio rimane inutilizzabile da altri processi fino al rilascio della memoria allocata a p.



La frammentazione esterna si verifica quando c'è una quantità totale di memoria libera sufficiente a soddisfare la richiesta di memoria da parte di un nuovo processo, tuttavia non sono disponibili porzioni di memoria contigue così grandi da contenere il nuovo processo.



La figura a lato mostra visivamente la differenza tra frammentazione interna e frammentazione esterna



Domanda 3

Fornire una descrizione dei seguenti algoritmi di allocazione:

- First-fit
- Best-fit
- Worst-fit

- First-fit: si scorre la lista delle locazioni di memoria disponibili fino a trovare il primo blocco che sia sufficientemente grande
- Best-fit: si scandisce tutta la lista delle locazioni di memoria disponibili e si alloca il più piccolo blocco che sia sufficientemente grande
- Worst-fit: si scandisce tutta la lista delle locazioni di memoria disponibili e si alloca il più piccolo blocco che sia sufficientemente grande. La politica worst-fit produce le parti inutilizzate più grandi, le quali possono essere più utili rispetto alle piccole porzioni create da best-fit.

Domanda 4

Che cos'è la memoria virtuale? Integrare la risposta con un opportuno schema grafico

La memoria virtuale è una tecnica che permette di eseguire processi che possono anche non essere completamente contenuti in memoria

La memoria virtuale facilita la programmazione, poiché il programmatore non deve preoccuparsi della quantità di memoria fisica disponibile, ma può concentrarsi sul problema da risolvere con il programma

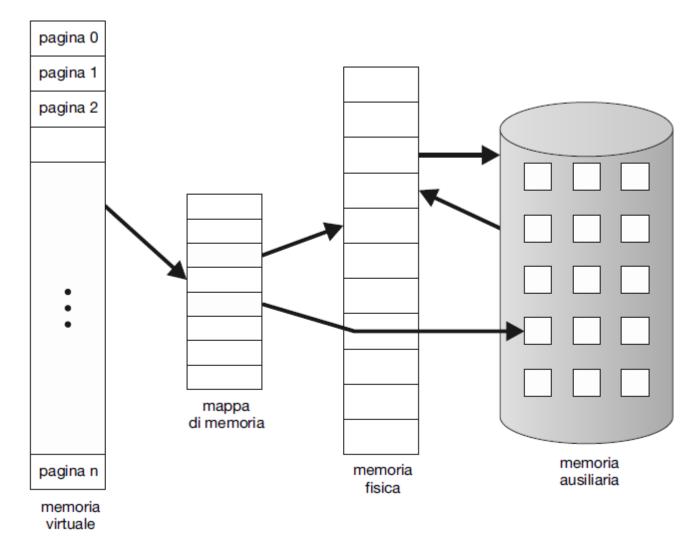


Figura 10.1 Schema che mostra una memoria virtuale più grande di quella fisica.

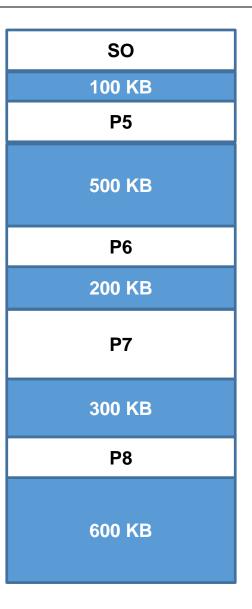
Esercizio 1

Si assuma di avere:

- un sistema di allocazione contigua dei processi in memoria
- la memoria nella situazione illustrata a lato

Utilizzando un approccio first-fit, come verranno allocati i processi seguenti?

- P1 richiede 212 KB
- P2 richiede 417 KB
- P3 richiede 112 KB
- P4 richiede 426 KB



SO SO SO 100 KB 100 KB 100 KB **P5 P5 P5** P1 (212 KB) P1 (212 KB) 500 KB 288 KB 288 KB P1 (212 KB) P2 (417 KB) P3 (112 KB) **P6 P6 P6** 200 KB 200 KB 200 KB **P7 P7 P7** 300 KB 300 KB 300 KB **P8 P8 P8** P2 (417 KB) 600 KB 600 KB 183 KB

SO

100 KB

P5

P1 (212 KB)

P3 (112 KB)

176 KB

P6

200 KB

P7

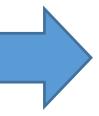
300 KB

P8

P2 (417 KB)

183 KB

P4 (426 KB)



P4 (426KB) dovrà attendere perché non vi è memoria sufficiente per l'allocazione

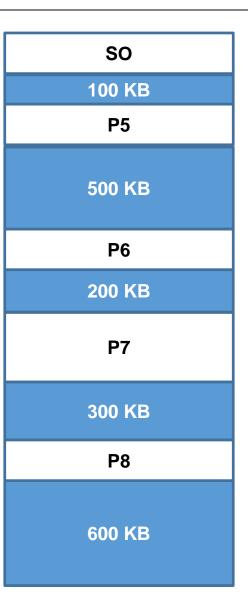
Esercizio 2

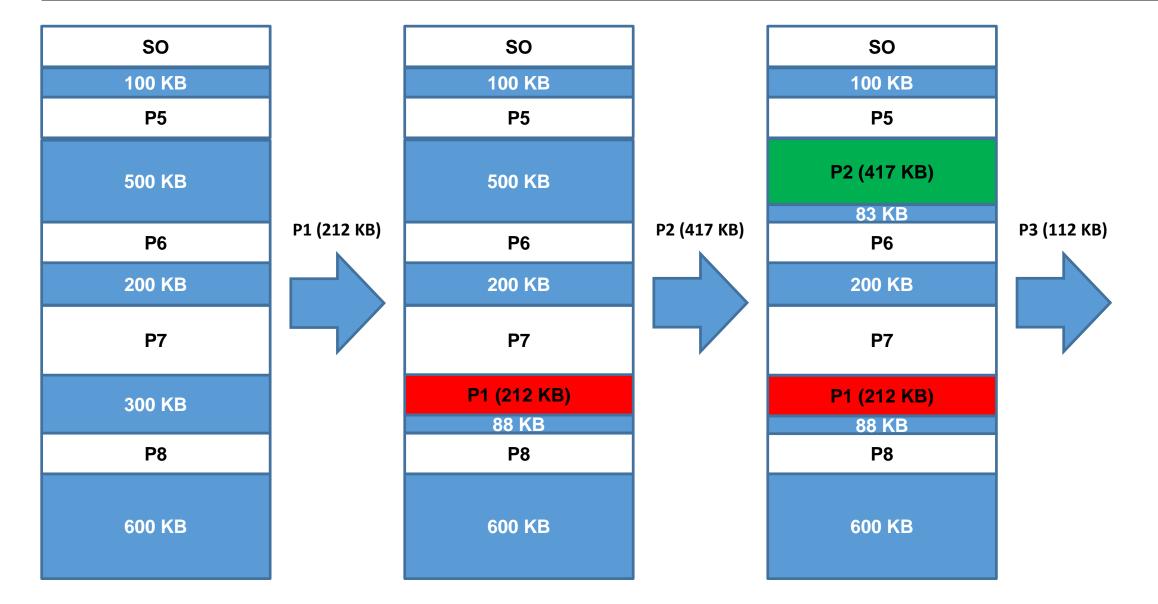
Si assuma di avere:

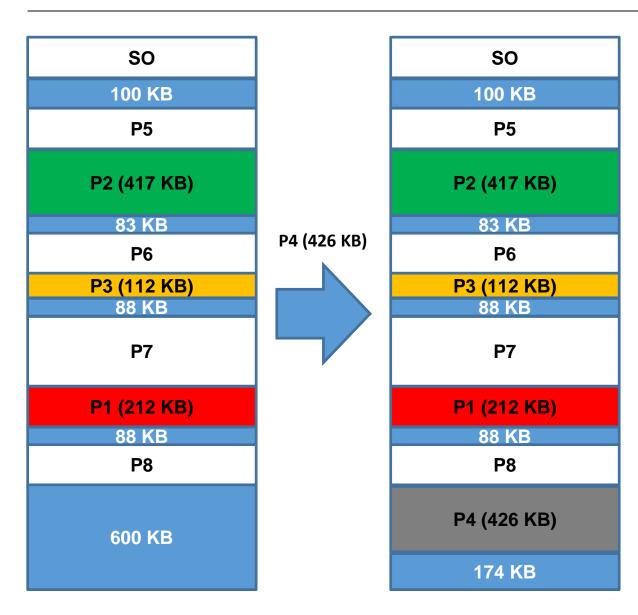
- un sistema di allocazione contigua dei processi in memoria
- la memoria nella situazione illustrata a lato

Utilizzando un approccio best-fit, come verranno allocati i processi seguenti?

- P1 richiede 212 KB
- P2 richiede 417 KB
- P3 richiede 112 KB
- P4 richiede 426 KB







Tutti i processi in attesa sono stati allocati

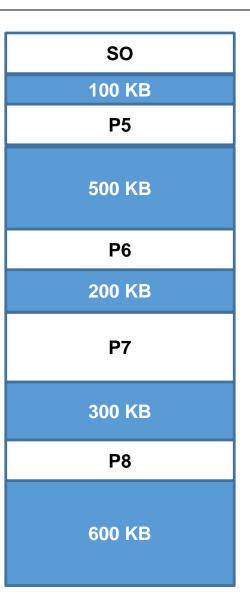
Esercizio 3

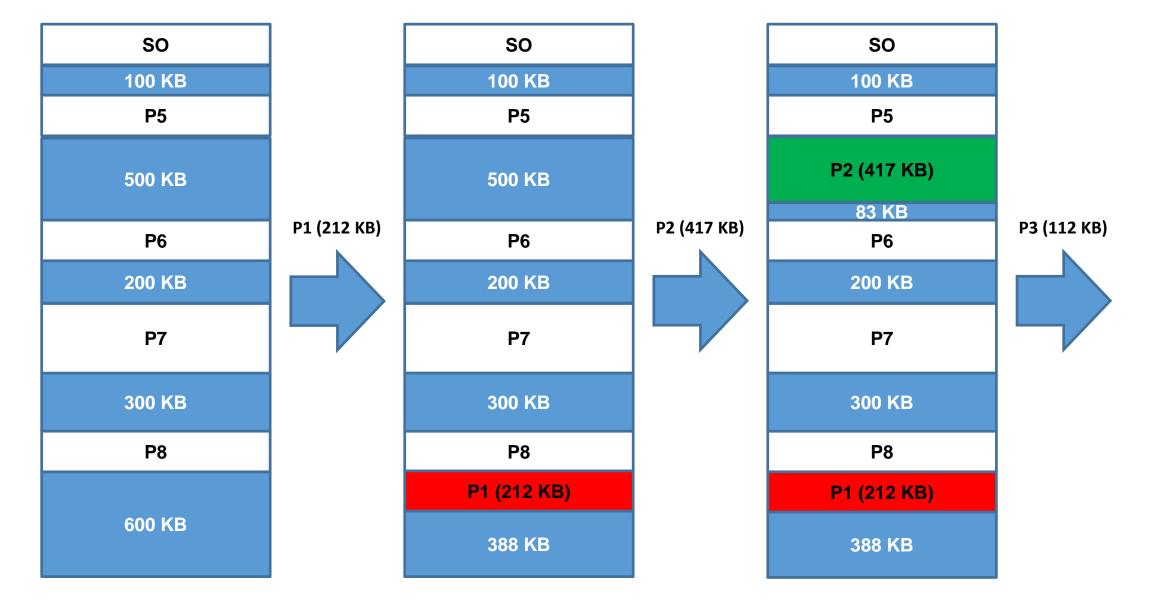
Si assuma di avere:

- un sistema di allocazione contigua dei processi in memoria
- la memoria nella situazione illustrata a lato

Utilizzando un approccio worst-fit, come verranno allocati i processi seguenti?

- P1 richiede 212 KB
- P2 richiede 417 KB
- P3 richiede 112 KB
- P4 richiede 426 KB





SO

100 KB

P5

P2 (417 KB)

83 KB

P6

200 KB

P7

300 KB

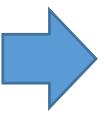
P8

P1 (212 KB)

P3 (112 KB)

276 KB

P4 (426 KB)



P4 (426KB) dovrà attendere perché non vi è memoria sufficiente per l'allocazione

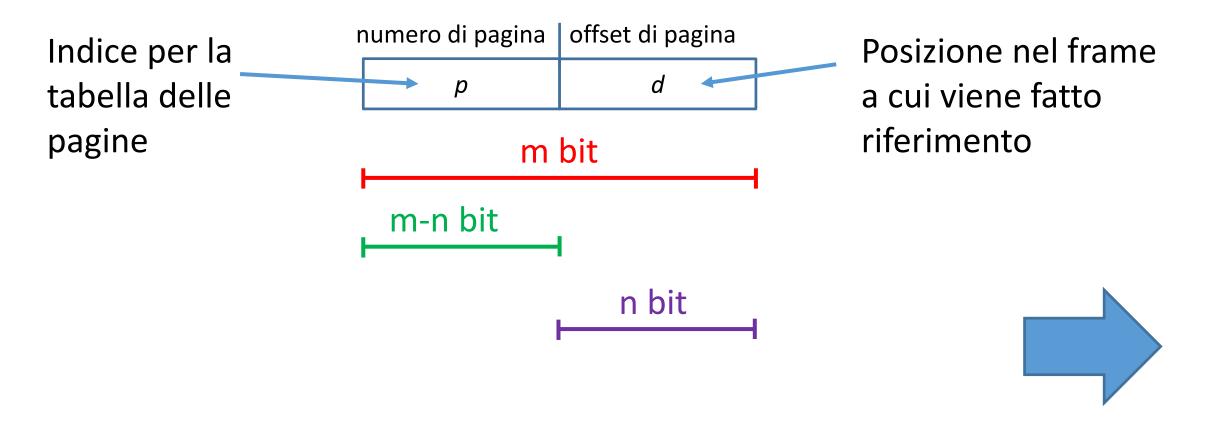
Esercizio 4

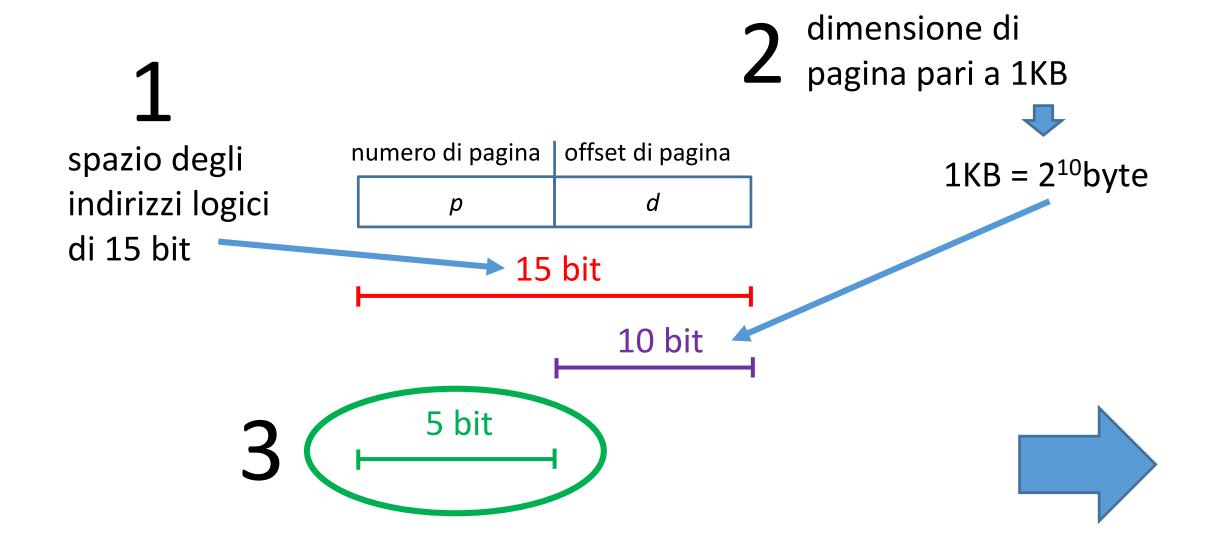
Si assuma di avere un sistema con

- una dimensione di pagina pari a 1KB
- uno spazio degli indirizzi logici di 15 bit

Di quante pagine può disporre il sistema?

Ogni indirizzo (logico) generato dalla CPU è diviso in:





 Una dimensione di pagina pari a 1KB porta ad occupare 10 bit per l'indirizzamento poichè 1KB = 2¹⁰byte

 Avendo uno spazio degli indirizzi logici di 15 bit, restano 5 bit da sfruttare.

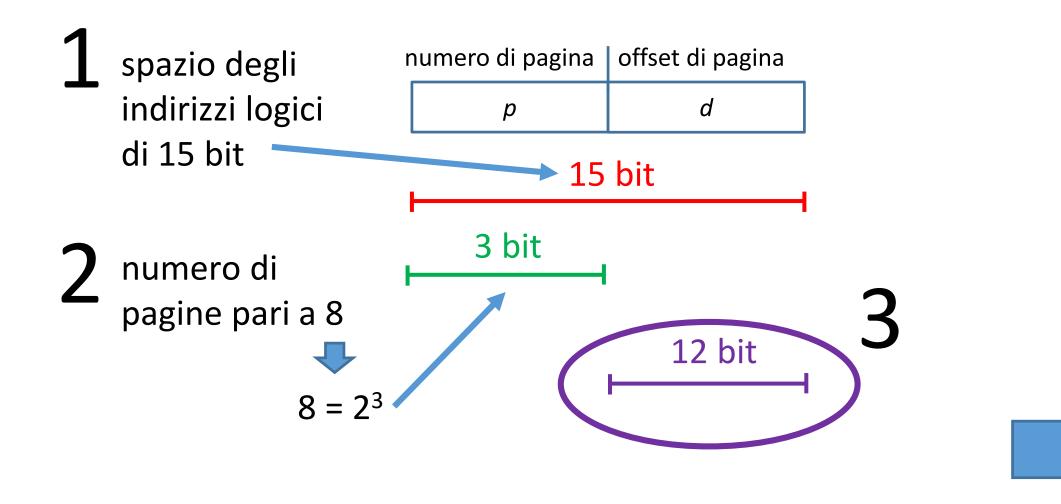
Quindi, il sistema potrà disporre di 2⁵ pagine

Esercizio 5

Si assuma di avere un sistema con

- uno spazio degli indirizzi logici di 15 bit
- 8 pagine

Quanto sono grandi le pagine del sistema?



- Il sistema dispone di 2³ pagine
- Avendo uno spazio degli indirizzi logici di 15 bit, restano 12 bit da sfruttare.

Una dimensione di pagina pari a 4KB porta ad occupare
 12 bit per l'indirizzamento poichè 4KB = 2¹²byte

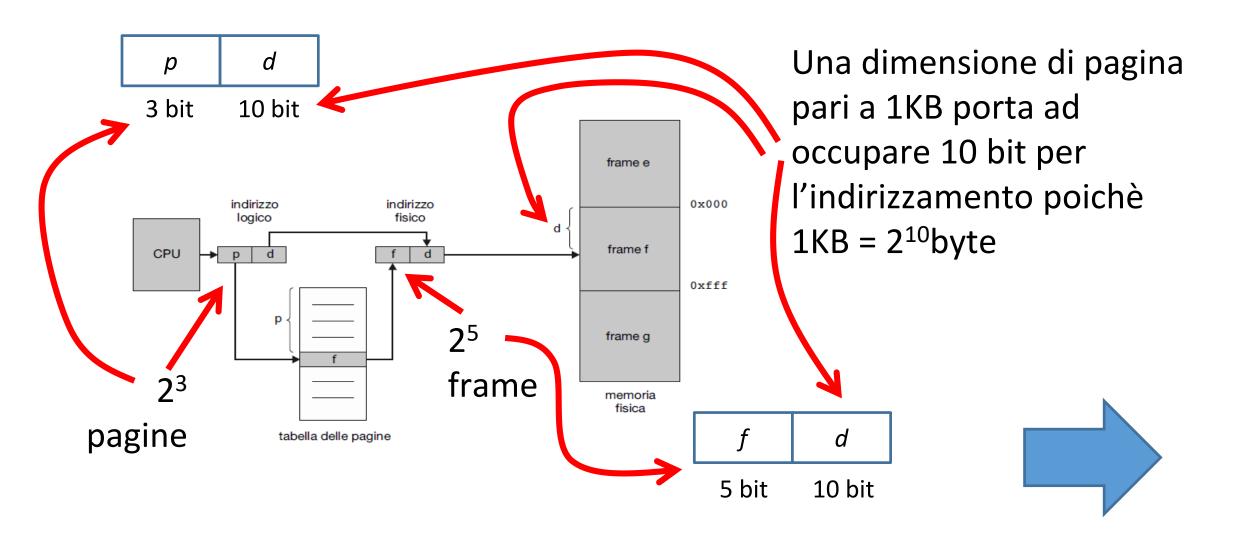
In conclusione, il sistema avrà pagine da 4KB

Esercizio 6

Si consideri uno spazio di indirizzi logici di 8 pagine, ciascuna da 1KB, mappata su una memoria fisica da 32 frame.

Quanti bit servono per gli indirizzi logici?

Quanti bit servono per gli indirizzi fisici?



- Il sistema dispone di 2³ pagine
- Una dimensione di pagina pari a 1KB porta ad occupare
 10 bit per l'indirizzamento poichè 1KB = 2¹⁰byte
- Il sistema dispone di 2⁵ frame

In conclusione, il sistema avrà uno spazio degli indirizzi logici da 13 bit e uno spazio degli indirizzi fisici da 15 bit.

Esercizio 7

Sia dato un sottosistema di memoria con paginazione, caratterizzato dalle seguenti dimensioni:

- frame 4 MB
- memoria fisica indirizzabile 128 GB

Si calcoli il numero di bit minimo per indicizzare tutte le pagine

- Data la dimensione di ogni pagina pari a 4 MB, saranno necessari 22 bit per indicizzare un elemento all'interno della stessa perché 4 MB → 2²x2²0 = 2²²byte
- La memoria fisica, invece, necessita di almeno 37 bit perché 128 GB \rightarrow 2⁷x2³⁰ = 2³⁷byte
- Il numero di bit minimo per indicizzare tutte le pagine è quindi pari a 37-22 = 15 bit

Sia dato un sottosistema di memoria con paginazione, caratterizzato dalle seguenti dimensioni:

- frame 16 MB
- memoria fisica indirizzabile 16 GB

Si calcoli il numero di bit minimo per indicizzare tutte le pagine

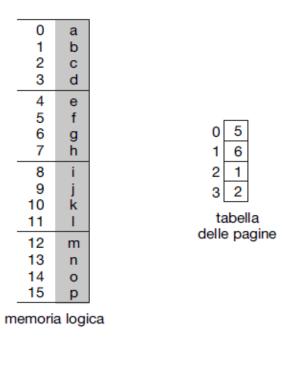
- Data la dimensione di ogni pagina pari a 16MB, saranno necessari 24 bit per indicizzare un elemento all'interno della stessa perché 16 MB → 2⁴x2²⁰ = 2²⁴byte
- La memoria fisica, invece, necessita di almeno 34 bit perché 16 GB \rightarrow 2^4 x 2^{30} = 2^{34} byte
- Il numero di bit minimo per indicizzare tutte le pagine è quindi pari a 34-24 = 10 bit

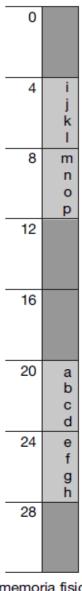
dimensione della memoria logica: 16 byte

dimensione di una pagina: 4B

memoria fisica: 32 byte

Che indirizzo fisico corrisponde all'indirizzo logico 4?





memoria fisica

Figura 9.10 Esempio di paginazione per una memoria di 32 byte con pagine di 4 byte.

Soluzione Esercizio 9 offset 0 pagina 1 Che indirizzo fisico corrisponde all'indirizzo logico 4? tabella 11 delle pagine 12 offset pagina indirizzo logico 4 15 0 16 memoria logica 20 offset frame offset 0 indirizzo fisico 24 24 frame 6 28 $(6 \times 4) + 0 = 24$ memoria fisica

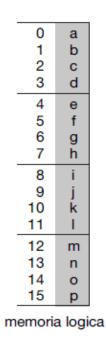
Figura 9.10 Esempio di paginazione per una memoria di 32 byte con pagine di 4 byte.

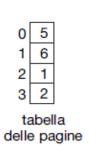
dimensione della memoria logica: 16 byte

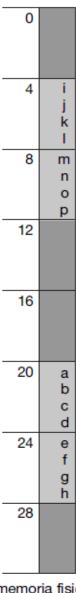
dimensione di una pagina: 4B

memoria fisica: 32 byte

Che indirizzo fisico corrisponde all'indirizzo logico 13?







memoria fisica

Figura 9.10 Esempio di paginazione per una memoria di 32 byte con pagine di 4 byte.

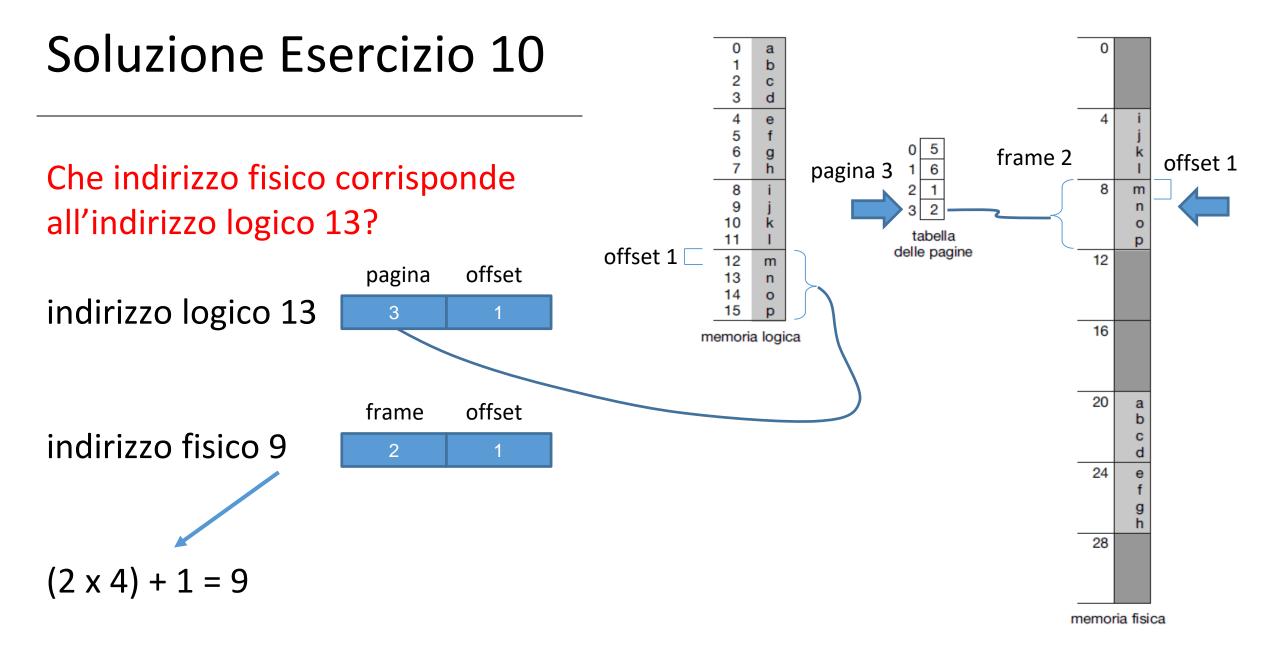


Figura 9.10 Esempio di paginazione per una memoria di 32 byte con pagine di 4 byte.

Sia dato un sistema di paginazione con una tabella delle pagine che risieda in memoria

Se per un accesso in memoria occorrono 200 nanosecondi, quanto tempo occorrerà per ottenere il dato relativo a un indirizzo logico?

Tempo di accesso = 200 + 200 = 400 ns

Per ottenere il numero del frame relativo ad un indirizzo logico occorreranno 400 nanosecondi, poichè occorrono 200 ns per accedere alla tabella delle pagine in RAM e 200 ns per accedere al dato in memoria

Sia dato un sistema di paginazione con una tabella delle pagine che risieda in memoria, avente un TLB con un hit ratio del 90%

Se per un accesso in memoria occorrono 200 nanosecondi, quanto tempo occorrerà per ottenere il dato relativo a un indirizzo logico?

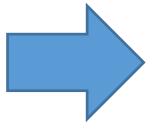
Si supponga per semplicità che cercare una entry nella tabella delle pagine richieda tempo pari a 0 ns

Caso 1: il numero di pagina desiderato si trova nel TLB

Tempo di accesso = 0 + 200 = 200 ns

Caso 2: il numero di pagina desiderato NON si trova nel TLB, sono quindi necessari 2 accessi in memoria

Tempo di accesso = 200 + 200 = 400 ns



Il tempo effettivo di accesso alla memoria sarà quindi

```
tempo
effettivo = 0.9 \times 200ns + (1-0.9) \times 400ns = 220ns
di accesso
```

Si consideri un sistema a memoria virtuale con

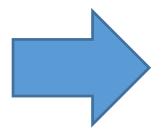
- indirizzi virtuali a 32 bit
- indirizzi fisici a 24 bit
- pagine di 4K byte
- a) di quante pagine sono costituiti rispettivamente lo spazio di indirizzamento virtuale e quello fisico?
- b) di quanti bit è costituito l'offset?
- c) di quante righe è costituita la tavola delle pagine?
- d) quante pagine occupa un processo da 9734 byte?

- a) di quante pagine sono costituiti rispettivamente lo spazio di indirizzamento virtuale e quello fisico?
- Essendo gli indirizzi virtuali a 32 bit lo spazio virtuale è costituito da 2³² byte
- Le pagine sono da 4 K byte = 2¹² byte, pertanto il numero di pagine virtuali è di:

$$2^{32}/2^{12} = 2^{20} = 1$$
 M pagine

- Essendo gli indirizzi fisici a 24 bit lo spazio fisico è costituito da 2²⁴
 byte
- Le pagine sono da 4 K byte = 2¹² byte, pertanto il numero di pagine fisco è di:

$$2^{24}/2^{12} = 2^{12} = 4$$
 K pagine



b) di quanti bit è costituito l'offset?

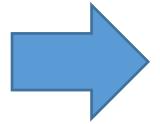
- L'offset dipende solo dalla dimensione delle pagine
- Dato che le pagine sono da 4 K byte = 2¹² byte, l'offset è di 12 bit
- Struttura dell'indirizzo virtuale:

20	12
# pagina virtuale	offset

Struttura dell'indirizzo fisico

12	12
# pagina fisica	offset

- c) di quante righe è costituita la tavola delle pagine?
 - La tavola delle pagine ha un elemento per ogni pagina dello spazio di indirizzamento virtuale. Le pagine virtuali sono 2²⁰



- d) quante pagine occupa un processo da 9734 byte?
 - Il processo viene allocato in pagine da 4 Kbyte = 4096 byte.
- Il numero di pagine occupate dal processo è dato da:

$$P = [9734/4096] = 3$$

L'ultima pagina è solo parzialmente occupata. C'è uno sfrido pari a:

$$S = 3 \cdot 4096 - 9734 = 2554$$
 (pari al 2554/4096 \cong 62%)

- Questo spreco corrisponde al fenomeno della frammentazione interna



UNIVERSITÀ DEGLI STUDI DELLA BASILICATA

Corso di Sistemi Operativi

Esercitazione Memoria centrale







Docente:

Domenico Daniele

Bloisi

