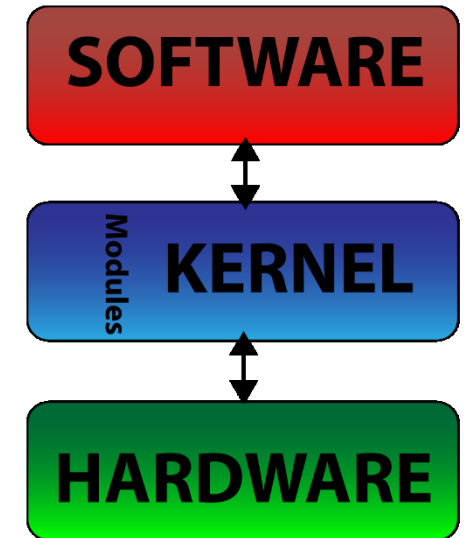
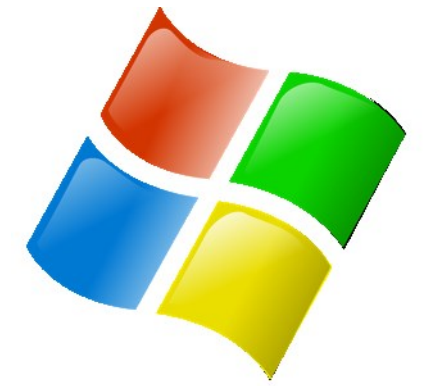




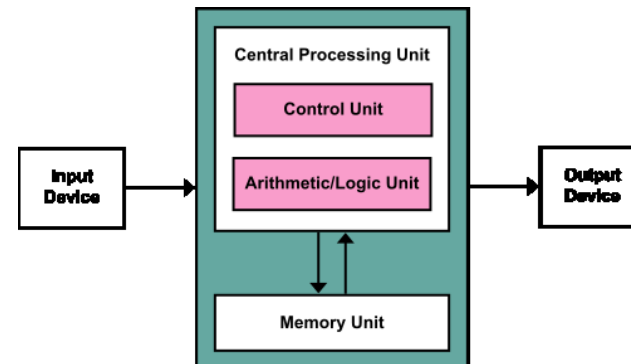
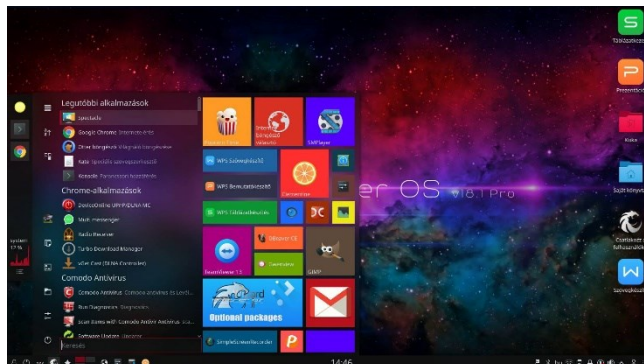
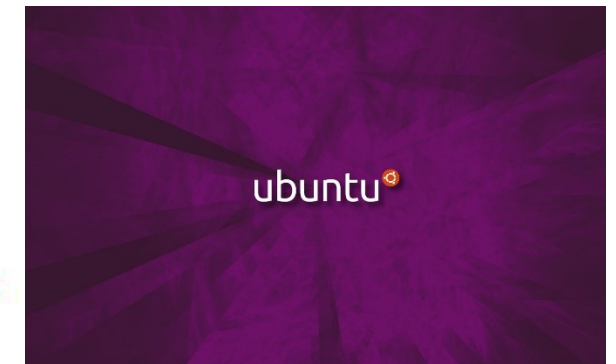
**UNIVERSITÀ DEGLI STUDI
DELLA BASILICATA**

*Corso di Sistemi Operativi
A.A. 2019/20*

Sistemi di I/O



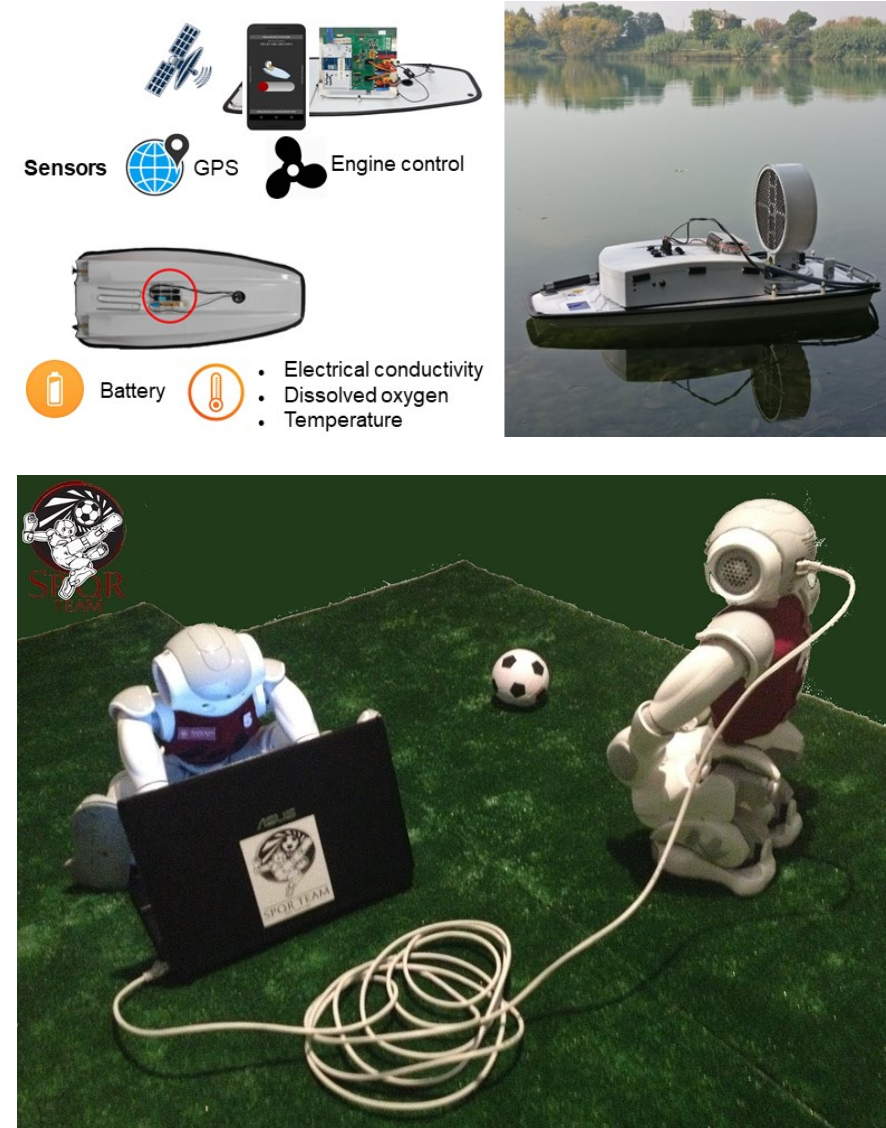
Docente:
**Domenico Daniele
Bloisi**



Dicembre 2019

Domenico Daniele Bloisi

- Ricercatore RTD B
Dipartimento di Matematica, Informatica
ed Economia
Università degli studi della Basilicata
<http://web.unibas.it/bloisi>
- SPQR Robot Soccer Team
Dipartimento di Informatica, Automatica
e Gestionale Università degli studi di
Roma “La Sapienza”
<http://spqr.diag.uniroma1.it>



Ricevimento

- In aula, subito dopo le lezioni
- Martedì dalle 11:00 alle 13:00 presso:
Campus di Macchia Romana
[Edificio 3D](#) (Dipartimento di Matematica,
Informatica ed Economia)
[Il piano, stanza 15](#)

Email: domenico.bloisi@unibas.it



Programma – Sistemi Operativi

- Introduzione ai sistemi operativi
- Gestione dei processi
- Sincronizzazione dei processi
- Gestione della memoria centrale
- Gestione della memoria di massa
- File system
- Sicurezza e protezione

Hardware di I/O

Se più dispositivi condividono un insieme di fili, la connessione è detta *bus*.

Un **bus** è un insieme di fili e un protocollo rigorosamente definito che specifica l'insieme dei messaggi che si possono inviare attraverso i fili.

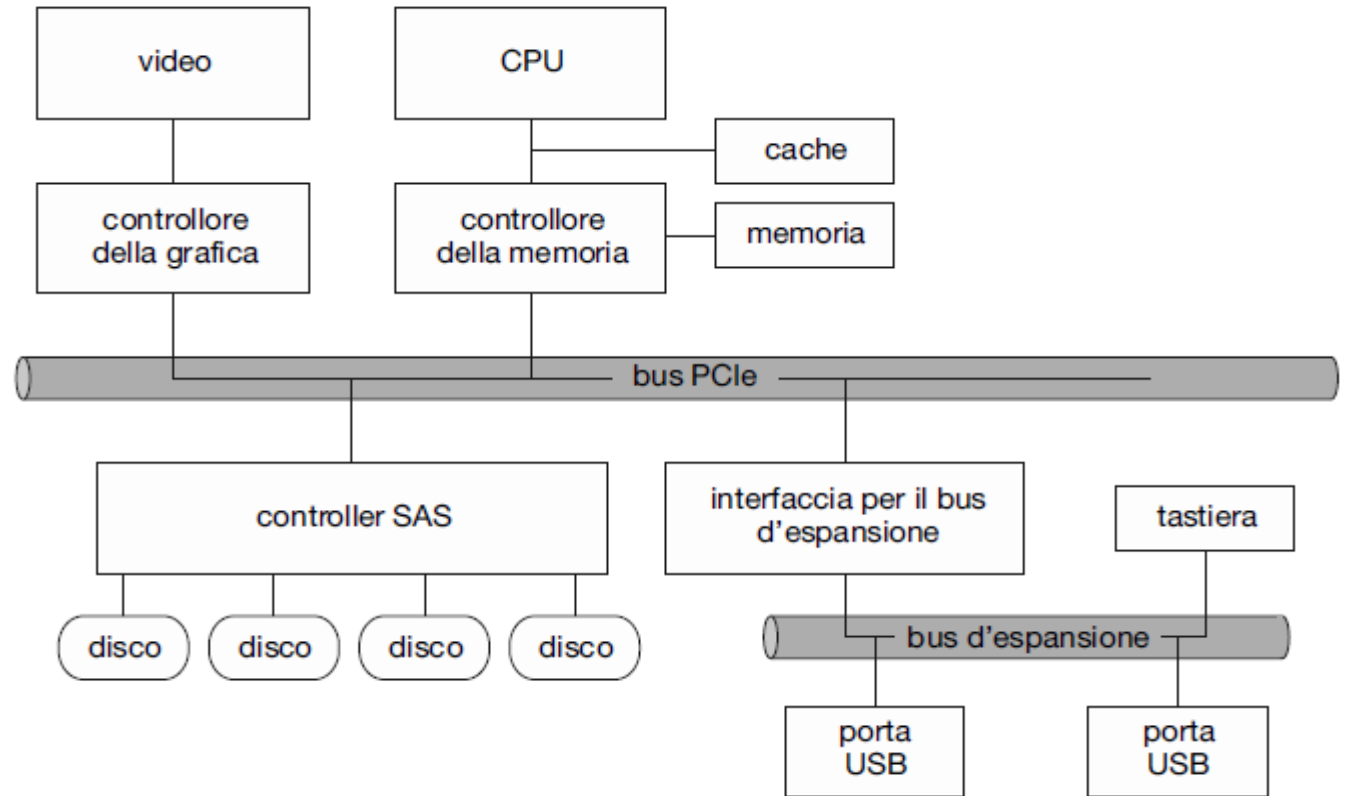


Figura 12.1 Tipica struttura del bus di un PC.

Memory mapped I/O

Il controllore di dispositivo può supportare l'**I/O memory mapped** (*mappato in memoria*).

In passato, i PC usavano spesso istruzioni di I/O per controllare alcuni dispositivi e **I/O memory mapped** per controllarne altri.

indirizzi per I/O (in esadecimale)	dispositivo
000-00F	controllore DMA
020-021	controllore delle interruzioni
040-043	timer
200-20F	controllore dei giochi
2F8-2FF	porta seriale (secondaria)
320-32F	controllore del disco
378-37F	porta parallela
3D0-3DF	controllore della grafica
3F0-3F7	controllore dell'unità a dischetti
3F8-3FF	porta seriale (principale)

Figura 12.2 Indirizzi delle porte dei dispositivi di I/O nei PC (elenco parziale).

Interruzioni

Le **interruzioni** sono usate diffusamente dai sistemi operativi moderni per gestire eventi asincroni e per eseguire procedure in modalità supervisore nel kernel.

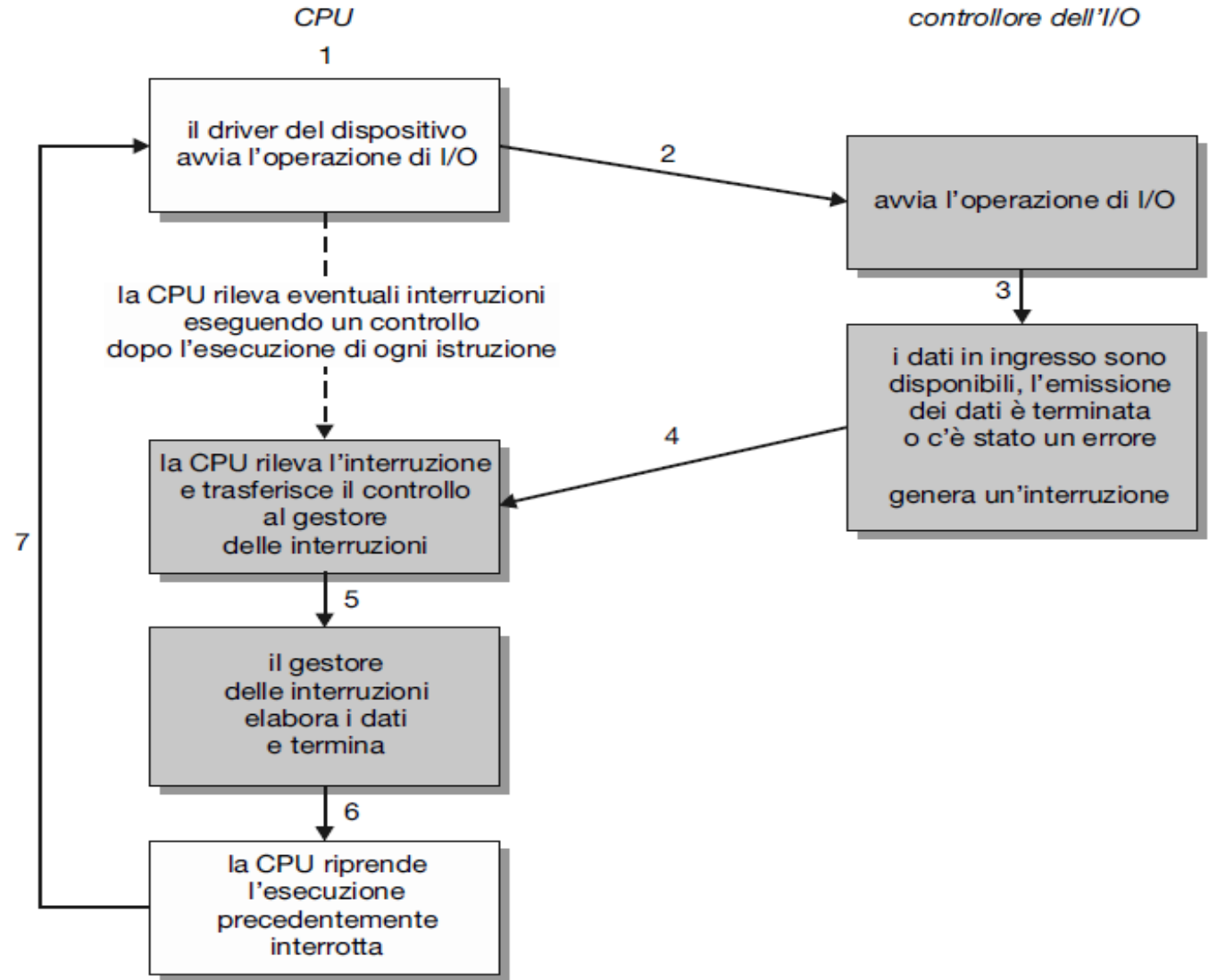


Figura 12.3 Ciclo di I/O basato sulle interruzioni.

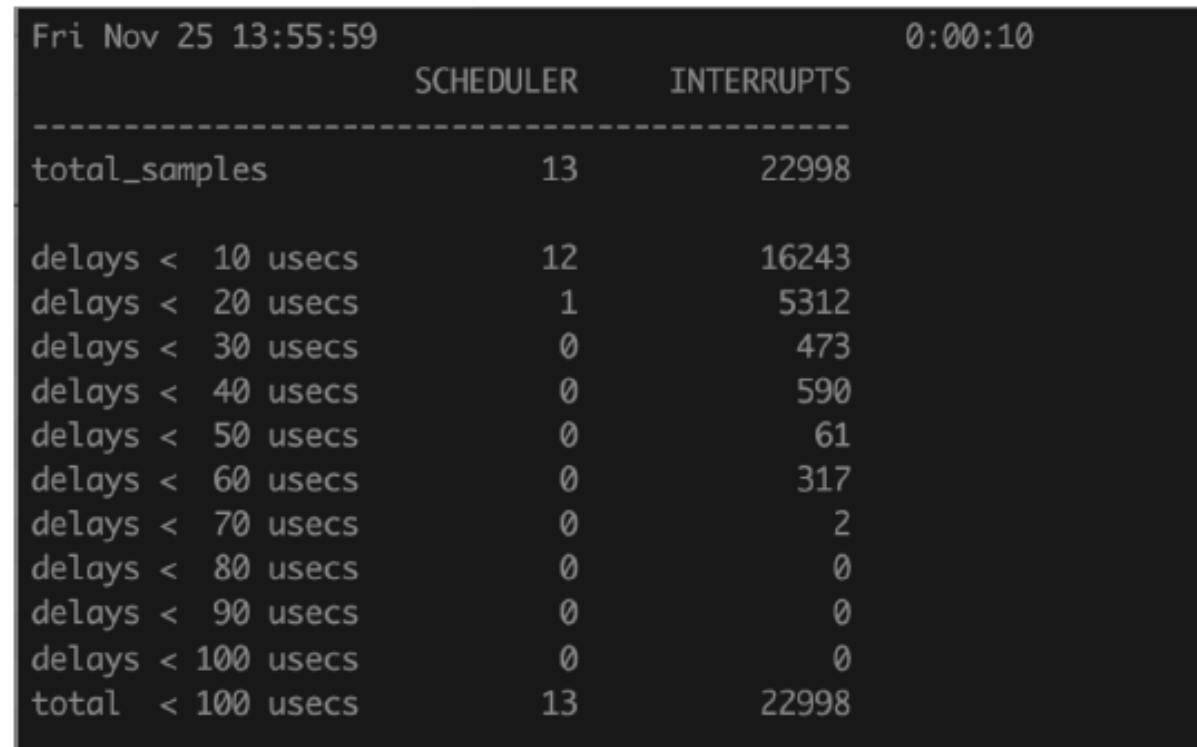
Interruzioni

- Per far sì che i compiti più urgenti siano portati a termine per primi, i calcolatori moderni usano un **sistema di priorità delle interruzioni**.
- I controllori dei dispositivi, i guasti hardware e le chiamate di sistema generano **interruzioni** al fine di innescare l'esecuzione di procedure del kernel.
- Poiché le **interruzioni** sono usate in modo massiccio per affrontare situazioni in cui il tempo è un fattore critico, è necessario avere un'efficiente gestione delle interruzioni per ottenere buone prestazioni del sistema.

Interruzioni

Anche i moderni sistemi monoutente gestiscono **centinaia di interruzioni al secondo** e i server ne gestiscono persino **centinaia di migliaia al secondo**

La schermata mostra l'output del comando **latency** su **macOS**, rivelando che in dieci secondi un computer desktop senza particolari carichi di lavoro ha eseguito quasi **23.000 interrupt**.



```
Fri Nov 25 13:55:59                                0:00:10
                                SCHEDULER      INTERRUPTS
-----
total_samples                    13             22998
delays < 10 usecs                12             16243
delays < 20 usecs                 1              5312
delays < 30 usecs                 0               473
delays < 40 usecs                 0               590
delays < 50 usecs                 0                61
delays < 60 usecs                 0               317
delays < 70 usecs                 0                 2
delays < 80 usecs                 0                 0
delays < 90 usecs                 0                 0
delays < 100 usecs                0                 0
total < 100 usecs                13             22998
```

	SCHEDULER	INTERRUPTS
total_samples	13	22998
delays < 10 usecs	12	16243
delays < 20 usecs	1	5312
delays < 30 usecs	0	473
delays < 40 usecs	0	590
delays < 50 usecs	0	61
delays < 60 usecs	0	317
delays < 70 usecs	0	2
delays < 80 usecs	0	0
delays < 90 usecs	0	0
delays < 100 usecs	0	0
total < 100 usecs	13	22998

Figura 12.4 Il comando **latency** di Mac OS X.

Interruzioni mascherabili e non mascherabili

Gli eventi da **0 a 31**, non mascherabili, si usano per segnalare varie condizioni d'errore; quelli **dal 32 al 255**, mascherabili, si usano, per esempio, per le interruzioni generate dai dispositivi → **livelli di priorità delle interruzioni**

indice del vettore	descrizione
0	divide error
1	debug exception
2	null interrupt
3	breakpoint
4	INTO-detected overflow
5	bound range exception
6	invalid opcode
7	device not available
8	double fault
9	coprocessor segment overrun (reserved)
10	invalid task state segment
11	segment not present
12	stack fault
13	general protection
14	page fault
15	(Intel reserved, do not use)
16	floating-point error
17	alignment check
18	machine check
19-31	(Intel reserved, do not use)
32-255	maskable interrupts

Figura 12.5 Vettore delle interruzioni della CPU Intel Pentium.

Direct memory access (DMA)

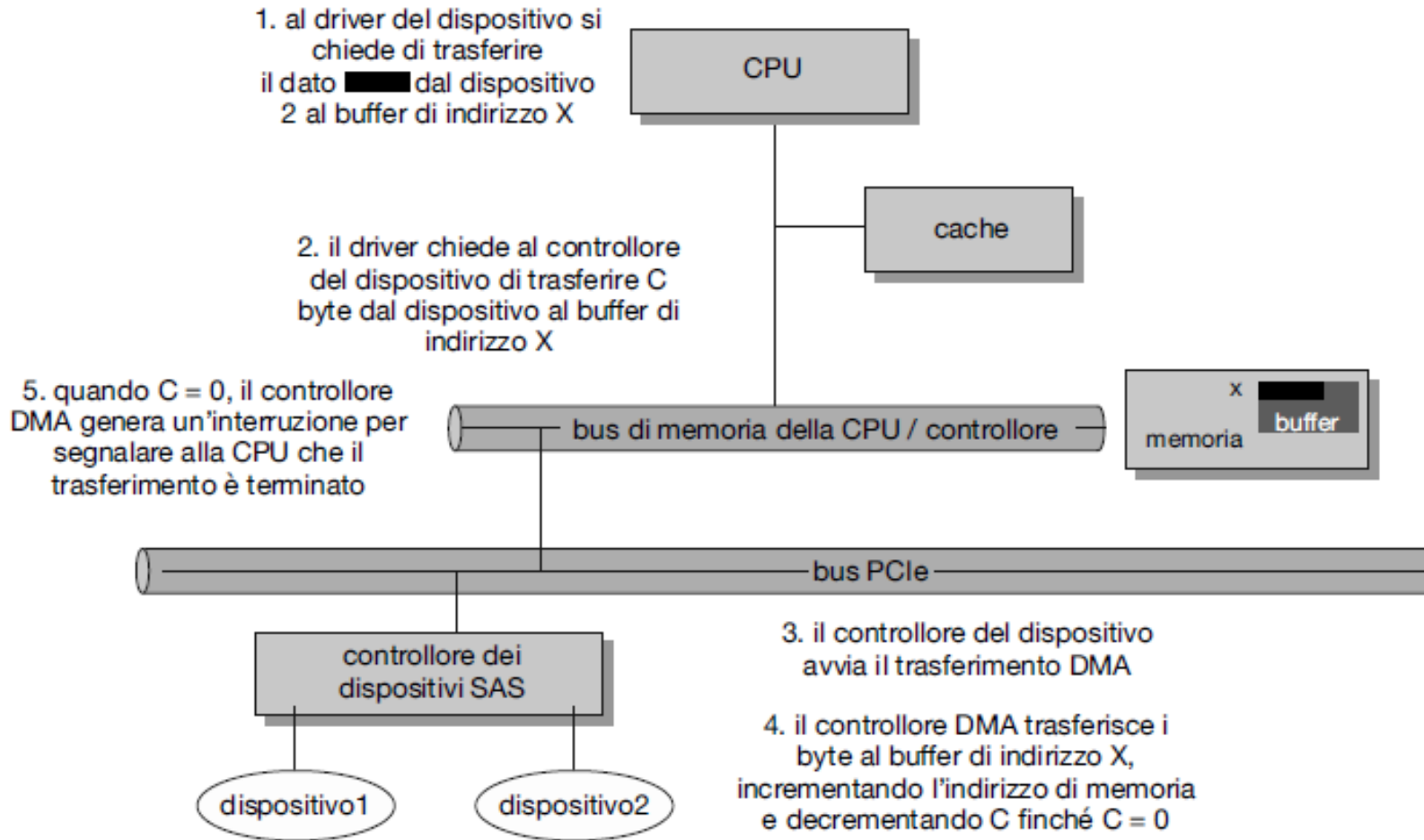


Figura 12.6 Passi di un trasferimento DMA.

Hardware di I/O

bus

controllore

porta di I/O e suoi
registri

procedura di
handshaking tra la
CPU e il controllore
di un dispositivo

esecuzione
dell'handshaking per
mezzo del polling o
delle interruzioni

delega dell'I/O a un
controllore DMA nel
caso di trasferimenti
di grandi quantità di
dati.

Interfaccia di I/O delle applicazioni

La figura a lato
illustra la **divisione in
strati software** di
quelle parti del kernel
che riguardano la
gestione dell'I/O

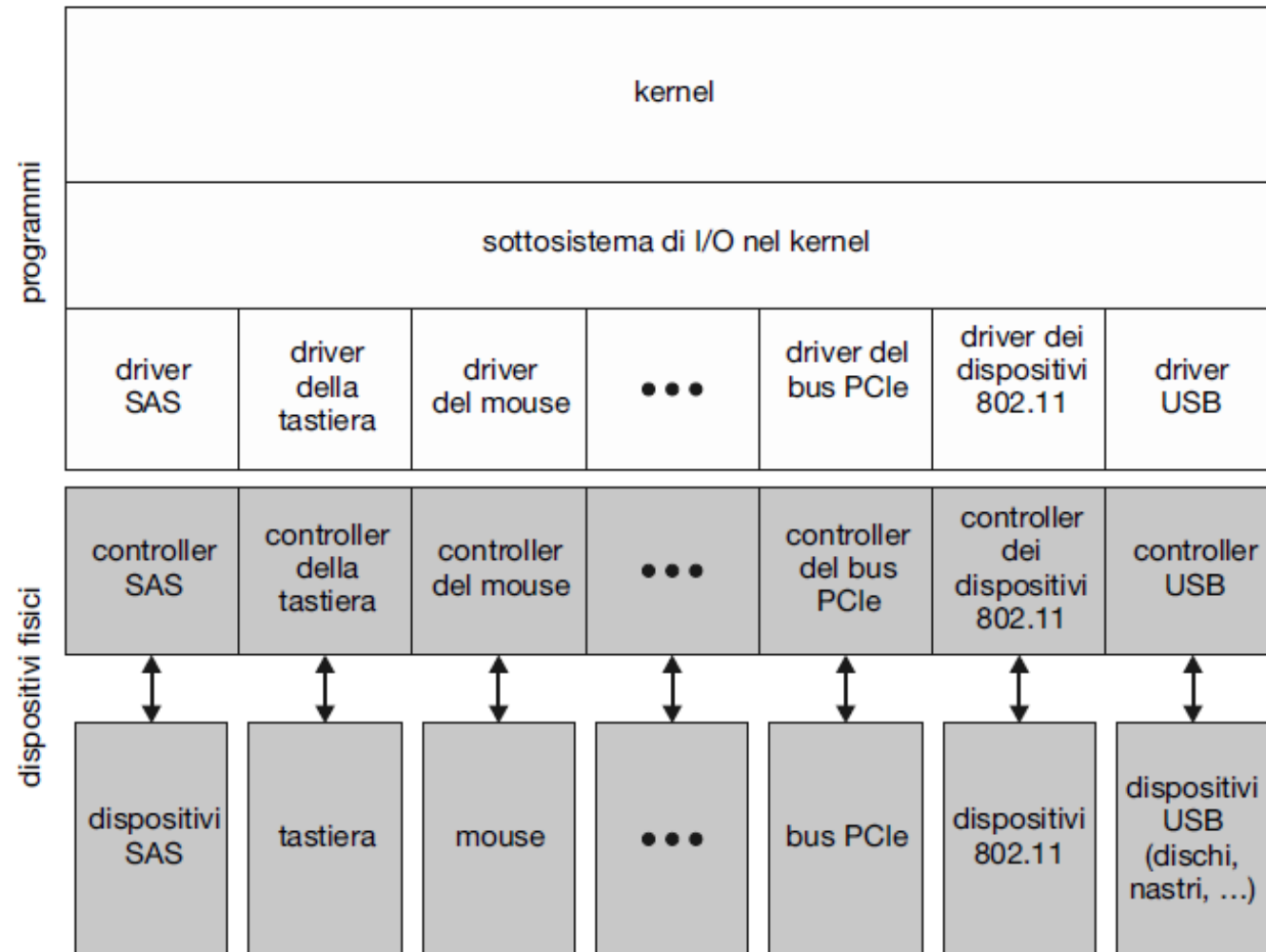


Figura 12.7 Struttura relativa all'I/O nel kernel.

Interfaccia di I/O delle applicazioni

aspetto	variazione	esempio
modalità di trasferimento dei dati	a caratteri a blocchi	terminale unità a disco
modalità d'accesso	sequenziale casuale	modem lettore di CD-ROM
prevedibilità dell'I/O	sincrono asincrono	unità a nastro tastiera
condivisione	dedicato condiviso	unità a nastro tastiera
velocità	latenza tempo di ricerca velocità di trasferimento attesa fra le operazioni	
direzione dell'I/O	solo lettura solo scrittura lettura e scrittura	lettore di CD-ROM controllore della grafica unità a disco

Figura 12.8 Caratteristiche dei dispositivi per l'I/O.

Differenze nei dispositivi di I/O

Trasferimento a
flusso di caratteri
o a blocchi

Sequenziale o
accesso diretto

Dispositivi
sincroni o
asincroni

Condivisibili o
dedicati

Velocità di
funzionamento

Lettura e
scrittura, sola
lettura o sola
scrittura

I/O sincrono/asincrono

Una possibile alternativa alle **chiamate di sistema non bloccanti** è costituita dalle **chiamate di sistema asincrone**. Esse restituiscono immediatamente il controllo al chiamante, senza attendere che l'I/O sia stato completato.

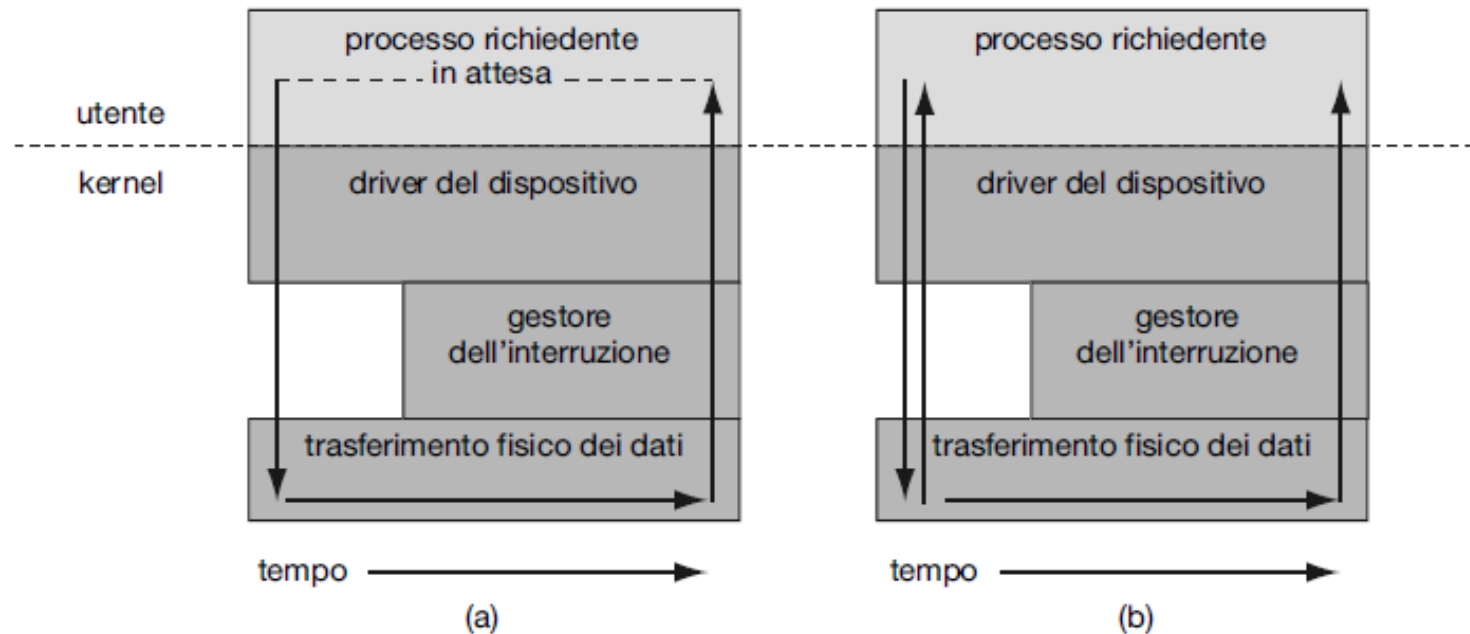


Figura 12.9 Due metodi per l'I/O; (a) sincrono e (b) asincrono.

Sottosistema di I/O del kernel

Il kernel fornisce molti **servizi riguardanti l'I/O**; i seguenti servizi sono offerti dal **sottosistema di I/O del kernel** e sono realizzati a partire dai dispositivi e dai relativi driver.

scheduling

gestione del
buffer

gestione delle
cache

gestione delle
code di spooling

riservazione dei
dispositivi

gestione degli
errori →
protezione
dell'I/O

Tabella dello stato dei dispositivi

Gli elementi della **tabella dello stato dei dispositivi** – uno per ogni dispositivo di I/O – indicano il *tipo*, l'*indirizzo* e lo *stato del dispositivo*: non funzionante, inattivo o occupato.

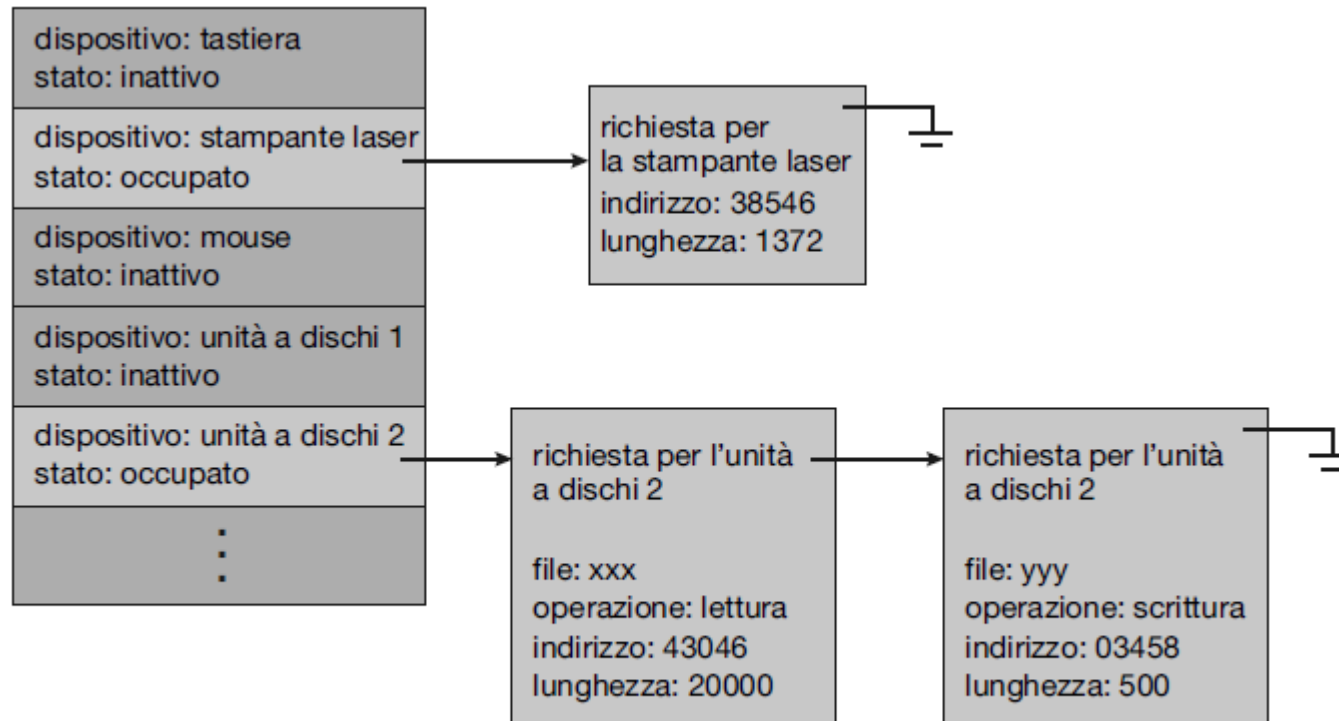


Figura 12.10 Tabella dello stato dei dispositivi.

Velocità dell'interfaccia

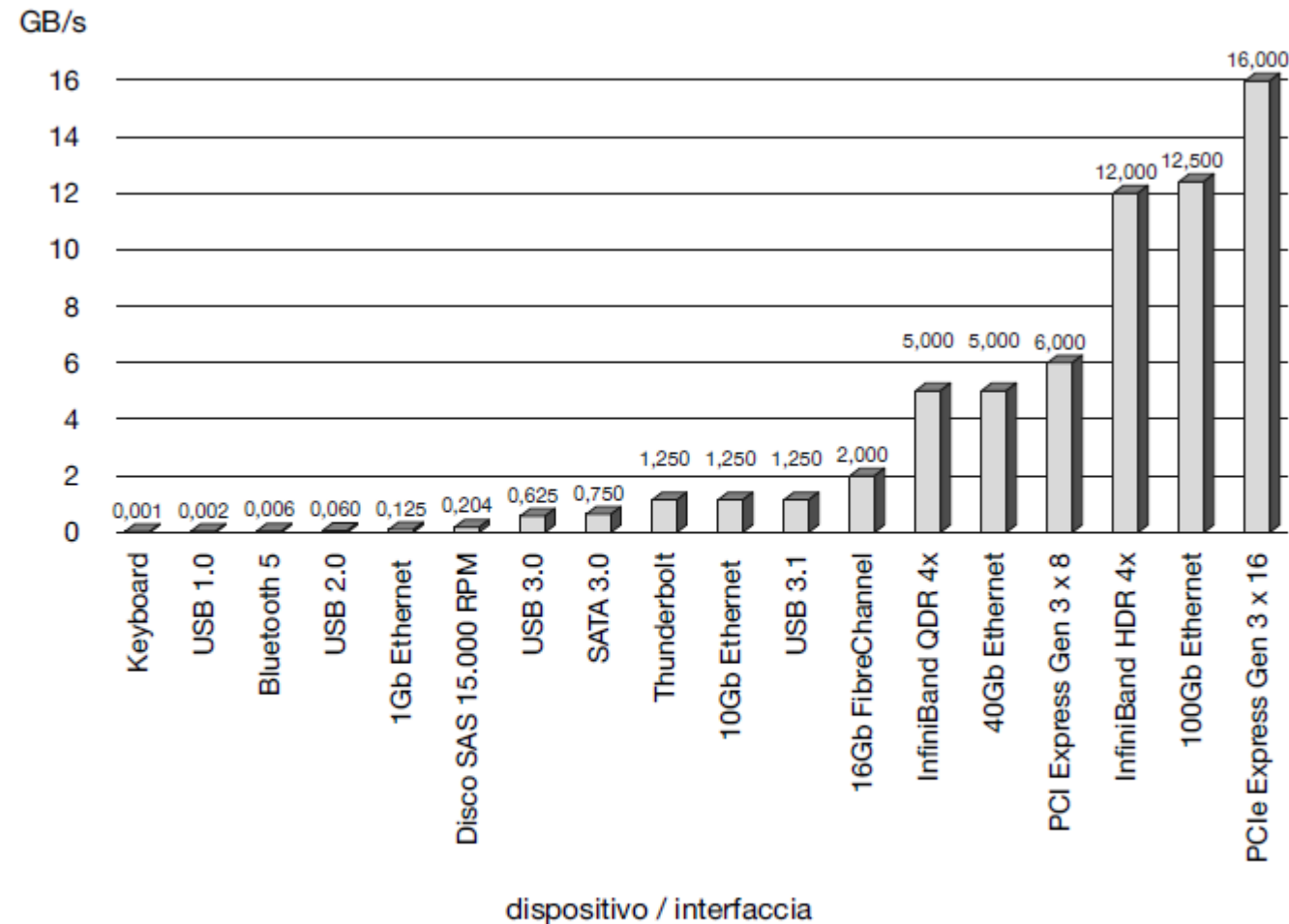


Figura 12.11 Dispositivi di I/O utilizzati in PC e data center e velocità dell'interfaccia.

Protezione dell'I/O

Un programma utente, per eseguire l'I/O, invoca una chiamata di sistema per chiedere al sistema operativo di svolgere una data operazione nel suo interesse

Il sistema, passando alla modalità privilegiata, verifica che la richiesta sia valida e, in tal caso, esegue l'operazione; esso trasferisce quindi il controllo all'utente.

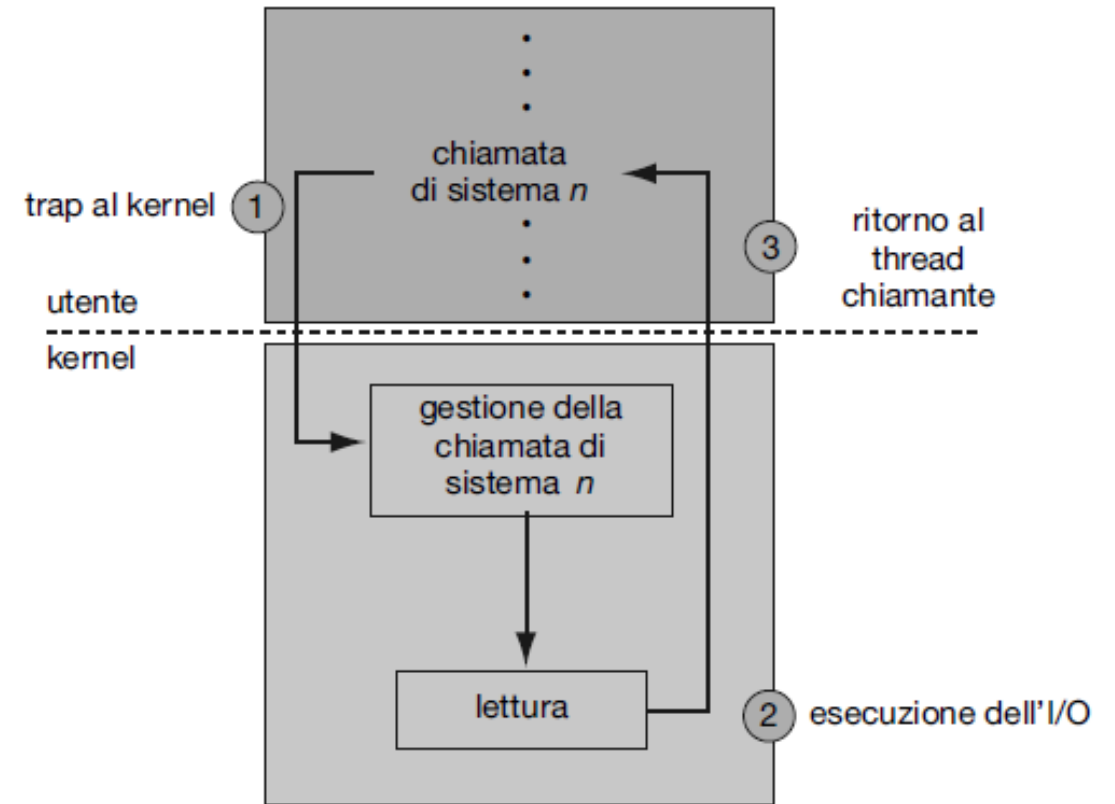


Figura 12.12 Uso delle chiamate di sistema per eseguire I/O.

Strutture dati del kernel

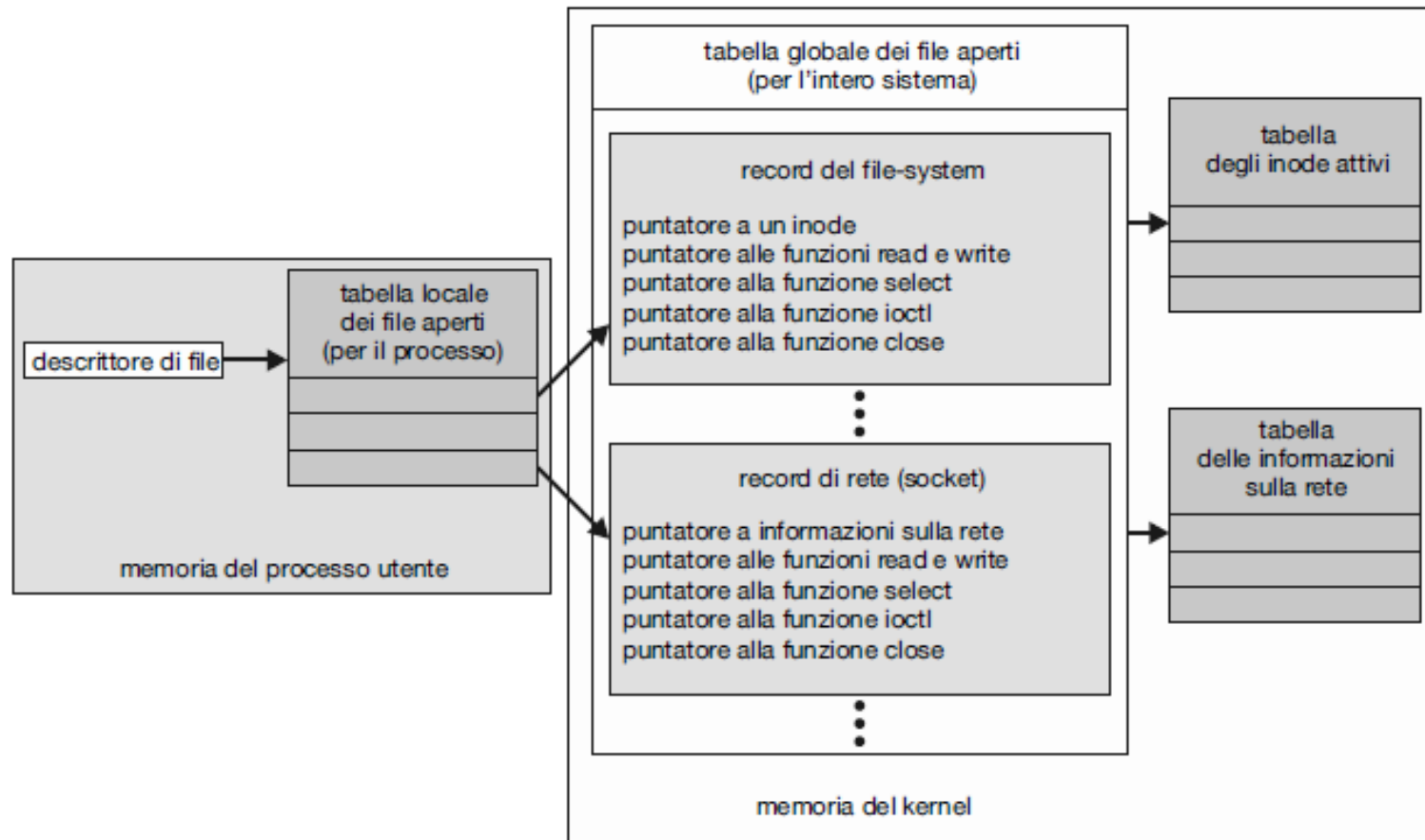


Figura 12.13 Struttura dell'I/O nel kernel di UNIX.

Sottosistema di I/O del kernel

Il sistema per l'I/O coordina un'ampia raccolta di servizi disponibili per le applicazioni e per altre parti del kernel:



Esecuzione di una richiesta di I/O

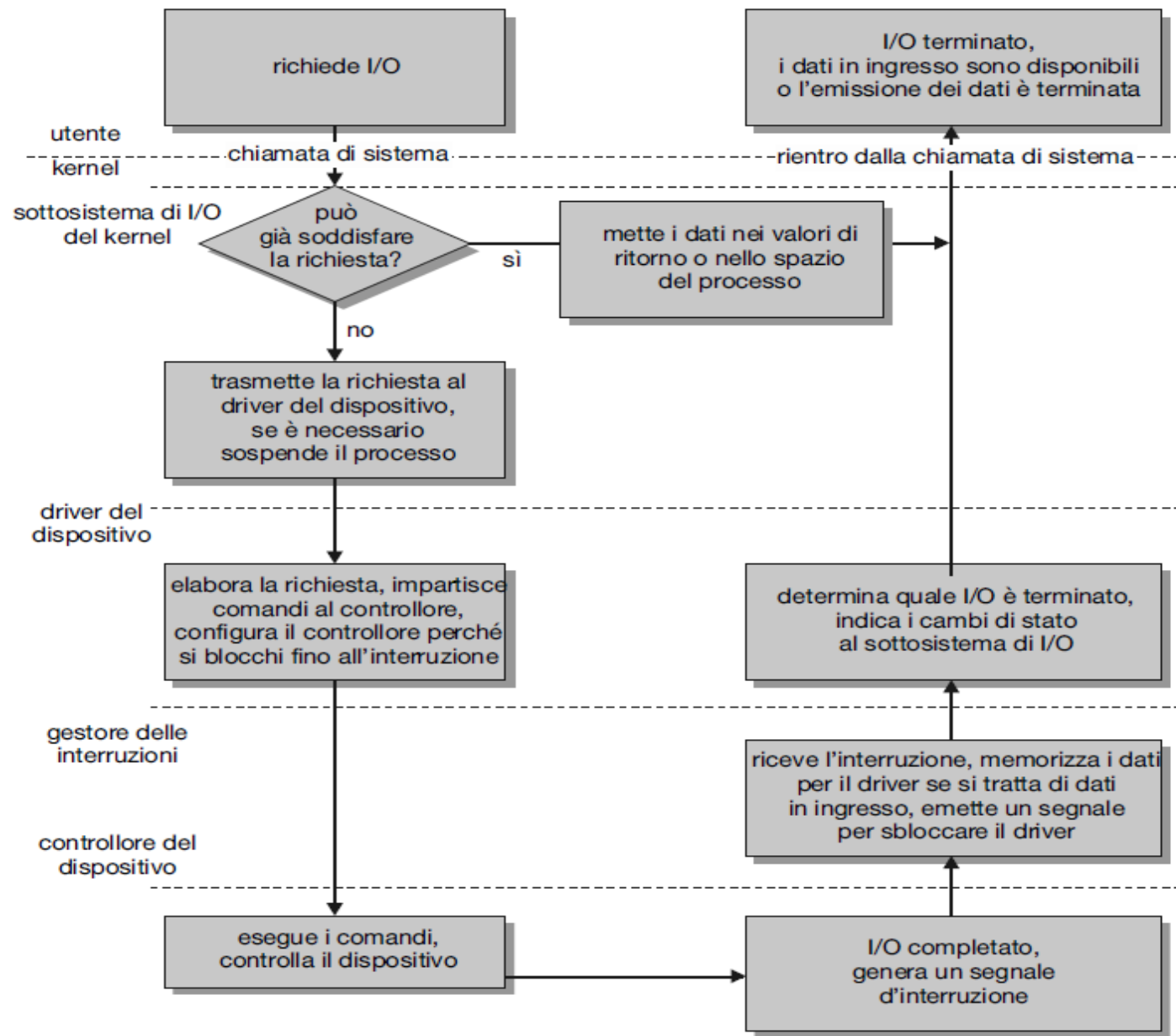


Figura 12.14 Schema d'esecuzione di una richiesta di I/O.

Streams

STREAMS è una realizzazione e una metodologia che permettono di sviluppare in modo modulare e incrementale i driver e i protocolli di rete.

Utilizzando gli *stream*, i driver possono essere organizzati in una catena, attraverso cui passano i dati in maniera sequenziale e bidirezionale per l'elaborazione

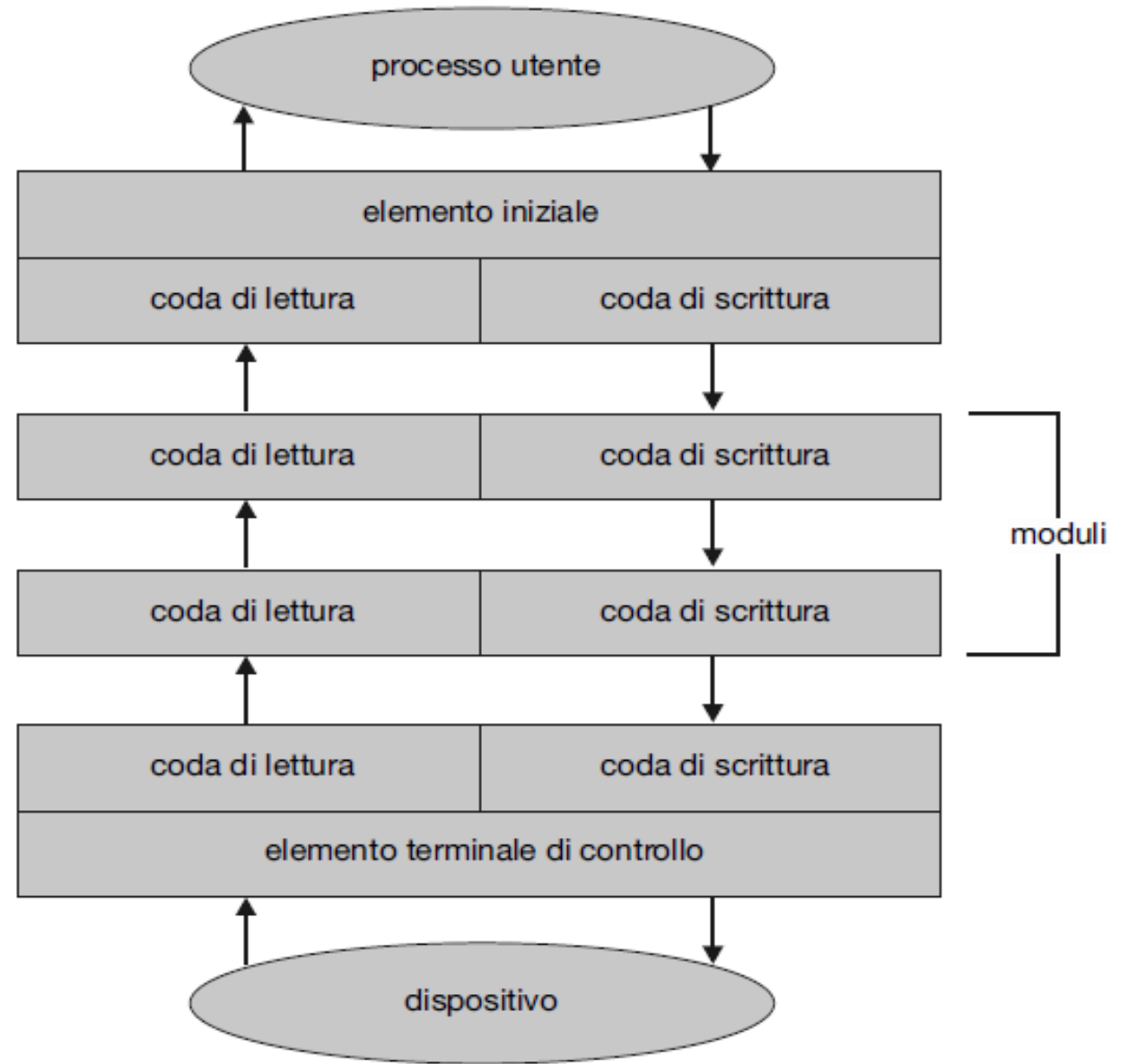


Figura 12.15 Struttura di STREAMS.

Prestazioni

A causa dei molti strati di software presenti fra un dispositivo fisico e l'applicazione, le **chiamate di sistema per l'I/O** sono **onerose** in termini di utilizzazione della CPU.

Anche il **traffico di una rete** può portare a un **alto numero di cambi di contesto**; si consideri, per esempio, il login remoto da un calcolatore a un altro.

Prestazioni

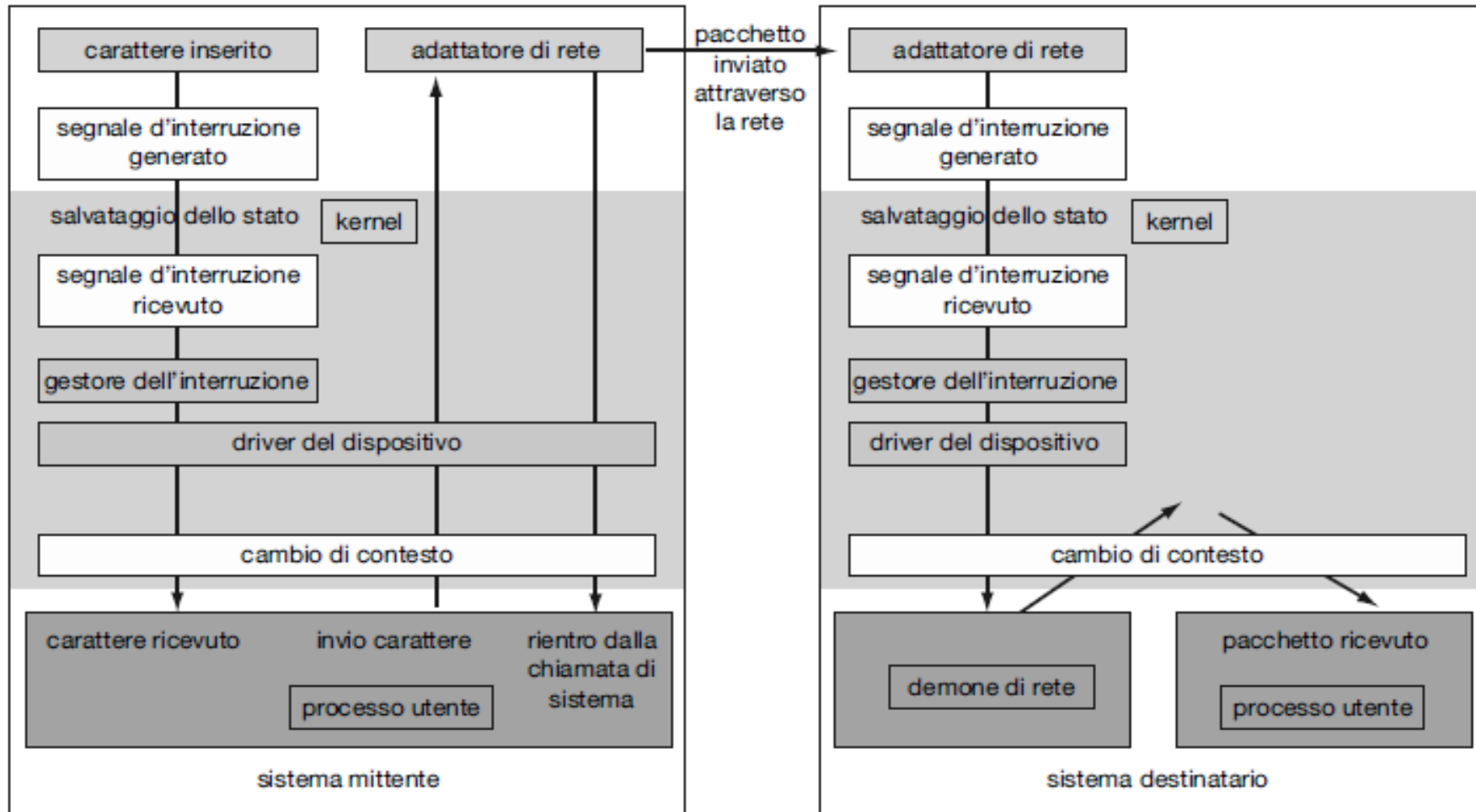


Figura 12.16 Comunicazione tra calcolatori.

Implementazione dei servizi di I/O

Ci si può chiedere se i **servizi di I/O** si debbano implementare nei dispositivi hardware, nei loro driver, o nelle applicazioni. Talvolta si può osservare (Figura 12.17) la seguente successione.

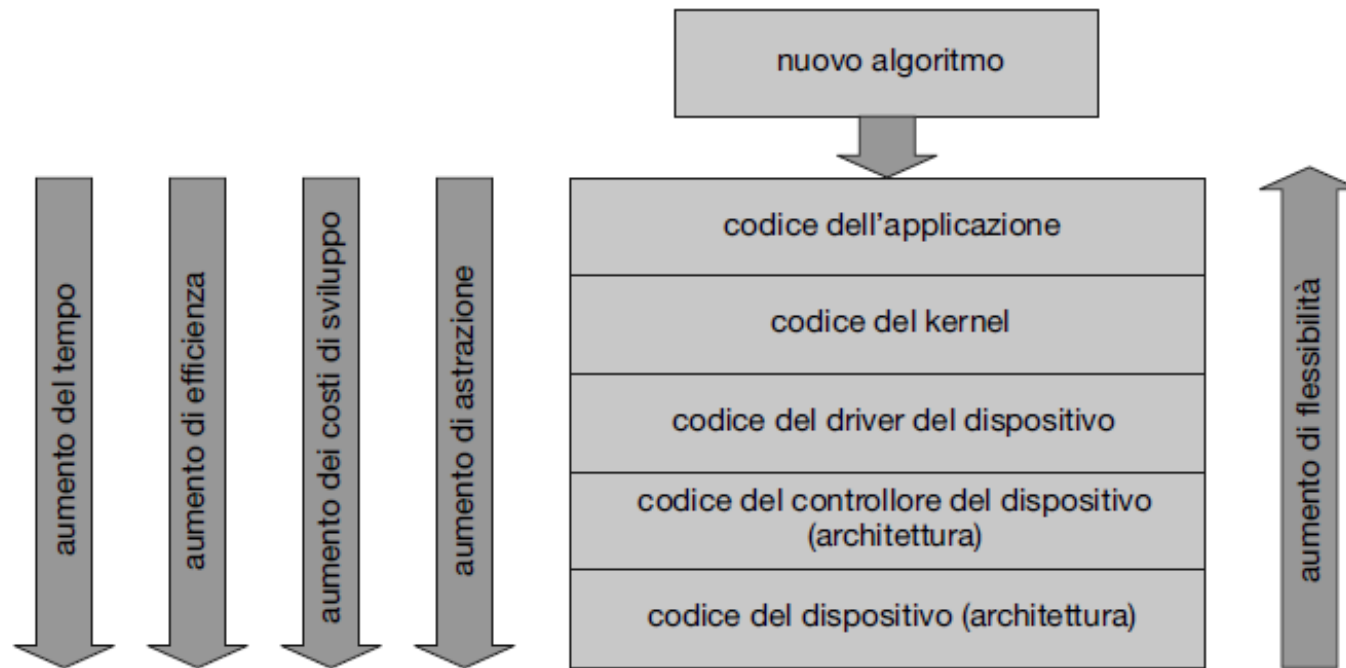


Figura 12.17 Successione delle funzionalità dei servizi di I/O.

Capacità e latenza

La Figura 12.18 mostra CPU e dispositivi di memoria in un grafico dove le due dimensioni rappresentano la capacità e la latenza delle operazioni di I/O. Inoltre, la figura mostra una rappresentazione della latenza di rete, utile per rivelare il tributo aggiuntivo imposto dal networking in termini di prestazioni.

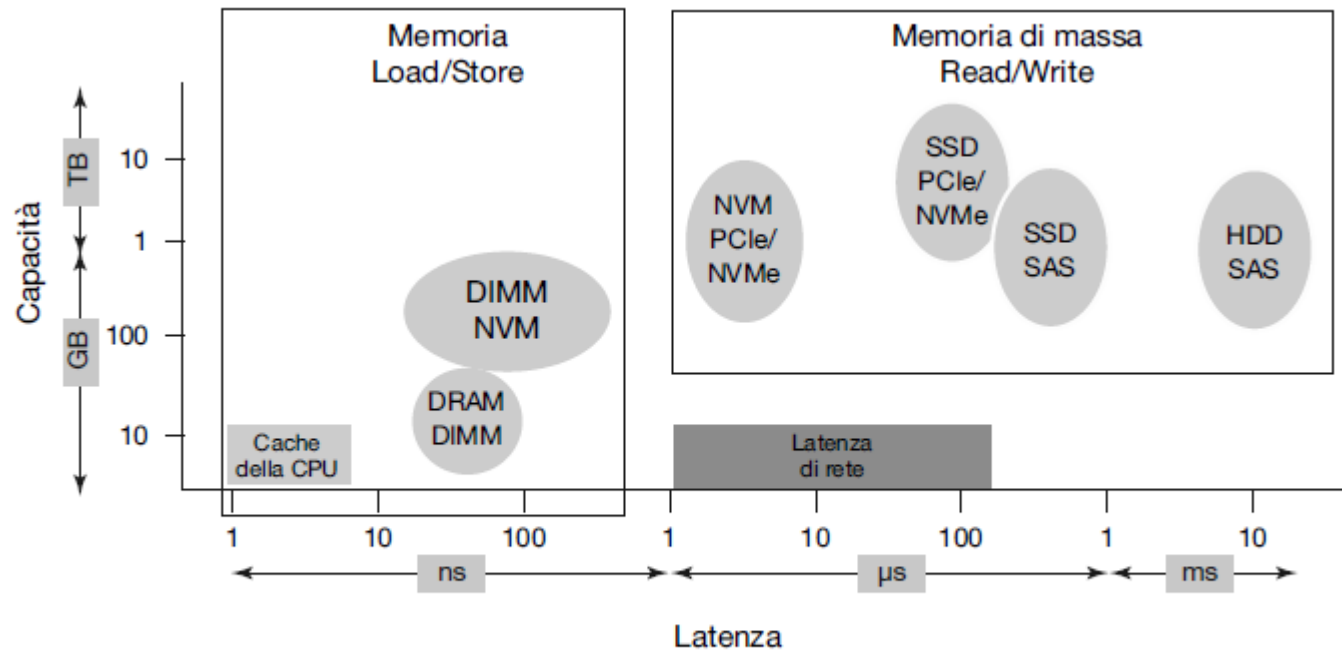


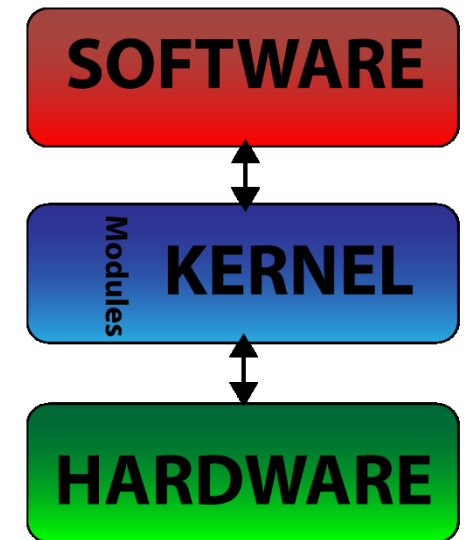
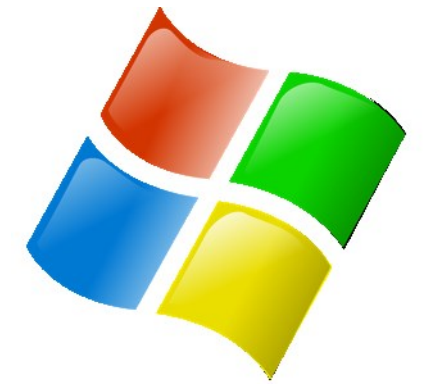
Figura 12.18 Prestazioni di I/O dei dispositivi di memorizzazione (e latenza di rete).



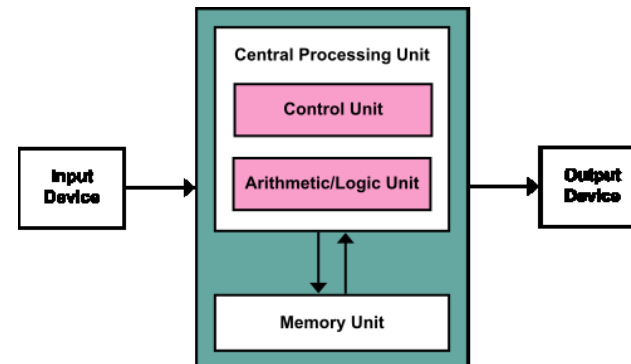
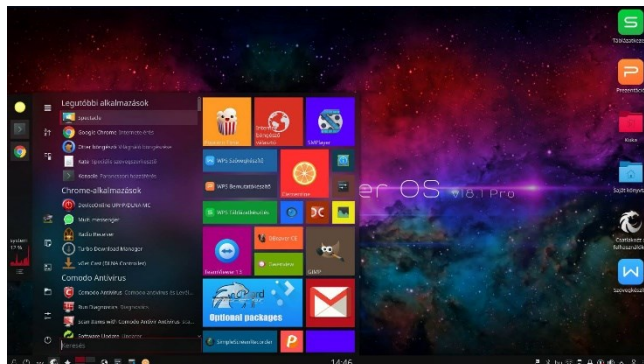
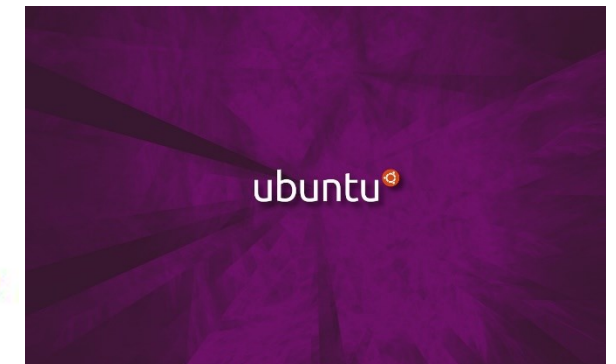
**UNIVERSITÀ DEGLI STUDI
DELLA BASILICATA**

*Corso di Sistemi Operativi
A.A. 2019/20*

Sistemi di I/O



Docente:
**Domenico Daniele
Bloisi**



Dicembre 2019