

POLITECNICO DI TORINO  
ESAMI DI STATO PER L'ABILITAZIONE ALLA PROFESSIONE DI INGEGNERE

II SESSIONE 2006

SEZIONE A – SETTORE DELL'INFORMAZIONE

CLASSE **35/S** – INGEGNERIA INFORMATICA

SECONDA PROVA SCRITTA (di classe)

Giovedì 7 Dicembre 2006

---

Confrontare l'architettura di CPU denominata RISC con quella denominata CISC. In particolare si illustrino e si confrontino:

- il principi di funzionamento generali;
- i vantaggi e gli svantaggi delle diverse architetture dal punto di vista delle prestazioni.

Per ognuna delle architetture analizzate, si indichino:

- alcune specifiche piattaforme basate su tali architetture;
- i principali indici prestazionali di tali piattaforme (ordini di grandezza).

Il candidato infine esponga gli elementi in suo possesso relativamente ad eventuali altre architetture non riconducibili direttamente alle due architetture sopra analizzate.