

UNIVERSIDAD NACIONAL DE SAN ANTONIO ABAD
DEL CUSCO

FACULTAD DE INGENIERÍA ELÉCTRICA, ELECTRÓNICA, INFORMÁTICA Y
MECÁNICA

ESCUELA PROFESIONAL DE INGENIERÍA ELECTRÓNICA



TRABAJO ASIGNADO

“UN ACERCAMIENTO A LOS CONVERTIDORES DC”

Presentado por:

Ruth Juana Espino Puma

Davis Bremdow Salazar Roa

Curso:

Sistemas Electrónicos de Potencia

Profesor:

Christian Deyvi Villares Holguin

12 de diciembre de 2025

Resumen

El estudio de los convertidores de voltaje es de vital importancia dentro área de potencia y control para este tipo de dispositivos, siendo así que mediante el ajuste de un ciclo de trabajo es posible controlar la cantidad de energía eléctrica entregada a la carga, siendo este proceso aunque simple en su descripción pero que consta de un análisis riguroso matemáticamente y con vario pintas aplicaciones dentro de diferentes ramas de la ciencia.

Índice general

Índice de cuadros	V
Lista de Tablas	V
Índice de figuras	VI
Lista de Figuras	VI
1. Introducción	1
2. Convertidor Reductor DC	2
2.1.	2
3. Justificación	3
4. Convertidor elevador	4
4.1. Convertidor elevador con carga R	4
4.1.1. Principio de funcionamiento	4
4.1.2. Análisis del circuito	5
4.2. Convertidor elevador con carga R y fuente E	7
5. Hipótesis	9
5.1. Hipótesis General	9
5.2. Hipótesis Específicas	9

6. Alcances y Limitaciones	10
6.1. Alcances	10
6.2. Limitaciones	10
Bibliografía	11

Índice de cuadros

Índice de figuras

4.1.	Convertidor Elevador - Chopper DC	4
4.2.	Modo 1 - Convertidor elevador	5
4.3.	Modo 2 - Convertidor elevador	5
4.4.	Conversor elevador - Carga RE	7
4.5.	Curvas de corriente en el inductor - carga y descarga	7

1 | Introducción

En la industrial actual elementos de control y aplicaciones específicas requieren de un control preciso de la cantidad de energía eléctrica/potencia es suministrada para llevar a cabo acciones atadas a su fin, es en tal sentido que los convertidores de voltaje DC - DC o comúnmente conocidos como Choppers DC son de vital importancia en áreas como la robótica para el control de actuadores, el sector automotriz para establecer un nivel de voltaje en los autos eléctricos, etc.

Es así que se presentan los diferentes tipos de convertidores DC - DC para expandir su estudio enfatizando el modelo matemático y el comportamiento del mismo para cargas del tipo R y RL-E.

2 | Convertidor Reductor DC

El primer elemento de estudio será el convertidor reductor de voltaje DC con una carga R, ello con la finalidad de comprender el funcionamiento básico de este tipo de convertidor.

Para iniciar el análisis es necesario conocer la topología del convertidor, mostrándose la misma

2.1.

3 | Justificación

4 | Convertidor elevador

Una vez definidos los convertidores reductores, una topología similar a estos se puede apreciar en los choppers DC elevadores que permiten elevar el nivel DC de salida empleando para ello un inductor en la etapa de entrada y que se utiliza para almacenar la energía en forma de campo magnético mediante las variaciones de corriente debido a la inductancia que esta genera por su composición.

4.1. Convertidor elevador con carga R

Para estudiar el comportamiento de este tipo de convertidor es necesario detallar su estructura, viéndose la misma en la figura 4.1 en la cual se muestra una bobina o inductor de entrada un switch, un diodo rectificador y finalmente la carga.

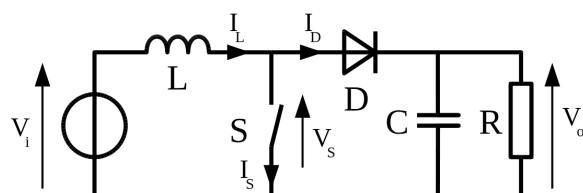


Figura 4.1: Convertidor Elevador - Chopper DC

4.1.1. Principio de funcionamiento

El funcionamiento de este elevador se ejecuta por etapas o pasos considerando como elemento principal para elevar el voltaje la bobina capaz de almacenar energía, elevando así el voltaje de salida; la secuencia de pasos a considerar se detalla a continuación:

1. Cuando el switch se encuentra en funcionamiento el inductor se carga
2. Cuando el interruptor se apaga la energía almacenada es liberada incrementando el nivel de voltaje DC en la salida

4.1.2. Análisis del circuito

Este circuito al contar con 2 etapas de funcionamiento en función al switch o alternador se contará con 2 circuitos diferentes según la conmutación, considerando para el caso 1 cuando la compuerta de cortocircuito un circuito en serie con la fuente de alimentación de entrada y el inductor, mientras que en el caso contrario que el inductor se encuentra en serie con la carga, esto a grandes rasgos se muestra en las figuras 4.2 y 4.3 respectivamente.

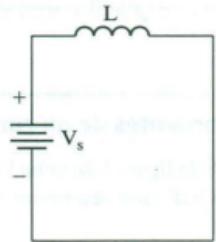


Figura 4.2: Modo 1 - Convertidor elevador

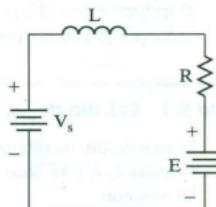


Figura 4.3: Modo 2 - Convertidor elevador

Cabe destacar que en cada caso el interruptor en paralelo a la etapa de salida define cada modo, siendo que para el primer caso genera un corto circuito hacia tierra separando así la carga de la entrada permitiendo almacenar la energía.

Por lo tanto para cada modo es necesario realizar el análisis eléctrico y posteriormente el matemático considerando además los fenómenos físicos que se experimentan en los componentes que lo integran.

Al aplicar la L.T.K en la malla se relaciona el voltaje del inductor con el voltaje de entrada obteniendo así una expresión que relaciona la variación en la corriente respecto al voltaje y el tiempo, recordando así que la inductancia es la oposición frente al flujo de corriente variable.

$$-V_S + V_L = 0 \quad (4.1)$$

$$L \frac{di}{dt} = V_S \quad (4.2)$$

$$L \frac{\Delta I}{\Delta T} = V_S \quad (4.3)$$

$$\Delta I = \frac{V_S * t_1}{L} \quad (4.4)$$

$$(4.5)$$

En el modo 2 cuando el interruptor esta abierto se tiene un circuito en serie polarizando en directa el diodo D_m hacia la carga descargándose en tal instante de tiempo t_2 el inductor elevando el voltaje de salida; Al aplicar L.T.K en circuito de la figura 4.3 se obtienen la relación *considerando un voltaje umbral equivalente a cero en el diodo* que vincula el voltaje de entrada con los diferentes elementos del circuito.

$$V_O - V_L = V_S \quad (4.6)$$

$$V_S + V_L = V_O \quad (4.7)$$

$$V_S + L \frac{\Delta I}{\Delta T} = V_O \quad (4.8)$$

$$\Delta T = t_2 \quad (4.9)$$

En función a la ecuación 4.5 se obtiene un valor el voltaje de salida considerando la variación en la corriente debido a la carga y descarga del inductor, relacionando así los diferentes voltajes.

$$V_O = V_S + L * \frac{V_S * t_1}{Lt_2}$$

$$V_O = V_S + V_S * t_1$$

$$V_O = V_S * \left(1 + \frac{t_1}{t_2}\right)$$

$$t_1 = KT$$

$$t_2 = (1 - K)T$$

$$V_O = V_S \left(1 + \frac{K}{1 - K}\right)$$

$$V_O = \frac{V_S}{1 - K} \quad (4.10)$$

La expresión final para el voltaje de salida definida en 4.10 nos indica una dependencia directa con el ciclo de trabajo del conmutador, por lo tanto a mayor % en el ciclo de trabajo se tendrá un mayor voltaje de salida.

4.2. Convertidor elevador con carga R y fuente E

En comparación al caso anteriormente definido con carga R, en la topología la diferencia se encontrará en la salida agregando una fuente de voltaje DC (E), lo cual agregará más detalles al análisis matemático y físico puesto que ahora se debe considerar un estado inicial en el circuito el cual se desconoce y el cual se puede deducir a partir de los teoremas del valor inicial y final para su análisis.

Un modelo topológico de este tipo se aprecia en la figura 4.4 siendo sus modelos equivalentes los mostrados previamente, sin embargo se puede destacar para este caso el uso de un BJT para la etapa de conmutación.

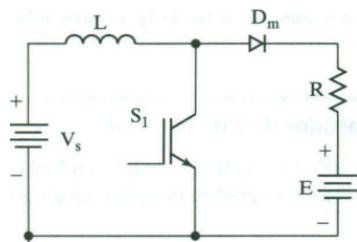


Figura 4.4: Conversor elevador - Carga RE

Para el análisis de corriente el añadir una fuente de voltaje no modifica los fenómenos físicos o compartiendo asociado a este parámetro, por lo tanto las curvas de transferencia no se ven alteradas considerando 2 rectas, una de pendiente positiva durante la carga y otra de pendiente negativa durante la descarga lo cual evidencia de forma gráfica un *cambio en la polaridad en la bobina durante la descarga* implicando al mismo tiempo un cambio en la dirección de la corriente, esto se ve reflejado en la figura 4.5

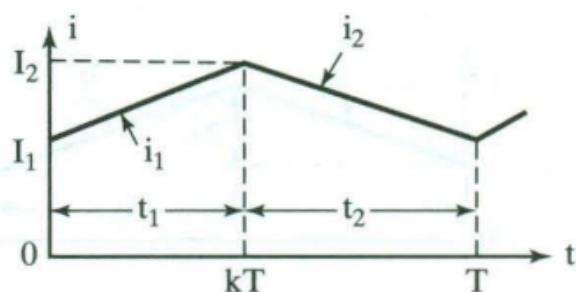


Figura 4.5: Curvas de corriente en el inductor - carga y descarga

Al considerarse nuevamente un circuito conmutado es necesario evaluar 2 casos en el circuito, estando delimitado cada etapa por el ciclo del trabajo de conmutación

cada una equivalente a t_1 y t_2 , siendo así que en entre $0 < t \leq t_1$ se cuenta con el circuito de la figura 4.2, aplicando la L.T.K se relational los voltajes de entrada y el voltaje del inductor, considerando esta vez la ecuación diferencial correspondiente para el inductor.

$$V_S = V_L \quad (4.11)$$

$$V_L = L \frac{di_1(t)}{dt} \quad (4.12)$$

$$di_1(t) = \frac{V_S}{L} dt \quad (4.13)$$

$$\int di_1(t) = \int \frac{V_S}{L} dt \quad (4.14)$$

$$i_1(t) = \frac{V_S}{L} t + A \quad (4.15)$$

5 | Hipótesis

5.1. Hipótesis General

5.2. Hipótesis Específicas

- Primera hipótesis específica
- Segunda hipótesis específica
- Tercera hipótesis específica

6 | Alcances y Limitaciones

6.1. Alcances

- Primer Alcance.
- Segundo Alcance.
- Tercer Alcance.

6.2. Limitaciones

- Primera limitación.
- Segunda limitación.
- Tercera limitación.

Bibliografía