

Taller 1 SoC - Hola Mundo - Mi primer SoC

Daniel Andrés Crovo Pérez
Pontificia Universidad Javeriana
System on Chip

October 12, 2022

1 Introducción

En este documento se muestra el proceso de desarrollo del primer taller de System on Chip (SoC). El cual tiene como propósito general ilustrar el flujo de diseño SoC y familiarizar el uso de las herramientas de diseño *Platform Designer* y *Nios II EDS*.

El proceso de implementación y desarrollo del taller se realizó siguiendo exactamente las instrucciones presentadas en el taller, se desarrolló un sistema simple que enciende y apaga dos LEDs cuya frecuencia de conmutación está controlada por la posición de 10 interruptores y fue implementado en la tarjeta DE1-SoC y desarrollado en Quartus Prime Lite 21.1.

2 Requerimientos de Diseño

- jhsdfjshjd dsdsds