

**Diego Caldas Salengue**  
Curriculum Vitae

Novembro/2024

# Diego Caldas Salengue

Curriculum Vitae

## Identificação

**Nome** Diego Caldas Salengue  
**Nascimento** 05/03/1976 - Pelotas/RS - Brasil  
**Lattes ID**   
4481502495301734

**Nome em citações bibliográficas** SALENGUE, D. C.

## Formação acadêmica/titulação

**2002 - 2004** Mestrado em Engenharia Elétrica.  
Universidade Federal de Santa Maria, UFSM, Santa Maria, Brasil  
Título: Controle digital de um marcapasso, Ano de obtenção: 2004  
Orientador: João Baptista Martins  
Bolsista do(a): Coordenação de Aperfeiçoamento de Pessoal de Nível Superior, CAPES, Brasil.  
Palavras-chave: Microeletrônica.  
Grande área: Engenharias / Área: Engenharia Elétrica

**1998 - 2001** Graduação em Ciência da Computação.  
Universidade Federal de Pelotas, UFPEL, Pelotas, Brasil  
Título: Controle e Automação via Internet  
Orientador: Delmar Broglio Carvalho

**1991 - 1995** Ensino Profissional de nível técnico em Eletrônica.  
Escola Técnica Federal de Pelotas, ETFPEL, Brasil

## Formação complementar

**2011 - 2011** Curso de curta duração em Safety Critical Design and Programing ... ARM R4F. (Carga horária: 40h).  
Texas Instruments, TI, Dallas, Estados Unidos

**2004 - 2004** Dsp Blackfin. . (Carga horária: 40h).  
Alphatech, ALPHATEC, Brasil

**2004 - 2004** Curso de curta duração em DSP Blackfin. (Carga horária: 20h).  
Alphatech, ALPHATEC, Brasil

**2004 - 2004** Curso de curta duração em Compatibilidade Eletromagnética. (Carga horária: 14h).  
EMC Tecnologia LTDA., EMC, Brasil

**2004 - 2004** Extensão universitária em Microprocessadores Intel Mcs 51. (Carga horária: 20h).  
Universidade Católica de Pelotas, UCPEL, Pelotas, Brasil

**2003 - 2003** Extensão universitária em Oficina de Microfabricação. (Carga horária: 80h).  
Universidade Estadual de Campinas, UNICAMP, Campinas, Brasil  
Bolsista do(a): Coordenação de Aperfeiçoamento de Pessoal de Nível Superior, CAPES, Brasil.

<b>2002 - 2002</b>	Curso de curta duração em Gestão Empresarial. (Carga horária: 40h). Universidade Federal de Santa Maria, UFSM, Santa Maria, Brasil
<b>2001 - 2001</b>	Curso de curta duração em Sistemas Ópticos utilizando fibras óticas. (Carga horária: 20h). Universidade Federal de Pelotas, UFPEL, Pelotas, Brasil
<b>1999 - 1999</b>	Curso de curta duração em Desenvolvimento de Aplicações Web utilizando Java. (Carga horária: 4h). Universidade Federal de Pelotas, UFPEL, Pelotas, Brasil
<b>1999 - 1999</b>	Curso de curta duração em Montagem e Manutenção de hardware. (Carga horária: 8h). Universidade Federal de Pelotas, UFPEL, Pelotas, Brasil
<b>1999 - 1999</b>	Curso de curta duração em Curso de Linux. (Carga horária: 8h). Universidade Federal de Pelotas, UFPEL, Pelotas, Brasil
<b>1997 - 1997</b>	Curso de curta duração em Curso de Sistemas de Microprocessadores. (Carga horária: 40h). Escola Técnica Federal de Pelotas, ETFPEL, Brasil, Ano de obtenção: 1997
<b>1996 - 1996</b>	Curso de curta duração em Curso de PDV Unisys. (Carga horária: 8h). Unisys Brasil S A, UNISYS*, Brasil
<b>1987 - 1988</b>	Curso de curta duração em Programador Cobol. (Carga horária: 200h). Datacontrol, DATACONTROL, Brasil, Ano de obtenção: 1988

---

## Atuação profissional

### . Lifemed - LIFEMED

<b>2010 - 2024</b>	Vínculo: Colaborador , Enquadramento funcional: Projetista de Firmware e Software , Carga horária: 44, Regime: LifemedDedicação exclusiva
<b>2006 - 2010</b>	Vínculo: Funcionário , Enquadramento funcional: Engenheiro de Pesquisa e Desenvolvimento , Carga horária: 44, Regime: Lifemed Integral

---

#### Atividades

**09/2006 - 08/2024** Pesquisa e Desenvolvimento, Departamento de P&D

*Linhas de pesquisa:  
Bombas de infusão*

### . Fundação Urbano Thiesen - UNISINOS

<b>2005 - 2005</b>	Vínculo: Temporário , Enquadramento funcional: Projetista em VHDL , Carga horária: 40, Regime: Fundação Urbano Thiesen Integral
Outras informações: Contrato temporário de 3 meses para desenvolvimento em VHDL no projeto da camada de transporte da TV digital.	

### . Universidade Católica de Pelotas - UCPEL

<b>2004 - 2006</b>	Vínculo: Colaborador , Enquadramento funcional: Técnico de nível superior , Carga horária: 40, Regime: Universidade Católica de PelotasDedicação exclusiva
--------------------	--

---

#### Atividades

**05/2006 - 05/2006** Treinamento, Centro de Ciências Exatas Tecnologia e Informática, Departamento de Engenharia Eletrica e Eletronica

*Especificação:  
Projetando com Processador Digital de Sinais Blackfin*

**11/2005 - 12/2005** Aperfeiçoamento

*Especificação:  
Programação C++*

**07/2004 - 09/2006** Pesquisa e Desenvolvimento, Centro de Ciências Exatas Tecnologia e Informática, Departamento de Engenharia Eletrica e Eletronica

*Linhas de pesquisa:  
Engenharia Biomédica , Variabilidade Cardíaca*

#### Universidade Federal de Santa Maria - UFSM

**2002 - 2004** Vínculo: Bolsista de mestrado , Enquadramento funcional: Pesquisador, Regime: Universidade Federal de Santa MariaDedicação exclusiva

---

#### Atividades

**03/2002 - 04/2004** Pesquisa e Desenvolvimento, Conselho de Ensino, Pesquisa e Extensão, PPGE

*Linhas de pesquisa:  
Biomedicina , Microeletronica*

#### Universidade Federal de Pelotas - UFPEL

**2001 - 2001** Vínculo: Outro , Enquadramento funcional: Monitoria da disciplina de Introdução a Ciênc , Carga horária: 20, Regime: Universidade Federal de Pelotas Parcial

---

#### Atividades

**05/2001 - 12/2001** Extensão Universitária, Instituto de Física e Matemática, Departamento de Matemática Estatística e Informática

*Especificação:  
Monitor da disciplina de Introdução à Ciência da Computação*

#### Cibernetica Soluções Em Redes - CIBERNETICA

**1997 - 1998** Vínculo: Outro , Enquadramento funcional: Técnico em eletrônica , Carga horária: 0, Regime: Cibernetica Soluções Em Redes Parcial

*Outras informações:*

Empresa terceirizada pela UNISYS para fazer serviço de atualização de software no Unibanco. O trabalho ocorreu no segundo semestre de 1997 nos fins de semana em agências do Unibanco do Rio Grande do Sul e de Santa Catarina.

---

## Atividades

**07/1997 - 01/1998** Serviço Técnico Especializado, Cibernética Soluções Em Redes, Departamento Técnico

*Especificação:  
Atualização de software em agências do Unibanco*

## Unisys Brasil S A - UNISYS\*

**1996 - 1997** Vínculo: Outro , Enquadramento funcional: Técnico em eletrônica , Carga horária: 44, Regime: Unisys Brasil S A Integral

---

## Atividades

**01/1996 - 07/1997** Serviço Técnico Especializado, Dt, Dt

*Especificação:  
Representante de serviços técnicos*

**01/1996 - 04/1996** Estágio, Dt

*Estágio:  
Estágio para conclusão do curso de técnico em eletrônica da ETFPEL*

---

## Linhas de pesquisa

1. Biomedicina
2. Microeletrônica
3. Engenharia Biomédica
4. Variabilidade Cardíaca
5. Bombas de infusão

## Produção

---

### Produção bibliográfica

#### Trabalhos publicados em anais de eventos (completo)

1. GEBERT, R. S. P.; TAVARES, Mauricio Campelo; **SALENGUE, D. C.**; Barbosa, Vicente. ECG Monitor with Heart Rate Variability and Temperature for Use in Anesthesiology: FrontEnd Based on DSP In: CLAIB 2007, 2007, Margarita Island, Venezuela. **CLAIB 2007**2007,

2. **SALENGUE, D. C.**; TAVARES, Mauricio Campelo; GEBERT, R. S. P.; RICHTER, Carlos Mendes; Barbosa, Vicente. ECG Monitor with Heart Rate Variability and Temperature for Use in Anesthesiology: Hardware and Software Architecture In: CLAIB 2007, 2007, Margarita Island, Venezuela. **CLAIB 2007**2007,
3. **SALENGUE, D. C.**; TAVARES, Mauricio Campelo; RICHTER, Carlos Mendes. Monitor de Variabilidade Cardíaca para Anestesiologia: Plataforma de Hardware In: CBEB 2006, 2006, São Paulo. **Congresso**2006,
4. MARTINS, J. B.; PRIOR, C. A.; Andre Luiz Aita; **SALENGUE, D. C.**. SISTEMA DE MARCA-PASSO CARDÍACO COM MONITORAMENTO E CONTROLE BLUETOOTH In: XX Congresso Brasileiro de Engenharia Biomédica, 2006, São Pedro. **CBEB 2006**2006, p.1356 - 1359
5. **SALENGUE, D. C.**; MARTINS, João Baptista dos Santos; Leonardo Londero de Oliveira. Fluxo de Projeto Completo para Síntese Automática de Circuitos Integrados no Ambiente Mentor Graphics In: X Iberchip, 2004, Cartagena - Colombia. **Proceedings - X Iberchip**2004,
6. **SALENGUE, D. C.**; PRIOR, C. A.; MARTINS, J. B.. IMPLEMENTAÇÃO DE UMA ARQUITETURA PARA UM DIVISOR COMBINACIONAL DE 16 BITS EM COMPLEMENTO DE 2 In: X iberchip, 2004, Cartagena - Colombia. **Proceedings X iberchip**2004,
7. **SALENGUE, D. C.**; PRIOR, C. A.; MARTINS, João Baptista dos Santos. FPGA Implementation of a VVI Temporary Pacemaker Digital Control In: 18° South Symposium on Microelectronics- SIM 2003, 2003, Novo Hamburgo - RS. **Proceedings / 18. South Symposium on Microelectronics**Novo Hamburgo: Editora Feevale, 2003, p.41 - 46
8. **SALENGUE, D. C.**. FPGA Implementation of a VVI Temporary Pacemaker Digital Control In: VLSI SoC 2003, 2003, Darmstad. 2003,
9. **SALENGUE, D. C.**. Descrição VHDL de um marca-passos pós cirúrgico In: CRICTE, 2002, Passo Fundo - RS. **Anais Cricte 2002**2002,
10. **SALENGUE, D. C.**; PRIOR, C. A.; MARTINS, J. B.. Microwind2: a CAD tool for VLSI circuit design In: SIM 2002, 2002, Gramado. **Proceedings 17° Simposio Sul de Microeletrônica**Porto Alegre - RS: Universidade Federal do Rio Grande do Sul, 2002, p.107 - 110
11. **SALENGUE, D. C.**; PRIOR, C. A.; Cesar R. Rodrigues; MARTINS, J. B.. MÓDULO INTEGRADO DE CONTROLE DE UM MARCAPASSO CARDÍACO DE DEMANDA EXTERNO In: IX Iberchip, 2003, Havana. **Proceedings IX Iberchip**Havana: Iberchip, 2002,

## **Produção técnica**

### **Programa de computador sem registro**

1. **SALENGUE, D. C.**Acesso a porta paralela do pc via internet, 2002

## **Produtos tecnológicos**

1. **SALENGUE, D. C.**Circuito Integrado para Controle Digital de Marcapasso Temporário, 2004

## **Demais produções técnicas**

1. **SALENGUE, D. C.**. Desenvolvimento de Sistemas Digitais com ADSP-BF533 Blackfin, 2007. (Outro, Curso de curta duração ministrado)

