



UNIVERSIDADE ESTADUAL DE CAMPINAS

FACULDADE DE ENGENHARIA MECÂNICA

---

## ES664 - Laboratório de Eletrônica para Automação Industrial

### Relatório - Experimento 3 Conversores DC-DC

---

*Nome:*

Daniel Dello Russo Oliveira  
Marcelli Tiemi Kian

*RA*

101918  
117892

21 de outubro de 2016

## 1 Objetivos

Esse experimento tem como objetivo o estudo de um conversor DC-DC de topologia reversível (buck/boost) e o efeito do duty-cycle na sua tensão de saída.

## 2 Conversor Buck

Conectamos o kit didático para trabalhar em modo step-down conforme detalhado na figura 1.

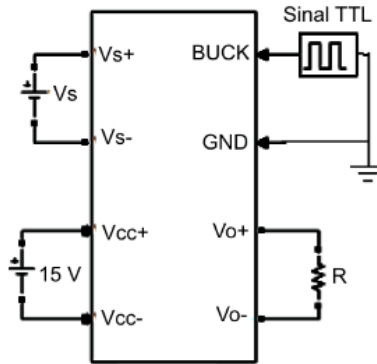


Figura 1: Conexões do chopper reversível em modo step-down [PAIVA & MASTERALI, 2013]

Com  $V_s = 12V$  e o sinal *TTL* um trem de pulsos de 0 a 5V DC com frequência de  $3kHz$  e duty-cycle de 50%.

Medimos então a curva de corrente no indutor através do sensor ACS756 que pode ser visualizada na figura 2

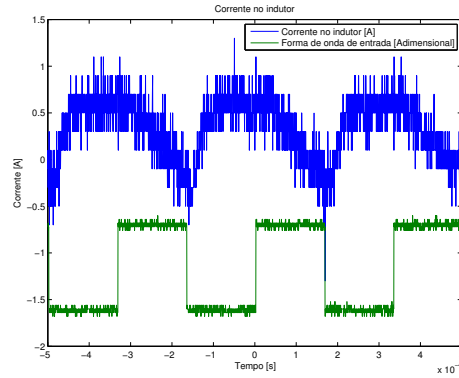


Figura 2: Curvas de corrente no indutor para conversor buck

Como podemos ver estamos operando em modo de condução descontínua (a corrente no indutor chega a 0). O valor médio assumido pela corrente no indutor foi de aproximadamente  $0.25A$

Medimos também a tensão de saída do conversor, apresentada na figura 3

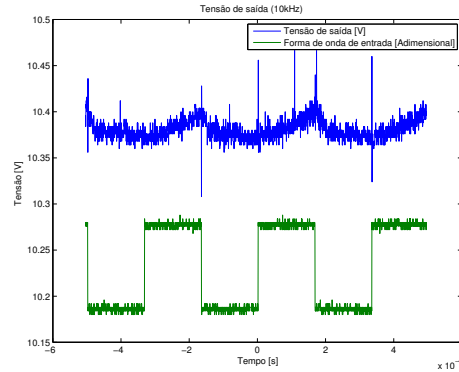


Figura 3: Tensão de saída conversor buck (3 kHz)

O valor médio da tensão de saída foi de  $10.3V$ . Armados desses dados, do conhecimento de que o conversor estava trabalhando em modo de condução descontínua e da equação 1 encontramos o valor da indutância de nosso kit didático:  $L \approx 990.3mH$

Variamos o duty-cycle do sinal de controle entre 10 e 70% e medimos a tensão média sobre a carga. Encontramos uma curva que se aproxima desse sinal e que possui a mesma forma da equação 1 (equação 2) e calculamos os valores teóricos que essa tensão deveria assumir (supondo modo de condução

$$\overline{V_R} = V_s \frac{D^2}{D^2 + 2 \frac{LI}{V_s}} \quad (1)$$

Equação da tensão de saída para conversor buck em modo de condução descontínua

$$V_R = 11.36 \frac{D^2}{D^2 + 0.02055} \quad (2)$$

Curva que aproxima a tensão medida de saída em função do duty-cycle

descontínua e que a corrente média no indutor se manteve aproximadamente 0.25A). Os resultados podem ser visualizados na figura 4.

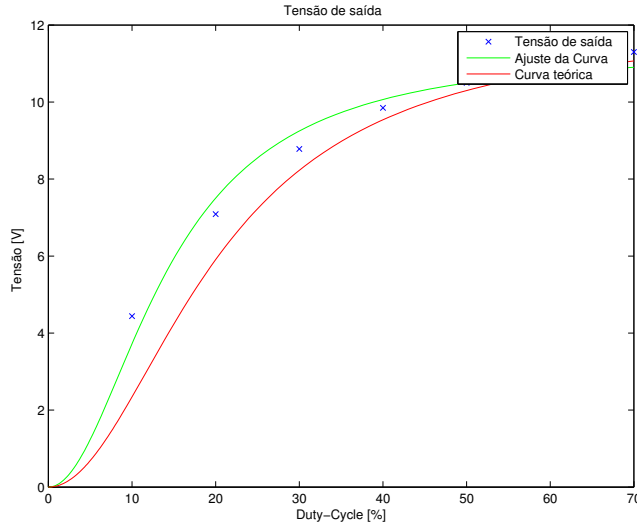


Figura 4: Tensão de saída conversor buck em função do duty-cycle

Como podemos ver os valores medidos estão bastante próximos dos esperados teoricamente porém levemente maiores. Isso acontece porque nos cálculos teóricos deixamos de levar em conta uma série de fatores, entre eles o fato dos componentes do circuito não serem ideais (perdemos energia em vários pontos que não foram levados em conta), o fato da corrente média no indutor variar (fator que ignoramos para simplificar/possibilitar os cálculos), o fato de que a resposta dos componentes nem sempre é imediata entre outros. Também devemos lembrar que existem imprecisões de medida que afetam os resultados

obtidos.

### 3 Conversor Boost

Conectamos o kit didático para trabalhar e modo step-up conforme detalhado na figura 5.

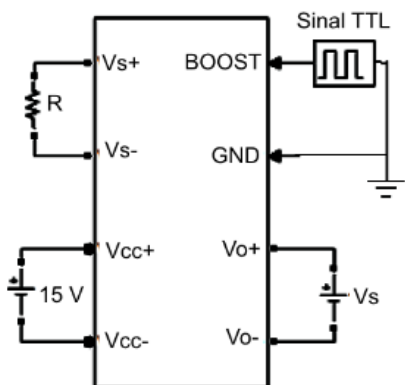


Figura 5: Conexões do chopper reversível em modo step-up [PAIVA & MASTERALI, 2013]

Com  $V_s = 5V$  e o sinal *TTL* um trem de pulsos de 0 a 5V DC com frequência de  $3kHz$  e duty-cycle de 50%.

Medimos então a curva de corrente no indutor através do sensor ACS756 que pode ser visualizada na figura 6

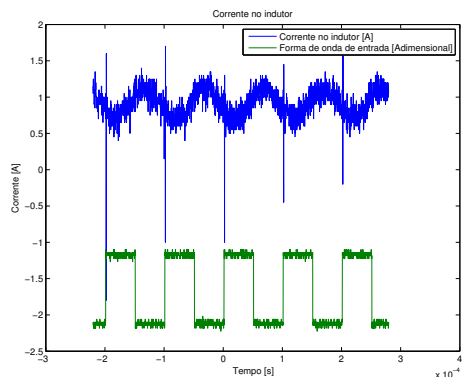


Figura 6: Curvas de corrente no indutor para conversor boost

$$V_R = \frac{4.623}{1.011 - D} \quad (3)$$

Curva que aproxima a tensão medida de saída em função do duty-cycle

Como podemos ver estamos operando em modo de condução contínua (a corrente no indutor não chega a 0).

Medimos também a tensão de saída do conversor, apresentada na figura 7

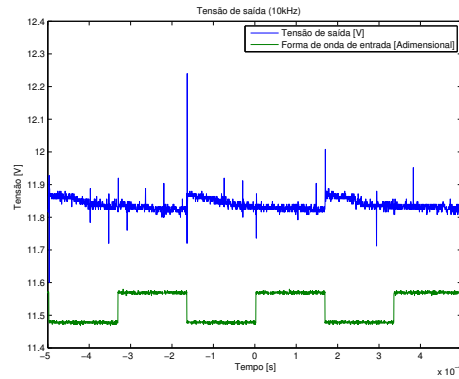


Figura 7: Tensão de saída conversor boost (3 kHz)

O valor médio da tensão de saída foi de 11.9V.

Variamos o duty-cycle do sinal de controle entre 20 e 70% e medimos a tensão média sobre a carga. Encontramos uma curva que se aproxima desse sinal (equação 3) e calculamos os valores teóricos que essa tensão deveria assumir (supondo modo de condução contínua). Os resultados podem ser visualizados na figura 8.

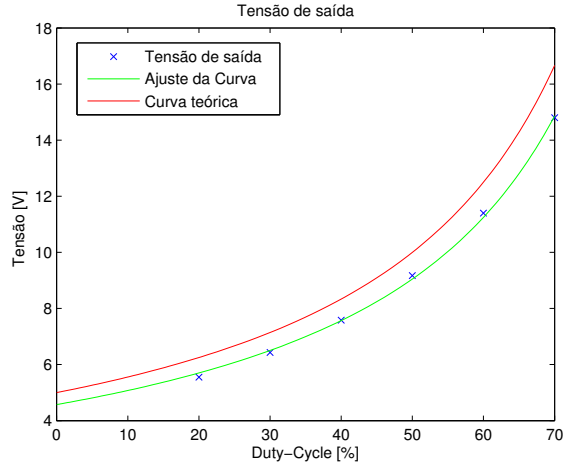


Figura 8: Tensão de saída conversor boost em função do duty-cycle

Como podemos ver os valores medidos estão bastante próximos dos esperados teoricamente porém levemente menores. Isso acontece porque nos cálculos teóricos deixamos de levar em conta uma série de fatores, entre eles o fato dos componentes do circuito não serem ideais (perdemos energia em vários pontos que não foram levados em conta) e o fato de que a resposta dos componentes nem sempre é imediata. Também devemos lembrar que existem imprecisões de medida que afetam os resultados obtidos.

## 4 MOSFET IRFZ44

O transistor utilizado para os conversores do kit é o IRFZ44. Estes MOSFETs possuem rápido chaveamento e baixa resistência em condução, o que viabiliza sua aplicação com os sinais de alta-frequência do gerador de sinais no gate. Conforme utilização no experimento, notamos que não há uma interferência tão significativa por causa do tempo de resposta mesmo chegando aos  $10\text{ kHz}$ .

De acordo com informativo técnico do dispositivo semiconductor da empresa Vishay, a tensão de ruptura reversa é de  $60\text{ V}$ , e a tensão de "threshold"  $V_{GS}$  é de no mínimo  $2\text{ V}$  e no máximo de  $4\text{ V}$ . Logo, não temos problemas em utilizar a saída do gerador de sinal de amplitude  $5\text{ V}$  como entrada do Gate, nem a tensão da fonte na entrada do buck com amplitude de  $15\text{ V}$ .

## 5 Sensor de corrente ACS756

Para medir a corrente no indutor, utilizamos o sensor ACS756 da Allegro MicroSystems, cujo funcionamento encontra-se detalhado em [ALLEGRO, 2015], disponível na placa didática. Esse sensor funciona através de um pequeno trecho condutivo acoplado a um circuito de efeito Hall. Quando existe corrente passando pelo condutor, o circuito Hall converte o campo magnético gerado em uma tensão de saída.

Para converter essa tensão em corrente, devemos subtraí-la da metade do valor da tensão de alimentação fornecida ao IC (nominalmente 5 V e supomos que essa é a maneira que o aparelho está montado no kit didático) e dividir ela pela sensibilidade do aparelho (podendo ser 20 ou 40 mV/A dependendo do tipo do IC, supomos que o utilizado tenha sensibilidade de 40 mV/A por falta de mais informações). Esse tipo de sensor é mais eficiente energeticamente e interfere menos no circuito medido do que uma resistência de medição interferiria.

## 6 Indutância Limite

Variamos as frequências de chaveamento conforme podemos observar nas figuras 9 e 10. nas menores frequências de chaveamento temos maiores tensões médias de saída ( $v_R$ ), e maiores oscilação na sua amplitude.

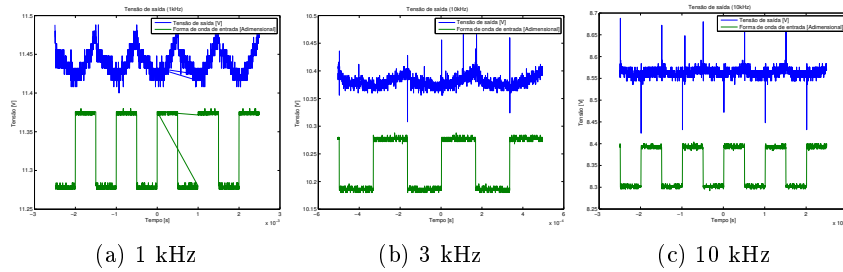


Figura 9: Tensão de saída conversor buck em diferentes frequências de chaveamento ( $D = 50\%$ )



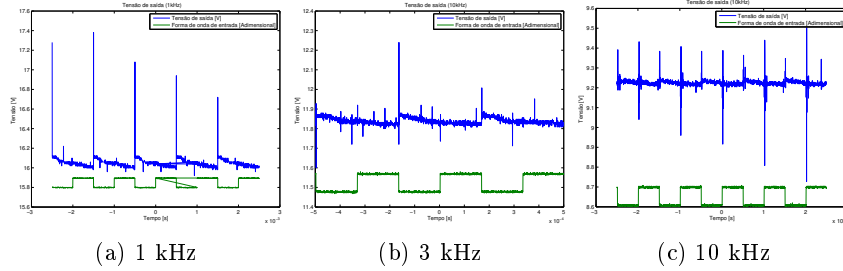


Figura 10: Tensão de saída conversor boost em diferentes frequências de chaveamento ( $D = 50\%$ )

Para o cálculo da indutância limite  $L_b$  para operação em condução contínua recorreremos à equação a seguir, obtendo os resultados da tabela 1 para  $D = 50\%$ , e  $R = 43\Omega$ . Utilizamos os valores de frequência de chaveamento utilizados para adquirir os dados das figuras 9 e 10:  $1kHz$ ,  $3kHz$  e  $10kHz$ .

$$L_b = \frac{(1 - D)R}{2f_s} \quad (4)$$

Tabela 1: Indutância limite  $L_b$  calculada para diferentes frequências de chaveamento

$f_s$ (kHz)	$v_R$ (V)		$L_b$ (H)
	Buck	Boost	
1	11.4	16.1	10.75
3	10.3	11.9	3.58
10	8.56	9.23	1.07

## 7 Buck x Divisor de tensão

Embora tenha maior complexidade, custo e volume, utilizando o conversor controlado Buck para fazer uma diminuição de tensão conseguimos diminuir as perdas por dissipação. Isto acontece pois o circuito que cuida da queda de tensão é composto, em sua maior parte, por dispositivo semicondutor, indutor e capacitor. Estes componentes possuem resistência equivalente menor do que a resistência necessária para um divisor de tensões. Desta maneira, tratando-se de eletrônica de potência, é viável a utilização de um conversor Buck.

## 8 Referências

- [ALLEGRO, 2015] ALLEGRO, 2015. **ACS756: Fully Integrated, Hall Effect-Based Linear Current Sensor IC with 3 kVRMS Voltage Isolation and a Low-Resistance Current Conductor.**
- [PAIVA & MASTERALI, 2013] PAIVA, E.C. MASTERALI, N. **Rebaixador e elevador (experimental).** ES664 – Laboratório 9, Unicamp/FEM/DSI, 2013.